



Architettura degli Elaboratori I

Introduzione al Corso

Daniel Riccio

Università di Napoli, Federico II

5 marzo 2018



Sommario



Informazioni

- Info Docente;
- Orario del corso;
- Obiettivi del corso;
- Contenuti del corso;
- Bibliografia del corso.

Nome e Attività Professionale



- Daniel Riccio

Professore Associato presso il dipartimento di **I**ngegneria
Elettrica e **T**ecnologie dell'**I**nformazione (DIETI)

Contatti



- email: daniel.riccio@unina.it
- web: <https://www.docenti.unina.it/daniel.riccio>

Orario



Corso

Giorno	Ora	Aula
Martedì	14:00 – 16:00	B7
Giovedì	14:00 – 16:00	B7

Ricevimento

Giorno	Ora	Studio
Giovedì	16:00 – 18:00	Laboratorio PRISCA (MSA)

g1 *Il docente espone gli argomenti in modo chiaro?*

g4 *Il docente è reperibile per chiarimenti e spiegazioni?*

g6 *Il docente è attento ai problemi che gli vengono segnalati?*



Dettaglio dei singoli argomenti

d1 Sono state fornite spiegazioni chiare su programma ed obiettivi dell'insegnamento?

- L'architettura di un processore moderno: il processore ARM. trasparenze delle lezioni, [Ma]
- Compiti del processore, linguaggio macchina, formato d'istruzione, indirizzamento diretto ed indiretto, registri della CPU, "Modello del programmatore".
- Caratteristiche del datapath. Processore a ciclo singolo. Processore a ciclo multiplo. Analisi delle prestazioni.
- Descrizione globale della macchina. Logica di controllo.

Testi Consigliati



● Digital Design and Computer Architecture: ARM Edition 1st Edition

Authors: Sarah L. Harris, David Money Harris

Publisher: Elsevier; 1 edition

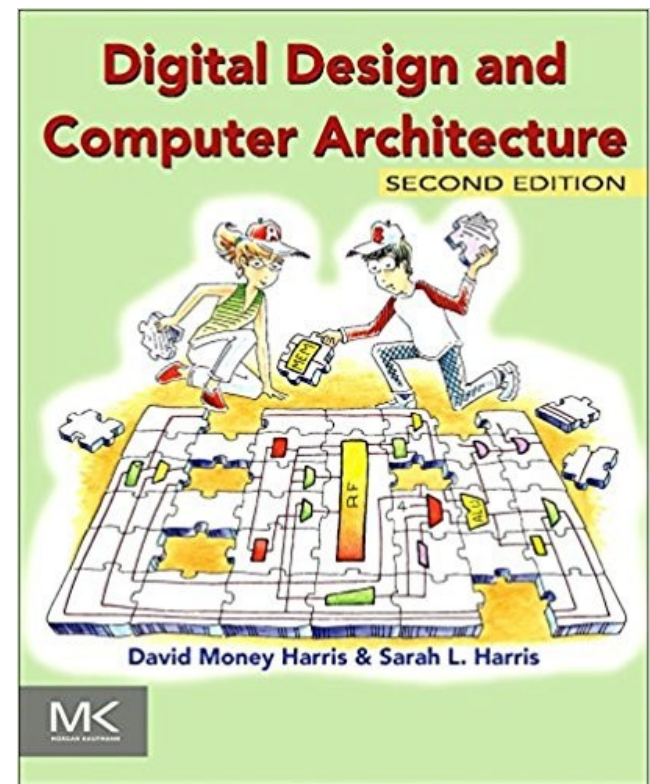
Pages: 559

Anno: 2016

Print ISBN: 978-0-12-800056-4

● Dispense del corso

g5 *Il materiale didattico (indicato e disponibile) è adeguato per lo studio della materia?*





d5 Le modalità di esame sono state definite in modo chiaro?

- prova scritta:

Domande a risposta multipla sugli argomenti del programma.

- prova orale.

- progetto.