

# HIỆN THỰC MẠNG NƠ-RON TÍCH CHẬP TRÊN FPGA SỬ DỤNG KIẾN TRÚC VGG16

Dương Minh Tâm, 18521367

Lê Trường Thịnh, 18521438

Khoa Kỹ thuật máy tính, Trường Đại học Công Nghệ Thông tin

Ths. Trương Văn Cường

Khoa Kỹ thuật máy tính, Trường Đại học Công Nghệ Thông tin

**Tóm tắt**—Phần này sinh viên tóm tắt nội dung đề tài luận văn tốt nghiệp

**Từ khóa**—Các từ khóa chính liên quan đến đề tài

## I. GIỚI THIỆU

Phần này sinh viên giới thiệu tổng quan về đề tài. Giải thích được sự cấp thiết của đề tài. Giới thiệu tóm tắt giải pháp của đề tài để giải quyết sự cấp thiết đó. Giới thiệu mục tiêu rõ ràng của đề tài. Nêu tóm tắt kết quả đến thời điểm hiện tại của đề tài đang thực hiện.

## II. GIẢI PHÁP

### A. Phần 1

Sinh viên trình bày các vấn đề về lý thuyết liên quan đến giải pháp (nếu có)

### B. Phần 2

Sinh viên trình bày các vấn đề về thiết kế liên quan đến giải pháp (nếu có)

## III. KẾT QUẢ

## IV. KẾT LUẬN

## V. TÀI LIỆU THAM KHẢO

- Tên tác giả 1, Tên tác giả 2, “Tên bài báo,” Tên hội nghị, trang. 1-5, Nơi tổ chức hội nghị, Ngày tổ chức hội nghị.
- Tên tác giả 1, Tên tác giả 2, “Tên tạp chí,” tập 5, trang. 1-5, Ngày xuất bản.
- Tên tác giả 1, Tên tác giả 2, “Tên sách,” Tên nhà xuất bản, phiên bản, trang. 1-5, Ngày xuất bản.