

Casos de prueba:

Instrucciones R:

ADD

Modo de introducción: 000000 00001 00010 00011 00000 100000

Grupos de 4: 0000 0000 0010 0010 0001 1000 0010 0000

Base octal: 00221820

Funciona Correctamente

AND

Modo de introducción: 000000 00101 00110 00111 00000 100100

Grupos de 4: 0000 0000 1010 0110 0011 1000 0010 0100

Base octal: 00a63824

Funciona Correctamente

OR

Modo de introducción: 000000 01001 01010 01011 00000 100101

Grupos de 4: 0000 0001 0010 1010 0101 1000 0010 0101

Base octal: 012a5825

Funciona Correctamente

XOR

Modo de introducción: 000000 10001 10010 10011 00000 100110

Grupos de 4: 0000 0010 0011 0010 1001 1000 0010 0110

Base octal: 02329825

Funciona Correctamente

Instrucciones I:

LW

Modo de introducción: 100011 00001 00001 0000 0000 0000 0000

Grupos de 4: 1000 1100 0010 0001 0000 0000 0000 0000

Base octal: 8c210000

Funciona Correctamente

SW

Modo de introducción: 101011 00000 00010 0000 0000 0000 0000

Grupos de 4: 1010 1100 0000 0010 0000 0000 0000 0000

Base octal: ac020000

Funciona Incorrectamente, En algunos casos tiene problema con el address para guardar en memoria, si guarda pero no en el address correcto

BEQ

Modo de introducción: 000100 01001 01010 0000 0000 0000 0000

Grupos de 4: 0001 0001 0010 1010 0000 0000 0000 0000

Base octal: 112a0000

Funciona Correctamente

JUMP

Modo de introducción: 000010 000000 000000 000000 0000 0101

Grupos de 4: 0000 1000 0000 0000 0000 0000 0000 0101

Base octal: 08000005

Funciona Correctamente

TODOS TIENEN UN PROBLEMA

Logisim falla a la hora de guardar los datos, al momento de probarlo, por ejemplo con el SW. Cuando llega a memoria llega un address, un WriteData y se enciende el MemWrite y el clock pero no se guarda (es un problema de logisim). Si se cambia el reloj por una constante 1, que en la teoría es exactamente lo mismo si se guarda los datos, también pasa en el register file, creo que es por tenerlo en diferentes circuitos pero sinceramente no tengo idea se escapa de mis manos el repararlo debido a que es un problema de Logisim.