प्रश्न-एन पर क्रमांक (रोल नम्बर) के अतिरिक्त कुछ भी न लिखे, अन्यथा इसे अनुचित्त साधनों का प्रयोग माना जायेगा तथा नियमों के अनुसार कार्यवाधी की जायेगी।

"Do not write anything on question-paper except Roll Number, otherwise it shall be deemed as an act of indulging in unfair means and action shall be taken as per rules."

Roll No 1986A 62416

B.C.A. (1) 1705

(Digi, Logic

B.C.A. (Part-I) Examination 2019

## Paper - V BCA-105: DIGITAL LOGIC

Time Allowed - Three Hours Maximum Marks - 80

- नोट :- (1) प्रश्न संख्या एक अनिवार्य है। शेष प्रश्नों में से किन्हीं चार को हल कीजिये।
  - (2) सभी प्रश्नों के अंक समान हैं।
- Note:- (1) Question No. 1 is compulsory. Attempt any FOUR questions from the remaining questions.
  - All questions carry equal marks.

705\_B.C.A.\_1050

(01)

Contd.

- Give the truth table and logic circuit of XOR gate.
   XOR for all and arteful over problem of took defeat.
  - Write De-Morgan theorems for 2 inputs.
     (2) Phinh & Paid & Athin und (India)
  - Explain the Excess-3 Code.
     Uniter-3 with lift entering to
  - र्थार) What is overflow enter? ऑक्स्पर्को द्वार क्षेत्र होते है?
  - What is a sequential circuit? Give names of any three sequential circuits. अनुवानिक परिपद्म क्या होते हैं फिल्ही होंग अनुवानिक परिपद्म के गाम जिस्कों।
- Explain difference between ROM and RAM.
  ROM = RAM if also overs all investable.
- vii) Draw the logic diagram of a 4x1 line multiplexer एक 4x1 लाईन मन्दीप्लेक्सर का लाडिक परिचय केल्बिय
- Viff) What do you mean by virtual memory? काल्पनिक स्मृति से अन्य क्या समझते हो।
- Perform following conversions-निम्मलिकित अन्त परिवर्तन क्रीफिक्
  - (11.0111)<sub>j</sub> = (7)<sub>m</sub>
  - (CD42) = (2).
  - $(4429.625)_{10} = (7)_{4}$
  - (iv)  $(3A.2F)_{ii} = (?)_{ii}$
  - v) (0.1EB4) = (?),
  - vi) (1011), = Gray Code
  - vii)  $(23.6)_{ii} = (7),$
  - viii) (0.321) = (7)

705\_B.C.A.\_1050

(02)

Contd

- L.3- D Explain the k-map and describe the pairs, quads and Octats in a k-map. (R) k-भेप को समझाको एका एक k-भेप में pairs, quads एका octats का दानन हुन्।
  - Explain the Product of Sum method for 3 inputs.(8)
     a Fried in 10th of series on fafe an engine.
  - Using Boolean algebra prove following identities-यूनीय कीनगरिता का प्रयोग करते हुये गिल्डलेक्स शर्वसम्बातको को सिद्ध करी-
    - ()  $A \oplus \{A+B\} = \overline{A} + \overline{B}$
    - ii) AUAB-A+B
    - (iii) AB + A(B + C) + B(B + C) = B + AC
    - IV) AB+AC = (A+CuA+B)
  - 5- i) Explain the fixed point and floating point representations. What are advantages of floating point representation over fixed point representation. फिक्स पॉईन्ट निस्पण तथा प्रशीटिंग निस्पण को समझाइये। जिक्स पॉईन्ट निस्पण की गुलना में प्रशीटिंग पॉईन्ट निस्पण के क्या लाम है?
    - ii) Describe the 1's complement and 2's complement of binary numbers and explain the subtraction of binary numbers using it. (8) दिआधारी संख्याओं के लिये 1 के पूरव तथा 2 के पूरव का वर्णन करों सथा इनकी सहावना से दिआधारी संख्याओं वे व्यवकान को समसाहवे।

6

What do you mean by a combinational circuit? Go the truth table and explain the working of followin combinational circuits with logic diagrams.

1705 B.C.A. 1050

(03)

Cor

The state of the s	
सायोजन परिचल क्या होते हैं ? विस्तृतिहास सायोजन व का साविका आर्थन साथ शास्त्रीत वेतिहास समा हमसी का समझाहये।	discount
<ol> <li>अर्था-वीराक 11) पूर्ण वीराम 111) पूर्ण व्यवकारक</li> </ol>	
<ol> <li>Construct a clocked R-S flip-flop using No gates and explain its various states giving table.</li> </ol>	(IMA truth (8)
NAND गेट का प्रयोग करते हुए एक क्लक्टि	R-S
फिलप-फ्लॉप का निर्माण करो तथा सत्य सार्थी। के साथ इ	(ad)
विभिन्न अवस्थाओं को समझाइये।	
ii) What are shift registers? Give construction of a stage shift left register and draw its output. शिपट रिजस्टर क्या होते हैं? एक चतुर्थ सोपान शिपट रि	(8)
की बनावट कीजिये तथा इसके निर्गत का आरख वीजिय	11
Write short notes on following. (8	+8)
Input / output interface	
<ol> <li>Synchronous and Asynchronous data transfer.</li> </ol>	
निम्न पर सक्षिप्त टिप्पणियाँ लिखिये-	
निवेश/ निर्गत इंन्टरफेस	
समकालिक तथा असमकालिक डेटा इस्तान्तरण	
Discuss the magnetic memory.	(8)
Explain the cache memory and hit ratio.	(8)
चुम्बकीय स्मृति की विवेचना करो।	
कैश स्मृति तथा हिट अनुपात को समझाओ।	
	an enfolm suiver, मान्य सार्थांत वेतिकत सक्त इत्यक्ति का संग्रह्माइये।  () अर्था- वेतिकत (1) पूर्ण - वेतिकत (1) पूर्ण व्यवकालक (1)  () Construct a clocked R-S flip- flop using Nogates and explain its various states giving table.  () NAND गेट का प्रयोग करते हुए एक कर्लाकट किया-पर्लीप का निर्माण करते हुए एक कर्लाकट किया-पर्लीप का निर्माण करते हुए एक कर्लाकट विभिन्न अवस्थाओं को समझाइये।  () What are shift registers? Give construction of a stage shift left register and draw its output.  () शिफ्ट रिजस्टर क्या होते हैं? एक बतुर्थ साधान शिफ्ट रिज बनावट कीजिये तथा इसके निर्मत का आरंख विजित्य आरंख विजिये कि बनावट कीजिये तथा इसके निर्मत का आरंख विजिये (1)  () Input / output interface  () Synchronous and Asynchronous data transfer.  () निर्मत पर संक्षिप्त टिप्पणियाँ लिखिये-  निवेश/ निर्मत इन्टरफेस  समकालिक तथा असमकालिक डेटा इस्तान्तरण  () Discuss the magnetic memory.  () Explain the cache memory and hit ratio.  () चुन्वकीय स्मृति की विवेचना करों।