Лабораторная работа №13

Имитационное моделирование

Шошина Е.А.

3 мая 2025

Российский университет дружбы народов, Москва, Россия

Объединённый институт ядерных исследований, Дубна, Россия



Докладчик

- Шошина Евгения Александровна
- Студентка Зго курса, группа НФИбд-01-22
- Фундаментальная информатика и информационные технологии
- Российский университет дружбы народов
- · Ссылка на репозиторий гитхаба eashoshina



Теоретическое введение



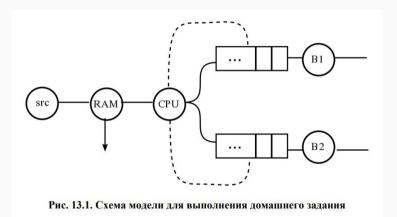
Выполнить задание для самостоятельного решения.

- Используя теоретические методы анализа сетей Петри, проведите анализ сети,изображённой на рис. 13.2 (с помощью построения дерева достижимости).
 Определите, является ли сеть безопасной, ограниченной, сохраняющей, имеются ли тупики.
- 2. Промоделируйте сеть Петри (см. рис. 13.2) с помощью CPNTools.
- 3. Вычислите пространство состояний. Сформируйте отчёт о пространстве состояний и проанализируйте его. Постройте граф пространства состояний.

• Очень мощный класс сетей Петри для описания моделей. Согласно стандартной классификации такие сети называют иерархическими временными раскрашенными сетями Петри. Было доказано, что они эквивалентны машине Тьюринга и составляет универсальную алгоритмическую систему. Таким образом, произвольный объект может быть описан с помощью этого класса сетей.

13.1. Схема модели

- Заявка (команды программы, операнды) поступает в оперативную память (ОП), затем передается на прибор (центральный процессор, ЦП) для обработки. После этого заявка может равновероятно обратиться к оперативной памяти или к одному из двух внешних запоминающих устройств (В1 и В2). Прежде чем записать информацию на внешний накопитель, необходимо вторично обратиться к центральному процессору, определяющему состояние накопителя и выдающему необходимую управляющую информацию. Накопители (В1 и В2) могут работать в 3-х режимах:
- 1. B1 занят, B2 свободен;
- 2. B2 свободен, B1 занят;
- 3. В1 занят, В2 занят. Схема модели представлена на схеме



13.1. Схема модели

На схеме: - src — источник заявок; - B1 и B2 — накопители для хранения заявок; - RAM — оперативная память; - CPU — центральный процессор; - B1, B1 — внешние запоминающие устройства

13.2 Описание модели

Сеть Петри моделируемой системы представлена на рис. 13.2. Множество позиций: - P1 — состояние оперативной памяти (свободна / занята); - P2 — состояние внешнего запоминающего устройства В1 (свободно / занято); - P3 — состояние внешнего запоминающего устройства В2 (свободно / занято); - P4 — работа на ОП и В1 закончена; - P5 — работа на ОП и В2 закончена; - P6 — работа на ОП, В1 и В2 закончена;

13.2 Описание модели

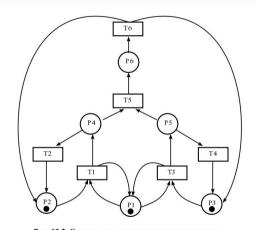


Рис. 13.2. Сеть для выполнения домашнего задания

13.2 Описание модели

Множество переходов: - Т1 — ЦП работает только с RAM и B1; - Т2 — обрабатываются данные из RAM и с B1 переходят на устройство вывода; - Т3 — СРU работает только с RAM и B2; - Т4 — обрабатываются данные из RAM и с B2 переходят на устройство вывода; - Т5 — СРU работает только с RAM и с B1, B2; - Т6 — обрабатываются данные из RAM, B1, B2 и переходят на устройство вывода.

Выполнение лабораторной работы

Построили дерево достижимости и провели анализ сети

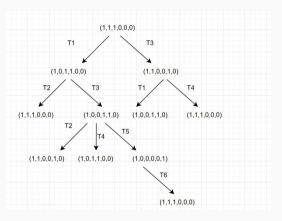


Рис. 1: Дерево достижимости

Промоделировали сеть Петри с помощью CPNTools.

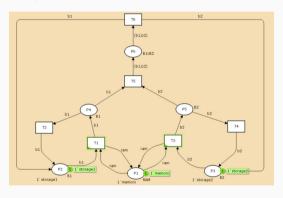


Рис. 2: Дерево достижимости

Задали контест в CPNTools.

```
► Tool box
► Help
▶ Options
▼petri net.cpn
   Step: 22
   Time: 0
  ▶ Options
  ► History
  ▼ Declarations
    ► Standard declarations
    ▼ petri
      ▼ colset RAM = unit with memory;
      ▼colset B1 = unit with storage1;
      ▼colset B2 = unit with storage2;
      ▼colset B1xB2 = product B1*B2;
      ▼ var ram: RAM:
      ▼ var b1:B1:
      ▼ var b2:B2;
  ▼ Monitors
   New Page
```

Рис. 3: Контест

Вычислили пространство состояний. Сформировали отчёт о пространстве состояний и проанализировали его.



Рис. 4: Отчёт о пространстве состояний

3. Достижимость

- Маркировка home для всех состояний, так как в любую позицию мы можем попасть из любой другой маркировки.
- Маркировка dead равная None, так как нет состояний, из которых переходов быть не может.

4. Активность переходов

- Все переходы Т1-Т6 живые (никогда не блокируются).
- Т5 требует "условной справедливости", Т6 "абсолютной" (особые условия срабатывания).
- В конце указано, что бесконечно часто могут происходить переходы Т1, Т2, Т3, Т4, но не обязательно, также состояние Т5 необходимо для того, чтобы система не попадала в тупик, а состояние Т6 происходит всегда, если доступно.

Построили граф пространства состояний.

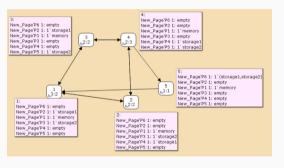


Рис. 5: Граф пространства состояний



Выполнили задание для самостоятельного решения.

Список литературы

Список литературы

:::

- https://clck.ru/3Lq3Nx
- https://en.wikipedia.org/wiki/CPN_Tools
- https://community.chocolatey.org/packages/cpntools

...