

AVR - 8bit LCD

임베디드스쿨2기

Lv1과정

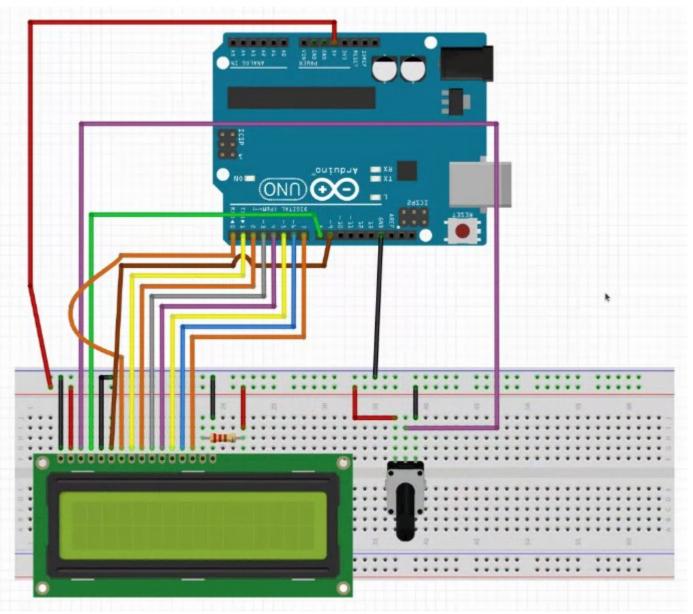
2021. 07. 23

박태인

# LCD H/W 연결

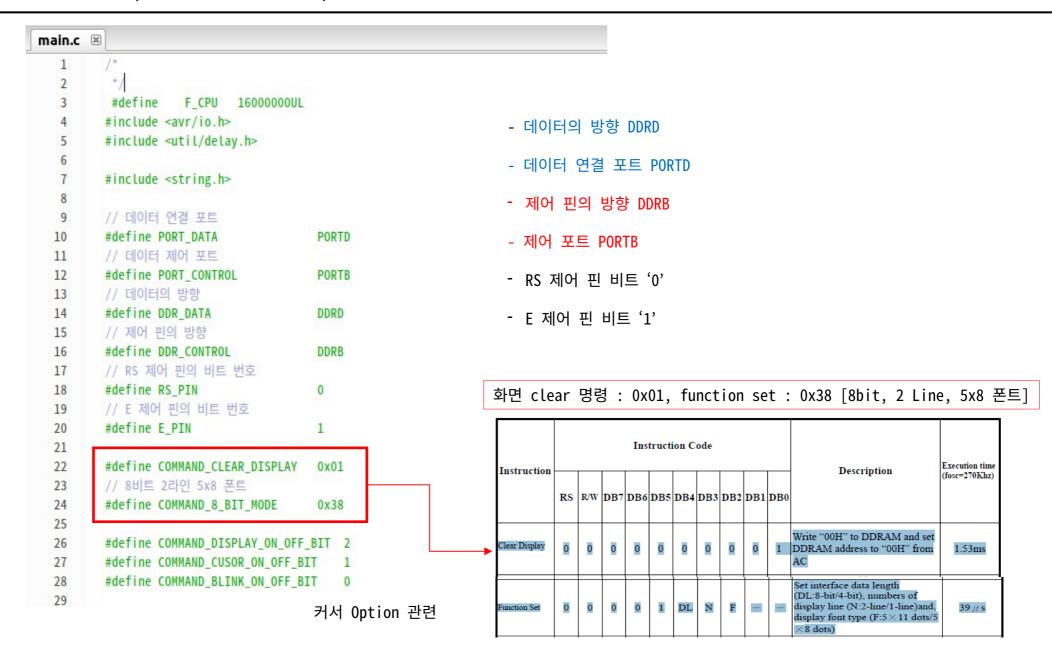


- 1602a LCD
- 2 x 16 LCD
- 2줄 표현 방식의 캐릭터 LCD





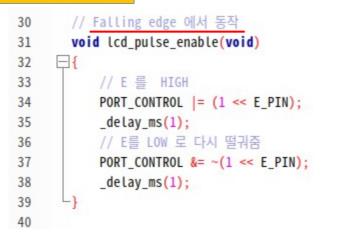
## LCD 코딩(header 선언)

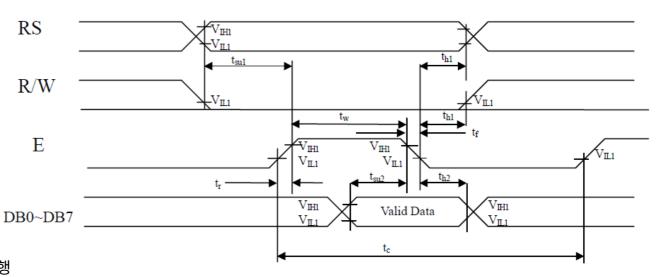




# LCD 코딩(Write)

#### Lcd\_pulse\_enable





E 제어 핀을 High -> Low 동작함으로써 동작실행 (Valid Data, 유효 데이터)

#### Lcd\_write\_data

```
41
       void lcd_write_data(uint8_t data)
42
     □ {
43
           // 문자 출력에서 RS는 1
           PORT_CONTROL |= (1 << RS_PIN);
44
           // 출력 할 내용
45
46
           PORT_DATA = data;
           // 문자 출력!
47
48
           lcd_pulse_enable();
49
50
```

RS 제어 핀을 High 로 놓은 상태에서 data write!

Instruction	Instruction Code										- Description	Execution time
	RS	R/W	DB7	DB6	DB5	DB4	DB3	DB2	DB1	DB0	-	(fosc=270Khz)
Write Data to RAM	1	0	<b>D</b> 7	D6	<b>D</b> 5	D4	D3	D2	D1	D0	Write data into internal RAM (DDRAM/CGRAM).	<b>43</b> μ s



## LCD 코딩(Write)

```
Lcd write_command
                                                                                                                                     Instruction Code
                void lcd_write_command (uint8_t command)
     51
                                                                                                                                                                                          Execution time
                                                                                                              Instruction
                                                                                                                                                                        Description
                                                                                                                                                                                          (fosc=270Khz)
             - {
     52
                                                                                                                        RS R/W DB7 DB6 DB5 DB4 DB3 DB2 DB1 DB0
     53
                      //명령 실행시 RS 는 0
                     PORT CONTROL &= ~(1 << RS PIN):
     54
                                                                                                                                                                Write "00H" to DDRAM and set
                     // 데이터 핀에 명령어 전달
     55
                                                                                                              Clear Display
                                                                                                                        0
                                                                                                                            0
                                                                                                                                 0
                                                                                                                                             0
                                                                                                                                                             1
                                                                                                                                                               DDRAM address to "00H" from
                                                                                                                                     0
                                                                                                                                         0
                                                                                                                                                 0
                                                                                                                                                     0
                                                                                                                                                         0
                                                                                                                                                                                            1.53ms
                     PORT_DATA = command;
                                                                                                                                                                 Set DDRAM address to "00H"
                                                          Command 명령어 실행 시
                     // 명령 실행
     57
                                                                                                                                                                from AC and return cursor to its
                                                                                                                             0
                                                                                                                                 0
                                                                                                                                     0
                                                                                                                                         0
                                                                                                                                             0
                                                                                                                                                 0
                                                                                                                                                     0
                                                                                                                                                                original position if shifted. The
                                                                                                                                                                                            1.53ms
                                                          RS 값이 Low(0) 임을 확인.
                     lcd_pulse_enable();
                                                                                                                                                                 contents of DDRAM are not
                                                                                                                                                                 changed.
     59
                                                                                                                                                                 Assign cursor moving direction
                                                                                                              Entry Mode Set
                                                                                                                        0
                                                                                                                             0
                                                                                                                                 0
                                                                                                                                     0
                                                                                                                                         0
                                                                                                                                             0
                                                                                                                                                 0
                                                                                                                                                        I/D SH and enable the shift of entire
                                                                                                                                                                                             39 //.s
   Lcd_clear
                                                                                                                                                                Set display (D), cursor (C), and
                                                                                                             Display
ON/OFF
                                                                                                                        0
                                                                                                                            0
                                                                                                                                 0
                                                                                                                                         0
                                                                                                                                             0
                                                                                                                                                     D
                                                                                                                                                         C
                                                                                                                                                             B blinking of cursor (B) on/off
                                                                                                                                     0
                                                                                                                                                                                            39 µ s
          void lcd_clear(void)
                                                                                                                                                                 control bit.
                                                                                                                                                                Set cursor moving and display
       □{
                                                                                                                                                                shift control bit, and the direction,
                                                                                                              Cursor or
                                                                                                                            0
                                                                                                                                 0
                                                                                                                                     0
                                                                                                                                         0
                                                                                                                                             1 S/C R/L
                                                                                                                                                                                            39 \mu s
                                                                                                                         0
                lcd_write_command(COMMAND_CLEAR_DISPLAY);
                                                                                                              Display Shift
                                                                                                                                                                without changing of DDRAM
                 _delay_ms(2); // 데이터 시트상 1.52ms 소요
                                                                                                                                                                Set interface data length
                                                                                                                                                                (DL:8-bit/4-bit), numbers of
                                                                                                                         0
                                                                                                                             0
                                                                                                                                 0
                                                                                                                                         1
                                                                                                                                            DL
                                                                                                                                                Ν
                                                                                                                                                     F
                                                                                                                                                                display line (N:2-line/1-line)and,
                                                                                                              Function Set
                                                                                                                                     0
                                                                                                                                                                                            39 µ s
                                                                                                                                                                display font type (F:5\times11 dots/5
                                                                                                                                                                 (8 dots)
                                                                                                                                                                Set CGRAM address in address
                                                                                                              Set CGRAM
                                                                                                                         0
                                                                                                                             0
                                                                                                                                 0
                                                                                                                                       AC5 AC4 AC3 AC2 AC1 AC0
                                                                                                                                                                                             39 µ s
                                                                                                              Address
                                                                                                                                    AC6 AC5 AC4 AC3 AC2 AC1 AC0 Set DDRAM address in address
                                                                                                              Set DDRAM
                                                                                                                            0
                                                                                                                                 1
                                                                                                                                                                                            39 μs
                                                                                                                                                                Whether during internal operation
                                                클리어 명령 0x01 진행.
                                                                                                                                                                or not can be known by reading
                                                                                                             Read Busy Flag
                                                                                                                                BF AC6 AC5 AC4 AC3 AC2 AC1 AC0
                                                                                                                                                                                             0 \mu s
                                                                                                                                                                BF. The contents of address
                                                Delay 시간 우측 데이터 시트 정보 활용.
                                                                                                                                                                 counter can also be read.
                                                                                                              Write Data to
                                                                                                                                                                Write data into internal RAM
                                                                                                                                D7 D6 D5 D4 D3 D2 D1 D0
                                                                                                                                                                                             43 \mu s
                                                                                                             RAM
                                                                                                                                                                 (DDRAM/CGRAM).
                                                                                                              Read Data from
                                                                                                                                                                Read data from internal RAM
                                                                                                                                D7
                                                                                                                                            D4 D3
                                                                                                                                                        D1 D0
                                                                                                                            1
                                                                                                                                    D6 D5
                                                                                                                                                    D2
                                                                                                                                                                                             43 \mu s
                                                                                                              RAM
                                                                                                                                                                (DDRAM/CGRAM).
```



#### LCD 코딩(lcd\_init)

#### Lcd\_init

```
void lcd init(void)
={
    _delay_ms(50);
                                초반 딜레이
    // 연결 핀을 출력으로 설정 !
                                           연결핀을 출력.
    DDR DATA = 0xFF;
                                           RS, E 제어핀 모두 High
    DDR_CONTROL |= (1<< RS_PIN) | (1 << E_PIN);
    // 8비트 모드 (0x38)
    // 8비트, LCD 표시 2 라인, 5x7 스타일
                                           Command 함수로 LCD 출력 옵션 설정.
    lcd_write_command(COMMAND_8_BIT_MODE);
    // display 모드(ON/OFF) 제어
                                            화면 및 커서 모드 설정 부분.
    // 화면 on. 커서 off. 커서 깜빡임 off
    // 8 이랑 4 가 or 해서 c 가 된다. 1 << COMMAND(2) 는 2를 쉬프트 한거니 4가 된다.
    uint8_t command = 0x08 | (1 << COMMAND_DISPLAY_ON_OFF_BIT);</pre>
    lcd_write_command(command);
                             COMMAND DISPLAY를 define 한 것을 활용 하였고,
                             이것을 설정들에 맞는 값(0x0c)을 만들기 위해
    // 화면 지움
                             0x08 에 2를 쉬프트 한 값(4)를 OR 하면 0x0C 완성!
    lcd_clear();
                               ㄴ 이렇게 함으로써 코드의 가독성이 생길 수 있다.
    // Entry Mode Set
    // 출력 후 커서를 옮김
    // 주소가 증가하며 화면 이동은 없음
    lcd_write_command(0x06);
    // 이 것을 설정 했기에 다음 커서로 넘어가는 명령어 없이도 순서대로 출력 된다.
```

Instruction				Ins	truct	ion C	ode		Description	Execution time		
	RS	R/W	DB7	DB6	DB5	DB4	DB3	DB2	DB1	DB0	Description	(fosc=270Khz)
Clear Display	0	0	0	0	0	0	0	0	0	1	Write "00H" to DDRAM and set DDRAM address to "00H" from AC	1.53ms
Return Home	0	0	0	0	0	0	0	0	1	-	Set DDRAM address to "00H" from AC and return cursor to its original position if shifted. The contents of DDRAM are not changed.	1.53ms
Entry Mode Set	0	0	0	0	0	0	0	1	I/D	SH	Assign cursor moving direction and enable the shift of entire display.	<b>39</b> μ s
Display ON/OFF Control	0	0	0	0	0	0	1	D	С	В	Set display (D), cursor (C), and blinking of cursor (B) on/off control bit.	<b>39</b> μ s
Cursor or Display Shift	0	0	0	0	0	1	S/C	R/L	_	_	Set cursor moving and display shift control bit, and the direction, without changing of DDRAM data.	<b>39</b> μ s
Function Set	0	0	0	0	1	DL	N	F	_	_	Set interface data length (DL:8-bit/4-bit), numbers of display line (N:2-line/1-line)and, display font type (F:5×11 dots/5 ×8 dots)	<b>39</b> μ s
Set CGRAM Address	0	0	0	1	AC5	AC4	AC3	AC2	AC1	AC0	counter.	39 μ s
Set DDRAM Address	0	0	1	AC6	AC5	AC4	AC3	AC2	AC1	AC0	Set DDRAM address in address counter.	39 μs
Read Busy Flag and Address	0	1	BF	AC6	AC5	AC4	AC3	AC2	ACl	AC0	Whether during internal operation or not can be known by reading BF. The contents of address counter can also be read.	<b>0</b> μ s
Write Data to RAM	1	0	D7	D6	D5	D4	D3	D2	Dl	D0	Write data into internal RAM (DDRAM/CGRAM).	<b>43</b> μ s
Read Data from RAM	1	1	<b>D</b> 7	D6	<b>D</b> 5	D4	D3	D2	Dl	D0	Read data from internal RAM (DDRAM/CGRAM).	<b>43</b> μ s

이것을 설정 함으로써 커서의 다른 명령 없이도 순서대로 출력 시킴



## LCD 코딩(문자열 출력)

```
Lcd_write_string
       void lcd_write_string(char *string)
 95
 96
     — {
                                            한 글자 씩 출력하는 write 함수를
 97
          uint8_t i;
 98
 99
          // 종료 문자 까지
                                            Char 포인터 인자로 값을 받아
          for(i=0; string[i]; i++)
100
101
                                            For문으로 문자열 형태로 출력.
             // 문자 단위 출력
102
             lcd_write_data(string[i]);
103
        }
104
105
                   Lcd_write_animation_string
                                                     문자열 출력하는 함수에서
106
       void lcd_write_animation_string(char *string)
                                                     For 문을 하나 더 실행 시켜 글자가 흘러가듯 실행 시킴
107
     - {
108
109
          uint8_t i, j;
                                                     Len 변수에 문자열 길이 return.
          int len = strlen(string);
110
111
                                                     For문 진행을 차근히 생각해 보자.
112
          // 종료 문자 까지
          for(i=0; i<len; i++)</pre>
113
                                                     Ex)len = 3 이라면.
114
115
             for(j=i; string[j]; j++)
                                                     초기 I = 0 , 초기 j = 0, string[0] 출력, j++ j=1;
116
                                                     string[1] 출력, j++ j =2;
                // 문자 단위 출력
117
                                                     String[2] 출력, j++ j =3;
                lcd_write_data(string[j]);
118
                                                     String[4] = NULL 출력, 내부 for문 종료
119
120
             delay_ms(500);
                                                     0.5초간 현 상태 유지 후, lcd 클리어.
             lcd_clear();
121
122
                                                     그리고 다시 i++ i=1이 되고 위의 과정을 lcd의 글자수 만큼 반복.
123
124
                                                     결과적으로 자리를 옮겨 가며,
                                                     글자를 글자 수 만큼 지웠다 생겼다 를 반복 시킴.
```



#### LCD 코딩(커서 좌표 이동)

#### Lcd\_goto\_xy

```
void lcd_goto_xy(uint8_t row, uint8_t col)
   126
   127
        ={
   128
              // [0 15]
                                              2 x 16
              col %= 16; // 나머지 연산
   129
                                              즉, 2 Line 16 글자의 LCD 시스템 좌표이다.
              // [0 1]
   130
                                                                                                     Hello, world!
                                              좌표를 지정하기 위한 col, row 값
              row %= 2;
   131
   132
              // 첫라인 시작 주소는 0x00
   133
              // 두번째 라인 시작 주소는 0x40
   134
              uint8_t address = (0x40 * row) + col;
   135
              uint8 t command = 0x80 + address;
   136
   137
                                                                 커서 위치의 주소 값 확인
              // 커서 이동
   138
              lcd_write_command(command);
   139
   140
   1/11
                                                                                                             9 10 11 12 13 14 15 16
                                                                                                            08 09 0A 0B 0C 0D 0E 0F
                                                                                                    06
                                                                                             44 45 46 47 48 49 4A 4B 4C 4D 4E 4F
                                                                                         43
     Write를 하기 위한 커서 이동
                                                                                               2-Line by 16-Character Display
                   Instruction Code
                                                                Execution time
Instruction
                                                 Description
                                                                (fosc=270Khz)
        RS | R/W | DB7 | DB6 | DB5 | DB4 | DB3 | DB2 | DB1 | DB0 |
                                           Write data into internal RAM
Write Data to
                         D4 D3 D2 D1 D0
            0
               D7 D6 D5
                                                                   43 \mu s
RAM
                                           (DDRAM/CGRAM).
```



## LCD 코딩(main)

```
main
        int main(void)
143
144
      -{
                                         Lcd init
           lcd_init();
145
146
147
           lcd_write_string("Hello World");
                                                      Hello World 초기 글씨 5초 유지
148
           _delay_ms(5000);
149
150
           lcd_clear();
                                  Lcd Clear
151
           lcd_goto_xy(0, 0);
152
           lcd_write_data('1');
153
154
           lcd_goto_xy(0, 5);
155
156
           lcd_write_data('2');
                                                 각 goto 좌표에 따라
157
           lcd_goto_xy(1, 0);
158
                                                 숫자 1, 2, 3,4를 출력
159
           lcd_write_data('3');
160
161
           lcd_goto_xy(1, 5);
162
           lcd_write_data('4');
163
           // Insert code
164
           while(1)
165
                                                                   Embedded Master Lv1! 글씨를
166
               lcd_write_animation_string("Embedded Master Lv1!")
167
                                                                   좌측으로 글씨가 움직이는
168
169
                                                                   Animation 효과 출력 반복.
170
           return 0;
171
172
173
```

