



# Project BLDC Motor Con- troller

임베디드스쿨2기

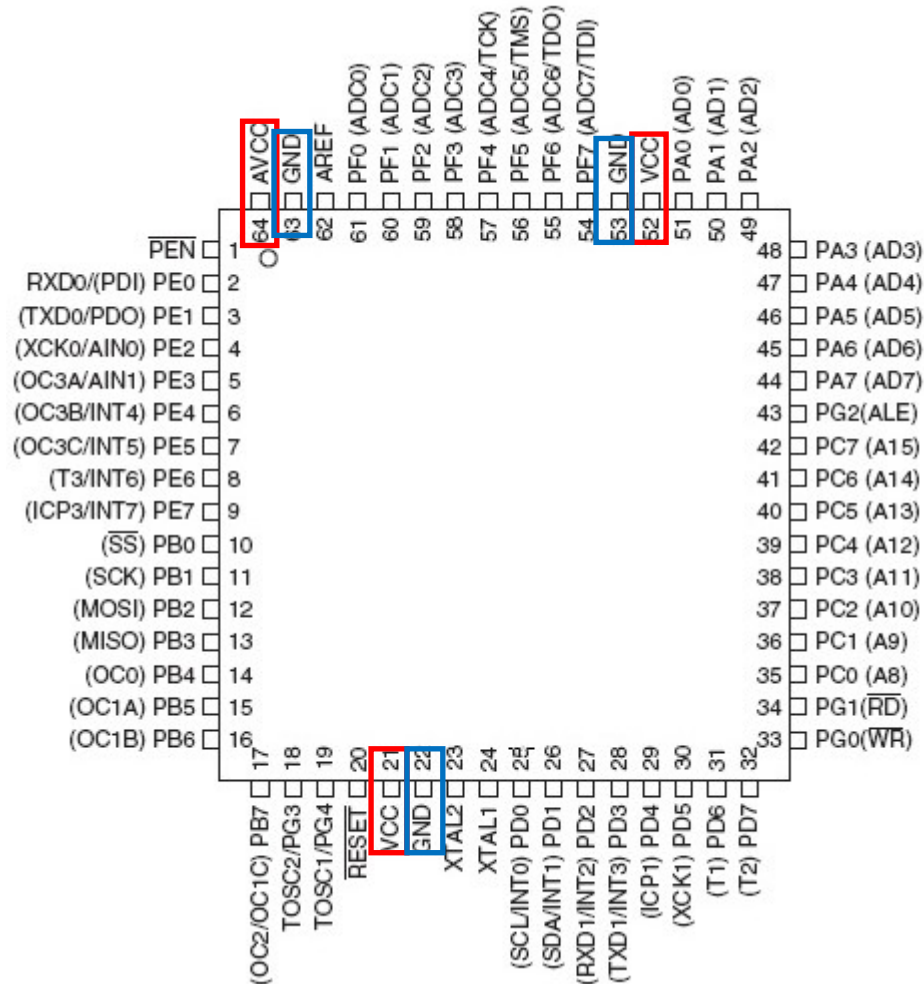
Lv1과정

2021. 07. 23

박태인

# PADS Logic 회로 그리기

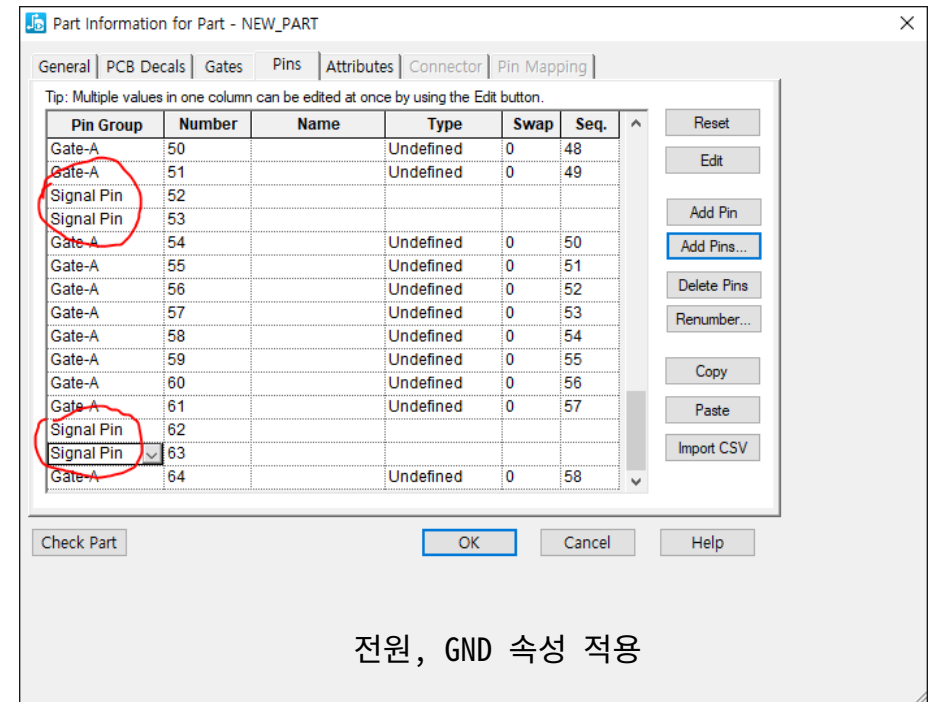
핵심 부품 Atmega128A 부품 라이브러리 생성 및 적용



데이터 Sheet 핀 맵.

  : 전원(21,52,64)

  : GND(22,53,63)



전원, GND 속성 적용

# PADS Logic 회로 그리기

Signal pin 처리 관련에서 헤메는 중..

Part Information for Part - ATMEGA128

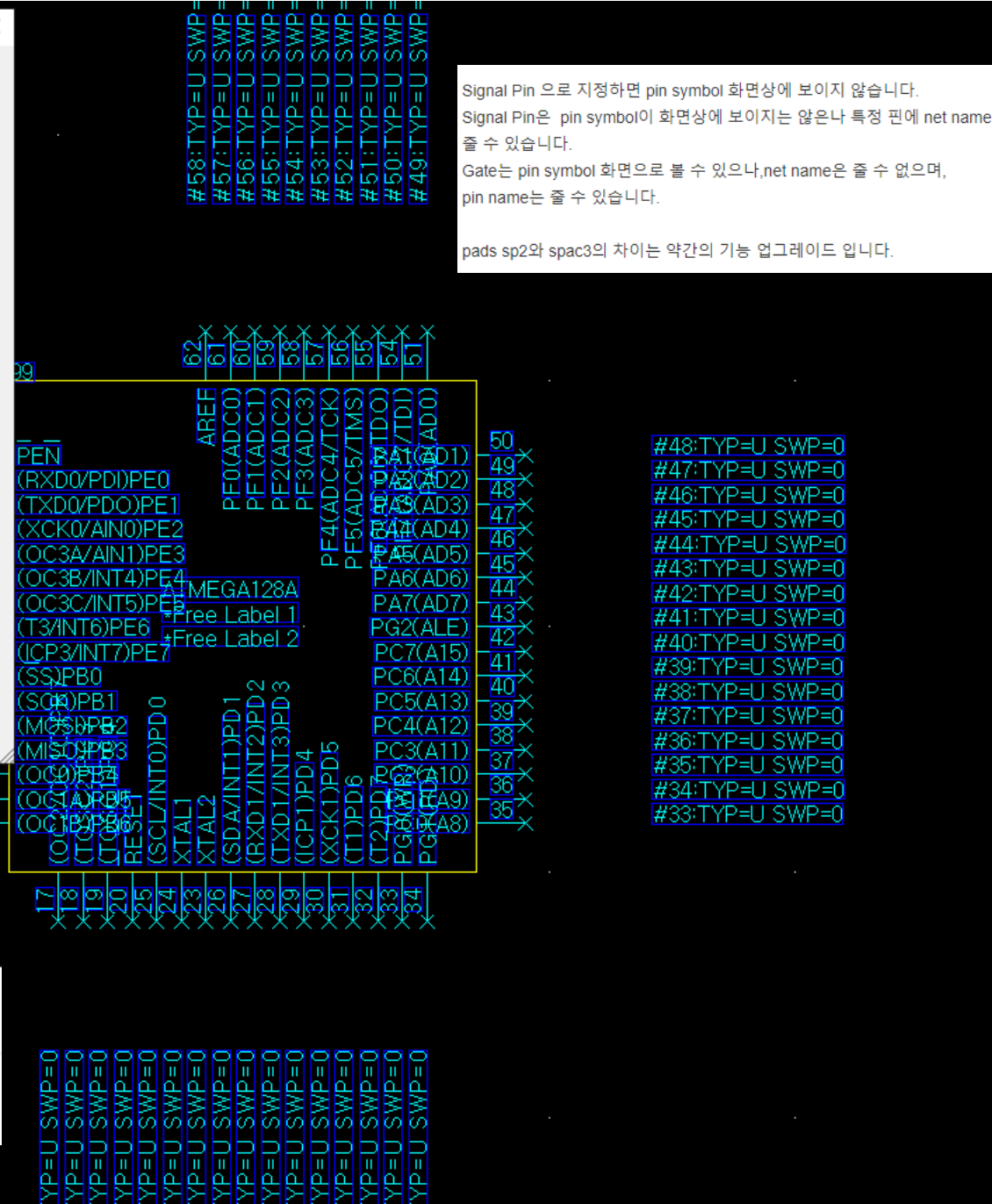
General | PCB Decals | Gates | Pins | Attributes | Connector | Pin Mapping

Tip: Multiple values in one column can be edited at once by using the Edit button.

Pin Group	Number	Name	Type	Swap	Seq.
Gate-A	54	PF7(ADC7/TDI)	Undefined	0	50
Gate-A	55	PF6(ADC6/TDO)	Undefined	0	51
Gate-A	56	PF5(ADC5/TMS)	Undefined	0	52
Gate-A	57	PF4(ADC4/TCK)	Undefined	0	53
Gate-A	58	PF3(ADC3)	Undefined	0	54
Gate-A	59	PF2(ADC2)	Undefined	0	55
Gate-A	60	PF1(ADC1)	Undefined	0	56
Gate-A	61	PF0(ADC0)	Undefined	0	57
Gate-A	62	AREF	Undefined	0	58
Signal Pin	21	VCC			
Signal Pin	22	GND			
Signal Pin	52	VCC			
Signal Pin	53	GND			
Signal Pin	63	GND			
Signal Pin	64	AVCC			

Reset Edit Add Pin Add Pins... Delete Pins Renumber... Copy Paste Import CSV

Check Part OK Cancel Help



partedit.err - Windows 메모장

파일(F) 편집(E) 서식(O) 보기(V) 도움말(H)

Error: Gate A Decal ATMEGA128A has 64 terminals but gate definition has 58 pins.  
Warning: PCB Decal ATMEGA128A not found.

# 프로젝트 계획

---

\* 7월 마지막 주 \*

1. 회로 작성 완료
2. BOM 작성 완료 및 부품 발주

\* 8월 첫 째 주 \*

1. 아트웍 완료
2. PCB 주문 및 부품 실장
3. 기본 회로 동작 확인

\* 8 월 둘째 주 \*

1. 펌 웨어 및 디버깅

\* 8월 셋째 주 \*

1. 펌웨어 및 디버깅
2. 발표 준비.