

DOCUMENTAÇÃO TÉCNICA – MVP COMPLETO DO CIRCUITO

Arquitetura híbrida com IA conversacional e controle RF paralelo.

Diagramas Técnicos:

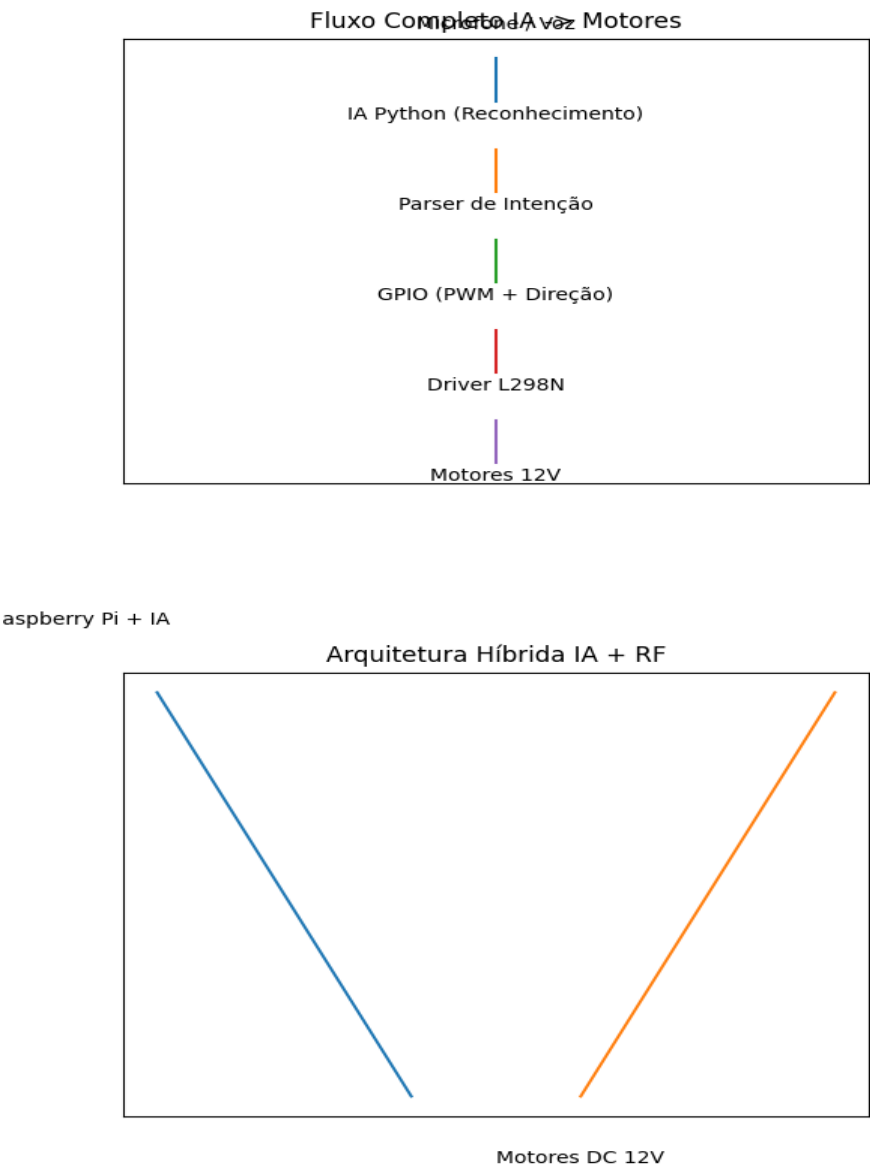
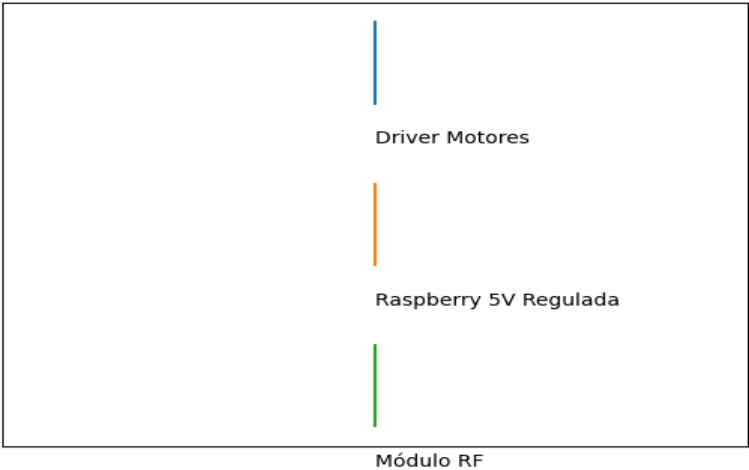


Diagrama de Alimentação



Registro Fotográfico do Circuito

