

# Registro de reducción de energía periférica del dispositivo AVR®

Los microcontroladores AVR® de 8 bits incluyen varios modos de suspensión para ahorrar energía. El dispositivo AVR también puede reducir el consumo de energía apagando el reloj, para periféricos seleccionados, a través de una configuración de registro. Ese registro se denomina **Registro de Reducción de Potencia (PRR)**.

## Ejemplo: Registro desde ATmega328PB .

Escribir un uno a un bit lógico apaga el reloj periférico.

Bit	7	6	5	4	3	2	1	0
	PRTWI0	PRTIM2	PRTIM0	PRUSART1	PRTIM1	PRSPI0	PRUSART0	PRADC
Access	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Reset	0	0	0	0	0	0	0	0

(/local--files/8avr:perclk/register.png)

- PRTWI0: Reducción de potencia TWI0
- PRTIM2: Temporizador/Contador2 de reducción de potencia
- PRTIM0: Temporizador/Contador 0 de reducción de potencia
- PRUSART1: Reducción de potencia USART1
- PRTIM1: Temporizador/Contador1 de reducción de potencia
- PRSPI0: interfaz periférica serial de reducción de energía 0
- PRUSART0: Reducción de potencia USART0
- PRDC: ADC de reducción de potencia

The **PRR** provides a run time method to stop the clock to select individual peripherals. The current state of the peripheral is frozen and the I/O registers can not be read or written. Resources used by the peripheral when stopping the clock will remain committed, hence the peripheral should, in most cases, be disabled before stopping the clock. Waking up a module, which is done by clearing the bit in PRR, puts the module into the same state as before shutdown.

**PRR** clock shutdown can be used in Idle mode and Active mode to significantly reduce the overall power consumption. In all other sleep modes, the clock is already stopped.

## Brief AVR Power Reduction Register Summary

**AVR® Insights - Episode 8 - How To Lower AVR Microcontroller ...**

**Project**      **Download:**      Sample      Project      Mentioned      in      Video  
([https://microchiptechnology.sharepoint.com/:u:/s/DeveloperHelp/EV4p1L7UAhFJhMqUIU6iUJ8BFz\\_alePRtfnulnJ1QjoNGw?e=bQmgMn](https://microchiptechnology.sharepoint.com/:u:/s/DeveloperHelp/EV4p1L7UAhFJhMqUIU6iUJ8BFz_alePRtfnulnJ1QjoNGw?e=bQmgMn))

## Minimizing Power Consumption

There are several possibilities to consider when trying to minimize the power consumption in an AVR controlled system. In general, sleep modes should be used as much as possible, and the sleep mode should be selected so that as few as possible of the device's functions are operating. All functions that are not needed should be disabled. In particular, the following modules may need special consideration when trying to achieve the lowest possible power consumption:

### Analog to Digital Converter

If enabled, the ADC will be enabled in all sleep modes. To save power, the ADC should be disabled before entering any sleep mode. When the ADC is turned off and on again, the next conversion will be an extended conversion.

### Analog Comparator

Al ingresar al modo inactivo, el comparador analógico debe desactivarse si no se usa. Al ingresar al modo de reducción de ruido ADC, el comparador analógico debe estar desactivado. En otros modos de reposo, el comparador analógico se desactiva automáticamente. Sin embargo, si el comparador analógico está configurado para usar la referencia de voltaje interno como entrada, el comparador analógico debe desactivarse en todos los modos de suspensión. De lo contrario, se habilitará la referencia de voltaje interno, independientemente del modo de reposo.

### Detector de oscurecimiento

Si la aplicación no necesita el detector Brown-Out (BOD), este módulo debe apagarse. Si el BOD está habilitado por los fusibles BODLEVEL, estará habilitado en todos los modos de suspensión y, en consecuencia, siempre consumirá energía. En los modos de suspensión más profunda, esto contribuirá significativamente al consumo total de corriente.

### Referencia de voltaje interno

La referencia de voltaje interno se habilitará cuando lo necesite el detector Brown-Out, el comparador analógico o el convertidor de analógico a digital. Si estos módulos se deshabilitan como se describe en las secciones anteriores, la referencia de voltaje interno se deshabilitará y no consumirá energía. Cuando se vuelve a encender, el usuario debe permitir que la referencia se inicie antes de que se use la salida. Si la referencia se mantiene en modo de reposo, la salida se puede utilizar inmediatamente.

### **Temporizador de vigilancia**

Si no se necesita el temporizador de vigilancia en la aplicación, el módulo debe apagarse. Si el temporizador de vigilancia está habilitado, estará habilitado en todos los modos de suspensión y, por lo tanto, siempre consumirá energía. En los modos de suspensión más profunda, esto contribuirá significativamente al consumo total de corriente.

### **Pines de puerto**

Al ingresar al modo de suspensión, todos los pines del puerto deben configurarse para usar la energía mínima. La consideración más importante es asegurarse de que ningún pasador impulse cargas resistivas. En los modos de suspensión en los que se detienen tanto el reloj de E/S (clkI/O) como el reloj del ADC (clkADC), los búferes de entrada del dispositivo se desactivarán. Esto asegura que la lógica de entrada no consume energía cuando no se necesita. En algunos casos, la lógica de entrada es necesaria para detectar las condiciones de activación y luego se habilitará. Si el búfer de entrada está habilitado y la señal de entrada se deja flotando o tiene un nivel de señal analógica cercano a  $VCC/2$ , el búfer de entrada usará una potencia excesiva.

Para los pines de entrada analógica, el búfer de entrada digital debe estar deshabilitado en todo momento. Un nivel de señal analógica cercano a  $VCC/2$  en un pin de entrada puede causar una corriente significativa incluso en modo activo. Los búferes de entrada digital se pueden desactivar escribiendo en los registros de desactivación de entrada digital (DIDR0 para ADC, DIDR1 para AC).

### **Sistema de depuración en chip**

Si el sistema de depuración en chip está habilitado por el fusible DWEN y el chip entra en modo de suspensión, la fuente de reloj principal está habilitada y siempre consume energía. En los modos de suspensión más profunda, esto contribuirá significativamente al consumo total de corriente.