

Resumen de los ajustes de bits de configuración para el MCU PIC® de rango medio mejorado mediante el compilador XC8

A continuación se muestra un resumen de las directivas de bits de configuración PIC16F1xxx aceptadas por el compilador MPLAB® XC8 C de Microchip.

En la página "Bits de configuración (/mcu1102:configuration-bits)" del tutorial mejorado de rango medio se presenta una descripción completa de estos ajustes de bits de configuración.



Algunos microcontroladores PIC® de rango medio mejorados ^{pueden} tener un conjunto diferente de bits de configuración. Consulte la hoja de datos de la MCU que está utilizando para obtener una lista completa.



Sintaxis

```
#pragma config CONFIG_BIT_NAME = CONFIG_VALUE
```

CONFIG_BIT_NOMBRE

CONFIG_VALUE

Función de los bits de configuración

FOSC	INTOSC	El oscilador interno es la fuente del reloj.
	EXTRC HS XT LP ECH ECM ECL	El oscilador RC externo es la fuente del reloj . Cristal/ oscilador externo de semilla alta. Cristal/oscilador externo. Oscilador externo de baja potencia . / rango de frecuencia 0 - 0,5 MHz
WDTE	ON OFF	El temporizador de vigilancia (WDT) está deshabilitado.
	NSLEEP SWDTEN	WDT está habilitado . WDT está habilitado cuando está en funcionamiento y deshabilitado cuando está en modo SLEEP. WDT controlado por el bit SWDTEN en el registro WDTCON.
PWRTE	ENCENDIDO	Temporizador de encendido
	APAGADO	activado Temporizador de encendido desactivado
MCLRE	ENCENDIDO	La función pin es MCLR La
	APAGADO	función pin es entrada digital
PC	ENCENDIDO	La protección de código está habilitada
	APAGADO	La protección de código está deshabilitada

DPC	ENCENDIDO APAGADO	La protección del código de memoria de datos está activada La protección del código de memoria de datos está desactivada
ABURRIDO	ENCENDIDO APAGADO	Brown-Out Reset está habilitado Brown-Out Reset está deshabilitado
CLKOUTEN	ENCENDIDO APAGADO	La función CLKOUT está habilitada en el pin CLKOUT La función CLKOUT está deshabilitada. Función I/O u osc en el pin CLKOUT
IESO	ENCENDIDO APAGADO	El modo de cambio de reloj interno/externo está habilitado El modo de cambio de reloj interno/externo está deshabilitado
FCMEN	ENCENDIDO APAGADO	El monitor de reloj a prueba de fallas está habilitado El monitor de reloj a prueba de fallas está deshabilitado
WRT	ENCENDIDO APAGADO	La protección contra escritura automática de la memoria flash está habilitada La protección contra escritura automática de la memoria flash está desactivada

PLÉN	ENCENDIDO APAGADO	PLL interno 4X está habilitado PLL interno 4X está deshabilitado
STVREN	ENCENDIDO APAGADO	El desbordamiento o subdesbordamiento de pila provocará un reinicio El desbordamiento o subdesbordamiento de pila NO provocará un reinicio
BORV	LO HOLA	Restablecimiento de voltaje Brown-Out - Punto de disparo bajo seleccionado Restablecimiento de voltaje Brown-Out - Punto de disparo alto seleccionado
LVP	ENCENDIDO APAGADO	Programación de bajo voltaje habilitada Se debe usar alto voltaje en MCLR/VPP para la programación