

Date :	vendredi, 16 juin 2017		
Tâche	Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens,
Rapport	10	Expiroations: qu'est-ce qui a été fait et comment ?	documents reçus,
Software	4		
Total session	14		
Date :	vendredi, 09 juin 2017		C
Tâche Tests et mise au point	Temps effectué [période] 4	Explications: qu'est-ce qui a été fait et comment ? Test communication RF	Suite à donner, références, liens, documents reçus,
Software Tests et mise au point		finaliser machine d' état RF test machine d' état RF	
Total session	9		
Date :	vendredi, 02 juin 2017		
Tâche	Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens, documents reçus,
Software Tests et mise au point	8 3	Corréction code SPI Test de la Configuration	
Total session	11		
Date :	vendredi, 26 mai 2017		
Tâche	Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens, documents reçus,
Software	10	fonction send message et reciver	
Total session	10		
Date :	vendredi, 19 mai 2017		
Tâche	Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens, documents reçus,
Software	10	Comunication SPI et configuration NRF905	
Total session	10		
Date :	vendredi, 12 mai 2017		
Tâche	Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens, documents reçus,
Software	10	Comunication SPI et configuration NRF905	
II	10		
Total session			
Total session Date :	vendredi, 05 mai 2017		
		Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens, documents reçus,
Date :	vendredi, 05 mai 2017	Explications: qu'est-ce qui a été fait et comment ? Lecture UID en I2C et affichage sur le KIT	Suite à donner, références, liens, documents reçus,
Date :	vendredi, 05 mai 2017 Temps effectué [période]		Suite à donner, références, liens, documents reçus,
Date :	vendredi, 05 mai 2017 Temps effectué [période]		Suite à donner, références, liens, documents reçus,
Date :	vendredi, 05 mai 2017 Temps effectué [période]		Suite à donner, références, liens, documents reçus,
Date :	vendredi, 05 mai 2017 Temps effectué [période]		Suite à donner, références, liens, documents reçus,
Date : Tâche Software	vendredi, 05 mai 2017 Temps effectué [période] 10		Suite à donner, références, liens, documents reçus,



Tâche	Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens,	
Software	8	Communication UART entre KIT et module radio	documents reçus,	
Total session	8			
Date :	vendredi, 21 avril 2017	1		
Tâche	Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens, documents reçus,	
Tests et mise au point	8	Test du nouveaux PCB	PCB OK	
Total session	8			
Date :	vendredi, 14 avril 2017			
Tâche	Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens, documents reçus,	
Montage	8	Monter les nouveaux PCB		
Total session	8			
Date :	vendredi, 07 avril 2017			
Tâche	Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens,	
Montage PCB	5 2	Correction du montage et pache corriger routage	documents reçus,	
PCB	1	refair les fichers fab corrigé		
Total session	8			
Date :	vendredi, 31 mars 2017			
Tâche	Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens,	
Software	2	Refair le BSP et amélioration du code SPI	documents reçus,	
Tests et mise au point Design+schéma	3 4	refair les test de consomation corriger design	Erreur design sur les signeaux SPI	
Total session	9			
Date :	vendredi, 24 mars 2017	F	Suite à donner, références, liens,	
Tâche Software	Temps effectué [période] 4	Explications: qu'est-ce qui a été fait et comment ? Code SPI pour communiqué avec le NRF905	documents reçus,	
Tests et mise au point Montage	3 3	Erreur de consomation sur le module Refair le brasures sur le boitier QFN		
Total session	10			
	10			
Date :	vendredi, 17 mars 2017		Cuito à donne - stéan !	
Date :	vendredi, 17 mars 2017 Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens, documents reçus,	
Date : Tâche Software Tests et mise au point	vendredi, 17 mars 2017	Explications: qu'est-ce qui a été fait et comment ? Configuration Horloge et timer et IO Test des partie configuré Correction des courcircuits sur le QFN du NRF905		
Date : Tâche Software	vendredi, 17 mars 2017 Temps effectué [période] 3 3	Configuration Horloge et timer et IO Test des partie configuré		
Date : Tâche Software Tests et mise au point	vendredi, 17 mars 2017 Temps effectué [période] 3 3	Configuration Horloge et timer et IO Test des partie configuré		
Date : Tâche Software Tests et mise au point	vendredi, 17 mars 2017 Temps effectué [période] 3 3	Configuration Horloge et timer et IO Test des partie configuré		
Date : Tâche Software Tests et mise au point	vendredi, 17 mars 2017 Temps effectué [période] 3 3	Configuration Horloge et timer et IO Test des partie configuré		
Date : Tâche Software Tests et mise au point Montage	vendredi, 17 mars 2017 Temps effectué [période] 3 3 4	Configuration Horloge et timer et IO Test des partie configuré		
Date : Tâche Software Tests et mise au point Montage Total session	vendredi, 17 mars 2017 Temps effectué [période] 3 3 4	Configuration Horloge et timer et IO Test des partie configuré		



r			
Total session	8		1
Date :	vendredi, 03 mars 2017		
Tâche	Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens, documents reçus,
Software	9	adapter les fonctions I2c ,SPI et UART pour mon projet	
Total session	9		
Date :	vendredi, 17 février 2017		
Tâche	Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens, documents reçus,
PCB PCB	5 5	Remplacer ma partie RF par celle de M.Yersin et finir le routage Commander les composants et fair les fichiers de fab	suit a une erreur dans les fichiers la board
1 05			à été commander le 03.03.17
Total session	10		1
Date :	vendredi, 10 février 2017		
Tâche	Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens, documents reçus,
Présentation Rapport	2 6	Finalisation présentation Rédaction rapport partie design	
		-	
T 1 1 1			
Total session	8		-
Total session Date :	8 vendredi, 03 février 2017		
Date :	vendredi, 03 février 2017 Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens, documents reçus,
Date :	vendredi, 03 février 2017	Explications: qu'est-ce qui a été fait et comment ?	
Date :	vendredi, 03 février 2017 Temps effectué [période]		
Date :	vendredi, 03 février 2017 Temps effectué [période]		
Date :	vendredi, 03 février 2017 Temps effectué [période]		
Date :	vendredi, 03 février 2017 Temps effectué [période]		
Date : Tâche PCB Total session	vendredi, 03 février 2017 Temps effectué [période] 8		
Date : Tâche PCB Total session Date :	vendredi, 03 février 2017 Temps effectué [période] 8 8 vendredi, 27 janvier 2017	Routage	documents reçus, Suite à donner, références, liens,
Date: Tâche PCB Total session Date: Tâche PCB	vendredi, 03 février 2017 Temps effectué [période] 8 8 vendredi, 27 janvier 2017 Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens, documents reçus,
Date : Tâche PCB Total session Date : Tâche	vendredi, 03 février 2017 Temps effectué [période] 8 8 vendredi, 27 janvier 2017 Temps effectué [période]	Routage Explications: qu'est-ce qui a été fait et comment ?	documents reçus, Suite à donner, références, liens,
Date: Tâche PCB Total session Date: Tâche PCB PCB	vendredi, 03 février 2017 Temps effectué [période] 8 8 vendredi, 27 janvier 2017 Temps effectué [période] 3 2	Routage Explications: qu'est-ce qui a été fait et comment ? Placement des composant Rédurie la taille du board	Suite à donner, références, liens, documents reçus,
Date: Tâche PCB Total session Date: Tâche PCB PCB	vendredi, 03 février 2017 Temps effectué [période] 8 8 vendredi, 27 janvier 2017 Temps effectué [période] 3 2	Routage Explications: qu'est-ce qui a été fait et comment ? Placement des composant Rédurie la taille du board	Suite à donner, références, liens, documents reçus,
Date: Tâche PCB Total session Date: Tâche PCB PCB	vendredi, 03 février 2017 Temps effectué [période] 8 8 vendredi, 27 janvier 2017 Temps effectué [période] 3 2	Routage Explications: qu'est-ce qui a été fait et comment ? Placement des composant Rédurie la taille du board	Suite à donner, références, liens, documents reçus,
Date: Tâche PCB Total session Date: Tâche PCB PCB	vendredi, 03 février 2017 Temps effectué [période] 8 8 vendredi, 27 janvier 2017 Temps effectué [période] 3 2	Routage Explications: qu'est-ce qui a été fait et comment ? Placement des composant Rédurie la taille du board	Suite à donner, références, liens, documents reçus,
Tâche PCB Total session Date: Tâche PCB PCB PCB PCB	vendredi, 03 février 2017 Temps effectué [période] 8 8 vendredi, 27 janvier 2017 Temps effectué [période] 3 2 4	Routage Explications: qu'est-ce qui a été fait et comment ? Placement des composant Rédurie la taille du board	Suite à donner, références, liens, documents reçus,
Tâche PCB Total session Date: Tâche PCB PCB PCB PCB PCB PCB	vendredi, 03 février 2017 Temps effectué [période] 8 8 vendredi, 27 janvier 2017 Temps effectué [période] 3 2 4	Routage Explications: qu'est-ce qui a été fait et comment ? Placement des composant Rédurie la taille du board	Suite à donner, références, liens, documents reçus,
Date: Tâche PCB Total session Date: Tâche PCB	vendredi, 03 février 2017 Temps effectué [période] 8 8 vendredi, 27 janvier 2017 Temps effectué [période] 3 2 4 9 vendredi, 20 janvier 2017	Explications: qu'est-ce qui a été fait et comment ? Placement des composant Rédurie la taille du board continuer placement	Suite à donner, références, liens, documents reçus, discution pour définir une taille max Suite à donner, références, liens,
Date: Tâche PCB Total session Date: Tâche PCB PCB PCB PCB PCB PCB Total session Total session	vendredi, 03 février 2017 Temps effectué [période] 8 8 vendredi, 27 janvier 2017 Temps effectué [période] 3 2 4 vendredi, 20 janvier 2017 Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ? Placement des composant Rédurie la taille du board continuer placement Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens, documents reçus, discution pour définir une taille max Suite à donner, références, liens,
Date: Tâche PCB Total session Date: Tâche PCB PCB PCB PCB PCB PCB Total session Total session	vendredi, 03 février 2017 Temps effectué [période] 8 8 vendredi, 27 janvier 2017 Temps effectué [période] 3 2 4 vendredi, 20 janvier 2017 Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ? Placement des composant Rédurie la taille du board continuer placement Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens, documents reçus, discution pour définir une taille max Suite à donner, références, liens,
Date: Tâche PCB Total session Date: Tâche PCB PCB PCB PCB PCB PCB Total session Total session	vendredi, 03 février 2017 Temps effectué [période] 8 8 vendredi, 27 janvier 2017 Temps effectué [période] 3 2 4 vendredi, 20 janvier 2017 Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ? Placement des composant Rédurie la taille du board continuer placement Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens, documents reçus, discution pour définir une taille max Suite à donner, références, liens,
Date: Tâche PCB Total session Date: Tâche PCB	vendredi, 03 février 2017 Temps effectué [période] 8 8 vendredi, 27 janvier 2017 Temps effectué [période] 3 2 4 4 vendredi, 20 janvier 2017 Temps effectué [période] 8	Explications: qu'est-ce qui a été fait et comment ? Placement des composant Rédurie la taille du board continuer placement Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens, documents reçus, discution pour définir une taille max Suite à donner, références, liens,
Tâche PCB Total session Date: Tâche PCB	vendredi, 03 février 2017 Temps effectué [période] 8 8 vendredi, 27 janvier 2017 Temps effectué [période] 3 2 4 vendredi, 20 janvier 2017 Temps effectué [période] 8 8	Explications: qu'est-ce qui a été fait et comment ? Placement des composant Rédurie la taille du board continuer placement Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens, documents reçus, discution pour définir une taille max Suite à donner, références, liens,
Tâche PCB Total session Date: Tâche PCB	vendredi, 03 février 2017 Temps effectué [période] 8 vendredi, 27 janvier 2017 Temps effectué [période] 3 2 4 9 vendredi, 20 janvier 2017 Temps effectué [période] 8 vendredi, 20 janvier 2017 Temps effectué [période] 8	Explications: qu'est-ce qui a été fait et comment ? Placement des composant Rédurie la taille du board continuer placement Explications: qu'est-ce qui a été fait et comment ? Dessin du board + footprint	Suite à donner, références, liens, documents reçus, discution pour définir une taille max Suite à donner, références, liens, documents reçus,
Date: Tâche PCB PCB Total session Date: Tâche PCB PCB PCB PCB PCB PCB PCB PCB Total session Date: Tâche PCB Tâche PCB PCB Tâche PCB PCB	vendredi, 03 février 2017 Temps effectué [période] 8 vendredi, 27 janvier 2017 Temps effectué [période] 3 2 4 9 vendredi, 20 janvier 2017 Temps effectué [période] 8 8 vendredi, 13 janvier 2017 Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ? Placement des composant Rédurie la taille du board continuer placement Explications: qu'est-ce qui a été fait et comment ? Dessin du board + footprint Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens, documents reçus, discution pour définir une taille max Suite à donner, références, liens,
Tâche PCB Total session Date: Tâche PCB	vendredi, 03 février 2017 Temps effectué [période] 8 vendredi, 27 janvier 2017 Temps effectué [période] 3 2 4 9 vendredi, 20 janvier 2017 Temps effectué [période] 8 vendredi, 20 janvier 2017 Temps effectué [période] 8	Explications: qu'est-ce qui a été fait et comment ? Placement des composant Rédurie la taille du board continuer placement Explications: qu'est-ce qui a été fait et comment ? Dessin du board + footprint	Suite à donner, références, liens, documents reçus, discution pour définir une taille max Suite à donner, références, liens, documents reçus, Suite à donner, références, liens, documents reçus,

ETIL

Total session	8				
	ì				
Date :	vendredi, 16 décembre 2016 Suite à donner, références, lie				
Tâche Bannort	Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ?	documents reçus,		
Rapport Présentation	4	Faire le raport de la pré-étudue Préparer et faire la présantation			
Total session	10				
Date :	vendredi, 09 décembre 2016				
Tâche		Evaluations:	Suite à donner, références, liens,		
Design+schéma	Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ? commencer le schéma	documents reçus,		
Total session	8				
Date :	vendredi, 02 décembre 2016				
Tâche	Temps effectué [période]	Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens, documents reçus,		
Pré-étude	4	Mise en place d'un schéma bloc, changement de uC			
Pré-étude	4	Recherch nouveaux composants pour rédurie la taille du futur PCB	uc et mémoire différante		
Total session	8				
Total session Date:	8 jeudi, 24 novembre 2016				
Date :		Explications: qu'est-ce qui a été fait et comment ?	Suite à donner, références, liens, documents reçus,		
Date :	jeudi, 24 novembre 2016	Explications: qu'est-ce qui a été fait et comment ? Choix des composants définition d' un protocole de communication			
Date : Tâche Pré-étude	jeudi, 24 novembre 2016 Temps effectué [période] 5	Choix des composants			
Date : Tâche Pré-étude	jeudi, 24 novembre 2016 Temps effectué [période] 5	Choix des composants			
Date : Tâche Pré-étude	jeudi, 24 novembre 2016 Temps effectué [période] 5	Choix des composants			
Date : Tâche Pré-étude Pré-étude	jeudi, 24 novembre 2016 Temps effectué [période] 5 3	Choix des composants			
Date : Tâche Pré-étude Pre-étude Total session	jeudi, 24 novembre 2016 Temps effectué [période] 5 3	Choix des composants			
Date : Tâche Pré-étude Pré-étude Total session Date :	jeudi, 24 novembre 2016 Temps effectué [période] 5 3 8 vendredi, 18 novembre 2016	Choix des composants définition d' un protocole de communication	documents reçus,		
Date : Tâche Pré-étude Pré-étude Total session Date : Tâche	jeudi, 24 novembre 2016 Temps effectué [période] 5 3 3 8 vendredi, 18 novembre 2016 Temps effectué [période]	Choix des composants définition d' un protocole de communication Explications: qu'est-ce qui a été fait et comment ?			
Date : Tâche Pré-étude Pré-étude Total session Date :	jeudi, 24 novembre 2016 Temps effectué [période] 5 3 8 vendredi, 18 novembre 2016	Choix des composants définition d' un protocole de communication	documents reçus, Suite à donner, références, liens,		
Date : Tâche Pré-étude Pré-étude Total session Date : Tâche	jeudi, 24 novembre 2016 Temps effectué [période] 5 3 8 vendredi, 18 novembre 2016 Temps effectué [période] 2 3	Choix des composants définition d' un protocole de communication Explications: qu'est-ce qui a été fait et comment ? Prendre connésance du projet Définir le cahier des charges	documents reçus, Suite à donner, références, liens,		
Date : Tâche Pré-étude Pré-étude Total session Date : Tâche	jeudi, 24 novembre 2016 Temps effectué [période] 5 3 8 vendredi, 18 novembre 2016 Temps effectué [période] 2 3	Choix des composants définition d' un protocole de communication Explications: qu'est-ce qui a été fait et comment ? Prendre connésance du projet Définir le cahier des charges	documents reçus, Suite à donner, références, liens,		
Date : Tâche Pré-étude Pré-étude Total session Date : Tâche	jeudi, 24 novembre 2016 Temps effectué [période] 5 3 8 vendredi, 18 novembre 2016 Temps effectué [période] 2 3	Choix des composants définition d' un protocole de communication Explications: qu'est-ce qui a été fait et comment ? Prendre connésance du projet Définir le cahier des charges	documents reçus, Suite à donner, références, liens,		
Date : Tâche Pré-étude Pré-étude Total session Date : Tâche	jeudi, 24 novembre 2016 Temps effectué [période] 5 3 8 vendredi, 18 novembre 2016 Temps effectué [période] 2 3	Choix des composants définition d' un protocole de communication Explications: qu'est-ce qui a été fait et comment ? Prendre connésance du projet Définir le cahier des charges	documents reçus, Suite à donner, références, liens,		
Date : Tâche Pré-étude Pré-étude Total session Date : Tâche Pré-étude	jeudi, 24 novembre 2016 Temps effectué [période] 5 3 8 vendredi, 18 novembre 2016 Temps effectué [période] 2 3 3 3 3	Choix des composants définition d' un protocole de communication Explications: qu'est-ce qui a été fait et comment ? Prendre connésance du projet Définir le cahier des charges	documents reçus, Suite à donner, références, liens,		
Date : Tâche Pré-étude Pré-étude Total session Date : Tâche Pré-étude	jeudi, 24 novembre 2016 Temps effectué [période] 5 3 8 vendredi, 18 novembre 2016 Temps effectué [période] 2 3 3 3 3	Choix des composants définition d' un protocole de communication Explications: qu'est-ce qui a été fait et comment ? Prendre connésance du projet Définir le cahier des charges	documents reçus, Suite à donner, références, liens,		
Date : Tâche Pré-étude Pré-étude Total session Date : Tâche Pré-étude	jeudi, 24 novembre 2016 Temps effectué [période] 5 3 8 vendredi, 18 novembre 2016 Temps effectué [période] 2 3 3 3 3	Choix des composants définition d' un protocole de communication Explications: qu'est-ce qui a été fait et comment ? Prendre connésance du projet Définir le cahier des charges	documents reçus, Suite à donner, références, liens,		
Date : Tâche Pré-étude Pré-étude Total session Date : Tâche Pré-étude	jeudi, 24 novembre 2016 Temps effectué [période] 5 3 8 vendredi, 18 novembre 2016 Temps effectué [période] 2 3 3 3 3	Choix des composants définition d' un protocole de communication Explications: qu'est-ce qui a été fait et comment ? Prendre connésance du projet Définir le cahier des charges	documents reçus, Suite à donner, références, liens,		
Date : Tâche Pré-étude Pré-étude Total session Date : Tâche Pré-étude	jeudi, 24 novembre 2016 Temps effectué [période] 5 3 8 vendredi, 18 novembre 2016 Temps effectué [période] 2 3 3 3 3	Choix des composants définition d' un protocole de communication Explications: qu'est-ce qui a été fait et comment ? Prendre connésance du projet Définir le cahier des charges	documents reçus, Suite à donner, références, liens,		
Date : Tâche Pré-étude Pré-étude Total session Date : Tâche Pré-étude	jeudi, 24 novembre 2016 Temps effectué [période] 5 3 8 vendredi, 18 novembre 2016 Temps effectué [période] 2 3 3 3 3	Choix des composants définition d' un protocole de communication Explications: qu'est-ce qui a été fait et comment ? Prendre connésance du projet Définir le cahier des charges	documents reçus, Suite à donner, références, liens,		
Date : Tâche Pré-étude Pré-étude Total session Date : Tâche Pré-étude	jeudi, 24 novembre 2016 Temps effectué [période] 5 3 8 vendredi, 18 novembre 2016 Temps effectué [période] 2 3 3 3 3	Choix des composants définition d' un protocole de communication Explications: qu'est-ce qui a été fait et comment ? Prendre connésance du projet Définir le cahier des charges	documents reçus, Suite à donner, références, liens,		