Projet ETML-ES – Modification

*A remplir par l'initiateur*

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **PROJET:** |  | | | |
| **Entreprise/Client:** | ETML-ES | **Département:** | SLO2 | |
| **Demandé par (Prénom, Nom):** | Philippe Bovey | **Date:** | 26.06.2023 |
| **Objet (No ou réf, pièce, PCB...)** | Théremin 2204 | | | |
| **Version à modifier:** |  | | |

*A remplir par l'exécutant*

|  |  |  |  |
| --- | --- | --- | --- |
| **Auteur (ETML-ES):** | Jonathan CHAFLA | **Filière:** | SLO |
| **Nouvelle version:** |  | **Date:** | 26.06.2023 |

# Description ou justification

*Ce fichier mod permet au étudiant de connaitre l’état actuel du projet et qu’il puisse le reprendre sans problème.*

# Référence conception

Le cahier de charges du système se trouve sur :

K:\ES\PROJETS\SLO\2204\_Theremin\doc\admin\2204\_Théremin-CDC-v1.docx$

Le dossier du projet se trouve sur :

*K:\ES\PROJETS\SLO\2204\_Theremin*

*Le dossier contenant le projet crée sur MPLAB se trouve sur : K:\ES\PROJETS\SLO\2204\_Theremin\soft\2204\_Théremin*

*Le dossier contenant toute la documentation réalise sur le projet se trouve sur : K:\ES\PROJETS\SLO\2204\_Theremin\doc*

# Détail des modifications

|  |  |  |  |
| --- | --- | --- | --- |
| **#** | **Description** | **Fait** | **Approuvé** |
| **1** | Pré-étude du projet : étude des divers blocs du système, analyse de divers périphériques nécessaires | OK | PBY |
| **2** | Réalisation de principaux flowchart du système | OK | PBY |
| **3** | Création projet MPLAB X | OK | PBY |
| **4** | Testing de divers phériphériques du système : ADC, SPI. etc | NOK |  |
| **5** | Implémentation de divers études réalisés sous forme de code (réalisation partie software système) | NOK |  |
| **6** |  |  |  |
| **7** |  |  |  |
| **8** |  |  |  |

# Remarques

Une pré-étude du système en vue de la réalisation du software a été réalisé. Un document a été réalisé contenant des diverses explications tels que : étude de divers blocs, étude des divers périphériques du système, un tableau contenant la configuration nécessaire à réaliser sur les pins du microcontrôleur, ainsi que de divers flowchart permettant à l’élève de comprendre comment chaque bloc doit être traité.

# Convention de nommage et liens

Le nom de ce fichier doit être unique et doit donc contenir le numéro du projet et un numéro consécutif de modification avec le format suivant :

***aaii\_MOD\_nn.docx***

ou

***NomProjet\_MOD\_nn.docx***

avec :

* MOD : pour modification
* aaii : numéro de projet, exemple *1708* pour projet de 2017 no 08
* NomProjet : Si le projet n’est pas numéroté ou mandat de client.
* nn : numéro de modification. La première est 01

Exemples :

* **1708\_MOD\_01.docx** 1ere modification pour le projet 1708
* **1708\_MOD\_02.docx** 2e modification pour le projet 1708
* **CapteurVolets\_MOD\_01.docx** Cas de projet externe

Le schéma et/ou les documents de production de la pièce ou du PCB se référeront à ce document dans les cartouches.

Si un nouveau projet reprend un design d’un autre projet, créer un document de **modification numéro 00**. Ainsi, on pourra décrire les modifications initiales dans le fichier.

Exemple :

* **1803\_MOD\_00.docx** Modification initiale pour le nouveau projet 1803 à partir d’un autre projet (par ex. 1708)

## Stockage du fichier

Ce fichier sera stocké à la racine du dossier **/doc** d’un projet.

Ainsi, tous les fichiers de modifications des pièces ou PCBs faisant partie du projet sont centralisés dans le même répertoire. La numérotation devient implicite.