

# PV de séance

## ***Procès-verbal du 29.08.2024***

### ***Présents***

---

- Loïc David (LDD)
- Philippe Bovey (PBY)

### ***État des lieux***

---

- Schématique
  - Corrections effectuées
- PCB
  - Revue effectuée le 29.08.2024

### ***Problèmes rencontrés***

---

- Routage
  - Placement de composants trop proche des uns des autres – probabilité de difficulté à braser :
    - Résistances trop proches des transistors
    - Condensateurs de découplage trop proche des ICs
    - Espace trop petit entre les condensateurs de découplage et les composants
  - Vias
    - Trop de vias pour le stitching
  - Port programmation et bouton reset
    - Les deux sont trop éloignées du pic32MZ

### ***Solutions proposées par LDD***

---

- Routage
  - Aligner les résistances pour avoir un meilleur espace et une meilleure esthétique
  - Condensateurs de découplage
    - Garder le plus possible 2 mm entre le condensateur et le composant pour permettre de passer avec la panne à braser
  - Vias
    - Refaire un stitching automatique et rajouter quelques vias sur les points importants
  - Port programmation et bouton reset
    - Rapprocher au maximum les deux composants du microcontrôleur

## **Décisions prises par LDD & PBY**

---

- *Priorités du projet*
  - *Les points prioritaires à tester et programmer ont été mis afin de me permettre de savoir dans quelle direction commencer le soft*
    - 1 *commande LEDs*
    - 2 *Filtrage numérique*
    - 3 *Communication uC-DAC*
    - 4 *Communication uC-FTDI*
    - 5 *Sauvegarde Data dans uC*
    - 6 *Application C#*
    - (7) *commande matrice à LEDs*
- *Rédaction du rapport*
  - *Important de prendre plus de temps pour rédiger le rapport afin d'éviter de prendre du retard en faisant de l'avance le soir*

## **Suite du projet / objectifs - jusqu'au**

---

- Rapport terminer jusqu'à design → 02.09.2024

## **Prochaine réunion :**

---

Jeudi 29.08.2024 15h00

## **Destinataires de ce PV**

---

- Philippe Bovey
- Aurélie Cuagnier

Lausanne le 02.09.2024

Loïc David