

Procès-verbal du 14.08.2024

Présents

- M. Bovey (PBY)
- M. Do Carmo (ADC)

État des lieux

- Revue de schéma effectuée Lundi 12.08.2024
- Schéma :
 - EthWifiRfid, Affichage, Alimentation finis => corrections apportées
- Tests effectués sur la gâche

Problèmes rencontrés

- Microcontrôleur :
 - Pins I/O insuffisants

Solutions proposées

- Microcontrôleur :
 - I/O expander ou connecter certaines LEDs à l'ESP32

Décisions prises

- Microcontrôleur :
 - Ajouter un I/O expander au système
- Avancement :
 - Retard par rapport à la planification
 - Nouvelles deadlines pour le projet

Suite du projet / objectifs - jusqu'au 21 août

- Finir le schéma électrique pour le 15.08.2024
- Faire la BOM et commander les composants pour le 15.08.2024
- Commencer et finir le design du PCB pour le 19.08.2024
- Commencer la conception du boîtier pour le 19.08.2024
- Finir le chapitre conception du rapport de projet pour le 19.08.2024

•

Prochaine réunion:

16.08.2024, 15h30, Salle R110 ETML-ES
19.08.2024, 15h00, Salle R110 ETML-ES
21.08.2024, 09h00, Salle R110 ETML-ES

Revue design PCB
Finalisation PCB
Séance classique

Destinataires de ce PV

- Grégoire Rossier, Doyen de l'ETML-ES
- Philippe Bovey, Maître de diplôme

Lausanne le 14.08.2024

Antonio Do Carmo