

Procès-verbal du 18.09.2024

Présents

- Mme Perret (MPT)
- M. Bovey (PBY)

État des lieux

- Rédaction rapport :
 - Chapitres traités : Firmware
- Planification et journal de travail :
 - Planification cohérente
 - Journal de travail à jour
- Boitier
 - Boitier imprimé
- Software :
 - Lecture de capteur -> 100%
 - E-paper -> affichage avec récupération des valeurs depuis le site -> 100%
 - Configuration ESP -> 100%
 - Serveur web -> 100%
- Démo
 - Démo du système en fonctionnement

Problèmes rencontrés

- Hardware :
 - MOSFET Q1 défectueux -> pas de tension sur le drain, mais tension correcte sur la source et la gate
- Questions posées :
 - 1. Dois-je mettre le listing de tous les codes utilisés depuis github en annexe ?
 - 2. Puis-je utiliser un convertisseur en ligne pour décoder le type double de mon UART ?

Solutions proposées

- Hardware :
 - Faire le pont avec le jumper J2 pour simuler l'activation du transistor, ce qui me permet d'envoyer les alarmes (seuil et tension piles)
- Réponses aux questions :
 - 1. Lister les fonctions utilisées et les lignes modifiées
 - 2. Oui

Décisions prises

- Hardware :
 - Laisser le pont sur le jumper J2 jusqu'à la présentation afin tout problème avec la carte vu qu'elle est fonctionnelle

Suite du projet / objectifs - jusqu'au 24 septembre

- Ecriture du rapport
 - Finaliser le rapport

Prochaine réunion :

-

Destinataires de ce PV

Aurélie Cuagnier, Secrétaire
Philippe Bovey, Maître de diplôme

Lausanne le 19.09.2024

Mélissa Perret