

# Annexe T.9

```
1  /* ***** */
2  /** Descriptive File Name
3
4      @Company
5          ETML-ES
6
7      @File Name
8          Execution.h
9
10     @Auteurs
11         - Perret Mélissa
12
13     @Description
14         Fonctions liées à l'exécution principale de la logique de l'ESP
15  */
16  /* ***** */
17
18
19  #ifndef _EXECUTION_H
20  #define _EXECUTION_H
21
22  #define DELAI_TRANSMISSION_STM_MS 1000 // Délai entre le réveil du STM et l'envoi
des trames UART pour s'assurer que le STM soit bien prêt à recevoir les trames UART
23  #define DELAI_RECEPTION_STM_MS 1000 // Délai entre deux essais pour recevoir les
trames UART attendues de la part du STM
24  #define DELAI_MODE_SOMMEIL_MS 1000 // Délai avant de passer en mode sommeil (par
précautions)
25
26
27  #endif /* _EXECUTION_H */
```