

ETINL-ES

PV de séance

diplôme

Procès-verbal du 29.08.2024

Présents

- Mme Perret (MPT)
- M. Bovey (PBY)

État des lieux

- Avancement schématique et conception :
 - o Vérification schématique (le 23 août 2024)
 - o Commande du PCB (le 28 août 2024)
- Boitier :
 - o Boitier PCB terminé
 - o Boitier capteur de température et humidité à terminer
- Rédaction rapport :
 - o Chapitres traités : schématique
- Planification et journal de travail :
 - Planification cohérente
 - o Journal de travail à jour

Problèmes rencontrés

Pas de problèmes rencontrés

Solutions proposées

-

Décisions prises

- Schématique :
 - Changement de la diode sur l'alimentation -> mettre une diode Schottky avec une tension directe de 0.3[V] et non 0.7[V]
 - Rajout d'un quartz externe pour les signaux
- Conception :
 - Mettre les points de tests pour les signaux sur le bottom, ce qui permettra de faciliter les tests, cependant les tests points pour l'alimentation peuvent rester sur le top





- Software :
 - o Déterminer l'ordre des importances au niveau du code
 - Lecture du capteur de température et d'humidité
 - Communication entre le microcontrôleur et l'affichage e-paper
 - Configuration du module ESP32
 - Configuration des trames UART (pour la communication de l'ESP au STM32)
 - Création et configuration de la page HTML

Suite du projet / objectifs - jusqu'au 30 août

- Ecriture du rapport
 - o Finaliser les parties suivantes : schématique conception boitier
- Terminer le boitier pour le capteur de température et humidité
- Montage de la carte
- Commencement de la partie Software

Prochaine réunion :

05.09.2024, 17h00, Salle R110 ETML-ES

Séance classique

Destinataires de ce PV

Aurélie Cuagnier, Secrétaire

Philippe Bovey, Maître de diplôme

Lausanne le 30.08.2024

Mélissa Perret