

- Instrucciones generales: Escribir la tabla de verdad de los siguientes circuitos compuestos por las siguientes puertas lógicas (En primer lugar, sacar el resultado por vosotros mismos y a continuación utilizar el Software LOGISIM, para pintar el circuito y comprobarlo):

1, 2, 3. Se comprueban construyendo los circuitos con el LOGISIM.

Circuito 1

A	B	C	S
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

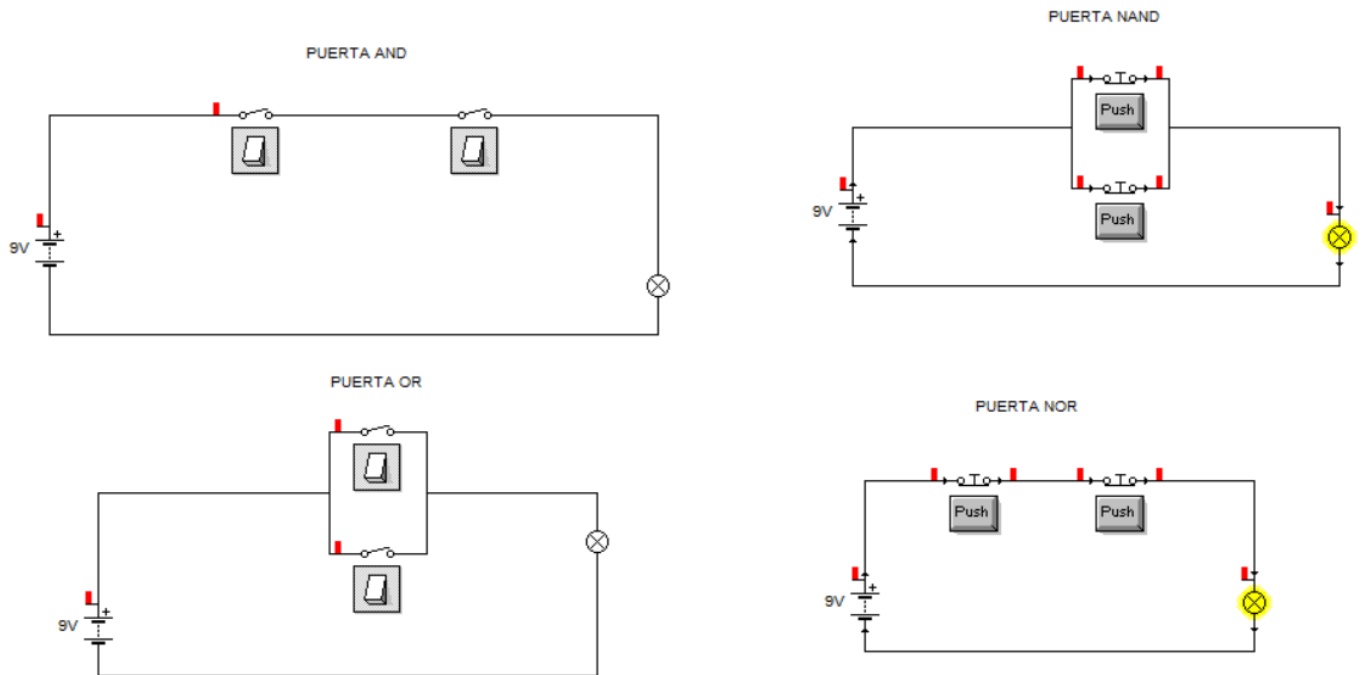
Circuito 2

A	B	C	S
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

Circuito 3

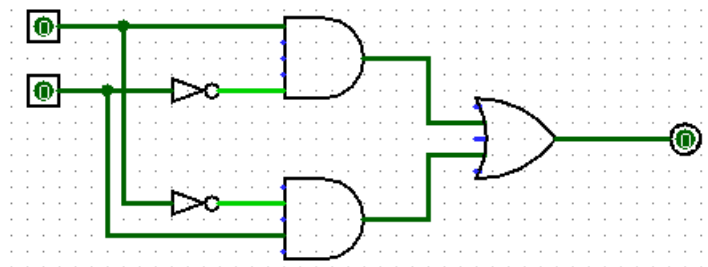
A	B	C	D	S
0	0	0	0	0
0	0	0	1	1
0	0	1	0	1
0	0	1	1	1
0	1	0	0	1
0	1	0	1	1
0	1	1	0	1
0	1	1	1	1
1	0	0	0	1
1	0	0	1	1
1	0	1	0	1
1	0	1	1	1
1	1	0	0	1
1	1	0	1	1
1	1	1	0	1
1	1	1	1	1

4. Representa mediante circuitería con el Crocodile las puertas lógicas AND, NAND, OR y NOR



5. ¿A qué puerta lógica corresponde la tabla de verdad de este circuito?

PUERTA XOR



6. ¿A qué puerta lógica corresponde la tabla de verdad de este circuito?

PUERTA XNOR

