

数字逻辑与数字系统

数字电子技术学习方案

教材：您的配套目录教材
网课：清华大学王红《数字电子技术基础》高清重制版

阶段化学习路径

阶段	网课章节	教材章节	关键任务	工具/操作
基础奠基	1.01-1.02	第1章	掌握二进制/十六进制转换、8421码、格雷码	在线进制转换器
逻辑代数核心	1.03-1.07	第2章	卡诺图化简、约束项应用	卡诺图口诀：圈1要最大，圈数要最小
门电路物理	1.08-1.16	第4章	TTL/CMOS特性对比、OC门/三态门应用	Multisim仿真门电路延时
组合电路设计	1.18-1.22	第5章	用Verilog实现编码器/译码器	 点击展开代码
时序电路核心	2.23-2.38	第7章	同步计数器设计、状态机实现	 点击展开流程图
存储与PLD	2.39-2.41	第8章	ROM实现逻辑函数、FPGA配置	ModelSim仿真RAM读写
ADC/DAC实战	2.48-2.50	第9章	逐次逼近ADC时序分析	ADC0809仿真模型

第一章绪论

1-1 数字电路基本概念

数字量和模拟量：

数字量：在时间上和数量上都是离散、不连续的。（存在一个最小数量单位 Δ ）

模拟量：数字量之外的物理量

模拟电路：用连续的模拟电压/流值表示信息

数字电路：用一个离散的电压序列来表示信息

1-2 数制和编码

数制：表示数量的规则

💡 数制包括每一位的构成以及从低位向高位的进位规则

码制：表示事物的规则

💡 各种进制转换 略

原码 (Sign-Magnitude)：

概念：最直观的二进制表示法。

规则：

最高位为符号位：0表示正数，1表示负数。

其余位为数值位，表示该数的绝对值。

缺陷：存在 +0(0000 0000) 和 -0(1000 0000) 两种零，同时计算时需要比较绝对值和符号位，不利于计算。

反码 (Ones' Complement)

概念：为解决原码计算问题而引入的过渡方案。

规则：

正数：反码与原码相同。

负数：保持符号位 1 不变，将其原码的数值位按位取反。

缺陷：同样存在 +0(0000 0000) 和 -0(1111 1111) 两种零。

补码 (Two's Complement)

概念：现代计算机统一采用的整数表示标准，完美解决了零的歧义和计算问题。

规则：

正数：补码与原码、反码相同。

负数：在其反码的基础上，末位加 1 (即：原码的数值位取反后加1)。

💡 想象一个时钟，将时针向前拨5h和向后拨7h是相同的效果

核心优势：

唯一零表示：0000 0000。

无缝衔接加减法：可以将减法运算统一为加法运算，CPU只需一套加法器电路。

表示范围更广：n位补码可表示 $[-2^{n-1}, 2^{n-1} - 1]$ 范围的数。

💡 注意进行补码的二进制计算前要考虑是否会发生溢出！

💡 注意表达范围的不对称性！

💡 补码允许小数存在，此时取反后加1在小数部分的末位

目前，数字电路都采用二进制

表示数量时称二进制

表示事物时称二值逻辑

💡 二进制中十进制代码不唯一，比如8421码（最常用），余3码（保证超出9的计算结果仍然落在表示范围），2421码等

格雷码：

格雷码也叫循环码，每一位的状态变化都按一定顺序循环。编码顺序依次变化，按表中顺序变化时，相邻代码只有一位改变状态。

💡 为了说明相邻代码只有一位改变状态，我们引入汉明距离

汉明距离：

两个等长的字符串（在数字电路中，通常是二进制编码）中，对应位置数字不同的个数。

💡 简单来说，它就是比较两个编码，从头到尾一位一位地看，数一数有多少个位置不一样。这个“不一样的位置的数量”就是它们之间的距离。

格雷码的特点：

格雷码的设计目标就是确保所有相邻整数的编码之间的汉明距离恒为1。这使得它在表示连续变化的物理量（如旋转编码器的角度）时极其可靠，完全避免了多位跳变带来的风险。这就是它被广泛应用的根本原因。虽然相邻数值的汉明距离为1，但非相邻数值的格雷码之间的汉明距离可以大于1，并且通常都会大于1。格雷码没有保证也通常不满足的是：任意两个编码之间的汉明距离都很小。格雷码是路径最优的（从一个值平滑变化到下一个值），但不是全局最优的（任意两个值的编码没有直接关系）。

生成格雷码：

递归反射法（用于构造所有n位格雷码）：

定义最基本的1位格雷码序列：[0, 1]。

将n位格雷码序列完整地**复制**下来，作为新序列的前半部分。

将n位格雷码序列逆序（镜像**反射**），作为新序列的后半部分。

在前半部分的每个编码前加 0。在后半部分的每个编码前加 1。

将加好前缀的前半部分和后半部分连接起来，就得到了n+1位的格雷码序列。

公式转换法（用于二进制与格雷码互转）

规则步骤：

二进制码 (B) → 格雷码 (G)

最高位保留：格雷码的最高位（最左边）与二进制码的最高位相同。

$G_n = B_n$

其余位按位异或：格雷码的每一位（从次高位开始）等于二进制码对应位与其左边相邻位进行异或（XOR）操作的结果。

$G_i = B_i \oplus B_{i+1}$

（异或规则：相同为0，不同为1）

格雷码 (G) → 二进制码 (B)

最高位保留：二进制码的最高位与格雷码的最高位相同。

$B_n = G_n$

其余位递推异或：二进制码的每一位（从次高位开始）等于格雷码对应位与已计算出的左边相邻二进制位进行异或操作的结果。

$B_i = G_i \oplus B_{i+1}$

二进制的计算（简略）：

运算类型	核心规则	示例	注意事项
加法	$0 + 0 = 0$ $0 + 1 = 1$ $1 + 0 = 1$ $1 + 1 = 10$ （逢二进一）	$\begin{array}{r} 1011 \text{ (11)} \\ + 0110 \text{ (6)} \\ \hline 10001 \text{ (17)} \end{array}$	从最低位开始计算，注意进位。
减法	$0 - 0 = 0$ $1 - 0 = 1$ $1 - 1 = 0$ $0 - 1 = 1$ （需借位，借一当二）	$\begin{array}{r} 1010 \text{ (10)} \\ - 0101 \text{ (5)} \\ \hline 0101 \text{ (5)} \end{array}$	从最低位开始计算，不够减时向高位借位。
乘法	$0 \times 0 = 0$ $0 \times 1 = 0$ $1 \times 0 = 0$ $1 \times 1 = 1$	$\begin{array}{r} 1011 \text{ (11)} \\ \times 101 \text{ (5)} \\ \hline 1011 \\ 0000 \\ 1011 \\ \hline 110111 \text{ (55)} \end{array}$	类似于十进制乘法： 移位相加。 乘数每一位与被乘数相乘后，根据位置左移，最后将所有结果相加。

运算类型	核心规则	示例	注意事项
除法	$0 \div 1 = 0$ $1 \div 1 = 1$	<div><div><div>1010</div><div>101</div><div>110011</div><div>101</div><div>010</div><div>000</div><div>101</div><div>101</div><div>001</div><div>000</div><div>1</div></div><div>商 被除数A 除数B 余数</div></div>	类似于十进制除法： 长除法 。 从被除数高位开始取位， 够除则商1， 然后做减法并取下一位； 不够除则商0。
左移 (<<)	所有位向左移动， 低位补0。	$0011\ (3) \ll 2 = 1100\ (12)$	等效于乘以 2^n (n为移动位数)。 可能会溢出。
逻辑右移 (>>>)	所有位向右移动， 高位补0 。	$1110\ (-2^1) \ggg 1 = 0111\ (7)$	对于 无符号数 ，等效于除以 2^n 并取整。
算术右移 (>>)	所有位向右移动， 高位用原符号位填充 。	$1110\ (-2) \gg 1 = 1111\ (-1)$	对于 有符号数 （补码表示）， 保持符号不变，等效于除以 2^n 并向下取整。
按位与 (&)	同位置都为1则结果为1， 否则为0。	$1010 \ \& \ 1100 = 1000$	常用于 掩码操作 (提取特定位)、 清零特定位。
按位或 ()	同位置有1则结果为1， 否则为0。	$1010 \ \ 1100 = 1110$	常用于 设置特定位为1 。
按位异或 (^)	同位置不同则为1， 相同则为0。	$1010 \ ^ \ 1100 = 0110$	常用于 翻转特定位 、 不需要临时变量的值交换。
按位非 (~)	所有位取反（0变1， 1变0）。	$\sim 1010 = 0101\ (\text{以4位为例})$	得到的是原值的 反码 。

重要概念：

- **溢出 (Overflow)**：当运算结果超出了所用位数能表示的范围时发生。
- **补码 (Two's Complement)**：现代计算机表示有符号整数的方式，使加法和减法可以使用同一套加法器电路。

等长编码与变长编码

特性	等长编码 (Fixed-Length Encoding)	变长编码 (Variable-Length Encoding)
定义	每个符号都用长度相同的二进制串表示。	不同符号用长度不同的二进制串表示。
核心思想	简单、规整，易于处理。	效率优先，高频符号用短码，低频符号用长码。
优点	译码简单（无需分隔符）、随机访问、易于同步。	平均编码长度短、压缩率高、更节省空间/带宽。
缺点	可能存在冗余，效率较低（无论符号出现频率，都占用相同长度）。	译码复杂（需要前缀码特性或分隔符）、同步困难、不易随机访问。
常见例子	ASCII码、Unicode (UTF-32)、机器指令集、格雷码	摩斯电码、霍夫曼编码、UTF-8、算术编码

第二章逻辑代数基础

2－1基本逻辑运算

逻辑：事物的因果关系

逻辑运算的数学基础：逻辑代数（布尔代数）

在二值逻辑中的变量取值：0/1

与运算 (AND Operation)

- 定义：当且仅当所有输入条件同时成立时，结果才成立。
- 逻辑表达式： $F = A \cdot B$ 或 $F = A \wedge B$
- 真值表

A	B	F = A · B
0	0	0
0	1	0
1	0	0
1	1	1

- 逻辑符号：
 - (可省略), \wedge , \cap
 - 矩形符号：AND
- 运算规则：有 0 出 0，全 1 出 1。

或运算 (OR Operation)

- 定义：只要有一个或多个输入条件成立，结果就成立。
- 逻辑表达式： $F = A + B$ 或 $F = A \vee B$
- 真值表

A	B	F = A + B
0	0	0
0	1	1
1	0	1
1	1	1

- 逻辑符号：
 - $+$, \vee , U
 - 矩形符号：OR
- 运算规则：有 1 出 1，全 0 出 0。

非运算 (NOT Operation)

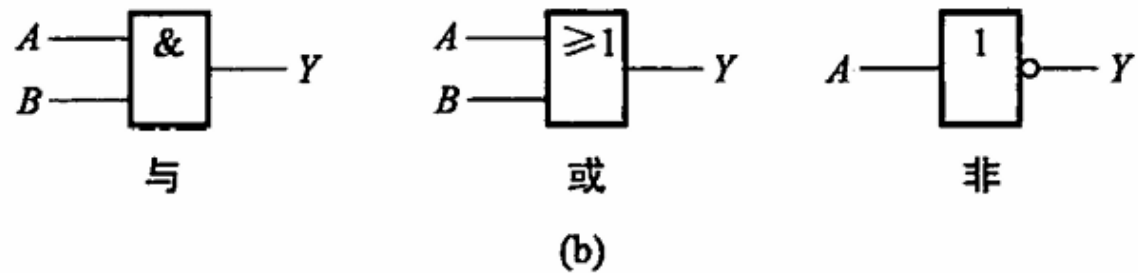
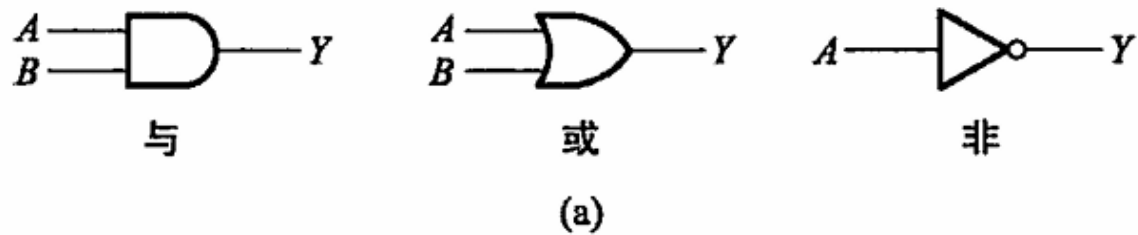
- 定义：输出与输入状态相反。也称为“取反”。
- 逻辑表达式： $F = \overline{A}$ 或 $F = \neg A$
- 真值表

A	F = \overline{A}
0	1
1	0

- 逻辑符号：
 - \neg (上划线)
 - 矩形符号：NOT 或 INV
- 运算规则：入 0 出 1，入 1 出 0。

💡 提示：与、或、非是三种最基本的逻辑运算，是构成所有复杂逻辑电路的基础。任何逻辑函数都可以通过这三种运算的组合来实现。

图形符号见下



实现逻辑与运算的电路称为与门，实现逻辑或运算的电路称为或门，实现非逻辑的电路称为非门