

郭润彬

求职意向：图形编辑器、前端开发工程师

工作状态：求职中 现居：广东省深圳市
电话：15361575149 邮箱：eagleRobin51@163.com



教育背景

中山大学新华学院 信息科学学院 | 计算机科学与技术 | 本科 毕业年份：2022

工作经历

深圳嘉立创科技发展有限公司 EDA 事业部-前端开发工程师 2022.4 ~ 至今
(公司规模：6000 人以上) 技术栈：React+Typescript
1.负责 SMT 事业部的元器件下单匹配页、独立站开发，以及与工厂工作人员相关的复核编辑器、首检工具等软件进行开发。
(<https://www.jlc-smt.com>) (时长两个半月)
2.负责国产板级 EDA (芯片设计软件) 核心模块的研发与难点攻关。(<https://pro.lceda.cn/editor>) (时长三年+)

项目经历

SMT 独立站 技术栈：React+Next+Typescript+Webpack
项目描述：PCBA 一站式服务平台，帮助工程师实现快速打样、灵活生产。
其中含有在线下单、BOM 备料、SMT 元器件、邮寄元器件、私有库管理、SMT 工具等模块。
主要职责：
1.主导开发下单核心的匹配页，内含大量与业务逻辑关联交互，运用设计模式对全链路下单流程工序进行良好设计。
2.主导 PCB 板可视化画布(2D/3D)的系统集成。完成与 ERP、引擎及后端人员的联调，实现多系统间高效协同。

嘉立创 EDA 技术栈：React+Typescript+Canvas+WebAPI+图形学
项目描述：一款基于浏览器运行的电子工业软件，用于设计电路板，旨在解决半导体行业垄断卡脖子问题。
1.设计规则检测算法(DRC)：根据 PCB 业务要求进行独立研发设计，设计规则模块用于查表，多线程环境下基于 Rtree 空间索引、快速查表、图形碰撞检测的完整流程树，最后通过消息总线输出到画布和 UI。
2.布线算法(0 到 1)：负责布线模块的研发，利用数理知识设计出符合行业需求的绘制效果、加权+离群点的识别算法，动态规划的空间约束算法，并了解一定的蚁群遗传算法(用于寻路推挤)。
3.架构重构：运用 MVC 架构将原项目架构解耦为视图层+业务层+数据层，并有相关的探索(Wasm、SharedArrayBuffer)
4.UI 重构：将编辑器从 jQuery 重构为 React、独立设计并实现全局的主题切换、面板架构重构(数据驱动视图)。
5.攻克百万级图元场景下的性能瓶颈：
将 DRC 耗时从崩溃级优化至稳定少于 2 分钟，堆内存占用降低 2GB+。复制粘贴从卡死做到秒级，视图层渲染效率优化。

技能证书

技能：
精通数理相关知识与高性能程序设计
熟练使用各种设计模式、优化策略、数据结构与算法进行编码
熟练使用 TypeScript、React 等前端 Web 技术，并理解底层实现原理
熟练使用 AI 编程、搜索引擎、论文文献等途径进行资料查阅

证书：
C1 驾驶证 英语六级证书 软件专业教师资格证 高级 Office 工种证书 校级二、三等奖学金证书

自我评价

积极认真，细心负责，热爱钻研。拥有很强的自组织能力、分析、领导能力，善于与人沟通；对 Web 前端充满兴趣，勤奋好学，踏实肯干；善于对复杂困难问题进行解耦并完成攻克，在一次次解决问题中不断成长进步。