- 1. Ein 32-bit-Rechner habe 512 MB physikalischen Hauptspeicher, wobei eine Kachel- bzw. Rahmengröße von 8 KB verwendet wird.
 - a) Wie viele Einträge umfasst die Seitentabelle bei einem einfachen einstufigen Verfahren, wenn jede Adresse einem Byte im virtuellen Speicher entspricht? Geben Sie die Anzahl entweder als Dezimalzahl oder Zweierpotenz an. (2 Punkte)
 - b) Welche Informationen werden zusätzlich zu den Rahmennummern des physikalischen Speichers noch in den Einträgen einer Seitentabelle gespeichert? (1 Punkt)
 - Wieviel Speicher verbraucht die Seitentabelle, wenn für jeden Eintrag insgesamt 4 Bytes benötigt werden. Würden Sie dies als viel oder wenig einschätzen? Begründen Sie Ihre Meinung. (3 Punkte)
 - d) Ein Programm greift auf die virtuelle Speicheradresse 0x4B30A568 zu. Teilen Sie die Adresse auf in Seitennummer (im virtuellen Speicher) und Offset. Geben Sie außerdem die kleinste und die größte virtuelle Adresse an, die auf der gleichen Kachel liegt wie die angegebene Adresse. (3 Punkte)
 - e) Nennen Sie eine alternative Möglichkeit der Adressumsetzung, bei der einzelne Tabellen weniger groß sind als beim obigen Verfahren. (1 Punkt)

2. Speicherverwaltung

- a) Erläutern Sie den Unterschied zwischen flüchtigem und persistentem Speicher. Zu welchem der beiden zählen die Registerspeicher eines Prozessors? (2 Punkte)
- b) Welche Speichermedien werden in der Speicherhierarchie üblicherweise als "Sekundärspeicher" bezeichnet? Welche zwei Rollen erfüllt der Sekundärspeicher? (2 Punkte)
- c) Welche Komponenten eines Rechnersystems realisieren die Speicherverwaltung?
 (1 Punkt)
- d) Was versteht man unter "relativer Adressierung"? Nennen Sie einen Vorteil und einen Nachteil der relativen Adressierung? (3 Punkte)

- 3. Ein Cache speichere zugegriffene Inhalte des Hauptspeichers in Blöcken zu je 64 Bytes. Die Zugriffszeit auf den Cache betrage 5 ns (Nanosekunden), diejenige auf den Hauptspeicher 60 ns.
 - a) Ein Programm verwendet ein Byte-Array der Länge 200, dessen Inhalte in einer Schleife der Reihenfolge nach gelesen werden. Zu Beginn liegen keine Daten im Cache, das Array liegt vollständig im physikalischen Hauptspeicher. Wie hoch ist die Trefferrate bei diesen 200 Zugriffen? (3 Punkte)

(**Hinweis:** Sie dürfen davon ausgehen, dass ein in den Cache gelesener Block genau bei der zugegriffenen Adresse beginnt.)

- b) Wie hoch ist die Gesamtzugriffszeit für alle 200 Zugriffe? Wie hoch ist die mittlere Zugriffszeit? (2 Punkte)
 - (**Hinweis:** Sie dürfen annehmen, dass die Zeit für einen Cache-Miss in der Zugriffszeit auf den Hauptspeicher enthalten ist.)
- c) Welche Eigenschaft von realen Anwendungen sorgt dafür, dass es sich lohnt, Cache-Speicher zu benutzen? Erläutern Sie die zwei Aspekte bzw. Dimensionen dieses Prinzips. (3 Punkte)

4. Seitenaustauschstrategien

- a) Was versteht man unter einem "Seitenfehler" (page fault)? (1 Punkt)
- b) Beschreiben Sie, welche einzelnen Schritte im Fall eines Seitenfehlers beim Speichermanagement ablaufen. (3 Punkte)
- c) Ein Hauptspeicher bestehe aus 3 Rahmen F1, F2 und F3, die anfangs wie unten beschrieben belegt seien. Als letztes wurde auf die Seiten 3, 9 und 4 (in dieser Reihenfolge) zugegriffen. Nun soll auf die folgende Sequenz von Seiten zugegriffen werden: (3, 9, 4,) 5, 2, 9, 2, 4, 5, 9, 4, 9

Wie werden die Seiten ein- bzw. ausgelagert, wenn als Seitenaustauschstrategie der "Least Recently Used" (LRU) Algorithmus verwendet wird? Tragen die Rahmenbelegungen in die Tabelle ein und markieren Sie Seitenfehler mit einem "F". (3 Punkte)

	5	2	9	2	4	5	9	4	9
3									
9									
4									
	3 9 4	5 3 9 4	5 2 3 9 4	5 2 9 3	5 2 9 2 3	5 2 9 2 4 3	5 2 9 2 4 5 3	5 2 9 2 4 5 9 3	5 2 9 2 4 5 9 4 3

e) Wie würden dieselben Seiten ein- bzw. ausgelagert, wenn die optimale Strategie verwendet wird? Tragen auch hier die Rahmenbelegungen in die Tabelle ein und markieren Sie Seitenfehler mit einem "F". (3 Punkte)

		5	2	9	2	4	5	9	4	9
F1	3									
F2	9									
F3	4									
Seitenfehler										

f) Warum lässt sich die optimale Strategie in der Praxis schwierig umsetzen? (1 Punkt)