# Dokumentation PIC16F84 Simulator

Version: 0.1

Autor: Noah Disch

Autor: Eduard Wayz

#### 1 Inhaltsverzeichnis

2	Einle	itung	3
3	Allgemeines		3
	3.1	Funktionsweise eines Simulators	3
	3.2	Vor- und Nachteile der Simulation	3
	3.3	Beschreibung der Programmoberfläche	3
4	Real	isierung	3
	4.1	Grundkonzept des Simulators	3
	4.2	Struktur und Gliederung	3
	4.3	Programmstruktur und Ablaufdiagramme	3
	4.4	Beschreibung der verwendeten Variablen	3
	4.5	(Auswahl und Begründung der Programmiersprache)	3
	4.6 XORLW	Detailbeschreibung ausgewählter Funktionen BTFSx, CALL, MOVF, RRF, SUBWF, DECFSZ, 3	
	4.7	Flags und deren Implementierung	3
	4.8	Interrupts (Auszu aus dem Listing)	3
	4.9	TRIS-Register und Latchfunktion	4
	4.10	Hardwareansteuerung	4
	4.11	State-Machine (EEPROM)	4
5	Zusa	mmenfassung und persönliches Fazit	4
	5.1	Praktische Nachbildung	4
	5.2	Probleme und deren Lösungen	4
	5.3	Persönliche Erfahrung und Reflexion	4
6 Zeitmanagement		4	
	6.1	Beschreibung des zeitlichen Projektverlaufs	4
7	Vers	ionsverwaltung	4
	7.1	Beschreibung der verwendeten Versionsverwaltung	4
8	Anha	ang	4
	8.1	Programmlisting	
	8.2	Weitere Anlagen	4

## 2 Einleitung

In dem vorliegenden Dokument wird die Entwicklung und Implementierung eines Simulators in Java für den Mikrocontroller PIC16F84 dargelegt. Der Fokus liegt hierbei auf den wesentlichen Funktionen und Eigenschaften des Simulators sowie den gewonnenen Erkenntnissen aus der Programmierung. Zudem werden die Herausforderungen aufgezeigt, denen wir bei der Entwicklung des Simulators begegnet sind.

### 3 Allgemeines

- 3.1 Funktionsweise eines Simulators
  - 3.2 Vor- und Nachteile der Simulation
- 3.3 Beschreibung der Programmoberfläche

#### 4 Realisierung

- 4.1 Grundkonzept des Simulators
- 4.2 Struktur und Gliederung
- 4.3 Programmstruktur und Ablaufdiagramme
- 4.4 Beschreibung der verwendeten Variablen
- 4.5 (Auswahl und Begründung der Programmiersprache)
- 4.6 Detailbeschreibung ausgewählter Funktionen BTFSx, CALL, MOVF, RRF, SUBWF, DECFSZ, XORLW
- 4.7 Flags und deren Implementierung
- 4.8 Interrupts (Auszu aus dem Listing)

Beschreibung und Diagramme

- 4.9 TRIS-Register und Latchfunktion
- 4.10 Hardwareansteuerung
- 4.11 State-Machine (EEPROM)
- 5 Zusammenfassung und persönliches Fazit
- 5.1 Praktische Nachbildung
- 5.2 Probleme und deren Lösungen
- 5.3 Persönliche Erfahrung und Reflexion
- 6 Zeitmanagement
- 6.1 Beschreibung des zeitlichen Projektverlaufs
- 7 Versionsverwaltung
- 7.1 Beschreibung der verwendeten Versionsverwaltung
- 8 Anhang
- 8.1 Programmlisting
- 8.2 Weitere Anlagen

Auszüge aus dem Datenblatt