Castro Pérez Alejandro Uriel

Previo9

1. Valores de IDS y Vp para transistores JFET típicos:

- Los valores de IDSS (corriente de drenaje cuando VGS=0) y Vp (tensión de pinzamiento de puerta) pueden variar entre diferentes transistores JFET. Aquí hay algunos valores típicos:
- IDSS: Puede variar desde unos pocos mA hasta varios cientos de mA para diferentes transistores JFET.
- Vp: También conocida como VGS(off), puede variar desde -1V hasta -10V para transistores JFET.

2. Regiones de operación del JFET:

- Los transistores JFET tienen tres regiones de operación principales:
- Corte (Cut-off): No hay corriente de drenaje (ID = 0) cuando VGS < VP.
- Triodo: ID está controlada por VGS y es proporcional a la señal de entrada cuando VGS > VP.
- Saturación (Saturado): ID alcanza un valor máximo y ya no es controlada por VGS cuando VGS > VP (normalmente en el rango de -Vp a 0V).

3. Valores de ID y VDS para cada región de operación:

Región de Corte:

ID = 0

VDS puede variar desde 0 a VDD

Región de Triodo:

ID es controlada por VGS y la resistencia de drenaje.

VDS puede variar desde 0 hasta VDD.

Región de Saturación:

ID alcanza un valor máximo.

VDS se estabiliza alrededor de Vp, típicamente en el rango de -Vp a 0V.

4. Formas de alimentar el JFET:

- Los JFET pueden ser alimentados de diferentes maneras:
- Fuente de Voltaje Única (Single Supply): Se alimenta el JFET con una sola fuente de voltaje, normalmente conectando la fuente a la terminal de drenaje y a tierra.

- Fuente de Doble Voltaje (Dual Supply): Se alimenta el JFET con dos fuentes de voltaje opuestas (positiva y negativa), permitiendo señales tanto positivas como negativas en la entrada.
- Fuente de Corriente (Current Source): En lugar de una fuente de voltaje, se puede usar una fuente de corriente para alimentar el JFET, manteniendo una corriente constante a través del dispositivo.
- Espero que esta información sea útil para tu práctica con transistores JFET. Si necesitas más detalles o alguna otra información, no dudes en pedirla.