

Tabla 1.1. Resultados obtenidos de voltaje y corriente, en cada elemento del circuito.

VARIABLE	VALOR CALCULADO	VALOR MEDIDO
VR1 (V)	2,05	2,05
IR1 (mA)	2,05	2,05
VR2 (V)	4,25	4,25
IR2 (mA)	1,09	1,09
VR3 (V)	2,11	2,12
IR3 (mA)	0,96	965
VR4 (V)	2,11	2,12
IR4 (mA)	0,96	965
VR5 (V)	3,69	3,70
IR5 (mA)	2,05	2,05

Tabla 1.2. Verificación de la LVK.

VOLTAJE	Trayectoria 1		Trayectoria 2		Trayectoria 3	
	Calculado	Medido	Calculado	Medido	Calculado	Medido
V _T (V)	9,98	10	10	10	10,01	10
V _{R1} (V)	1,49	1,49	-	-	1,39	1,39
V _{R2} (V)	5,81	5,82	-	10	-	-
V _{R3} (V)	-	-	5	5	3,06	3,06
V _{R4} (V)	-	-	5	5	3,06	3,06
V _{R5} (V)	2,68	2,69	-	-	2,50	2,50
ΣV	19,96	20	30	30	20,02	20,01

Tabla 1.3. Verificación de la LCK.

CORRIENTE	Nodo 1		Nodo 2		Nodo 3		Nodo 4		Nodo 5	
	Calculado	Medido	Calculado	Medido	Calculado	Medido	Calculado	Medido	Calculado	Medido
I _T (mA)	2,05	2,05	2,05	2,05	0,95	965	2,05	2,05	2,05	2,05
I _{R1} (mA)	2,03	2,05	2,05	2,05	-	-	-	-	-	-
I _{R2} (mA)	-	-	1,09	1,09	-	-	0,5	1,09	-	-
I _{R3} (mA)	-	-	0,96	965	0,96	965	-	-	-	-
I _{R4} (mA)	-	-	-	-	0,96	965	0,45	965	-	-
I _{R5} (mA)	-	-	-	-	-	-	1,09	2,05	2,05	2,05
ΣI	4,08	4,10	6,11 mA	6,14	2,85	2, 85	6,11	6,14	4,08	4,10