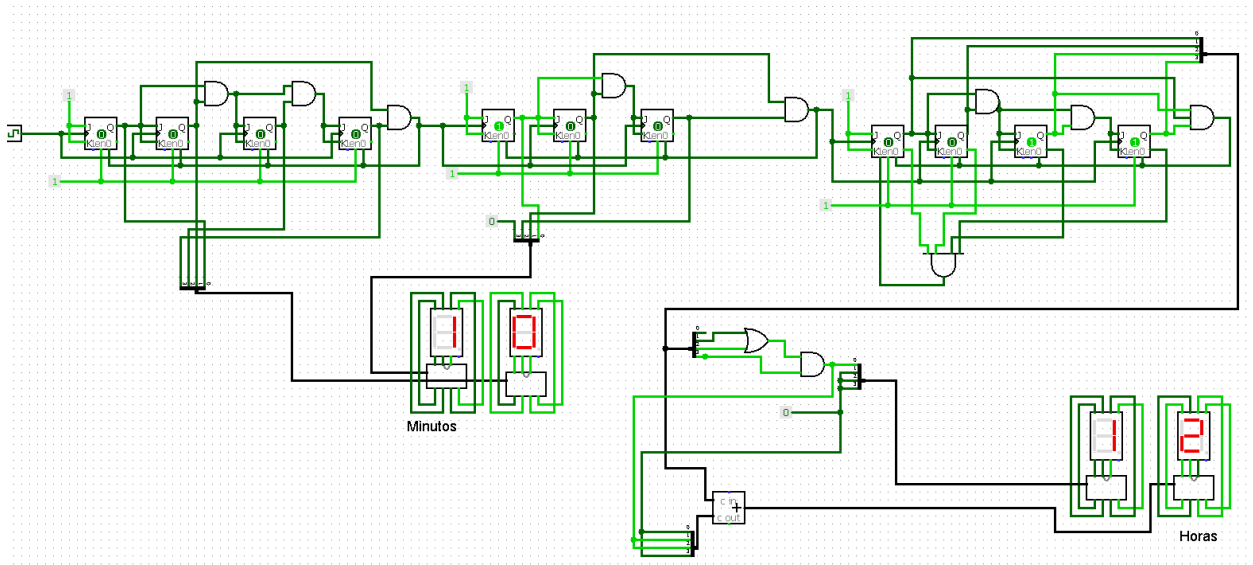


Práctica 4 - Esquemático

1) Realice el diseño esquemático de un Reloj digital en formato de 12 horas, usando como base contadores síncronos de 4 bits con flip-flop JK.

- Divisor de frecuencia de 60 a 1 utilizando dos contadores síncronos de 4 bits en cascada
- Contador de 1 a 12 utilizando un contador de décadas síncrono y un flip-flop



Código de Reloj digital y documentación en github:

https://github.com/EdisonAltamirano/Advanced-Digital-Systems-Laboratory/tree/master/Practica_5_esquematico