

Eletrônica Digital I

Capítulo II Funções e Portas Lógicas

Aula 5 – Expressões Booleanas e Circuitos lógicos

Prof. MSc. Bruno de Oliveira Monteiro Engenheiro de Telecomunicações



Assista essa aula no Youtube. Acesse:

Bruno de Oliveira Monteiro - Youtube

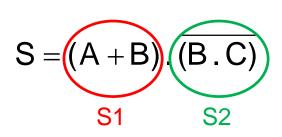


Obs: Utilize os vídeos para complementar os seus estudos. A participação em sala de aula é fundamental para o seu aprendizado.

Tabela da Verdade obtida de Expressões Booleanas :

De maneira análoga ao que utilizamos para obter o circuito lógico, podemos montar a tabela da verdade que representa a

expressão booleana._____ \$1 \$2 S =

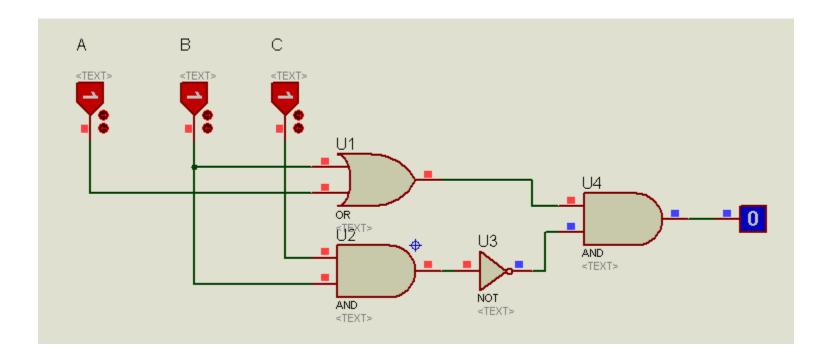


S = S1.S2

| | | | | | | 24 | S = | : 3 |
|---|---|---|---|-----|---|-----|-----|-----|
| Α | В | С | (| A+B | X | B.C | | Ç |
| 0 | 0 | 0 | | 0 | | 1 | | (|
| 0 | 0 | 1 | | 0 | | 1 | | (|
| 0 | 1 | 0 | | 1 | | 1 | | 1 |
| 0 | 1 | 1 | | 1 | | 0 | | (|
| 1 | 0 | 0 | | 1 | | 1 | | 1 |
| 1 | 0 | 1 | | 1 | | 1 | | 1 |
| 1 | 1 | 0 | | 1 | | 1 | | 1 |
| 1 | 1 | 1 | | 1 | | 0 | | (|

• Para exercitar utilize o Proteus e verifique se a sua tabela está correta.

Exemplo:



Exercício: Monte a tabela da verdade que representa cada expressão booleana abaixo:

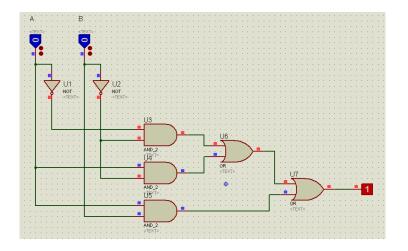
a)
$$S = \overline{A} \cdot \overline{B} + A \cdot \overline{B} + A \cdot B$$

b)
$$S = \overline{[A \cdot C + B + D]} + \overline{(A \cdot C \cdot D)} \cdot C$$

c)
$$S = A.\overline{B}.C + A.\overline{D} + \overline{A}.B.D$$

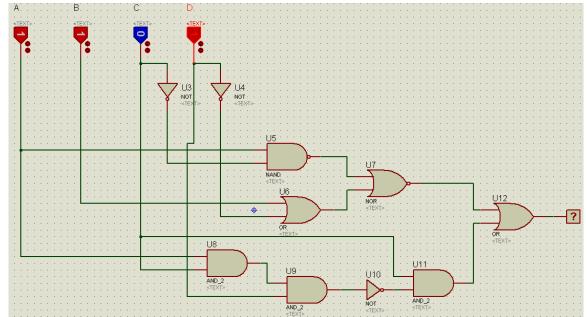
d)
$$S = \overline{[(A+B).C]} + \overline{[D.(B+C)]}$$

$S = \overline{A} \cdot \overline{B} + A \cdot \overline{B} + A \cdot B$



| A | В | S |
|---|---|---|
| 0 | 0 | 1 |
| 0 | 1 | 0 |
| 1 | 0 | 1 |
| 1 | 1 | 1 |

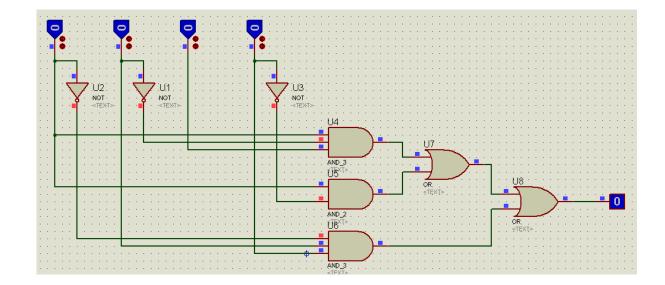
$$S = \overline{\overline{[A . C + B + D]}} + \overline{(A . C . D)} . C$$



Respostas

| A | В | C | D | S |
|---|---|---|---|---|
| 0 | 0 | 0 | 0 | 0 |
| 0 | 0 | 0 | 1 | 0 |
| 0 | 0 | 1 | 0 | 1 |
| 0 | 0 | 1 | 1 | 1 |
| 0 | 1 | 0 | 0 | 0 |
| 0 | 1 | 0 | 1 | 0 |
| 0 | 1 | 1 | 0 | 1 |
| 0 | 1 | 1 | 1 | 1 |
| 1 | 0 | 0 | 0 | 0 |
| 1 | 0 | 0 | 1 | 0 |
| 1 | 0 | 1 | 0 | 1 |
| 1 | 0 | 1 | 1 | 0 |
| 1 | 1 | 0 | 0 | 0 |
| 1 | 1 | 0 | 1 | 0 |
| 1 | 1 | 1 | 0 | 1 |
| 1 | 1 | 1 | 1 | 0 |

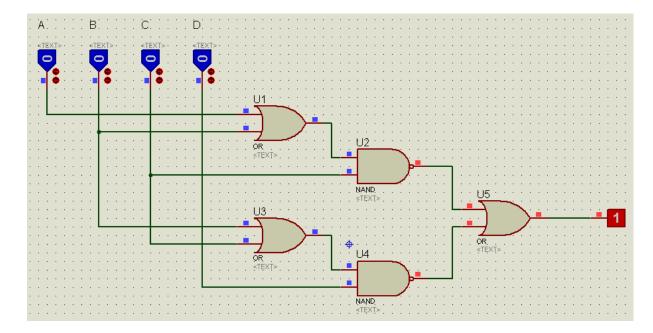
$$S = A.\overline{B}.C + A.\overline{D} + \overline{A}.B.D$$



Respostas

| A | В | C | D | S |
|---|---|---|---|---|
| 0 | 0 | 0 | 0 | 0 |
| 0 | 0 | 0 | 1 | 0 |
| 0 | 0 | 1 | 0 | 0 |
| 0 | 0 | 1 | 1 | 0 |
| 0 | 1 | 0 | 0 | 0 |
| 0 | 1 | 0 | 1 | 1 |
| 0 | 1 | 1 | 0 | 0 |
| 0 | 1 | 1 | 1 | 1 |
| 1 | 0 | 0 | 0 | 1 |
| 1 | 0 | 0 | 1 | 0 |
| 1 | 0 | 1 | 0 | 1 |
| 1 | 0 | 1 | 1 | 1 |
| 1 | 1 | 0 | 0 | 1 |
| 1 | 1 | 0 | 1 | 0 |
| 1 | 1 | 1 | 0 | 1 |
| 1 | 1 | 1 | 1 | 0 |

$$S = \overline{[(A+B).C]} + \overline{[D.(B+C)]}$$



Respostas

| A | В | C | D | S |
|---|---|---|---|---|
| 0 | 0 | 0 | 0 | 1 |
| 0 | 0 | 0 | 1 | 1 |
| 0 | 0 | 1 | 0 | 1 |
| 0 | 0 | 1 | 1 | 1 |
| 0 | 1 | 0 | 0 | 1 |
| 0 | 1 | 0 | 1 | 1 |
| 0 | 1 | 1 | 0 | 1 |
| 0 | 1 | 1 | 1 | 0 |
| 1 | 0 | 0 | 0 | 1 |
| 1 | 0 | 0 | 1 | 1 |
| 1 | 0 | 1 | 0 | 1 |
| 1 | 0 | 1 | 1 | 0 |
| 1 | 1 | 0 | 0 | 1 |
| 1 | 1 | 0 | 1 | 1 |
| 1 | 1 | 1 | 0 | 1 |
| 1 | 1 | 1 | 1 | 0 |

Expressões Booleanas obtida de Tabela da Verdade :

De maneira análoga ao que utilizamos para obter o circuito lógico, podemos montar a expressão booleana através da Tabela da Verdade.

Exemplo:

Tabela da Verdade Condição em que S é "verdadeiro" ou seja S=1

| АВ | S | | |
|-----|---|------------------------------------|---------------------------------|
| 0 0 | 1 | $\longrightarrow A$. B | |
| 0 1 | 0 | ou | $S = A.B_{ou} + A.B_{ou} + A.B$ |
| 1 0 | 1 | $\longrightarrow A . \overline{B}$ | |
| 1 1 | 1 | $\longrightarrow A^{ou}$ B | |

Exercício: Monte a expressão booleana a partir da Tabela da Verdade abaixo:

| aj | τ | Ъ | C | ว |
|----|---|---|---|---|
| | 0 | 0 | 0 | 1 |
| | 0 | 0 | 1 | 0 |
| | 0 | 1 | 0 | 1 |
| | 0 | 1 | 1 | 0 |
| | 1 | 0 | 0 | 0 |
| | | | | |

1 0 1

| ၁) | Α | В | С | D | S |
|----|---|---|---|---|---|
| | 0 | 0 | 0 | 0 | 0 |
| | 0 | 0 | 0 | 1 | 0 |
| | 0 | 0 | 1 | 0 | 0 |
| | 0 | 0 | 1 | 1 | 0 |
| | 0 | 1 | 0 | 0 | 1 |
| | 0 | 1 | 0 | 1 | 0 |
| | 0 | 1 | 1 | 0 | 1 |
| | 0 | 1 | 1 | 1 | 0 |

| Α | В | С | D | S |
|---|---|---|---|---|
| 1 | 0 | 0 | 0 | 1 |
| 1 | 0 | 0 | 1 | 0 |
| 1 | 0 | 1 | 0 | 0 |
| 1 | 0 | 1 | 1 | 1 |
| 1 | 1 | 0 | 0 | 0 |
| 1 | 1 | 0 | 1 | 0 |
| 1 | 1 | 1 | 0 | 0 |
| 1 | 1 | 1 | 1 | 0 |

Resp.:

a) S=A'B'C'+A'BC'+ABC'+ABC

Resp.:

b) A'BC'D'+A'BCD'+AB'C'D'+AB'CD

Exercício 2 – Com base na resposta do exercício anterior. Monte o circuito e preencha a tabela da verdade.

| b) A'BC'D'+A'BCD'+AB'C'D'+AB'C |
|--------------------------------|
|--------------------------------|

| Α | В | С | S |
|---|---|---|---|
| 0 | 0 | 0 | |
| 0 | 0 | 1 | |
| 0 | 1 | 0 | |
| 0 | 1 | 1 | |
| 1 | 0 | 0 | |
| 1 | 0 | 1 | |
| 1 | 1 | 0 | |
| 1 | 1 | 1 | |

| Α | В | С | D | S |
|---|---|---|---|---|
| 0 | 0 | 0 | 0 | |
| 0 | 0 | 0 | 1 | |
| 0 | 0 | 1 | 0 | |
| 0 | 0 | 1 | 1 | |
| 0 | 1 | 0 | 0 | |
| 0 | 1 | 0 | 1 | |
| 0 | 1 | 1 | 0 | |
| 0 | 1 | 1 | 1 | |

| Α | В | С | D | S |
|---|---|---|---|---|
| 1 | 0 | 0 | 0 | |
| 1 | 0 | 0 | 1 | |
| 1 | 0 | 1 | 0 | |
| 1 | 0 | 1 | 1 | |
| 1 | 1 | 0 | 0 | |
| 1 | 1 | 0 | 1 | |
| 1 | 1 | 1 | 0 | |
| 1 | 1 | 1 | 1 | |

Exercícios: Usando a Tabela Verdade, prove as identidades relacionadas a seguir:

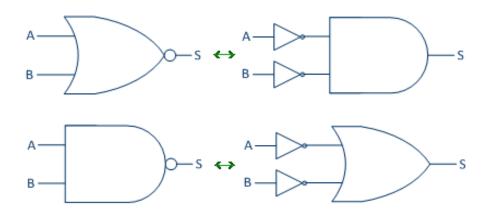
a)
$$\overline{A} \cdot \overline{B} \neq \overline{A \cdot B}$$

b)
$$\overline{A} + \overline{B} \neq \overline{A + B}$$

c)
$$\overline{A} \cdot \overline{B} = \overline{A + B}$$

d)
$$\overline{A} + \overline{B} = \overline{A \cdot B}$$

| АВ | \overline{A} . \overline{B} | A.B | $\overline{A} + \overline{B}$ | A+B |
|-----|---------------------------------|-----|-------------------------------|-----|
| 0 0 | 1 | 1 | 1 | 1 |
| 0 1 | 0 | 1 | 1 | 0 |
| 1 0 | 0 | 1 | 1 | 0 |
| 1 1 | 0 | 0 | 0 | 0 |





Bons Estudos

Prof. MSc. Bruno de Oliveira Monteiro Engenheiro de Telecomunicações

