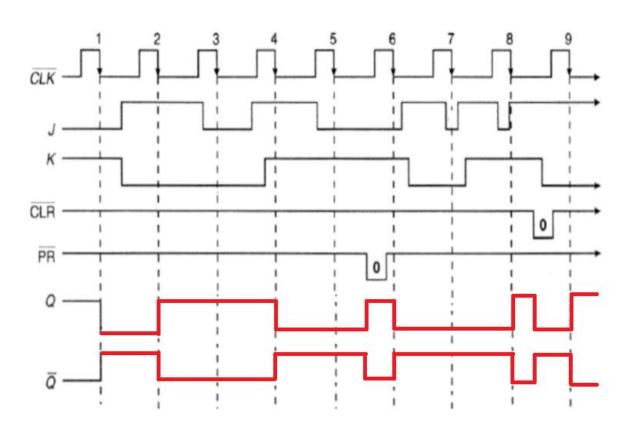
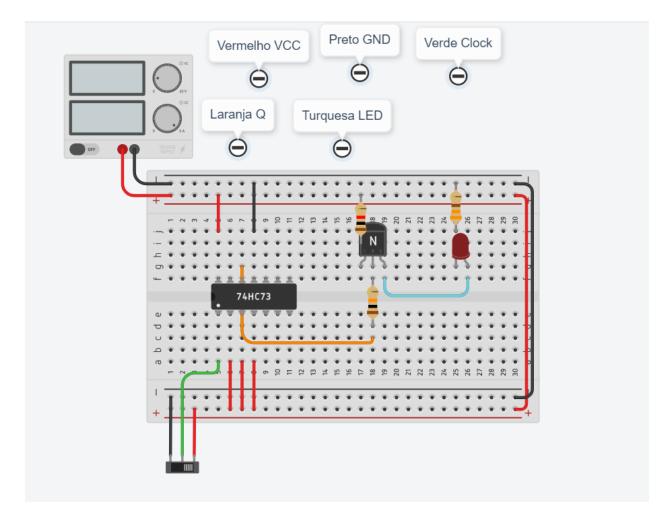
RELATÓRIO 2 RESOLUÇÃO

1)



```
41 architecture Behavioral of Questao2R2 is
   signal signal_q: STD_LOGIC; --variavel logica auxiliar do processo
42
43
44 begin
45 process(reset,clk) --processo de relevancia, verifica qual variavel é a mais relevante do processo
46 begin
    47
48
49
    elsif rising_edge(clk) THEN -- verifica se é transição de subida do clock
         --if e else if para verificar qual a condição de J e K e atribuir o valor certo a variavel de acordo com a tabela if(J = '0' and K = '0') THEN
50
51
          signal_q <= signal_q;
elsif( J = '0' and K = '1') THEN
52
53
          signal_q <= '0';
elsif( J = '1' and K = '0') THEN
54
55
          signal_q <= '1';
elsif(J = '1' and K = '1') THEN
56
57
               signal_q <= not(signal_q);
58
          end if;
59
    elsif falling edge(clk) THEN --verifica se é transição de descida
60
61
         signal_q <= signal_q;
62
    end if;
63
     end process;
64
    Q <= signal_q; --atribui Q ao valor da variavel signal_q
65 Q_bar <= not(signal_q); --atribui Q_bar ao valor do inverso da variavel signal_q
66
67 end Behavioral;
68
```



A)

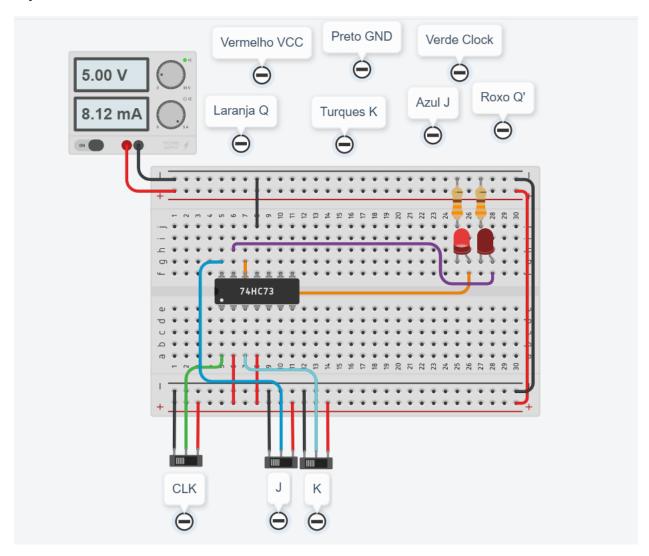
O Flip Flop está com a entrada J e K ligada no VCC, assim ao receber transição de descida no clock a saída Q inverte seu estado.

B)

Ao receber uma transição de subida a saída Q permanece como estava.

C)

Quando a saída Q está em nível logico alto "1" o LED fica apagado e quando ela está em nível logico baixo "0" o LED fica aceso. Isso se dá, pois o transistor ao receber "1" na sua base funciona como uma chave aberta e com isso toda a corrente do circuito vai pro GND, já ao receber "0" ele funciona como uma chave fechada permitindo assim a circulação de corrente pelo LED fazendo ele acender.



A)

$$Q = 0$$

B)

C)

D)

5)

Típico 15ns

Máximo 20ns

								838.936 ns
Name	Value	 	200 ns	 400 ns		 600 ns	 800 ns	
∏ _{el} cik	0							
Ūo reset	0							
ز ال	1							
lo k	1				L			
U₀ q	0							
Ū _d q_bar	1							