

# **GT9271**

针对 MID 的 10 点电容触控芯片

Rev.00——2013年09月04日

===== 免责声明======

本出版物中所述的器件应用信息及其他类似内容仅为您提供,它们可能由更新之信息所替代。确保应用符合技术规范,是您自身应负的责任。GOODIX对这些信息不作任何明示或暗示、书面或口头、法定或其他形式的声明或担保,包括但不限于针对其使用情况、质量、性能、适销性或特定用途的适用性的声明或担保。GOODIX对因这些信息及使用这些信息而引起的后果不承担任何责任。未经 GOODIX书面批准,不得将GOODIX的产品用作生命维持系统中的关键组件。在GOODIX知识产权保护下,不得暗中或以其他方式转让任何许可证。





# 景

1.	概述	4
2.	产品特点	4
3.	芯片原理图	5
4.	管脚定义	6
5.	传感器设计	7
	5.1. 感应通道排布	7
	5.2. 驱动通道排布	7
	5.3. 传感器设计参数要求	
	5.4. 触摸按键设计	8
6.	I <sup>2</sup> C 通讯	9
	6.1. I <sup>2</sup> C 通讯	9
	6.2. GT9271 的寄存器信息	12
	a) 实时命令	
	b) 配置信息	12
	c) 坐标信息	
7.	功能描述	
	7.1. 工作模式	
	a) Normal Mode	20
	b) Green Mode	
	c) Sleep Mode	
	7.2. 中断触发方式	
	7.3. 睡眠模式	
	7.4. 固化配置功能	
	7.5. 自动校准	
	a) 初始化校准	
	b) 自动温漂补偿	21
8.	参考电路图	22
9.	电气特性	23
	9.1. 极限电气参数	23
	9.2. 推荐工作条件	23
	9.3. AC 特性	23
	9.4. DC 特性	23
10.	产品封装	24
11.	版本记录	25
12.	联系方式	26





## 1. 概述

GT9271 是专为 7"~10.1"设计的新一代 10 点电容触控方案,拥有 32 个驱动通道和 20 个感应通道,以满足更高的 touch 精度要求。

GT9271 可同时识别 10 个触摸点位的实时准确位置,移动轨迹及触摸面积。并可根据主控需要,读取相应点数的触摸信息。

## 2. 产品特点

- ◆ 内置电容检测电路及高性能 MPU
  - ▶ 触摸扫描频率: 100Hz
  - ▶ 触摸点坐标实时输出
  - ▶ 统一软件版本适用于多种尺寸的电容屏
  - ▶ 单电源供电,内置 1.8V LDO
  - ➤ Flash 工艺制程,支持在线烧录

#### ◆ 电容屏传感器

- ▶ 检测通道: 32(驱动通道)\*20(感应通道)
- ▶ 电容屏尺寸范围: 7"~10.1"
- ▶ 支持 FPC 按键设计
- ▶ 同时支持 ITO 玻璃和 ITO Film
- ➤ Cover Lens 厚度支持:
- ▶ 0.7mm≤玻璃≤2mm , 0.5mm≤亚克力≤1.2 mm
- ▶ 支持 OGS 全贴合

#### ◆ 环境适应性能

- ▶ 初始化自动校准
- ▶ 自动温漂补偿
- 工作温度: -40℃~+85℃,湿度: ≦95%RH
- ▶ 储存温度: -60℃~+125℃,湿度: ≦95%RH

#### ◆ 通讯接口

- ▶ 标准 I<sup>2</sup>C 通讯接口
- ▶ 从设备工作模式
- ▶ 支持 1.8V~3.3V 接口电平

#### ◇ 响应时间

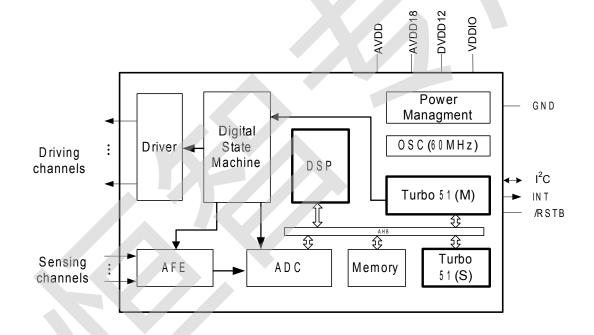
Green mode: <48ms</li>Sleep mode: <200ms</li>Initialization: <200ms</li>





- ◆ 电源电压:
  - ▶ 单电源供电: 2.8V~3.3V
- ◆ 电源纹波:
  - > Vpp≤50mV
- ◆ 封装: 68 pins, 8mm\*8mm QFN
- ◆ 应用开发支持工具
  - ▶ 触摸屏模组参数侦测及配置参数自动生成
  - ▶ 触摸屏模组性能综合测试工具
  - ▶ 模组量产测试工具
  - ▶ 主控软件开发参考驱动代码及文档指导

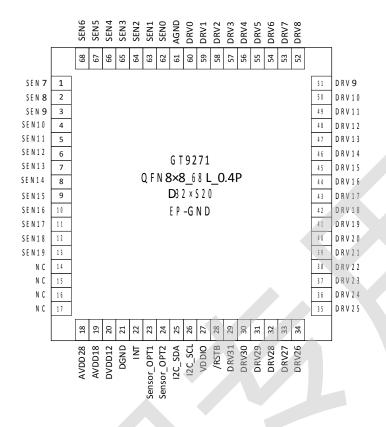
## 3. 芯片原理图







## 4. 管脚定义



管脚号.	名称	功能描述	备注
1~13	SENS7~SENS19	触摸模拟信号输入	
14~17	NC	悬空	
18	AVDD28	模拟电源正	接 2.2uF 滤波电容
19	AVDD18		接 2.2uF 滤波电容
20	DVDD12		接 2.2uF 滤波电容
21	DGND	数字信号地	
22	INT	中断信号	
23	Sensor_OPT1	模组识别口	
24	Sensor_OPT2	模组识别口(备选)	需外部下拉
25	I <sup>2</sup> C_SDA	I <sup>2</sup> C 数据信号	
26	I <sup>2</sup> C_SCL	I <sup>2</sup> C 时钟信号	
27	VDDIO	GPIO 电平控制	接 2.2uF 滤波电容, 悬空: 1.8V
21	VDDIO	GFIO 电十定闸	接 AVDD: AVDD
28	/RSTB	系统复位脚	需外部 10K 上拉,拉低复位
29~60	DRV31~DRV0	驱动信号输出	
61	AGND	模拟电源地	
62~68	SENS0~SENS6	触摸模拟信号输入	



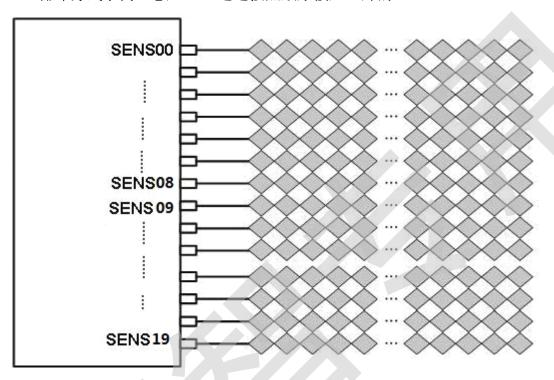


## 5. 传感器设计

#### 5.1. 感应通道排布

SENS0~SENS19 是 20 个电容检测输入通道,直接与触摸屏模组的 20 个感应 ITO 通道相连。模组上感应 ITO 通道按照顺序或逆序依次连接至芯片的 SENS0 至 SENS19。若 ITO 通道少于芯片检测通道,请参照"通道选择器"进行选择。

● 排布方式示例:感应 ITO通道按照顺序接入芯片的SENS0至SENS19。



## 5.2. 驱动通道排布

DRV0~DRV31 是 32 个电容检测驱动信号输出通道,直接与触摸屏模组的 32 个 ITO 驱动通道相连。驱动线请按照《通道选择器》来选择通道和排布通道,在确定排布方式后,需配置 GT9271 芯片的相关寄存器来保证各驱动通道的逻辑位置关系与物理位置关系一致,以使输出坐标与物理坐标匹配。

Sensor 设计的更细规则,请参考具体 layout 指南。

## 5.3. 传感器设计参数要求

DITO

	GT9271
驱动通道走线阻抗	≦3KΩ
驱动通道阻抗	≦10KΩ
感应通道走线阻抗	≦10KΩ
感应通道阻抗	<b>≦40KΩ</b>





节点电容	≦4pF

SITO

	GT9271
	G13271
驱动通道走线阻抗	≦3KΩ
驱动通道阻抗	≦10KΩ
感应通道走线阻抗	≦10KΩ
感应通道阻抗	≦10KΩ
节点电容	≦4pF

为保证整屏数据一致性和均匀性,需要控制走线阻抗符合上表要求。具体的要求请参照 Goodix 的《Sensor 设计规范》。

另外,驱动走线与感应走线相邻且平行时,需在两者间插入地线,且地线宽度至少为通道走线宽度的两倍,最小不得小于 0.2mm。

## 5.4. 触摸按键设计

GT9271 支持 4 个触摸按键,实现方式有两种:

Sensor 扩展方式: 由驱动通道作按键公共端,将一条驱动通道与 4 根感应形成 4 个按键。作按键的驱动通道不可与屏体上驱动复用,但作按键的感应通道必须与屏体上复用;

FPC 设计方式: 单独拿出一条驱动通道与 4 条感应通道形成 4 个按键, 4 条感应通道与屏体部分。 复用。FPC 的的 sensor 图案需专门设计

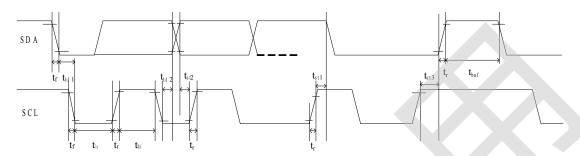




## 6. I<sup>2</sup>C 通讯

## 6.1. I<sup>2</sup>C 通讯

GT9271 提供标准的 I<sup>2</sup>C 通讯接口,由 SCL 和 SDA 与主 CPU 进行通讯。 在系统中 GT9271 始终作为从设备,所有通讯都是由主 CPU 发起,建议通讯速度为 400Kbps 或以下。其支持的 I<sup>2</sup>C 硬件电路支持时序如下:



测试条件 1: 1.8V 通讯接口, 400Kbps 通讯速度, 上拉电阻 2K

Parameter	Symbol	Min.	Max.	Unit
SCL low period	t <sub>lo</sub>	1.3	-	us
SCL high period	t <sub>hi</sub>	0.6	-	us
SCL setup time for START condition	t <sub>st1</sub>	0.6	-	us
SCL setup time for STOP condition	t <sub>st3</sub>	0.6	-	us
SCL hold time for START condition	t <sub>hd1</sub>	0.6	-	us
SDA setup time	t <sub>st2</sub>	0.1	-	us
SDA hold time	t <sub>hd2</sub>	0	-	us

测试条件 2: 3.3V 通讯接口, 400Kbps 通讯速度, 上拉电阻 2K

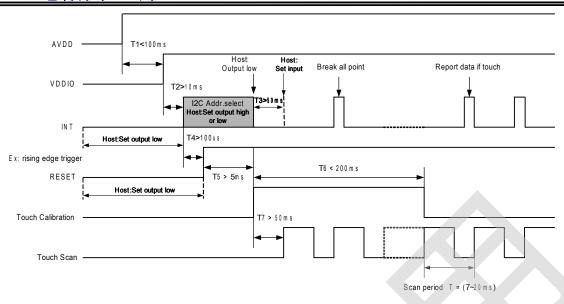
Parameter	Symbol	Min.	Max.	Unit
SCL low period	t <sub>lo</sub>	1.3	-	us
SCL high period	t <sub>hi</sub>	0.6	-	us
SCL setup time for START condition	t <sub>st1</sub>	0.6	-	us
SCL setup time for STOP condition	t <sub>st3</sub>	0.6	-	us
SCL hold time for START condition	t <sub>hd1</sub>	0.6	-	us
SDA setup time	t <sub>st2</sub>	0.1	-	us
SDA hold time	t <sub>hd2</sub>	0	-	us

GT9271 的 I<sup>2</sup>C 从设备地址有两组,分别为 0xBA/0xBB 和 0x28/0x29。主控在上电初始化时控制 Reset 和 INT 口状态进行设定,设定方法及时序图如下:

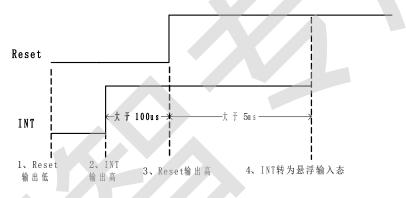
#### 上电时序图:



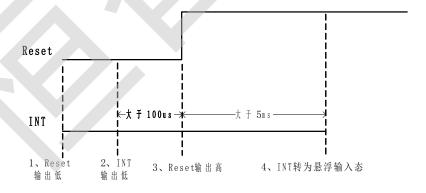




#### 设定地址为 0x28/0x29 的时序:



#### 设定地址为 0xBA/0xBB 的时序:



#### a) 数据传输

(以设备地址为 0xBA/0xBB 为例)

通讯总是由主 CPU 发起,有效的起始信号为:在 SCL 保持为"1"时,SDA 上发生由"1"到"0"的跳变。地址信息或数据流均在起始信号之后传输。

所有连接在 I<sup>2</sup>C 总线上的从设备,都要检测总线上起始信号之后所发送的 8 位地址信息,并做出





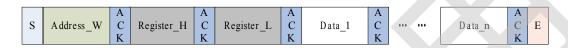
正确反应。在收到与自己相匹配的地址信息时,GT9271 在第 9 个时钟周期,将 SDA 改为输出口,并置"0",作为应答信号。若收到不与自己匹配的地址信息,即非 0XBA 或 0XBB,GT9271 将保持闲置状态。

SDA 口上的数据按 9 个时钟周期串行发送 9 位数据: 8 位有效数据加 1 位接收方发送的应答信号 ACK 或非应答信号 NACK。数据传输在 SCL 为"1"时有效。

当通讯完成时,由主 CPU 发送停止信号。停止信号是当 SCL 为"1"时,SDA 状态由"0"到"1"的跳变。

#### b) 对 GT9271 写操作

(以设备地址为 0xBA/0xBB 为例)



### 写操作时序图

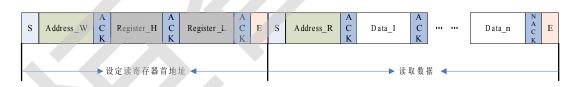
上图为主 CPU 对 GT9271 进行的写操作流程图。首先主 CPU 产生一个起始信号,然后发送地址信息及读写位信息"0"表示写操作:0XBA。

在收到应答后, 主 CPU 发送寄存器的 16 位地址, 随后是 8 位要写入到寄存器的数据内容。

GT9271 寄存器的地址指针会在写操作后自动加 1, 所以当主 CPU 需要对连续地址的寄存器进行写操作时,可以在一次写操作中连续写入。写操作完成,主 CPU 发送停止信号结束当前写操作。

## c) 对 GT9271 读操作

(以设备地址为 0xBA/0xBB 为例)



读操作时序图

上图为主 CPU 对 GT9271 进行的读操作流程图。首先主 CPU 产生一个起始信号, 然后发送设备地址信息及读写位信息"0"表示写操作: 0XBA。

在收到应答后,主 CPU 发送首寄存器的 16 位地址信息,设置要读取的寄存器地址。在收到应答后,主 CPU 重新发送一次起始信号,发送读操作: 0XBB。收到应答后,主 CPU 开始读取数据。

GT9271 同样支持连续的读操作,默认为连续读取数据。主 CPU 在每收到一个 Byte 数据后需发送一个应答信号表示成功接收。在接收到所需的最后一个 Byte 数据后,主 CPU 发送"非应答信号 NACK",然后再发送停止信号结束通讯。





## 6.2. GT9271 的寄存器信息

## a) 实时命令

(Write Only)

Addr	name	bit7	bit6	bit5	bit4	bit3	bit2	bit1	bit0
0x8040	Command	6: 进入	更新(内 充电模式 ESD 保护		1:差值原 4:基准机 7:退出3 ,由驱动5	交准(内音 充电模式	『测试) :	软件复位 5:关屏 E时读取检	
0x8041	ESD_Check	ESD 保	炉机制使月	目,在初如	台化时清零	, 之后由	驱动写入	0xAA 并分	定时读取检查

## b) 配置信息

(R/W)

寄存器	Config Data	bit7	bit6	bit5	bit4	bit3	bit2	bit1	bit0	
0x8047	Config_ Version		配置文件的版本号(新下发的配置版本号大于原版本,或等于原版本号但配置内容有变化时保存,版本号版本正常范围: 'A'~'Z',发送 0x00 则将版本号初始化为'A')							
0x8048	X Output Max (Low Byte)		×坐标输出最大值							
0x8049	X Output Max (High Byte)				人主 你 制 且	取八匝				
0x804A	Y Output Max (Low Byte)				Y坐标输出	是大估				
0x804B	Y Output Max (High Byte)				1 主你相正	1 取八 但				
0x804C	Touch Number		Reser	ved		输出	出触点个数。	上限: 1~1	0	
0x804D	Module_ Switch1	Rese	rved	Streto	ch_rank	X2Y (X,Y 坐 标交换)	Sito (软件 降噪)	INT 触 00: 上升 01: 下降 02: 低时 03: 高时	十沿触发 <sup>锋沿触发</sup> <sup>电平查询</sup>	
0x804E	Module_ switch2		>		Reserved				Touch _key	
0x804F	Shake_Count		Reser	ved		手	指按下/松开	干去抖次数	:	
0x8050	Filter	First_I	Filter	N	ormal_Filte	r(原始坐标简	窗口滤波值	,系数为4)	)	
0x8051	Large_Touch				大面积触摸	点个数				
0x8052	Noise_ Reduction		Reser	ved		噪声消除	余值(系数)	为 1,0-15 7	有效)	
0x8053	Screen_ Touch_Level	屏上触摸点从无到有的阈值								
0x8054	Screen_ Leave_Level	屏上触摸点从有到无的阈值								
0x8055	Low_Power_ Control	Reserved					进低功耗时间(0~15s)			
0x8056	Refresh_Rate		Reser	ved		坐标	上报率(周期	明为 5+N n	ns)	





0.0057								
0x8057	x_threshold	Reserved						
0x8058	y_threshold							
0x8059	X_Speed_Limit	Reserved						
0x805A	Y_Speed_Limit							
0x805B	Space		上边框的空白区(以 32 为系数) 下边框的空白区(以 32 为系数) 右边框的空白区(以 32 为系数) 右边框的空白区(以 32 为系数)					
0x805C		左边村	框的空白区(	框的空白区(以 32 为系数)				
0x805D	Mini_Filter		Reser	ved		划线过程。	中的小 filter 设置,最小限制到 4	
0x805E	Stretch_R0				拉伸区间	1 系数	_	
0x805F	Stretch_R1				拉伸区间	2 系数		
0x8060	Stretch_R2				拉伸区间	3 系数		
0x8061	Stretch_RM				各拉伸区门	间基数		
0x8062	Drv_GroupA_ Num	All_Drivi ng	Reser	-		Driver_G	Group_A_number	
0x8063	Drv_GroupB_ Num	Res	erved	Dual_ Freq		Driver_G	roup_B_number	
0x8064	Sensor_Num	Se	ensor_Group	_B_Numb	er	Sen	sor_Group_A_Number	
0x8065	FreqA_factor	驱动	b组 A 的驱动	频率倍频差	系数 Group	A_Freque	nce = 倍频系数 * 基频	
0x8066	FreqB_factor	驱动	b组 B 的驱动	频率倍频,	系数 Group	B_Freque	nce = 倍频系数 * 基频	
0x8067	Pannel_ BitFreqL		<b>□</b> 反 元	th组Δ R	的基频(152	6H7<基缬<	:14600Hz)	
0x8068	Pannel_ BitFreqH		904	y组 A、 D	17至9页(102	OF IZ \ <del>至</del> /灰\	14000112)	
0x8069	NC				Reserv	vod		
0x806A	NC				Nesen	/eu		
0x806B	Pannel_Tx_ Gain		Reserved		Pannel_D _ 4 档	rv_output R 可调	Pannel_DAC_Gain 0:Gain 最大 7: Gain 最小	
0x806C	Pannel_Rx_ Gain	Pannel_ PGA_C	Pannel_F	PGA_R	Pannel_R 档可		Pannel_PGA_Gain (8 档可调)	
0x806D	Pannel_Dump_ Shift	Reserved 屏原始值放大系数(2 的 N 次方)					直放大系数(2的N次方)	
0x806E	Drv_Frame_ Control	Reserve d SubFrame_DrvNum Repeat_Num (采样累加次数)						
0x806F	NC	Reserved						
0x8070	NC	Reserved						
0x8071	NC	Reserved						
0x8072	NC	Reserved						
0x8073	NC				Reserv	/ed		
0x8074	NC				Reser	/ed		





0x8075	NC				Reserved		
0x8076	NC				Reserved		
0x8077	NC	Reserved					
0x8078	NC				Reserved		
0x8079	NC	Reserved					
0x807A	Freq_Hopping_ Start	跳频范围的起	•		=0 时,以 2KHz 为单位,例如 50 表示 100KHz; t=1 时,以 BitFreq 为单位 )		
0x807B	Freq_Hopping_ End	跳频范围的终点	•		=0 时,以 2KHz 为单位,例如 150 表示 300KHz; t=1 时,以 BitFreq 为单位 )		
0x807C	Noise_Detect_ Times	Detect_Stay_ mes (一次噪声检测 中每个频率点_ 检测次数,建设 2)		(多次噪	Detect_Confirm_Times 声检测后确定噪声量,1-63 有效,建议 20)		
0x807D	Hopping_Flag	Hoppi Rang ng_E _Ext		Reser ved	Detect_Time_Out (噪声检测超时时间,以秒为单位)		
0x807E	Hoppging_ Threshold	当前频率的 Fast_Hopping 会启动快速跳频	_Limit*4 自	、于 约时候才	Hopping_Hit_Threshold (最优频率选定条件,当前工作频率干扰量一最小 干扰量>设定值 x4,则选定最优频率和跳频)		
0x807F	Noise_ Threshold	判别	有干扰的	`门限(所有	<b></b>		
0x8080	NC	RAF			Reserved		
0x8081	NC				Reserved		
0x8082	Hopping_Sensor_ Group		別	x频 Noise	侦测分段数(建议分4段)		
0x8083	Hopping_seg1_ Normalize	Seg1 Normaliz	e 系数(st	乘以此数,	然后除以 128,得到最终的 Rawdata)		
0x8084	Hopping_seg1_ Factor			S	eg1 中心点 Factor		
0x8085	Main_Clock_ Ajdust	微调主频配置,范围-7~+8					
0x8086	Hopping_seg2_ Normalize	Seg2 Normalize 系数(乘以此数,然后除以 128,得到最终的 Rawdata)					
0x8087	Hopping_seg2_ Factor	Seg2 中心点 Factor					
0x8088	NC	Reserved					
0x8089	Hopping_seg3_ Normalize	Seg3 Normalize 系数(乘以此数,然后除以 128,得到最终的 Rawdata)					
0x808A	Hopping_seg3_ Factor	Seg3 中心点 Factor					
0x808B	NC				Reserved		





0x808C	Hopping_seg4_ Normalize	Seg4 Normalize 系数(乘以此数,然后除	以 128,得到最终的 Rawdata)					
0x808D	Hopping_seg4_ Factor	Seg4 中心点 Factor						
0x808E	NC	Reserved						
0x808F	Hopping_seg5_ Normalize	Seg5 Normalize 系数(乘以此数,然后除	以 128,得到最终的 Rawdata)					
0x8090	Hopping_seg5_ Factor	Seg5 中心	点 Factor					
0x8091	NC	Rese	erved					
0x8092	Hopping_seg6_ Normalize	Seg6 Normalize 系数(乘以此数,然						
0x8093	Key 1	Key 1 位置: (其中 0 表示无按键, 4 个键位置						
0x8094	Key 2	Key 2 位置: (其中 0 表示无按键, 4 个键位置)						
0x8095	Key 3	Key 3 位置: (其中 0 表示无按键, 4 个键位置:						
0x8096	Key 4	Key 4 位置: (其中 0 表示无按键, 4 个键位置:	0-255 有效					
0x8097	Key_Area	长按更新时间(1~16s)	按键有效区间设置(单侧):0-15 有效					
0x8098	Key_Touch_Level	触摸按键						
0x8099	Key_Leave_Level	触摸按键						
0x809A	Key_Sens	KeySens_1(按键 1 灵敏度系数)	KeySens_2 (按键 2 灵敏度系数)					
0x809B	Key_Sens	KeySens_3(按键 3 灵敏度系数)	KeySens_4 (按键 4 灵敏度系数)					
0x809C	Key_Restrain	手指从屏上离开后抑制按键的时间(以 100ms 为单位),0表示 600ms 抑制	独立按键邻键抑制参数(当次大值超过最大值的 Key_Restrain/16 时则不输出按键),推荐设置 7±2					
0x809D	NC	Rese	erved					
0x809E	NC	Rese	erved					
0x809F	NC	Rese	erved					
0x80A0	NC	Rese	erved					
0x80A1	NC	Rese	erved					
0x80A2	NC	Rese	erved					
0x80A3	NC	Rese	erved					
0x80A4	NC	Rese						
0x80A5	NC	Rese						
0x80A6	NC	Rese	erved					
0x80A7	NC	Rese						
0x80A8	NC	Reserved						
0x80A9	NC	Reserved						
0x80AA	NC	Reserved						
0x80AB	NC	Reserved						
0x80AC	NC	Reserved						
0x80AD	NC	Reserved						
0x80AE	NC	Rese						
0x80AF	NC	Reserved						





0x80B0	NC	Reserved			
0x80B1	NC	Reserved			
0x80B2	NC	Reserved			
0x80B3	NC	Reserved			
0x80B4	NC	Reserved			
0x80B5	NC	Reserved			
0x80B6	NC	Reserved			
0x80B7 ~ 0x80CA	Sensor_CH0~ Sensor_CH19	ITO Sensor 对应的芯片通道号			
0x80CB ~ 0x80D4	NC	Reserved			
0x80D5 ~ 0x80F4	Driver_CH0~ Driver_CH31	ITO Driver 对应的芯片通道号			
0x80F5 ~ 0x80FE	NC	Reserved			
0x80FF	Config_Chksum	配置信息校验(0x8047 到 0x80FE 之字节和的补码)			
0x8100	Config_Fresh	配置已更新标记(由主控写入标记)			
<b>c)</b> 坐标信	息				

## c) 坐标信息

Addr	Access	bit7	bit6	bit5	bit4	bit3	bit2	bit1	bit0
0x8140	R		Product ID ( first Byte,ASCII 码)						
0x8141	R		Product ID ( second Byte,ASCII 码 )						
0x8142	R			Product II	O (third Byte	e, ASC	川码	)	
0x8143	R			Product II	(forth Byte	e, ASC	II 码	)	
0x8144	R			Firmware	version ( H	EX.low	byte	)	
0x8145	R			Firmware	version ( HI	EX.high	byte	)	
0x8146	R			x coordina	ate resolutio	n ( low	byte	)	
0x8147	R			x coordina	ate resolutio	n ( high	n byte	)	
0x8148	R		y coordinate resolution ( low byte )						
0x8149	R		y coordinate resolution ( high byte )						
0x814A	R		Vendor_id(当前模组选项信息)						
0x814B	R		Reserved						
0x814C	R		Reserved						
0x814D	R	· ·			Reserve	b			
0x814E	R/W	buffer status	large detect	Reserved	HaveKey	numb	er of t	ouch p	oints
0x814F	R		track id						
0x8150	R	point 1 x coordinate (low byte)							
0x8151	R	point 1 x coordinate (high byte)							
0x8152	R	point 1 y coordinate (low byte)							
0x8153	R			point 1	y coordinate	(high l	byte)		





= 7,11		
0x8154	R	Point 1 size (low byte)
0x8155	R	point 1 size (high byte)
0x8156	R	Reserved
0x8157	R	track id
0x8158	R	point 2 x coordinate (low byte)
0x8159	R	point 2 x coordinate (high byte)
0x815A	R	point 2 y coordinate (low byte)
0x815B	R	point 2 y coordinate (high byte)
0x815C	R	point 2 size (low byte)
0x815D	R	point 2 size (high byte)
0x815E	R	Reserved
0x815F	R	track id
0x8160	R	point 3 x coordinate (low byte)
0x8161	R	point 3 x coordinate (high byte)
0x8162	R	point 3 y coordinate (low byte)
0x8163	R	point 3 y coordinate (high byte)
0x8164	R	point 3 size (low byte)
0x8165	R	point 3 size (high byte)
0x8166	R	Reserved
0x8167	R	track id
0x8168	R	point 4 x coordinate (low byte)
0x8169	R	point 4 x coordinate (high byte)
0x816A	R	point 4 y coordinate (low byte)
0x816B	R	point 4 y coordinate (high byte)
0x816C	R	point 4 size (low byte)
0x816D	R	point 4 size (high byte)
0x816E	R	Reserved
0x816F	R	track id
0x8170	R	point 5 x coordinate (low byte)
0x8171	R	point 5 x coordinate (high byte)
0x8172	R	point 5 y coordinate (low byte)
0x8173	R	point 5 y coordinate (high byte)
0x8174	R	point 5 size (low byte)
0x8175	R	point 5 size (high byte)
0x8176	R	Reserved
0x8177	R	track id
0x8178	R	point 6 x coordinate (low byte)
0x8179	R	point 6 x coordinate (high byte)
0x817A	R	point 6 y coordinate (low byte)
0x817B	R	point 6 y coordinate (high byte)
0x817C	R	point 6 size (low byte)





0x817D	R	point 6 size (high byte)
0x817E	R	Reserved
0x817F	R	track id
0x8180	R	point 7 x coordinate (low byte)
0x8181	R	point 7 x coordinate (high byte)
0x8182	R	point 7 y coordinate (low byte)
0x8183	R	point 7 y coordinate (high byte)
0x8184	R	point 7 size (low byte)
0x8185	R	point 7 size (high byte)
0x8186	R	Reserved
0x8187	R	track id
0x8188	R	point 8 x coordinate (low byte)
0x8189	R	point 8 x coordinate (high byte)
0x818A	R	point 8 y coordinate (low byte)
0x818B	R	point 8 y coordinate (high byte)
0x818C	R	point 8 size (low byte)
0x818D	R	point 8 size (high byte)
0x818E	R	Reserved
0x818F	R	track id
0x8190	R	point 9 x coordinate (low byte)
0x8191	R	point 9 x coordinate (high byte)
0x8192	R	point 9 y coordinate (low byte)
0x8193	R	point 9 y coordinate (high byte)
0x8194	R	point 9 size (low byte)
0x8195	R	point 9 size (high byte)
0x8196	R	Reserved
0x8197	R	track id
0x8198	R	point 10 x coordinate (low byte)
0x8199	R	point 10 x coordinate (high byte)
0x819A	R	point 10 y coordinate (low byte)
0x819B	R	point 10 y coordinate (high byte)
0x819C	R	point 10 size (low byte)
0x819D	R	point 10 size (high byte)
0x819E	R	Reserved
0x819F	R	KeyValue



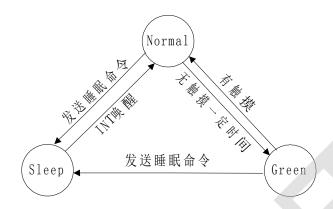






## 7. 功能描述

## 7.1. 工作模式



## a) Normal Mode

GT9271 在 Normal mode 时,最快的坐标刷新周期为 7ms-10ms 间(依赖于配置信息的设定,配置信息可控周期步进长度为 1ms)。

Normal mode 状态下,一段时间无触摸事件发生,GT9271 将自动转入 Green mode,以降低功耗。GT9271 无触摸自动进入 Green mode 的时间可通过配置信息设置,范围为 0~15s,步进为1s。

## b) Green Mode

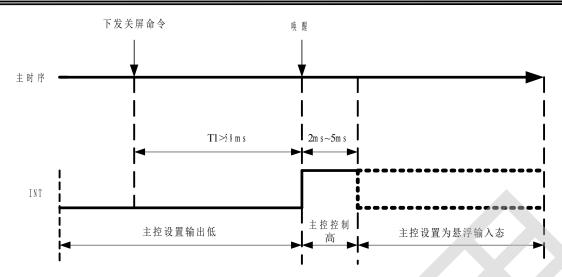
在 Green mode 下,GT9271 扫描周期约为 40ms,若检测到有触摸动作发生,自动进入 Normal mode。

## c) Sleep Mode

主CPU通过I<sup>2</sup>C命令,使GT9271进入Sleep mode 需要先将INT脚输出低电平)当需要GT9271退出 Sleep mode 时,主机输出一个高电平到INT脚(主机打高INT脚 2~5ms)唤醒后GT9271将进入Normal mode。下发I<sup>2</sup>C关屏命令与唤醒之间的时间间隔要求大于58ms。







## 7.2. 中断触发方式

当有触摸时, GT9271 每个扫描周期均会通过 INT 脚发出脉冲信号,通知主 CPU 读取坐标信息。主 CPU 可以通过相关的寄存器位"INT"来设置触发方式。设为"0"表示上升沿触发,即在有用户操作时, GT9271 会在 INT 口输出上升沿跳变,通知 CPU;设为"1"表示下降沿触发,即在有用户操作时,GT9271 会在 INT 口输出下降沿跳变。

## 7.3. 睡眠模式

当显示屏熄灭时或在其他不需要操作触摸屏的状态下,可以通过 I<sup>2</sup>C 命令使 GT9271 进入 Sleep mode 以降低功耗。当需要 GT9271 正常工作时,主控将 INT 口输出一段时间的高电平将其唤醒。主控控制 GT9271 进入睡眠状态和退出睡眠状态时序,具体时序请参考第 7.1 节。

## 7.4. 固化配置功能

GT9271 支持固化配置功能,当获取项目的配置参数后,GT9271 会自动将版本较高的配置参数 固化,固化了配置参数后的GT9271 只会与主控进行 I<sup>2</sup>C 通讯,不会接收主控下发的低版本配置。

## 7.5. 自动校准

## a) 初始化校准

不同的温度、湿度及物理空间结构均会影响到电容传感器在闲置状态的基准值。GT9271 会在初始化的 200ms 内根据环境情况自动获得新的检测基准。完成触摸屏检测的初始化。

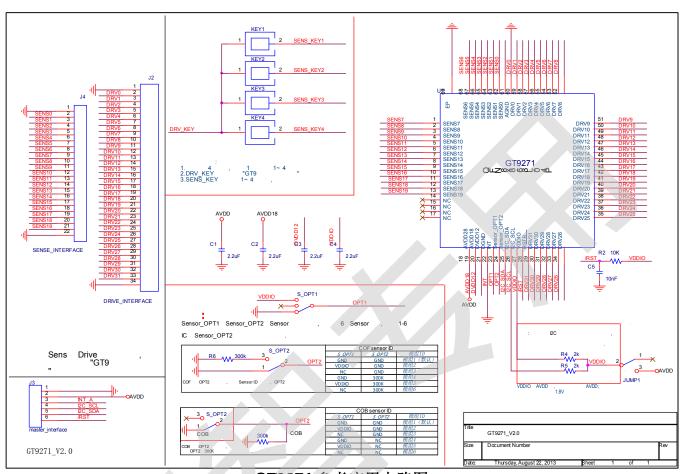
## b) 自动温漂补偿

温度、湿度或灰尘等环境因素的缓慢变化,也会影响到电容传感器在闲置状态的基准值。GT9271 实时检测各点数据的变化,对历史数据进行统计分析,由此来修正检测基准。从而降低环境变化对触摸屏检测的影响。





## 8. 参考电路图



GT9271 参考应用电路图

#### 注:

- 1、 本电路仅表示基本应用方式,实际或根据应用环境需要对部分电路进行调整。
- 2、 电容建议采用 X7R 材质





## 9. 电气特性

## 9.1. 极限电气参数

(环境温度为 25℃)

参数	最小值	最大值	单位
模拟电源 AVDD28(参考 AGND)	2.66	3.47	V
VDDIO(参考 DGND)	1.7	3.47	V
数字 I/O 可承受电压	-0.3	3.47	V
模拟 I/O 可承受电压	-0.3	3.47	V
工作温度范围	-40	85	$^{\circ}\mathbb{C}$
存储温度范围	-60	125	$^{\circ}$ C
焊接温度(10 秒钟)		300	$\mathbb{C}$
ESD 保护电压(HB Model)	_	±2	KV

## 9.2. 推荐工作条件

参数	最小值	典型值	最大值	单位
AVDD28	2.8	-	3.3	V
VDDIO	1.8	-	3.3	V
工作温度	-20	25	85	$^{\circ}$

## 9.3. AC 特性

(环境温度为 25℃, AVDD=2.8V, VDDIO=1.8V)

参数	最小值	典型值	最大值	单位
OSC 振荡频率	59	60	61	MHz
I/O 输出由低到高转换时间	-	-	0.5	ns
I/O 输出由高到低转换时间	-	-	0.5	ns

## 9.4. DC 特性

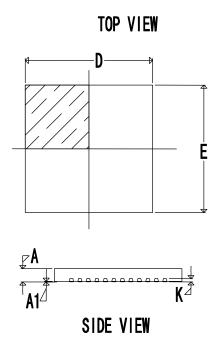
(环境温度为 25℃, AVDD=2.8V, VDDIO=1.8V)

参数	最小值	典型值	最大值	单位
Normal mode 工作电流	ı	13		mA
Green mode 工作电流	-	4.5	-	mA
Sleep mode 工作电流	70	-	120	uA
数字输入为低电平电压值	-0.3	0	0.45	V
数字输入为高电平电压值	1.35	1.8	2.1	V

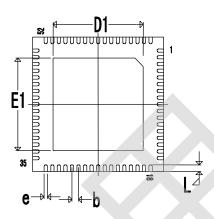




## 10.产品封装



## BOTTOM VIEW



QFN 8 X 8 68PIN 0.4 PITCH SQUARE

Symbol	<b>Dimensions In Millimeters</b>				
Symbol	Min.	Normal	Max.		
Α	0.70	0.75	0.80		
A1	0.00	0.035	0.05		
b		0.40BSC			
D					
D1	5.40 5.50 5.0		5.60		
E		8.00BSC			
E1	5.40	5.50	5.60		
е	0.15	0.20	0.25		
L	0.30	0.40	0.50		
K		0.203BSC			





## **11.**版本记录

文件版本	修改时间	修订
Rev.00	2013-09-04	预发布





## 12.联系方式



# 深圳市汇顶科技股份有限公司

深圳市福田保税区腾飞工业大厦 B 座 13 层 518000

Floor 13, Phase B, TengFei Industrial Building, FuTian Free Trade Zone, ShenZhen, 518000

电话/TEL: +86-755-33338828 传真/FAX: +86-755-33338828

www.goodix.com

