# Flags

Sitio: <u>Agencia de Aprendizaje a lo largo de la Vida</u>

Curso: Lógica Computacional 1° G

Libro: Flags

Imprimido por: Eduardo Moreno

Día: domingo, 3 de noviembre de 2024, 00:47

# Tabla de contenidos

#### 1. Registros Flag

- 1.1. Introducción a los Flags
- 1.2. Flags: ¿para qué sirven?
- 1.3. Banderas aritméticas
- 1.4. Flag Z
- 1.5. Flag N
- 1.6. Flag C
- 1.7. Flag V
- 1.8. Otros flags

# 1. Registros Flag



### Comencemos con un disparador, una pregunta...

Comencemos con un disparador, una pregunta:

#### ¿Cómo podemos determinar, si dos números son iguales?

Nosotros tenemos las condiciones para evaluar si dos números son iguales, pero la computadora, en sí, no lo sabe. Le podemos pasar dos valores, A y B, y nosotros a simple vista podemos resolver el "algoritmo" o la duda que se plantea, pero la máquina, los va a tomar como una variable más, y va a tener que requerir a un circuito, o cuenta, para resolver la consulta.

#### ¿Cómo lleva a cabo ese proceso?

En el caso de nuestro disparador, por medio de una resta. Si le doy dos valores, lo que va a hacer es restar un valor a otro, y lo que va a hacer a continuación, es evaluar el resultado: Si el resultado es 0, va a entender que sí, que ambos valores son iguales, dado que dos valores con la misma magnitud, van a "pesar" lo mismo. Si el resultado es distinto de 0, quiere decir que ambos valores son distintos.

# 1.1. Introducción a los Flags

Los FLAGS son un registro de 16 btis, de los cuales 9 sirven para indicar el estado actual de la máquina y el resultado del procesamiento. Podemos encontrar los siguientes flags o banderas:

OF (overflow, desborde)

DF (dirección)

IF (interrupción)

TF (trampa)

SF (signo)

ZF (zero, cero)

AF (acarreo auxiliar)

PF (paridad)

CF (carry, acarreo).

### 1.2. Flags: ¿para qué sirven?

Cuando estás programando, escribís líneas de código que hacen determinadas acciones, pero que desconocemos cuál es el proceso interno que llevan a cabo para poder actuar en consecuencia.



Supongamos que tenemos un código que nos pide que recorramos un arreglo con X cantidad de

valores y los acumulemos en un registro. Ese recorrido tendrá lugar hasta que, supongamos, el valor que aparezca, sea IGUAL A 0.

Bien, nosotros vamos a desarrollar ese código y le vamos a poner una CONDICIÓN de fin, que el programa va a evaluar.

Esa evaluación la hace de manera "interna", y la hace por medio de los llamados FLAGS, o Banderas.

Los Flags no son más que bits que el procesador establece de modo automático acorde al resultado de cada operación realizada.

Sus valores le van a permitir tomar decisiones tales como:

- Realizar o no una transferencia de control.
- Determinar relaciones entre números (mayor, menor, igual)
- Etc.

### 1.3. Banderas aritméticas

A continuación, vamos a conocer los Flags que corresponden a las condiciones aritméticas:

Z (cero): vale 1 si el resultado de la operación es 0, vale 0 si el resultado de la operación es distinto de 0.

C (carry): en la suma vale 1 si hay acarreo del bit más significativo; en la resta vale 1 si hay borrow ("pido prestado") hacia el bit más significativo.

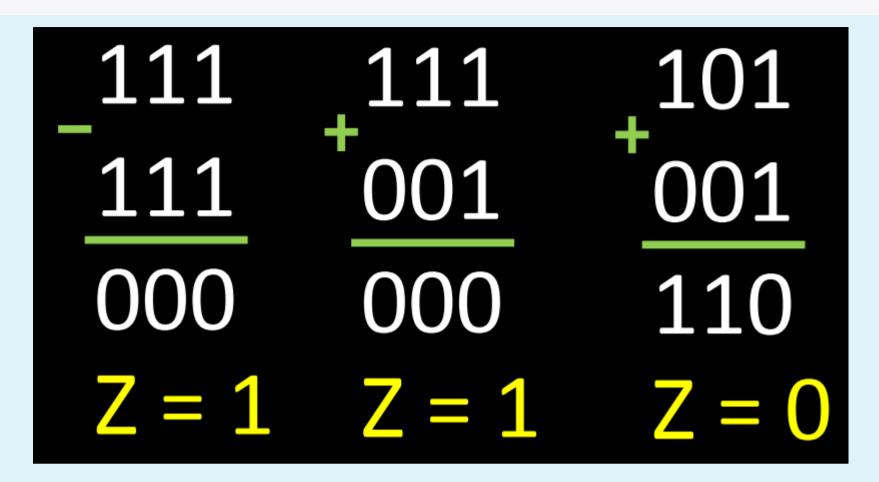
Cuando una operación involucra números sin signo, C=1 indica una condición fuera de rango.

V (overflow): significa que el resultado no se puede representar.

N (negative): significa que el primer bit del resultado vale 1.

## 1.4. Flag Z

Para que quede más claro el desarrollo del tema, les paso ejemplos de cada Flag y su activación. Arrancamos con el flaz Z, la bandera que se "levanta" cuando TODOS LOS BITS del resultado son 0.



Como ya vimos en los distintos sistemas numéricos que estudiamos en las semanas anteriores (signo magnitud, Ca1, Ca2), el indicador de que una cadena representa un valor negativo, es que el primer bit del resultado, el más significativo, vale 1.

Recordando lo que dijimos anteriormente con respecto a los sistemas numéricos...

¿Qué significa en SM que una cadena empiece con 1?

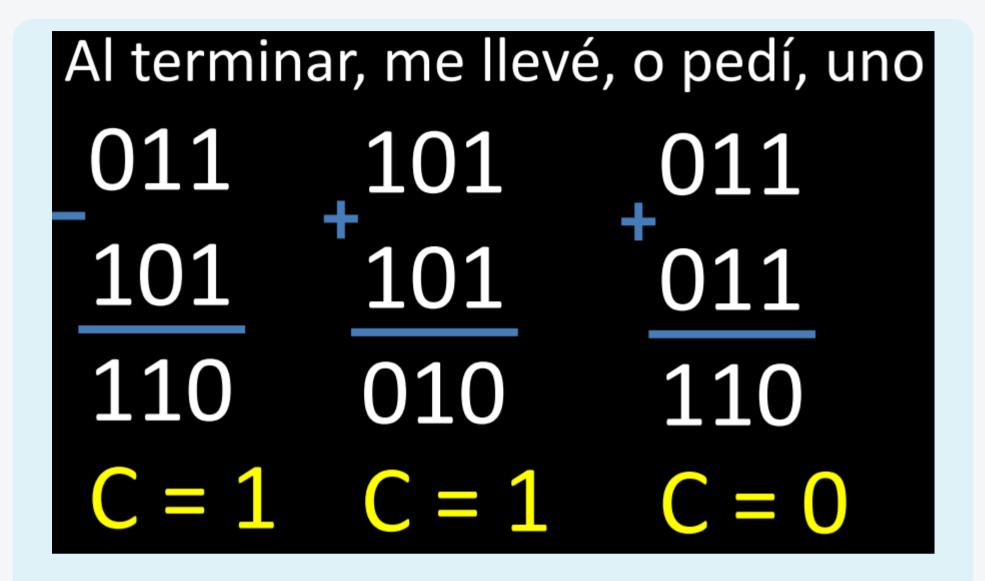
Significa que es un número negativo.

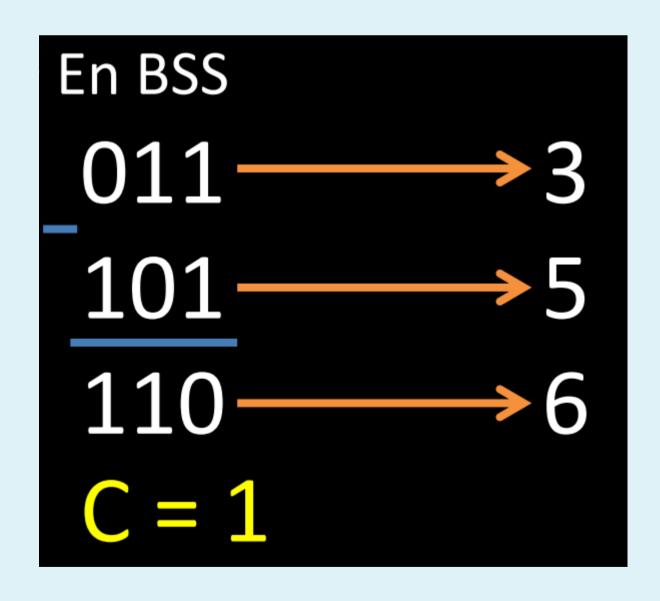
¿Qué significa en Ca2 que una cadena empiece con 1?

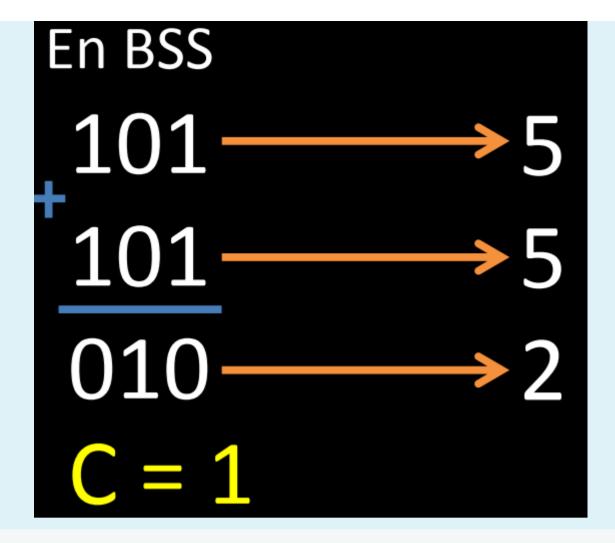
Significa que es un número negativo.

¿Qué significa en BSS que una cadena empiece con 1?

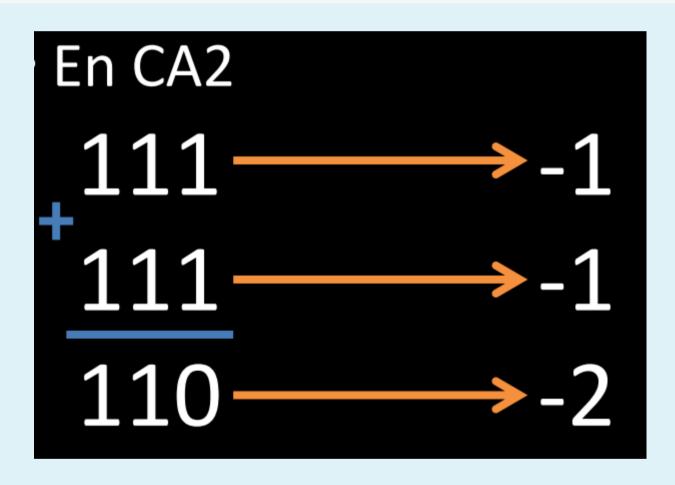
Nada... simplemente representa a un número cuyos bits, en su totalidad, representan la magnitud de este y el valor es NO NEGATIVO.







Cuando el Carry se "enciende" en BSS, significa que el resultado no se puede representar.



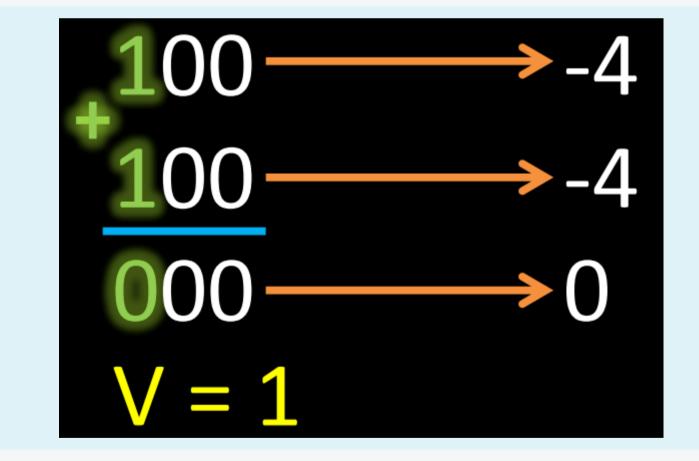
Que el Carry se "encienda" en Ca2, no significa nada... Ya que se puede encender estan el resultado OK o no.

El flag V, es el flag de desbordamiento, o desborde, u overflow. Indica en Ca2 que el resultado no se puede representar.

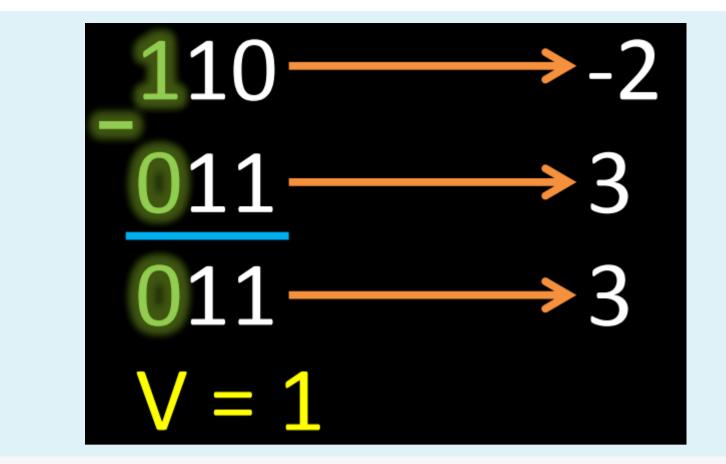
Ejemplo: sumo dos números positivos y me da uno negativo



Sumo dos números negativos y me da uno positivo



Resto a un negativo, un positivo y me da positivo



Resto a un positivo, un negativo y me da negativo



### 1.8. Otros Flags

Les dejo un listado de flags que también son interesantes para conocer:

- DF (direction flag): controla la selección de incremento o decremento de los registros SI y DI en las operaciones con cadenas de caracteres (1=decremento y 0=incremento). La bandera DF se controla, se controla con las instrucciones STD y CLD
- IF (interruption flag): controla el disparo de las interrupciones (1= habilita las interrupciones; 0=deshabilita las interrupciones). La interrupción no enmascarable es la única que no puede ser bloqueada por esta bandera. El estado de la bandera IF se controla con las instrucciones STI y CLI.
- TF (trap flag): permite la operación del procesador en modo de depuración
- SF (sign flag): contiene el signo resultante de una operación aritmética (0=positivo, 1=negativo).
- AF(auxiliar carry flag): contiene el acarreo del bit 3. Esta bandera se prueba con las instrucciones DAA y DAS para ajustar el valor de AL después de una suma o resta BCD.
- PF (parity flag): indica si el número de bits 1, del byte menos significativos de una operación, es par (0=número de bits 1 es impar; 1=número de bits 1 es par).
- CF (carry flag): contiene el acarreo del bit de mayor orden después de una operación aritmética; también almacena el contenido del último bit en una operación de desplazamiento o de rotación.