

CIRCUITOS DIGITAIS I: TERCEIRA AVALIAÇÃO 2021.2

Aluno_____Data_____

A Solução desta Avaliação, na forma de arquivo.pdf, deve ser enviada para: labsdg@hotmail.com

Assunto: Prova-3 meu nome

1. Usando representação em blocos lógicos, de flipflops tipo D e multiplexadores, elaborar a estrutura, completamente especificada, de **um Registrador de Deslocamentos de quatro bits** com as seguintes funções:
- Carregamento (LOAD) paralelo síncrono;
 - Deslocamento para Direita;
 - Deslocamento para esquerda;
 - Inicialização com o valor **1010**.

Indicar numa **Tabela** os comandos selecionados para cada uma das operações acima.

2. Elaborar, usando a representação em blocos lógicos e o mínimo de portas lógicas, a estrutura de um circuito **Subtrator/Somador** de quatro bits.

3. Elaborar, usando a representação em blocos lógicos e o mínimo de portas lógicas, a estrutura de um circuito para converter o **Código Binário** no **Código BCD** (Decimal Codificado em Binário).

