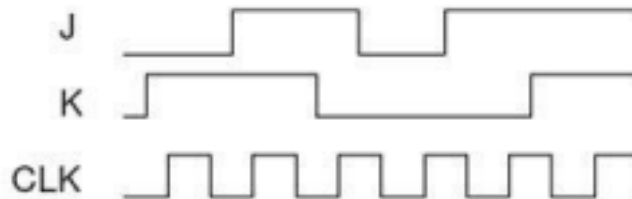


UNIVERSIDADE DE CAXIAS DO SUL

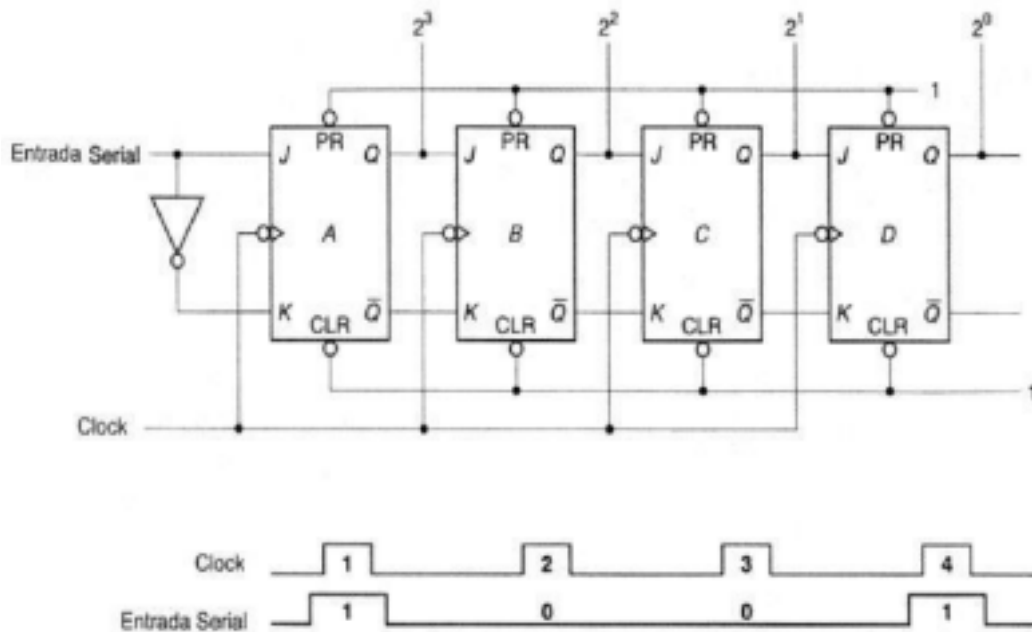
Profa: Marilda Spindola

Sistemas Sequenciais - Exercícios

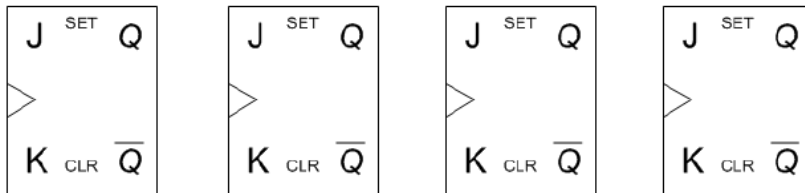
1) Dado um flip-flop JK que responde com $Q = 0$ no disparo, gatilhado na transição de subida, obtenha a saída Q a partir das seguintes entradas:



2) Dado o seguinte circuito sequencial a seguir: considere o clock por nível ou pulso e determine as saídas paralelas.



- 3) 1. Interligue os quatro flip-flops abaixo de modo que os mesmos funcionem como um conversor serial/paralelo:



- 4) Construa um contador assíncrono que conte de 0 a 6 usando FF do tipo T. Considere o clock atuando na borda de descida do circuito.
- 5) Construa um contador assíncrono que conte de 5 a 0 usando FF do tipo T. Considere o clock atuando na borda de subida do circuito.
- 6) Construa um contador síncrono que realize a sequência: 0-1-3-5-8-2-11-4-9-0. Considere o clock atuando na borda de subida.