

Examen 3er. parcial:

Juevi, jun 17, 2021

- ①
- a) F
 - b) V
 - c) V
 - d) F

②

1	2	3	4	5	6
Permisos	Presencia	No. Marca	No. Página	Offset	Instrucción

- ③
- a) V
 - b) F
 - c) F
 - d) V

- ④
- 1.- Se utiliza para evitar la sobrecarga de la tabla de traducción en cada acceso a la memoria.
 - 2.- Es parte de la Unidad de Gestión de Memoria.

- ⑤
- a) Espacio de direcciones es de $\log_2(8,388,608) = 23 \text{ bit}$
 - b) $\frac{8,388,608 \text{ bit}}{2048 \text{ págs.}} = \frac{2^{23}}{2^{11}} = 2^{12} = 4096 \text{ bit c/pág}$

- ⑥
- a) F
 - b) F
 - c) V
 - d) F
 - e) F

- ⑦ Es el que nos va a indicar el renglón a desplazamiento.

$$\textcircled{8} \quad \frac{2^{16}}{4000 \text{ bit / pág.}} = \frac{65536}{4000} = 16 \text{ páginas}$$

$\textcircled{9}$ A: Dependiendo de la comparación (si es 0 o es 1) se activa la puerta lógica AND y se le dice al MUX que no deje pasar la suma simple de 4 del contador del programa, si no, que deje pasar la suma simple de 4 más la dirección a la que se indica en el campo de address en el campo de la instrucción. Finalmente se carga al contador del programa con la posición a la que debe saltar para leer la siguiente instrucción.

B: No se activa para esta instrucción.

C: Suponiendo que ya están cargados los registros RS y RT, se le pasan a la ALU para que los compare (obviamente, cruzando por éste MUX).

$\textcircled{10}$ loop:

```

addi $s0, $s0, 1
addi $a0, $s0, 0
syscall
ble $s0, $s1, loop
li $v0, 10
syscall

```