

Ministério da Educação UNIVERSIDADE DE BRASÍLIA Instituto de Ciências Exatas Dep. Ciências da Computação

Disciplina: CIC 116394 - Organização e Arquitetura de Computadores - Turma B

2008/1

Prof.: Marcus Vinicius Lamar

Nome:	Matrícula:

Prova 1

1) (4.0) Hoje em dia, a linha que separa o software do hardware é extremamente tênue. Considerando que a instrução mult do MIPS não tivesse sido implementada em hardware.

a)(2.0) Escreva a implementação de uma pseudo-instrução que a realize:

mult \$t0, \$t1, \$t2 # \$t0 = \$t1*\$t2

Obs.: $$t1 e $t2 \ge 0 e despreze o overflow$

ii \$t1, 255 li \$t2, 63 mult \$t0,\$t1,\$t2 mult \$t3,\$t0,\$t1

b)(1.0) Em um microprocessador uniciclo (cada instrução é executada em 1 ciclo) de 200MHz de freqüência de clock, qual o tempo estimado para a execução do trecho de código ao lado:

c)(1.0) Considerando que uma implementação em hardware necessite 32 ciclos de clock para realizar a multiplicação de dois números quaisquer. Qual o fator de desempenho obtido na execução do trecho ao lado entre as duas implementações?

2) (6.0) Dado o mapa da memória de programa abaixo. Realize o trabalho de engenharia reversa de forma a:

a) (3.0) Traduzir o código em linguagem de máquina para Assembly MIPS;

b) (2.0) Traduzir o código Assembly para uma linguagem de alto nível (C ou Java);

c) (1.0) Entenda o algoritmo e responda: O que representa o valor apresentado na tela?

	Endereço	Conteúdo	Assembly MIPS	
	0x00400000	001000 00000 00010 0000000000000101	addi \$VD, \$ZERO, 5	
	0x00400004	000000 00000 00000 00000 001100 0,1	575 Call	
	0x00400008	000000 00000 00010 00100 00000 100001 0,1	addu \$ a.D. \$ 3 Ero, \$ 12	
	0x0040000c	000011 00000100000000000000001001 0,3	Jal 100009h	>400029h
7	0x00400010	000000 00000 00010 00100 00000 100001 3,1	add 490, \$2500, \$v2	
	0x00400014	001000 00000 00010 00000000000000001 0,1	add i 5/7, \$2ERO, 1	
	0x00400018	000000 00000 00000 00000 001100 01	545Cq16	
	0x0040001c	001000 00000 00010 0000000000001010 مرا	addi \$18, \$2800,10	
	0x00400020	000000 00000 00000 00000 00000 001100 0,1	SYSCOLL	
	0x00400024	000000 00000 00000 01000 00000 100001 0,1	addu \$to, \$2210, 53810	
	0x00400028	001000 00000 01100 00000000000000001 8,1	addi \$ 14, \$ 750, 1	
	0x0040002c	000000 00100 01100 01001 00000 100010	sub \$\$1, \$a+, \$t4	
	0x00400030	000100 01001 01100 0000000000000110 03	beg \$t1, \$t4, 6	7
	0x00400034	000000 00100 01001 00000 00000 011010 a	piv \$90, \$t1	
	0x00400038	000000 00000 00000 01010 00000 010000 0,1	MFHi St2	
	0x0040003c	000101 01010 00000 00000000000000000 6 3	bne \$t2, \$tene, 1	
	0x00400040	000000 01000 01100 01000 00000 100000 ಕ್ರಿ1	add sto, sto, sty	
	0x00400044	000000 01001 01100 01001 00000 100010 8 1	50b 9t1, 9t1, 5t4	4
	0x00400048	000010 00000100000000000000001100 0,3	1 10000 Ch	-> 400030H
	0x0040004c	000000 01000 01100 00010 00000 101010 01	set \$ va, sta, 5ty	4
_	0x00400050	000000 11111 00000 00000 00000 001000 0	1 y gra	

1º PROVA GABARITO

1) MULT \$t0, \$X1, \$12

a) considerango o ALGARIAMO: INT MULT (107 A INT B)

f int i, C=0;

add \$to \$zeno \$zeno

FOR (1:0; i < A; 1++)

ordd \$ at \$8200 \$8200

C=C+B;

BEG St1, Fat, Fin add \$ to, \$ to, \$12 REMAN CITI

addi sat, 5at, 1

1 coop

1: ciclos; 3+4x \$x1

OBS. Popl ser + Efficiente

Fin:

LOOPO

b) addi \$ t1, \$ teno, 255 -> 1 cicus addi \$ 12, \$2 20, 63 >1 ciclo

mult \$ta, \$t1 \$t2

MULT \$ +3, \$ +0 \$ 11

7 3+4× 855 = 1023 - 3+ 4x16065 = 64263

TDSAZ: 65288 CTC105

Lage: t= NºC:CLOS X T

t = 65288 x 1 = 321,315 HS

() PI MULT LE 32 CILLOS;

1:70) AZ (1718 = 1+1+32+37 = 66

(090 tz= 66x 1 = 330 ns

n=t1=973,68 LOgo 2 e 973,68 veres mais refere que 1

```
b) Main ()

int n

int e_faino (int h)

int i, j, k, M,

sconf ("%d", bn),

PRINTE ("%d", e_PRINO(n));

i=0;

W=1;

J=n-M;

FOR (J=n-M; J!=H, J=J-M)

i FCK ==0)

I=i+W

prover (i<M);
```

c) Mogram: 1 - 3 & or imbo en Thopo no teclapo é Primo
0 > 3 e mas FOR Primo

SOLVE TO THE TOTAL STATE OF THE SOLVE OF THE

3) Desempenho = 1 tempo x -TEMPO de execção Ma Maguira X

tempox = Nº: instruções x (PI x T

Grenos por insinução

De de crock

Grenos por insinução