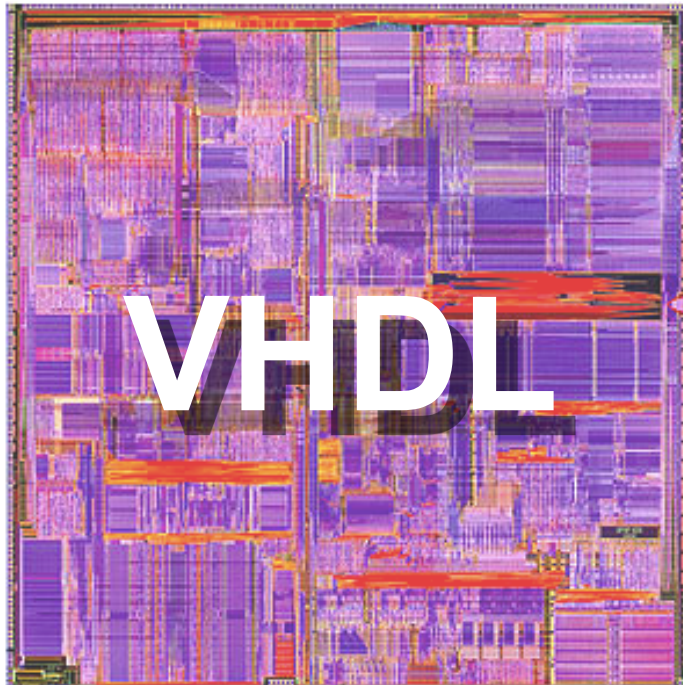


# **Introducción al Lenguaje de Descripción de Hardware VHDL**

Sergio López-Buedo, Elías Todorovich,  
Javier Tejedor, Gustavo Sutter

# Lenguaje de Descripción Hardware VHDL



Introducción

La entidad y la arquitectura

Tipos de datos

Los procesos

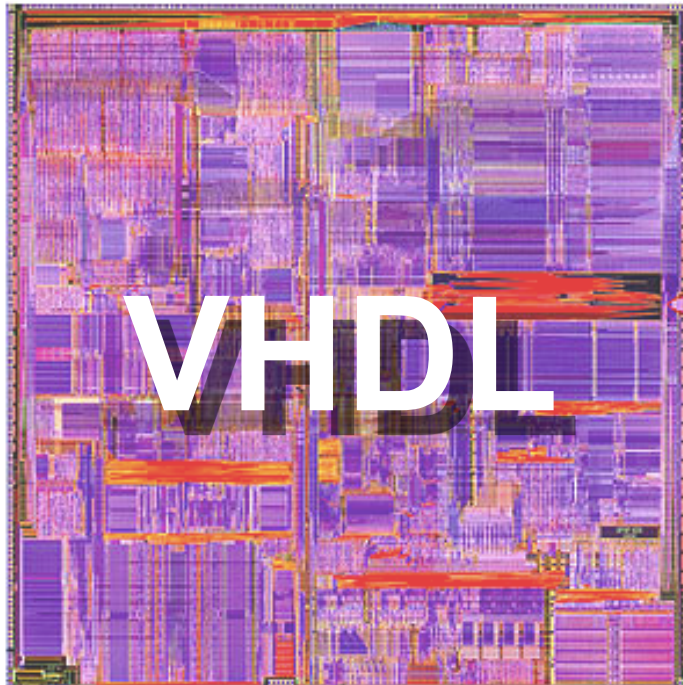
Circuitos combinacionales

Circuitos secuenciales

Diseño jerárquico

Verificación con testbenches

# Lenguaje de Descripción Hardware VHDL



## Introducción

La entidad y la arquitectura

Tipos de datos

Los procesos

Circuitos combinacionales

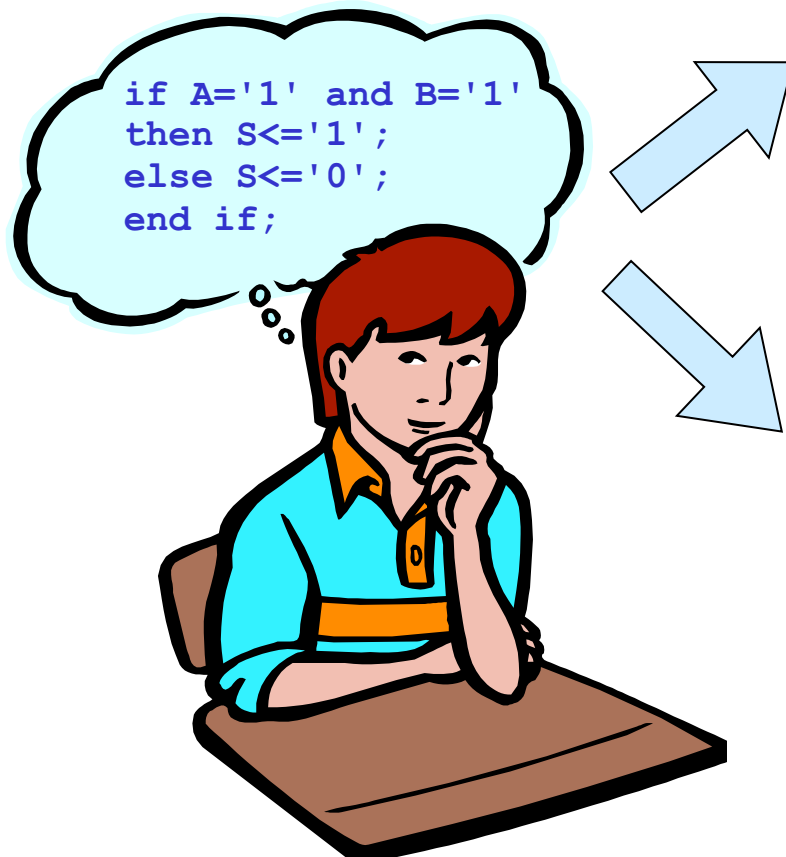
Circuitos secuenciales

Diseño jerárquico

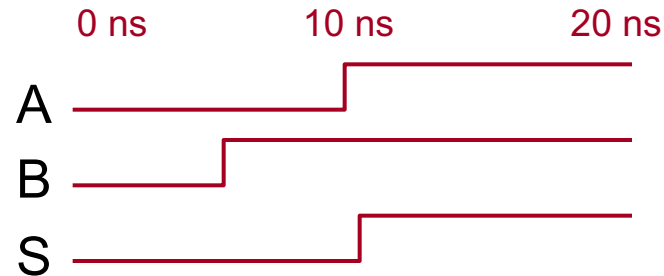
Verificación con testbenches

# ¿Para qué sirven los HDLs?

Los lenguajes de descripción HW sirven para escribir **modelos** de circuitos



Los modelos se pueden **simular** para comprobar que se corresponden con la funcionalidad deseada



O se pueden **sintetizar** para crear un circuito que funciona como el modelo

