

	Procesadores de aplicación móvil	Procesadores en tiempo real	Microcontroladores
Diseño	Alta frecuencia de reloj, Determinista (baja latencia de interrupción), pipeline de medio a largo	Alta frecuencia de reloj, Determinista (baja latencia de interrupción), pipeline de medio a largo	Ultra baja potencia, determinista (baja latencia de interrupción), pipeline usualmente corta
Características del sistema	Unidad de administración de memoria, memoria cache, seguridad "ARM TrustZone R"	Unidad de protección de memoria, memoria cache, memoria estrechamente acoplada	Unidad de protección de memoria, control de interrupciones anidado y vectorizado, controlador de despertador.
Mercado objetivo	Cómputo móvil, teléfonos inteligentes, servidores energéticamente eficientes, microprocesadores de gama alta	Microcontroladores industriales, automotrices, controladores de disco duro, modems de línea base	Microcontroladores, sistemas profundamente embebido (e.g sensores, MEMS, circuitos integrados de señal mezclada), internet de las cosas.