Preses /Telecomunicaciones Provedores de bardwere ma importente Cisco, Alesto1-lucent y juniper Kework - Creur una lim Costs Course Verilgoel Aterbole 6,65 Complex instruction set Computing

En arquigectora composacional, Cics es on mode lo de arquitectura de computados. Los mero prosesa dores CIGS trenen un conjunto de matro corones que se corracterizan por ser muy amplos y permitte operaciones, complejous entre operadores la memore o en los registros internos en contra operior con la arguitation RISC.

RISG. Reduced instruction set computing

En arquitecture Competerionel, A130 cs un Pipo ou disens de CPU generalmen utilizado en microprasesa dores o micro controladores en las syvientes connetensticus findementoles; instrucciones de tumaño Pyo y presentates en un respo numero de cometos

Solo las instrucciones de carge y ulmacenomiento acceden a la memoria de desos