

Datos:

Día	Mes	Año
12	10	2022

Alberto Flores Ramirez

CISC (Complex Instruction Set Computing)

En arquitectura computacional, CISC es un modelo de arquitectura de computadores. Los microprocesadores CISC tienen un conjunto de instrucciones que se caracterizan por ser muy amplios y permitir operaciones complejas entre operadores situados en la memoria y en los registros internos en contra oposición con la arquitectura RISC.

RISC (Reduced Instruction Set Computing)

En arquitectura Computacional, RISC es un tipo de diseño de CPU generalmente utilizados en microprocesadores o microcontroladores en las siguientes características fundamentales: Instrucciones de tamaño fijo o presentadas en un reducido número de formatos.

Solo las instrucciones de carga y almacenamiento acceden a la memoria de datos.