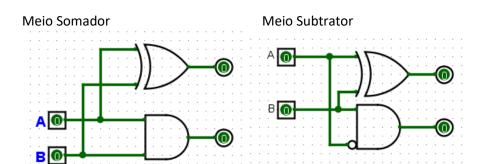
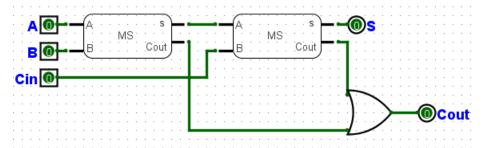
Alunos: Eduardo Karpfenstein - GES - 77 Arthur de Paula Assis - GES - 122

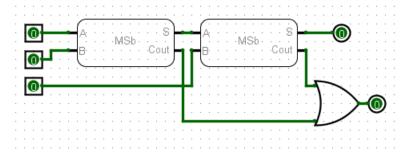


Turma: C208 - L1

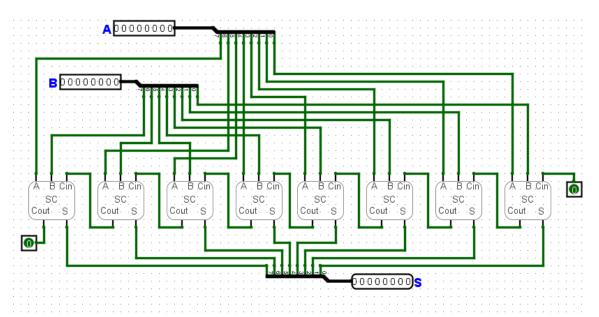
Somador Completo - Contendo 2 Componentes de Meio Somador



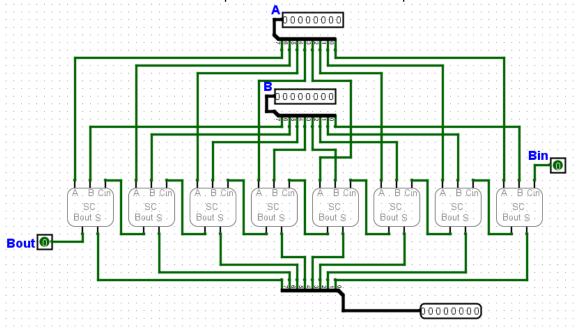
Subtrator Completo - Contendo 2 Componentes de Meio Subtrator



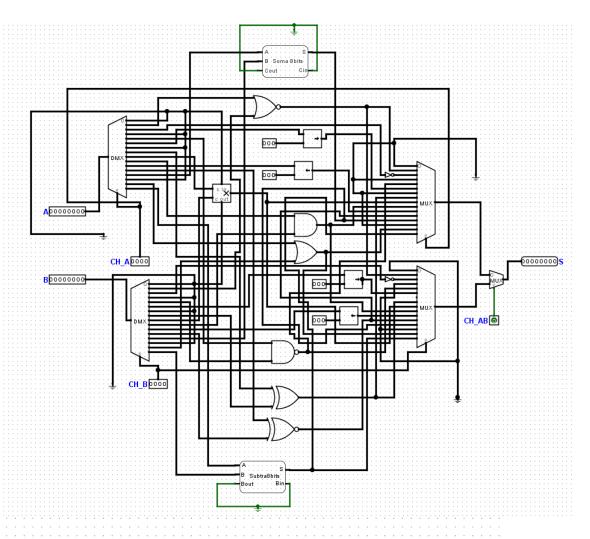
Somador de 8 Bits - Contendo 8 componentes de Somadores Completos

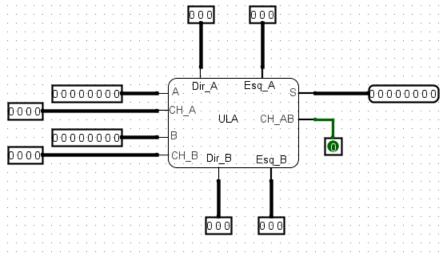


Subtrator de 8 Bits - Contendo 8 componentes de Subtratores Completos



ULA -> Envia 8 Bits de A e/ou B alem de um comando de até 4 bits (CH_A e CH_B) indicando a operação a ser realizada com os bits enviados de A e/ou B. A chave CH_AB define se será mostrado o resultado da operação em A ou em B (útil nos casos em que se modifica idependentemente A ou B).





OPCODE	NOME	SAÍDA
10	Deslocamento Esquerda	S = A << 4
5	Deslocamento Direita	S = A >> 2
15	Subtração	S = A - B
12	Adição	S = A + B
8	Multiplicação	S = A * B
9	E (AND)	S = A & B
14	OU (OR)	S = A B
2	INVERSORA (NOT)	S = A '
7	OU EXCLUSIVO (XOR)	$S = A \oplus B$
1	NÃO OU (NOR)	S = (A B)
4	NÃO E (NAND)	S = (A & B)
11	NÃO OU EXCLUSIVO (XNOR)	$S = A(\cdot) B$