

PB0 XCK/TO			PA0 ADC0
PB1 T1			PA1 ADC1
PB2 INT2/AIN0			PA2 ADC2
PB3 OC0/AIN1			PA3 ADC3
PB4 SS			PA4 ADC4
PB5 MOSI			PA5 ADC5
PB7 MISO			PA6 ADC6
PB7 SCK			PA7 ADC7
RST	<div> <div> <div>2</div> <div>3</div> <div>4</div> <div>5</div> <div>6</div> <div>7</div> <div>8</div> <div>9</div> <div>10</div> <div>11</div> <div>12</div> <div>13</div> <div>14</div> <div>15</div> </div> <div> <div>16</div> <div>17</div> <div>18</div> <div>19</div> <div>20</div> <div>21</div> <div>22</div> <div>23</div> <div>24</div> <div>25</div> <div>26</div> <div>27</div> <div>28</div> <div>29</div> </div> </div>	AREF	
VCC		GND	
GND		AVCC	
XTAL2		PC7 TOSC2	
XTAL1			PC8 TOSC1
PD0 RX			PC5 TDI
PD1 TX			PC4 TDO
PD2 INT0			PC3 TMS
PD3 INT1			PC2 TCK
PD4 OC1A			PC1 SDA
PD5 OC1B			PC0 SCL
PD6 ICP1			PD7 OC2