

Designnotat

Tittel: Op-AMP

Forfattere: Eirik Mathias Silnes

Versjon: 1.0 Dato: 2. oktober 2023

Innhold

1	Problembeskrivelse	2
2	Prinsipiell løsning	3
3	Realisering 3.1 Kretsopkobling 3.2 Målinger 3.3 Forbedringer	4 4 5 5
4	Konklusjon	5
5	Takk	5
Re	eferanser	6
\mathbf{A}	Fullstendige utregninger	7

1 Problembeskrivelse

I dette designnotatet skal det designes en operasjonsforsterker på transistor nivå. En ideell operasjonsforsterkar har følgene egenskaper og modell som vist i fig 1.

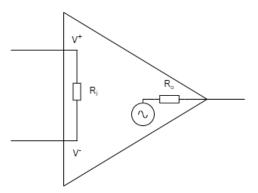
- Inngangsimpedansen til $R_i = \infty$
- Utgangsimpedansen til $R_o = 0$
- Utgangen er gitt som

$$V_{out} = f(V_{+} - V_{-}) = \begin{cases} min\{V, A(v^{+} - v^{-})\} & for \ v^{+} - v^{-} > 0\\ max\{V, A(v^{+} - v^{-})\} & for \ v^{+} - v^{-} < 0 \end{cases}$$
(1)

Spesielt i dette designnotatet skal de følgene egenskapene undersøkest nærmere:

- forsterkningen A ved sinuspåtrykk med frkvens f = 1kHz og
- Total harmonisk distorsjon (THD) ved sinuspåtrykk med frekvens f = 1kHz

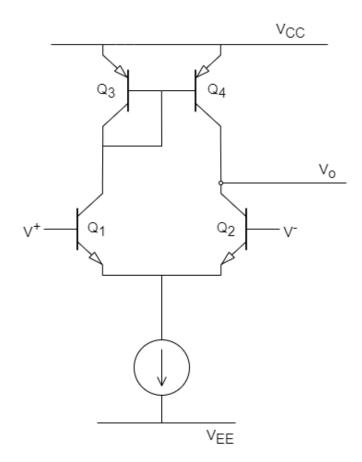
De to pungtene skal undersøkest med to forskjellige lastmotstander $R_L = 100k\Omega$ og $R_L = 100\Omega$. Det skal også undersøkest hvor godt kretsløsningen virker som en opamp i en inverterende forsterker med forsterkning A = -10 og $R_L = 1k\Omega$. Sammenlign dette med ved både åpen løkke forsterkning og negativ tilbakekobling.



Figur 1: Ideell opamp modell

2 Prinsipiell løsning

En differensialforsterker er en nøkkelkomponent i designet av operasjonsforsterkere (op-amp)[2, s. 105]. I en differensialforsterker benyttes ofte to inngangstransistorer i en konfigurasjon som tillater differensiell signalbehandling. Bipolare transistorer, som for eksempel NPN- og PNP-transistorer, er valgt for deres egenskaper som forsterkningsenheter og deres evne til å drive signaler med høy presisjon. Et typisk eksempel på en differensialforsterker er vist i figur 2.

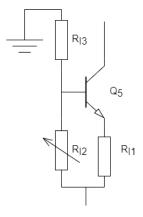


Figur 2: Differensialforsterker som en operasjonsforsterker

3 Realisering

3.1 Kretsopkobling

Oppkoblingen ble gjort som vist i den prinsippielle løsningen i figur 2, hvor strømkliden ble realisert som i figur 3. Modellene og verdiene som ble brukt vises i tabell 4.

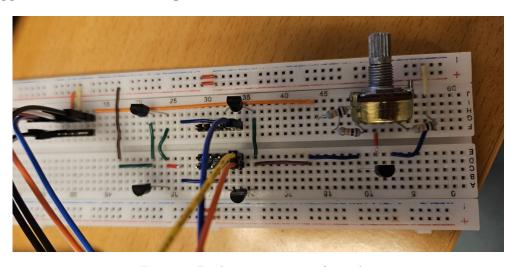


Komponent	Verdi/Produknummer		
$Q_1\&Q_2\&Q_5$	BC547A (NPN)		
$Q_3\&Q_4$	BC557B (PNP)		
R_{I1}	$3k\Omega$		
R_{I2}	$0\Omega - 10k\Omega$		
R_{I3}	$10 \mathrm{k}\Omega$		

 $\textbf{Figur 3:} \ \operatorname{Realisert} \ \operatorname{str} \emptyset \text{mkilde}.$

Figur 4: Komponenter og verdier brukt i designet.

Den oppkoblede kretsen vises i figur 5.



 ${\bf Figur~5:~Realisert~opperasjons for sterker}$

3.2 Målinger

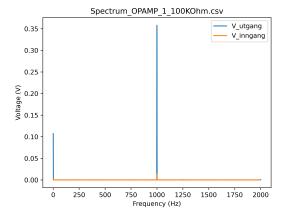
Set ble gjort målinger med ocilioskop og spektrumsanalysator, derretter ble målingene prosesert i python for å finne THD og forsterkning. Målingene ble gjort med en inngangsamplitude på $0.04\mathrm{V}$ og en frekvens på $1\mathrm{kHz}$. Resultatene av målingene vises i tabell 1. Ut av tabellen kan vi se at forsterkningen varierer mye når vi ikke har tilbakekobling på utgangen. Vi ser også at når vi setter på en lav lastmotstand så synker forsterkningen kraftig, dette er fordi kretsen ikke klarer å levere den strømmen som kreves. Spektrumsanalysen av utgagnssignalet med last på $R_L = 100k\Omega$ både med og uten tilbakekobling vises i figur 7 og i figur 6.

Konfigurasjon	Amplitude inn	Amplitude ut	Forsterkning	THD
$R_L = 0$	0.04V	0.90V	20	17.92%
$R_L = 100k\Omega$	0.04	0.99V	22	3.56%
$R_L = 100\Omega$	0.04V	0.72V	16	3.93%
Tilbakekobling $R_L = 0$	0.04V	0.42V	9.7	8.15%
Tilbakekobling $R_L = 100k\Omega$	0.04V	0.42V	9.4	8.61%
Tilbakekobling $R_L = 100\Omega$	0.04V	0.21V	4.7	9.99%

Tabell 1: THD and Amplitude Data

0.12

0.10



© 0.08 - 0.04 - 0.02 - 0.00 -

V_utgang

V_inngang

Figur 6: Spectrum med $R_L = 100k\Omega$ åpen løkke

Figur 7: Spectrum med $R_L = 100k\Omega$ tilbakekobling

3.3 Forbedringer

Denne kretsen kunne blitt bedre hadde man koblet opp en emitter følger ved utgangen.

4 Konklusjon

5 Takk

Referanser

- $[1]\,$ L. Lundheim, Design prosjekt~6, Institutt for elektronisk systemdesign NTNU 2023.
- [2] P. Horowitz, W. Hill, *The Art of Electronics*, Cambridge University Press, 3. utgave, 2016.

A Fullstendige utregninger