



Designnotat

Tittel: Transistor buffer

Forfattere: Eirik Mathias Silnes

Versjon: 1.0

Dato: 12. september 2023

Innhold

1	Problembeskrivelse	1
2	Prinsipiell løsning	2
3	Realisering	3
3.1	short	3
4	Konklusjon	3
5	Takk	3
	Referanser	4
A	Fullstendige utregninger	4
A.1	Bestemmelse av komponentverdier	4

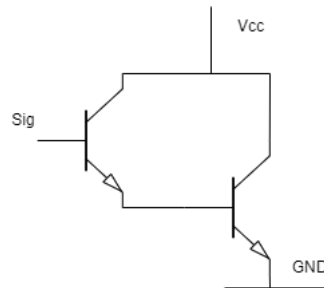
1 Problembeskrivelse

I dette designnotatet skal det lages en transistor buffer skal kunne drive en høyeffekt last. Løsningen skal løses og dokumenteres ut ifra:

- Avvik i amplitude NAVN til v når v er et sinus signal med frekvens 1000Hz og amplitude 500mV
- Maksimal amplitude til v_0 før forvrengningen i v_2 blir synlig.
- Frekvensrespons samt nedre og øvre knekkfrekvens ved 3dB.
- Inngangs og utgangsmotstand.

2 Prinsipiell løsning

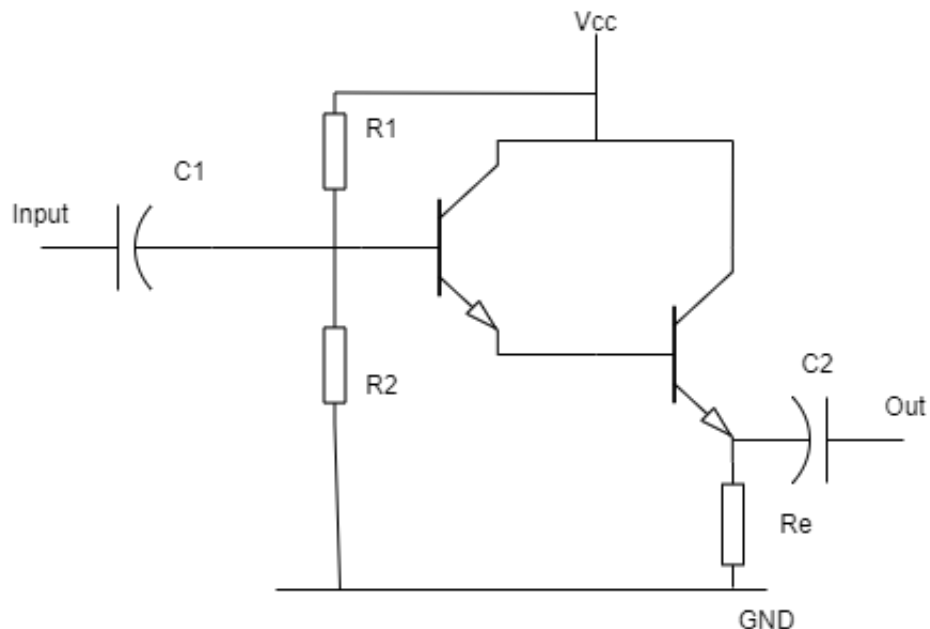
Ettersom det er ønskelig med så høy ingangsmotstand og så lav utgangsmotstand som mulig så er et Darlington par et godt valg. Et Darlington par er to NPN-transistorer koblet sammen som vist i figur 1. Darlington par kan ses på som en enkelt transistor med en strømforsterkning lik produktet av de to transistorene.



Figur 1: Darlington par

Darlington paret har en strømforsterkning på $\beta_1 \cdot \beta_2$ og en inngangsmotstand på $\beta_1 \cdot R_{B1}$. Utgangsmotstanden er lik R_{C2} .

For å kunne lage en enkel buffer ut av et Darlington par så må det legges til en emittermotstand, inn- og utgangs kondensatorer i tillegg til at arbeidspunktet burde settes til midten av spenningsforsyningen. Dette er vist i figur 2.



Figur 2: Darlington buffer

3 Realisering

3.1 Bestemme verdier

For å bestemme verdiene til komponentene i kretsen så må det først bestemmes hvilke krav som stilles til kretsen. Det er ønskelig med så høy ingangsmotstand og så lav utgangsmotstand som mulig og at kretsen skal kunne levere mye strøm. Det er derfor ønskelig at kretsen skal kunne levere minst 50mA.

Vi starter med å definere arbeidspunktet og I_E . Arbeidspunktet settes til midten av spenningsforsyningen, pluss I_E settes til 50mA, og arbeidspunktet settes ved å bruke formel 1.

$$V_B = \frac{V_{CC} - V_{BE}}{2} + V_{BE} \quad (1)$$

Tabell 1: Beregna verdier.

Variabel/komponent	Verdi	Kommentar
V_{CC}	6V	
V_T	0.7V	
R_{B2}	470k Ω	inngangsimpedansen må være høy i en buffer
I_E	10mA	
V_B	4.2V	
R_{B1}	690k Ω	
R_E	330 Ω	utgangsimpedansen er lav i en buffer
C_1	1 μ F	
C_2	1 μ F	

4 Konklusjon

5 Takk

Referanser

- [1] L. Lundheim, *Designprosjekt 4*, Institutt for elektronisk systemdesign, NTNU, 2023.
- [2] L. Lundheim, *Frekvensmultiplikator*, Teknisk Notat, Elsys-2021-LL-1, NTNU, 2021.

A Fullstendige utregninger

A.1 Bestemmelse av komponentverdier

Bruker (??) slik at

$$\begin{aligned} V_B &= \frac{(V_{CC} - V_T)}{2} + V_T \\ &= \frac{(6 - 0.7)}{2} + 0.7 \\ &= 3.35\text{V} \end{aligned} \tag{2}$$

Bruker (??) slik at

$$\begin{aligned} R_{B1} &= \frac{V_{CC}R_{B2}}{V_B} - R_{B2} \\ &= 546\text{k}\Omega \\ &\approx 470\text{k}\Omega \end{aligned} \tag{3}$$

Lar $I_E = 10\text{mA}$ og bruker (??) slik at

$$\begin{aligned} R_E &= \frac{(V_B - V_T)}{I_E} \\ &= \frac{(4.05 - 0.7)}{10 \cdot 10^{-3}} \\ &= 335\Omega \\ &\approx 330\Omega \end{aligned} \tag{4}$$