



FONCTIONNEMENT DES SYSTEMES2

TECHNIQUES NUMÉRIQUES TRAVAUX PRATIQUES AVANCÉS

T-PELN-207 (30h, 60%)

- Notes provisoires**
- Protocoles**

BACHELIER EN INFORMATIQUE ET SYSTÈMES
Finalité Réseaux et Télécommunications

Cycle1 Bloc1

Michelle VANDEVILLE
michelle.vandeville@heh.be
Maître-assistante
Ing E/e

NOMS:
Prénoms:
GROUPE:

DATE:

Techniques numériques- Travaux pratiques avancés

MANIPULATION n° 0: INTRODUCTION

Les séances de laboratoires se subdivisent en 3 parties:

- partie de théorie de laboratoire**
- manipulations**

Cette partie se déroule de la même manière que le cours de techniques numérique - travaux pratiques, à savoir, on travaillera sur les 2 logiciels Tinkercad et Multisim. Aussi nous appliquerons les mêmes directives.

- projets**

5- Evaluation du laboratoire

La présence au laboratoire est obligatoire, les absences ne peuvent être justifiées que par un certificat médical.

3 PARTIES:

- 1- Réalisations des schémas vérifiés par l'enseignant, compréhension de ceux -ci, interrogations orales... (/20)**
- 2- Epreuve finale: par écrit (séance 10) (/40)**
- 3- Projet à présenter par groupe de 2 lors de la séance 9 (/ 40)**

Toutes ces cotes ne pourront être représentées, c'est la conséquence d'un travail journalier.

Techniques numériques- Travaux pratiques avancés

MANIPULATION n° 1 : EXERCICES

1. But de la manipulation.

Utilisation des méthodes de simplification de fonctions vue au cours de travaux pratiques de base.

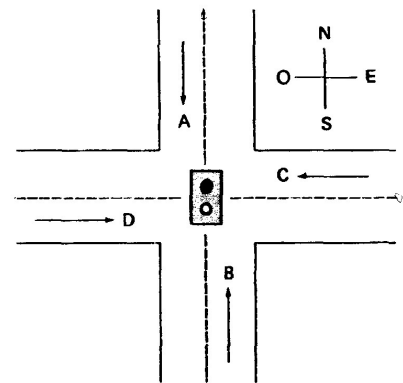
2. Rappel théorique.

Tout le cours du quad 1

3. Manipulation

Exercice 1

La figure suivante nous montre l'intersection entre une route principale et une route secondaire. Des capteurs de voitures ont été placés le long des voies C et D (route principale) et des voies A et B (route secondaire). Les sorties de ces capteurs sont à 0 quand il n'y a pas de voiture et à 1 quand il y en a. Le feu de circulation se trouvant à cette intersection est commandé par les règles de décision suivantes:



1. Le feu E-O est vert quand il y a des voitures dans les 2 voies C et D.
2. Le feu E-O est vert quand il y a des voitures dans C ou D et quand il y en a dans A ou dans B mais pas dans les deux.
3. Le feu N-S est vert quand il y a des voitures dans les voies A et B et qu'il y en a dans C ou dans D mais pas dans les deux.
4. Le feu N-S est aussi vert quand il y a des voitures dans A ou B et qu'il n'y a pas de voiture dans C et D.
5. Le feu E-O est vert quand il n'y a pas de voiture du tout.

En utilisant les tensions de sortie des capteurs A,B,C et D comme entrées, concevez les équations d'un circuit logique qui commande le feu de circulation. Ce circuit a deux sorties, soit E-O et N-S, qui prennent la valeur haute quand le feu doit être vert.

NOMS:
Prénoms:
GROUPE:

DATE:

D	C	B	A	N-S	E-O
0	0	0	0		
0	0	0	1		
0	0	1	0		
0	0	1	1		
0	1	0	0		
0	1	0	1		
0	1	1	0		
0	1	1	1		
1	0	0	0		
1	0	0	1		
1	0	1	0		
1	0	1	1		
1	1	0	0		
1	1	0	1		
1	1	1	0		
1	1	1	1		

Rechercher les 2 équations et réaliser le schéma le plus simple. Rm: les 2 équations sont complémentaires!

Equations N-S

NOMS:
Prénoms:
GROUPE:

DATE:

Equations E-O

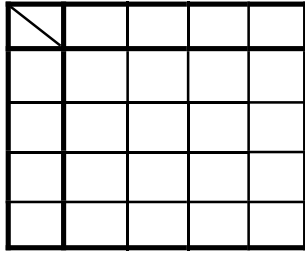
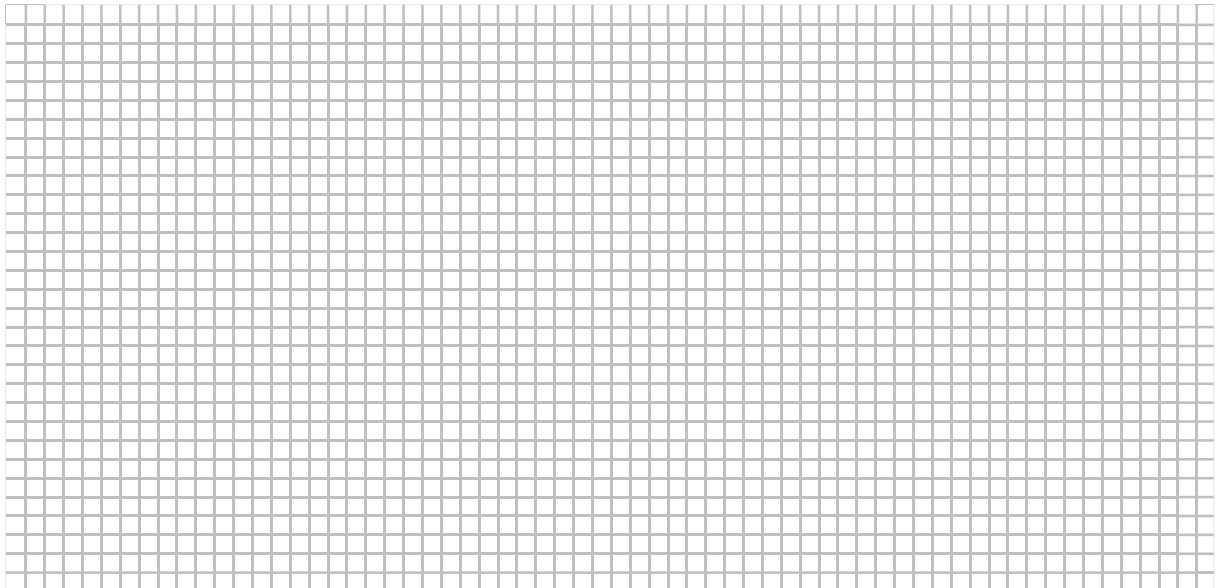


Schéma en Nand2 câbler et simuler



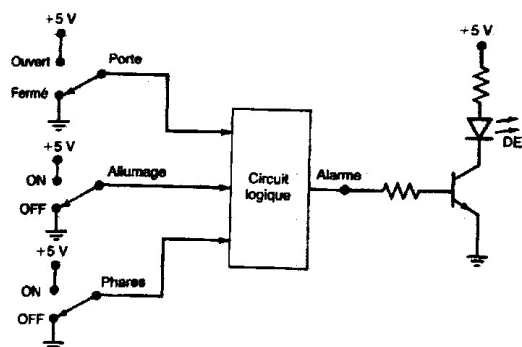
NOMS:
Prénoms:
GROUPE:

DATE:

Exercice2

La figure ci-contre illustre le schéma d'un circuit d'alarme d'une automobile qui détecte diverses situations non souhaitables . Les trois interrupteurs servent à désigner l'état de la porte du conducteur, de l'allumage et des phares, respectivement. Concevez le circuit logique ayant ces 3 interrupteurs comme entrées, qui déclenche l'alarme quand l'une des situations que voici se produit:

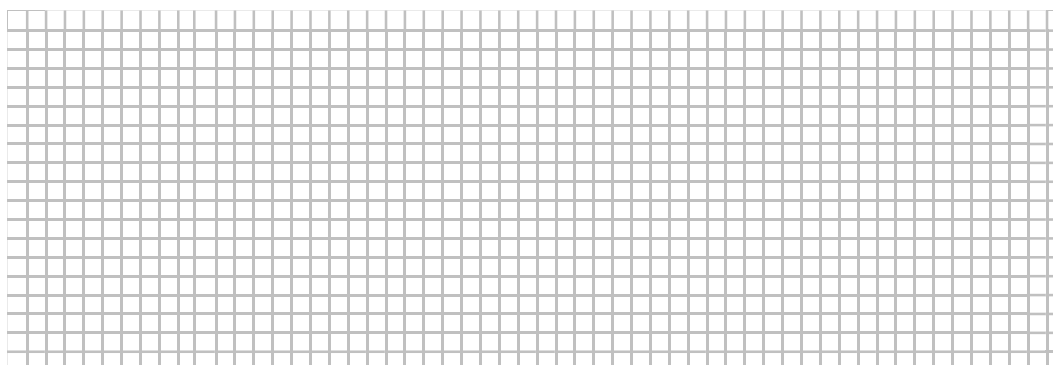
- * les phares sont allumés et l'allumage est coupé.
- * la porte est ouverte et le contact d'allumage est mis.



P	Al	Ph	S
0	0	0	
0	0	1	
0	1	0	
0	1	1	
1	0	0	
1	0	1	
1	1	0	
1	1	1	

Equation de S

Schéma en Nand2 de S câbler ou simuler



NOMS:
Prénoms:
GROUPE:


DATE:

Exercice 3

Quatre grandes cuves dans une usine de fabrication de produits chimiques contiennent différents liquides chauffés. Des capteurs de niveau servent à déceler le dépassement d'un niveau préétabli dans les cuves A et B. Des capteurs thermométriques surveillent la température des cuves C et D pour qu'elle ne descende pas sous une valeur de consigne. Supposez que les capteurs de niveau sont 0 à quand le niveau est correct et à 1 quand il est trop haut. En outre, supposez que les capteurs thermométriques sont à 0 quand la température est acceptable et à 1 quand elle est trop basse. Concevez un circuit logique qui sonne l'alerte quand se produisent en même temps un niveau trop haut dans A ou B et une température trop basse dans la cuve C ou la cuve D.

D	C	B	A	S
0	0	0	0	
0	0	0	1	
0	0	1	0	
0	0	1	1	
0	1	0	0	
0	1	0	1	
0	1	1	0	
0	1	1	1	
1	0	0	0	
1	0	0	1	
1	0	1	0	
1	0	1	1	
1	1	0	0	
1	1	0	1	
1	1	1	0	
1	1	1	1	

Equations S

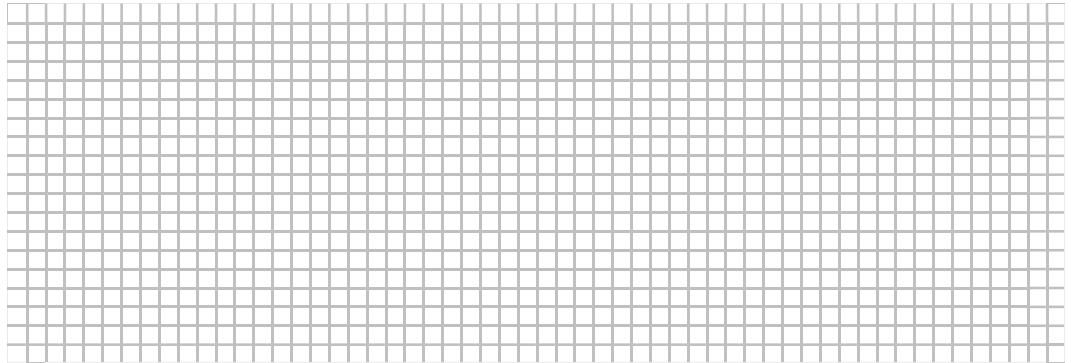
				

S=

NOMS:
Prénoms:
GROUPE:

DATE:

Schéma en Nand2



CONCLUSIONS

NOMS:
Prénoms:
GROUPE:

DATE:

Techniques numériques- Travaux pratiques avancés

**MANIPULATION n°2: Recherche des équations logiques et
vérification des montages particuliers suivants:**

- semi- Additionneur
- additionneur

1. Introduction.

Dans les Data sheets, ou dans la documentation donnée en début d'année, rechercher les n°
des CI correspondant au OR2, AND2, XOR2 , donner le brochage et les tables de vérité

OR2

A	B	S
0	0	
0	1	
1	0	
1	1	

AND2

A	B	S
0	0	
0	1	
1	0	
1	1	

XOR2

A	B	S
0	0	
0	1	
1	0	
1	1	

NOMS:
Prénoms:
GROUPE:

DATE:

2. Manipulation:

1. Semi-additionneur. (half adder)

C'est un circuit d'addition qui ajoute deux éléments binaires de même rang.

$$S = A + B$$

Compléter la table de vérité C est le report (ou carry) au rang i+1 du rang i

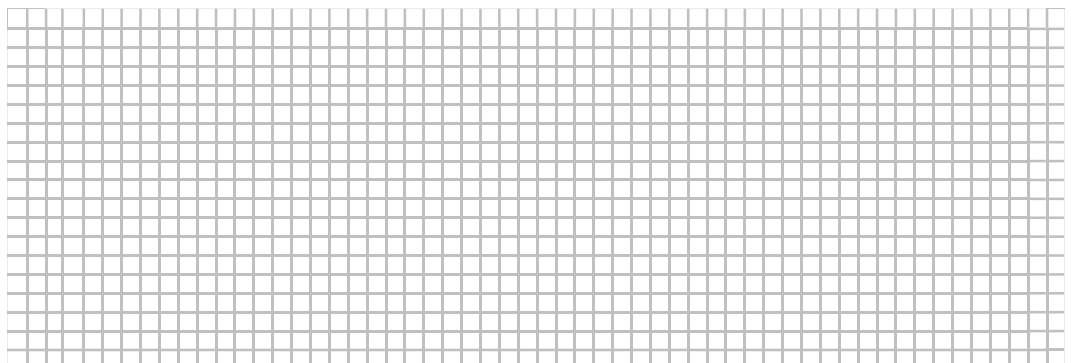
A	B	S	C
0	0		
0	1		
1	0		
1	1		

Tirer les équations logiques

S =

C =

Donner, câbler et simuler les schémas en ET OU PAS XOR



NOMS:
Prénoms:
GROUPE:

DATE:

2. Additionneur. (full adder)

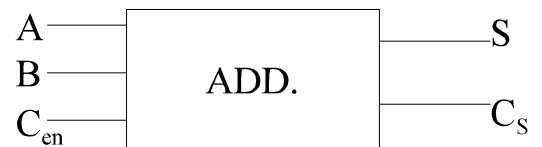
C'est un circuit d'addition qui ajoute deux éléments binaires de même rang, mais qui tient compte du report éventuel du rang précédent.

Table de vérité C_{en} = entrée du bit de report = report du rang précédent

C_s = sortie du bit de report

Compléter la table de vérité

A	B	C_{en}	S	C_s
0	0	0		
0	0	1		
0	1	0		
0	1	1		
1	0	0		
1	0	1		
1	1	0		
1	1	1		



Tirer les équations logiques

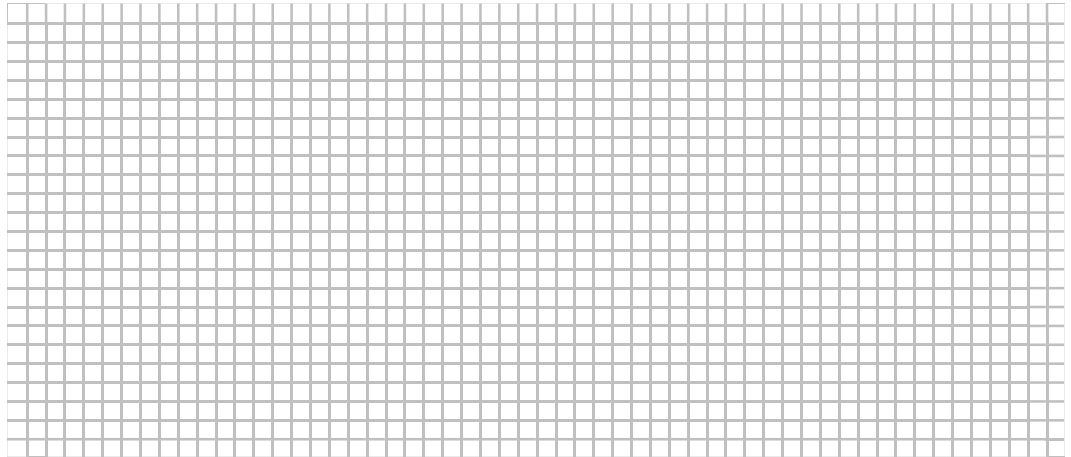
S =

C_s =

NOMS:
Prénoms:
GROUPE:

DATE:

Donner, câbler et simuler le schéma en ET OU PAS XOR...:



5. CONCLUSIONS

NOMS:
Prénoms:
GROUPE:

DATE:

Techniques numériques- Travaux pratiques avancés

**MANIPULATION n° 3 : Recherche des équations logiques et
vérification des montages particuliers suivants:**

- semi- soustracteur
- soustracteur

1. Introduction.

Dans les Data sheets, ou dans la documentation donnée en début d'année, rechercher les n° des CI correspondant au OR2, AND2, XOR2 , donner le brochage et les tables de vérité

OR2

A	B	S
0	0	
0	1	
1	0	
1	1	

AND2

A	B	S
0	0	
0	1	
1	0	
1	1	

XOR2

A	B	S
0	0	
0	1	
1	0	
1	1	

NOMS:
Prénoms:
GROUPE:

DATE:

2. Manipulation:

1. Semi-soustracteur. (half subtractor)

C'est un circuit de soustraction qui soustrait un élément binaire d'un autre de même rang..

$$D = A - B \quad (D \rightarrow \text{Différence et } - \rightarrow \text{Moins})$$

Compléter la table de vérité B0 est l'emprunt (Borrow) au rang supérieur.

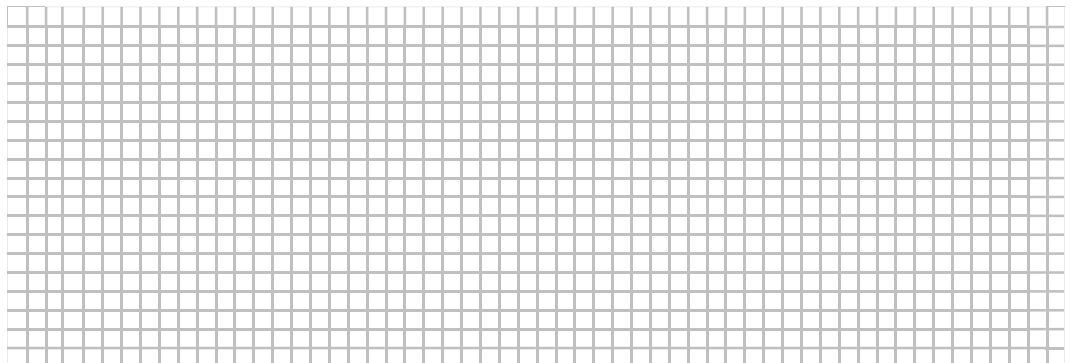
A	B	D	B0
0	0		
1	0		
1	1		
0	1		

Tirer les équations logiques

D =

B0 =

Donner, câbler et simuler le schéma en ET OU PAS XOR...:



NOMS:
Prénoms:
GROUPE:

DATE:

2.Soustracteur. (full subtractor)

C'est un circuit de soustraction qui soustrait un élément binaire d'un autre de même rang, mais qui tient compte du retrait éventuel d'un emprunt du rang précédent.

Table de vérité Bo_{en} = retrait d'un emprunt du rang précédent
 Bo_s = emprunt

A	B	Bo_{en}	D	Bo_s
0	0	0		
0	0	1		
0	1	0		
0	1	1		
1	0	0		
1	0	1		
1	1	0		
1	1	1		

Tirer (démontrer) les équations logiques

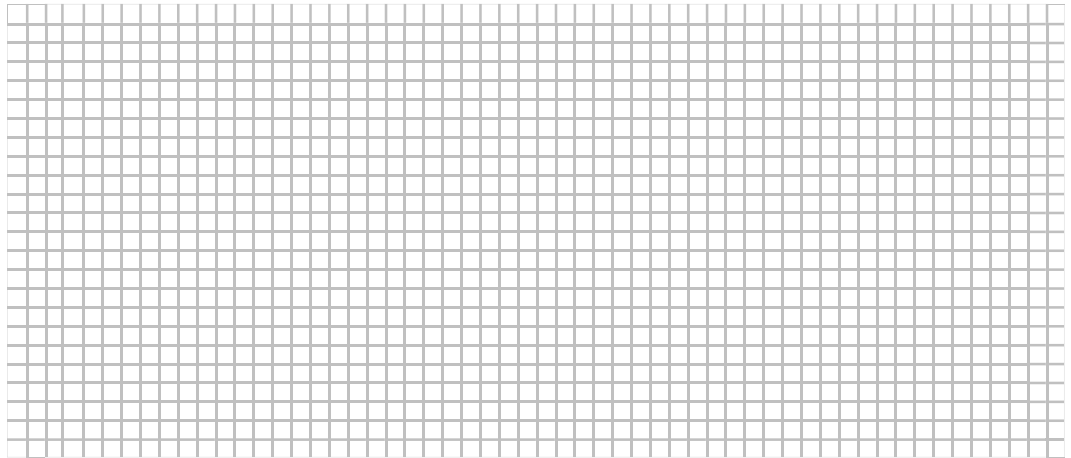
D =

Bo_s =

NOMS:
Prénoms:
GROUPE:

DATE:

Donner, câbler et simuler les schémas en ET OU PAS XOR...:



5. CONCLUSIONS.

NOMS:
Prénoms:
GROUPE:

DATE:

Techniques numériques- Travaux pratiques avancés

MANIPULATION n° 4 : Additionneur parallèle intégré

1. But de la manipulation.

Etude du circuit additionneur parallèle intégré: le 74LS283.

2. Manipulation:

1. Rechercher dans le catalogue le brochage du 74LS283.

2. Additionner 2 quartets.

Alimenter le CI

Câbler les entrées A et B aux interrupteurs

Câbler les 4 sorties à l'afficheur 7 segments (PF= D) ainsi qu'à 4 diodes Led.

Câbler Cout = C₄ à une diode Led.

Câbler Cin= C₀ selon les directives imposées.

NOMS:
Prénoms:
GROUPE:

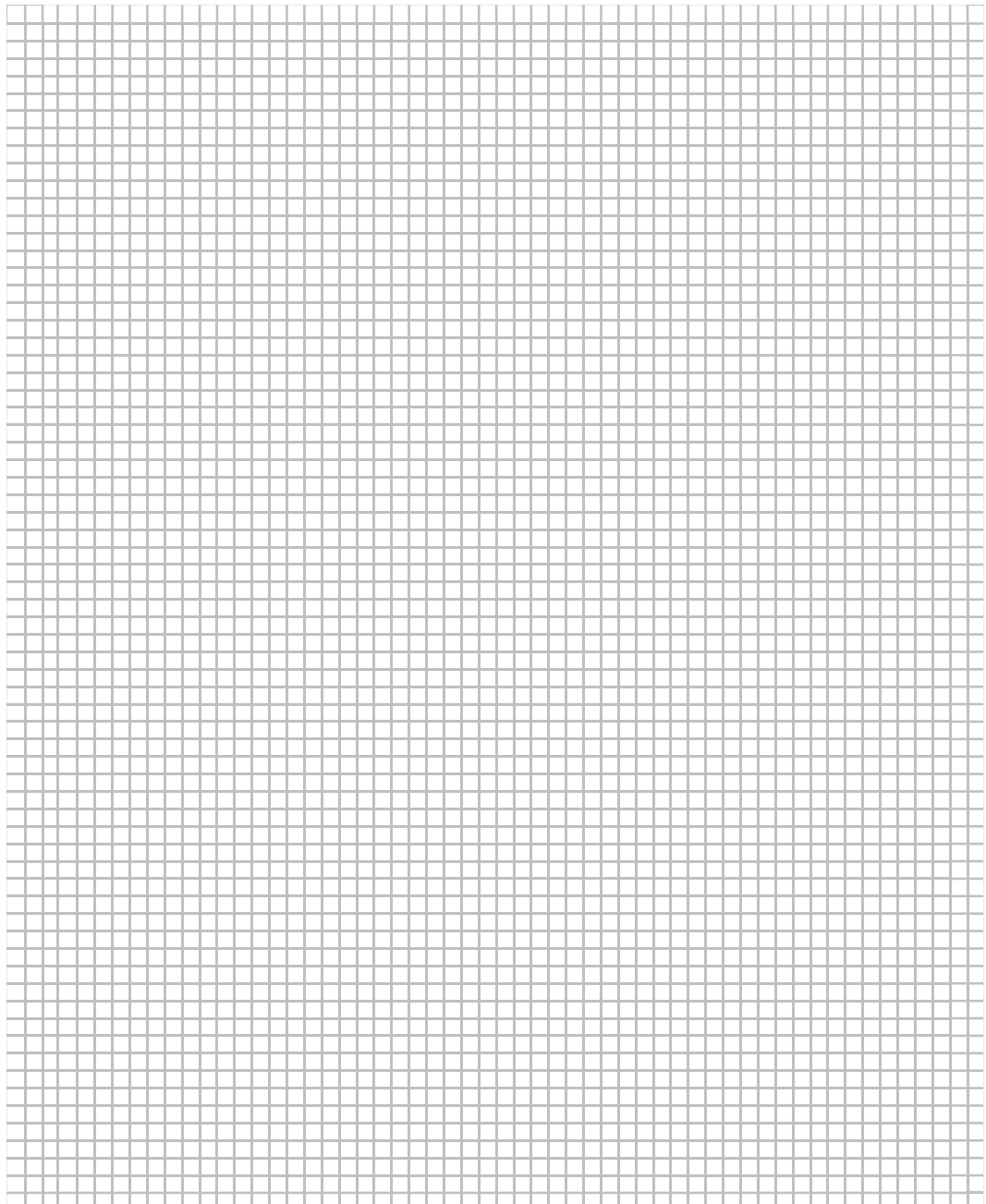
DATE:

Réaliser le schéma de principe pour le premier exemple.

Exemples:

Cin	A		B		Cout	S		Justifier
	binaire	décimal	binaire	décimal		Leds	Afficheur	
0	1010		1010					
1	1010		1010					
0	1010		0101					

Schéma de principe.



NOMS:
Prénoms:
GROUPE:

DATE:

Câbler et simuler.

3. Soustraire 2 quartets.

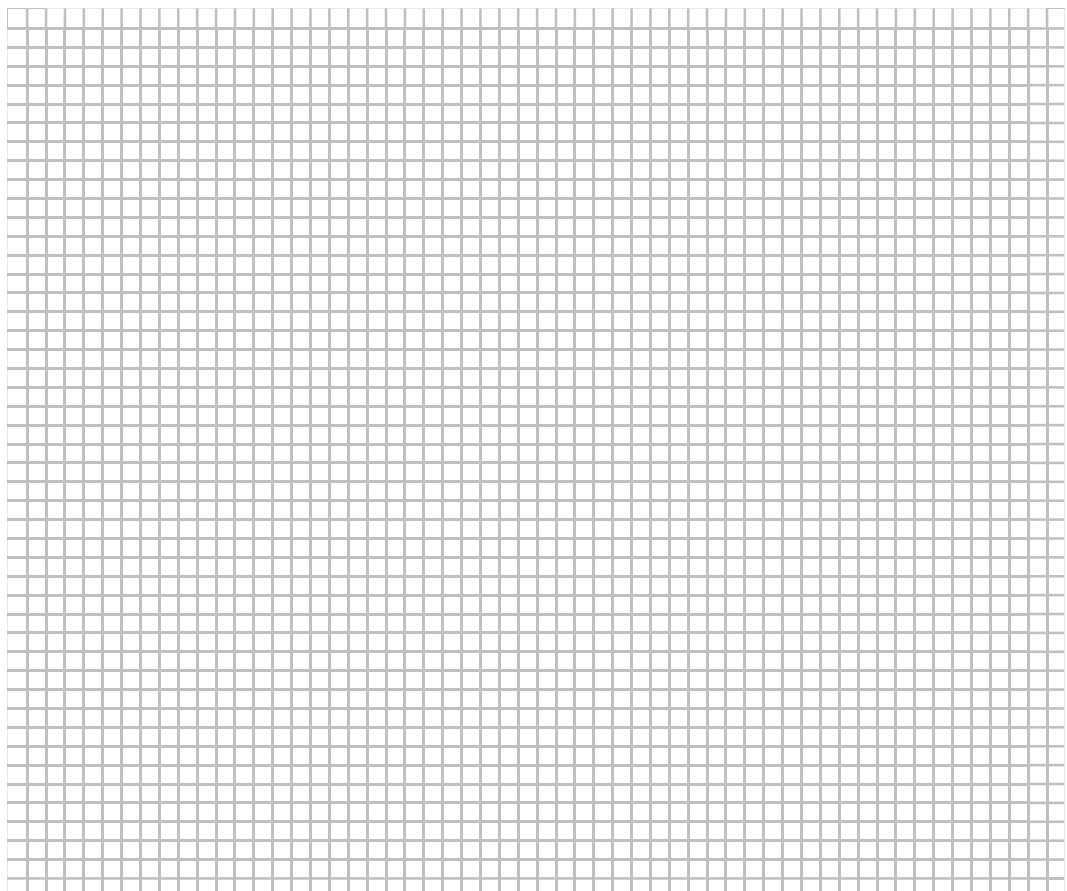
Donner 2 méthodes permettant de soustraire les nombres suivants:

A= 1101 B= 0110

I- Donner le schéma de principe selon la méthode du complément à 1.

a) Expliquer la méthode à partir de l'exemple ci-dessus.

b) Réaliser le câblage et simuler.



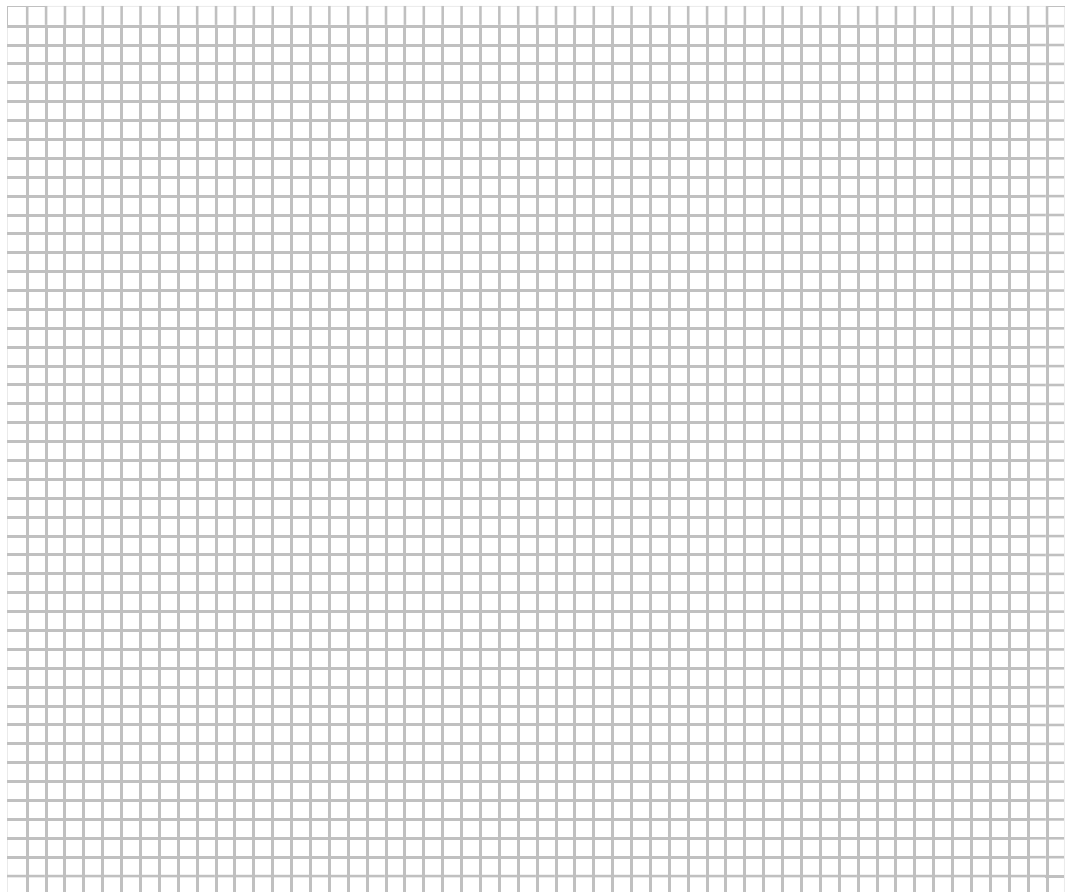
NOMS:
Prénoms:
GROUPE:

DATE:

II- Donner le schéma de principe selon la méthode du complément à 2.

a) Expliquer la méthode à partir de l'exemple ci-dessus.

b) Réaliser le câblage et simuler.



5. Conclusions.

NOMS:
Prénoms:
GROUPE:

DATE:

Techniques numériques- Travaux pratiques avancés

MANIPULATION n° 5 : comparateur intégré

(Temps prévu: 1 séance de 3 heures)

1. But de la manipulation.

Etude du circuit additionneur parallèle intégré: le 74LS85.

2. Manipulation:

1. Brochage 74LS85

Rechercher dans le catalogue le brochage du 74LS85.

2. Comparer 2 quartets. (Simulation sur multisim)

Alimenter le CI

Câbler les entrées A et B aux 8 dispswiches de la plaquette

Câbler les 3 sorties du comparateur à 3 diodes Led.

Réaliser le schéma de principe pour un exemple où le mot $A > B$

Trouver 2 exemples où $A > B$

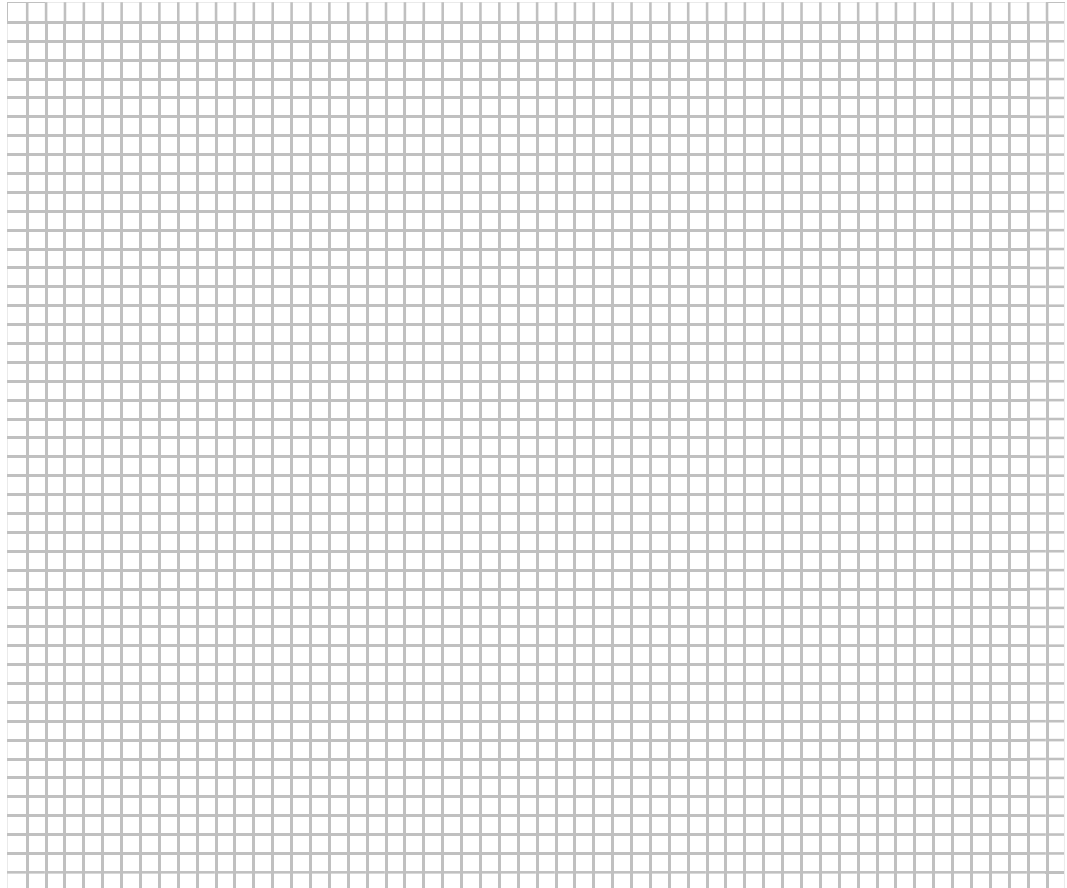
Trouver 2 exemples où $A < B$

NOMS:
Prénoms:
GROUPE:

DATE:

Trouver 2 exemples où $A = B$

Schéma de principe.



3. Comparer 2 octets.(simulation sur multisim)

Donner le schéma de principe qui permette de comparer 2 octets

Raccorder tous les A0-A1-A2-A3 ensemble et au dipswitch

Raccorder tous les A4-A5-A6-A7 ensemble et au dipswitch

Raccorder tous les B0-B1-B2-B3 ensemble et au dipswitch

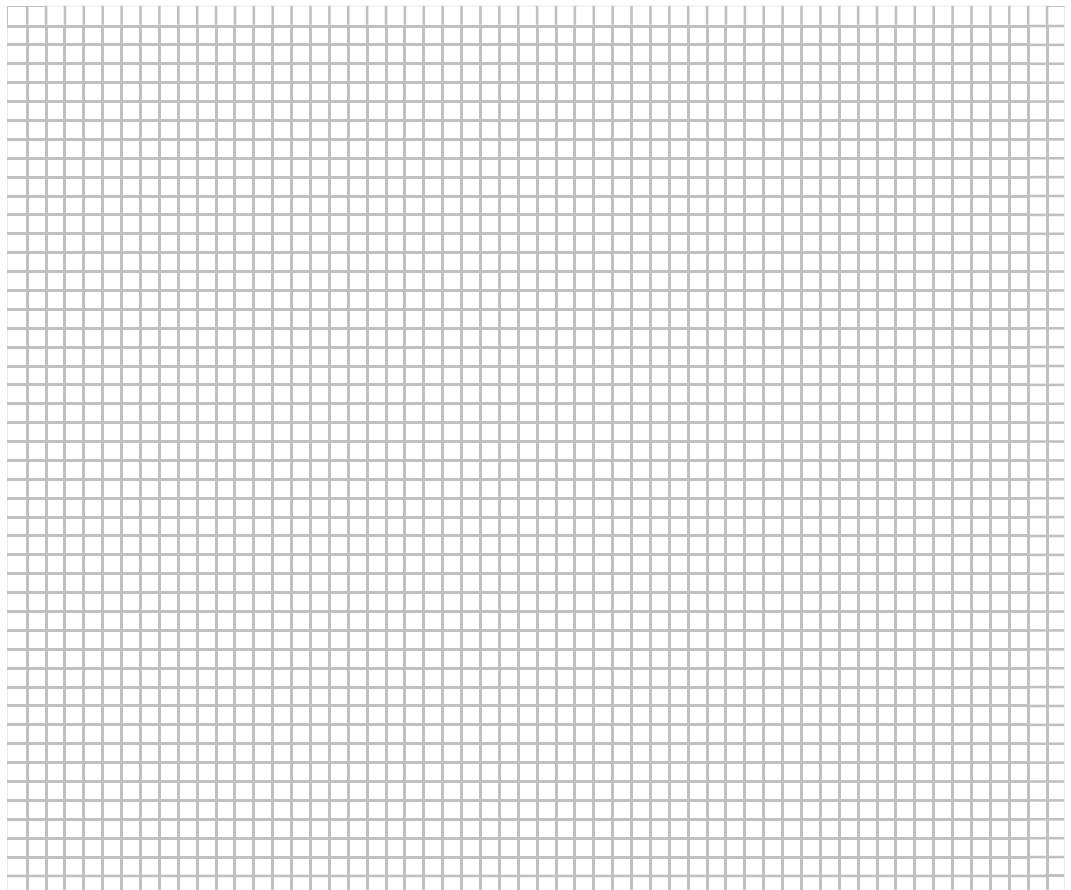
Raccorder tous les B4-B5-B6-B7 ensemble et au dipswitch

NOMS:
Prénoms:
GROUPE:

DATE:

		<u>Constatations</u>
A = FF	B = F0	
A = FF	B = 0F	
A = F0	B = FF	
A = 0F	B = FF	
A = FF	B = FF	

Schéma de principe



5. Conclusion

NOMS:
Prénoms:
GROUPE:

DATE:

Techniques numériques- Travaux pratiques avancés

MANIPULATION n° 6 : Recherche des équations logiques et vérification des montages particuliers suivants:

- Générateur de parité (4 entrées).
- Détecteur de parité (4 entrées).

1. But.

Créer un générateur de bit de parité
Injecter ce bit dans un schéma détecteur de parité.

2. Manipulation:

1. Générateur de parité.

Principe:

Le contrôle de parité consiste à ajouter un bit de parité tel que le nombre de 1 dans l'information totale soit pair.

Manipulation:

1. Compléter la table de vérité suivante:

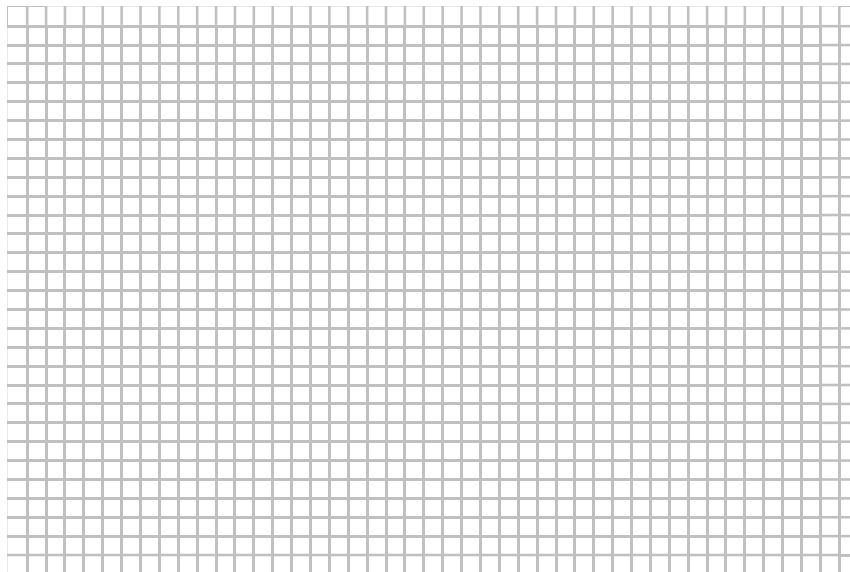
D	C	B	A	P	I
0	0	0	0	0	1
0	0	0	1	1	0
0	0	1	0	1	0
0	0	1	1	0	1
0	1	0	0	1	0
0	1	0	1	0	1
0	1	1	0	0	1
0	1	1	1	1	0

NOMS:
Prénoms:
GROUPE:

DATE:

2. Etablir l'équation logique dans le cas de 4 entrées.

3. Rechercher le schéma de principe , le câbler et le simuler.



4. Vérifier la table de vérité.

2. Détecteur de parité.

Principe:

C'est un circuit qui contrôle si le nombre de bits à 1 est pair ou impair. Si l'on effectue un contrôle de parité paire et que le nombre de bits à 1 est impair, le circuit indiquera qu'il y a une erreur ou bloquera les données en sortie.(Sorties à '0' logique)

Manipulation:

1. Compléter la table de vérité suivante:

NOMS:
Prénoms:
GROUPE:

DATE:

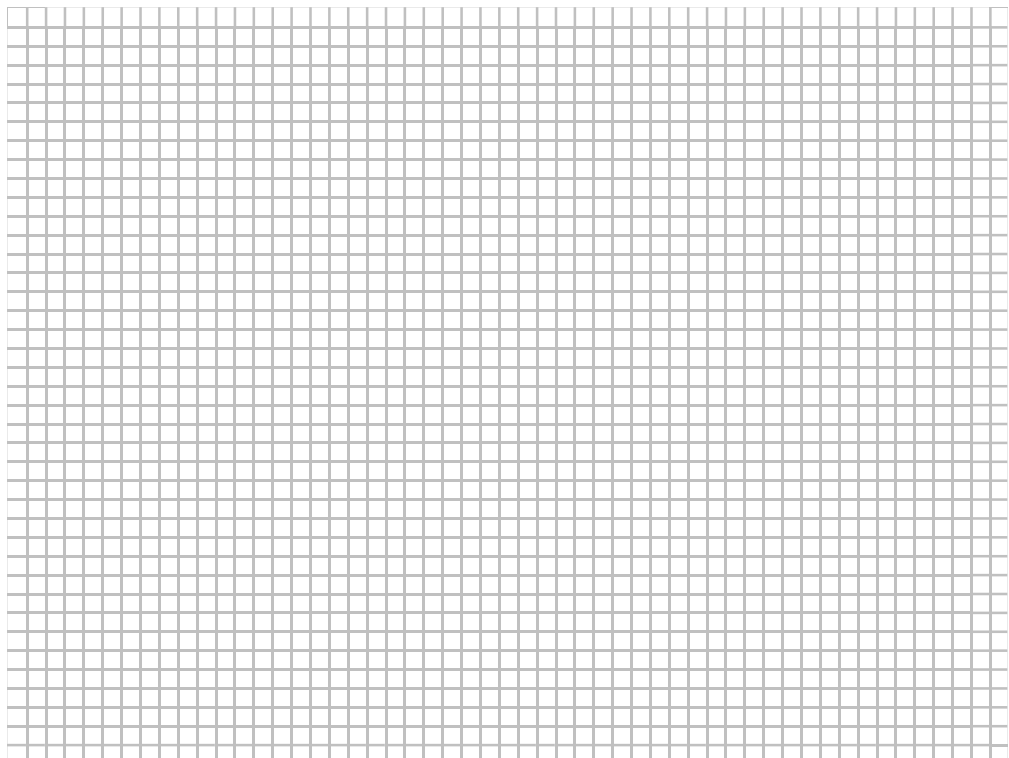
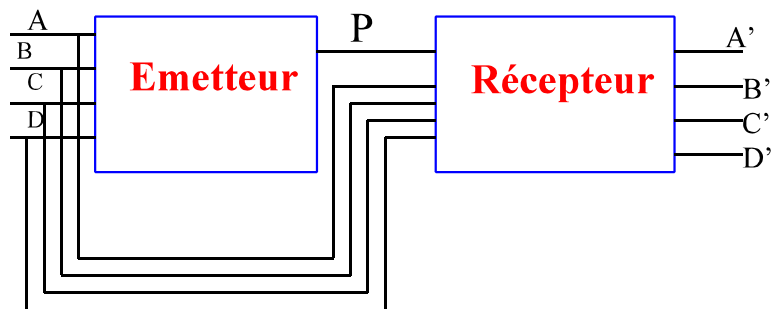
[illegible]

NOMS:
Prénoms:
GROUPE:

DATE:

2. Etablir l'équation logique dans le cas de 4 entrées. (+ bit de parité).

3. Rechercher le schéma de principe, le câbler et le simuler.



4. Vérifier la table de vérité.

NOMS:
Prénoms:
GROUPE:

DATE:

5. CONCLUSIONS

NOMS:
Prénoms:
GROUPE:

DATE:

Techniques numériques- Travaux pratiques avancés

MANIPULATION n° 7 :

- **Décodeur 1 parmi 8**
- **Transcodeur binaire - Gray**
- **Transcodeur Gray - binaire**

1. But.

- Câbler un décodeur 1 parmi 8. (Utiliser un 74138)
- Etablir les équations et câbler un transcodeur binaire- Gray, rechercher le schéma et le tester.
- Etablir les équations et câbler un transcodeur Gray- binaire; rechercher le schéma et le tester.

2. Manipulation:

1. Décodeur 1 parmi 8.

Rechercher le brochage du circuit 74LS138

Manipulation: (multisim uniquement)

Alimenter le CI

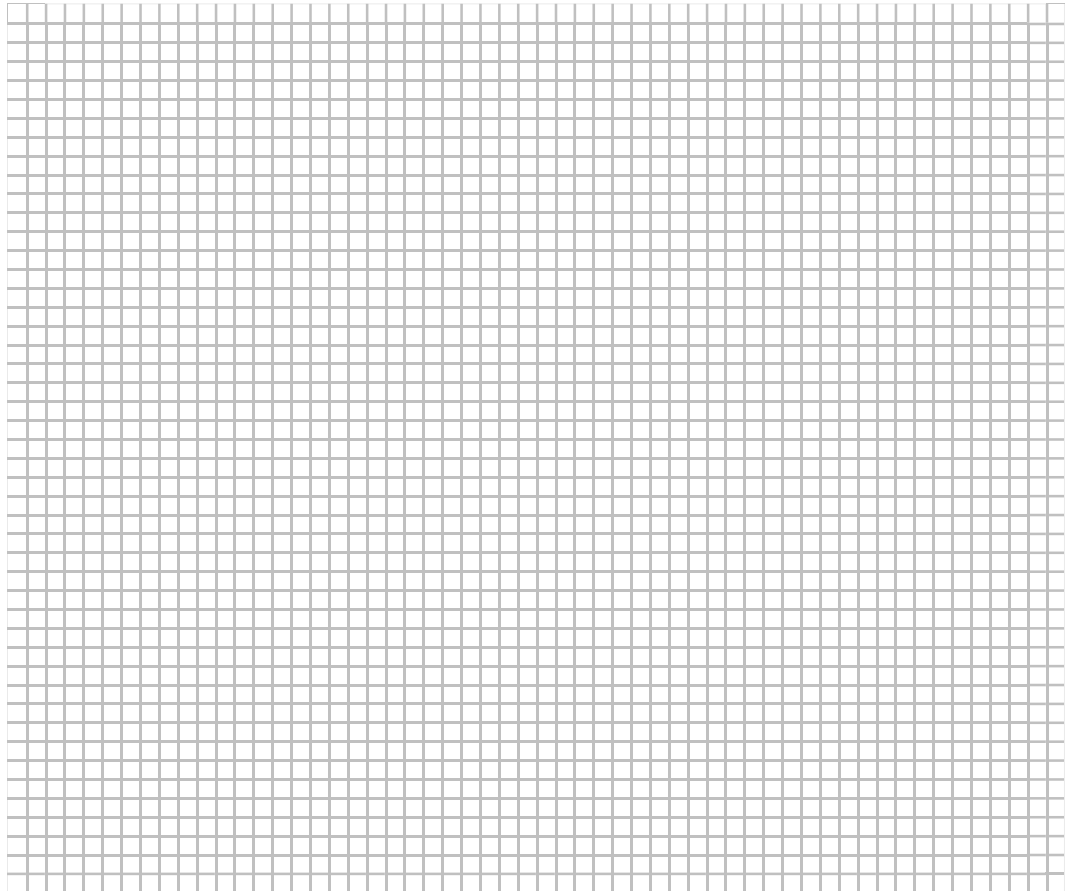
Câbler les entrées à 6 disjunctives

Câbler les sorties aux diodes led.

NOMS:
Prénoms:
GROUPE:

DATE:

Schéma de câblage



Indiquez les états des sorties d'un 74LS 138 pour chacune des conditions d'entrée que voici et justifiez à l'aide de la table de vérité

a) $\overline{E_1} = 0$, $\overline{E_2} = 1$, $E_3 = 1$, $A_2 = 1$, $A_1 = 1$ et $A_0 = 0$

b) $\overline{E_1} = 0$, $\overline{E_2} = 0$, $E_3 = 1$, $A_2 = 0$, $A_1 = 1$ et $A_0 = 1$

Conclusion:

A quoi sert le CI?

NOMS:
Prénoms:
GROUPE:

DATE:

Comment utilise-t'on le circuit? (Conditions de fonctionnement)


2. Transcodeurs (multisim et tinkercad)

Créez un transcodeur Gray-binaire.

Table de vérité

décimal	GRAY				BINAIRE			
N	D	C	B	A	S ₃	S ₂	S ₁	S ₀
0								
1								
2								
3								
4								
5								
6								
7								
8								
9								
10								
11								
12								
13								
14								
15								

Recherche des équations.

NOMS:
Prénoms:
GROUPE:

DATE:

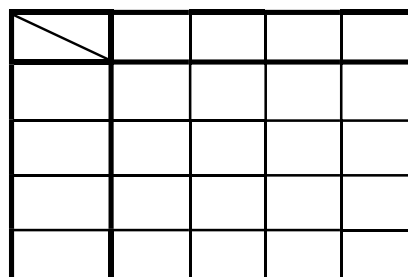
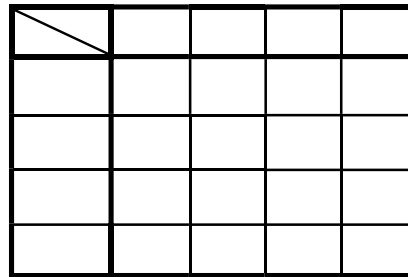
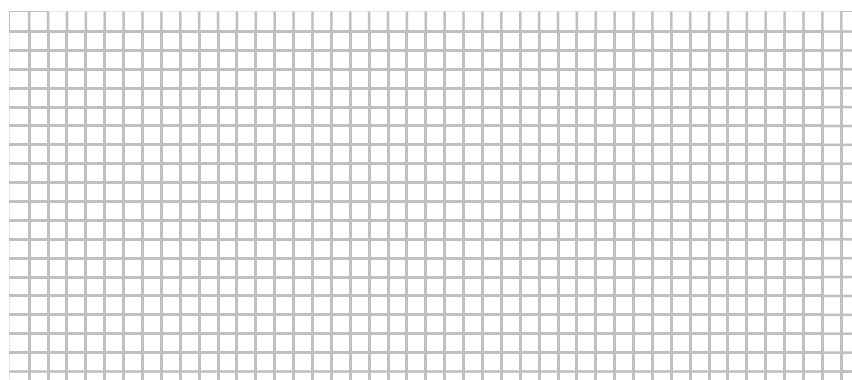


Schéma de câblage à câbler et simuler.

Réalisez le schéma et vérifiez-le.



NOMS:
Prénoms:
GROUPE:

DATE:

Créez un transcodeur binaire -Gray.

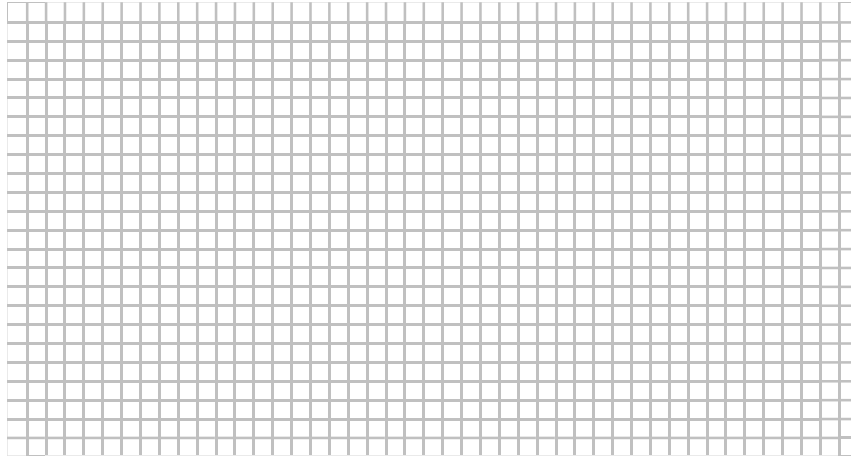
A l'aide de la TDV ci-dessus, retrouver les équations logiques de ce transcodeur

Recherche des équations.

NOMS:
Prénoms:
GROUPE:

DATE:

Recherchez le schéma, câblez-le et simulez-le



5- Conclusions: