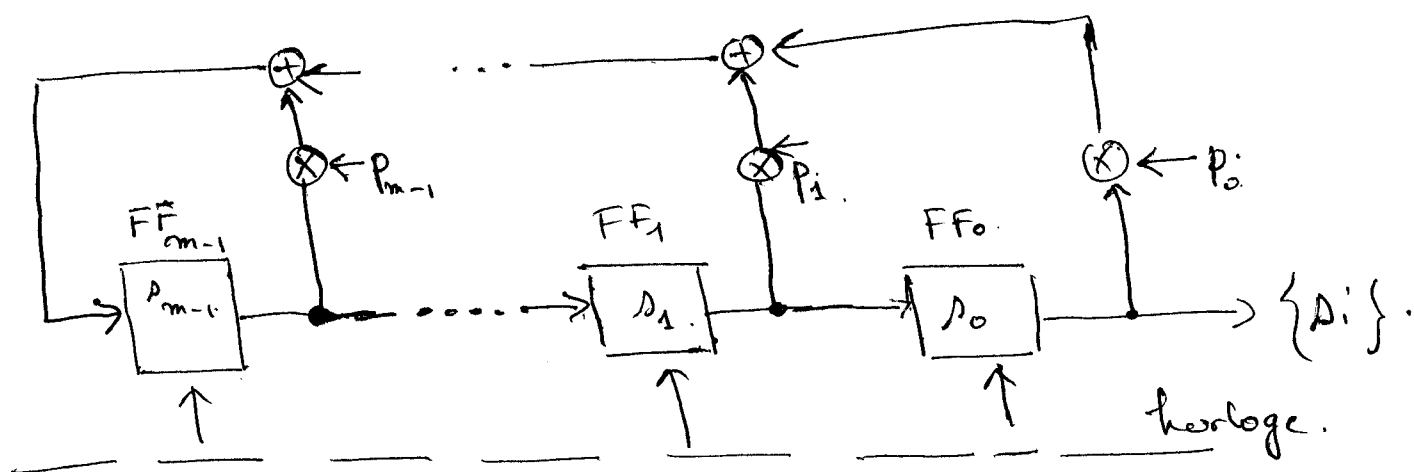


(5). S-cryptage basé sur les Registres à décalage.

2. ~~4~~

- La s-clé p_1, p_2, \dots est engendrée par un LSFR; facile à implémenter hardware, servent en GSM par ex. On peut le rendre résistante aux attaques. On verra les bases ici.

- (5.1) LSFR. La forme d'un LSFR de degré m est:



avec les $p_i \in \{0, 1\}$: $p_i = 1$ (resp 0) si feed-back actif (resp. non actif).

FF_i : flip-flop contenant la valeur initiale p_i ($i = 0, \dots, m-1$)

ainsi
$$A_m = A_{m-1} p_{m-1} + \dots + A_0 p_0 \text{ mod } 2.$$

$$A_{m+1} = A_m p_{m-1} + \dots + A_0 p_0, \text{ etc.}$$

En général la sortie A_{i+m} est:

$$A_{i+m} = \sum_{j=0}^{m-1} p_j A_{i+j}$$

Théorème. La période maximale d'un LSFR est $2^m - 1$.

Preuve. Compter le nombre d'états du LSFR. \square