



# EDUCACIÓN

SECRETARÍA DE EDUCACIÓN PÚBLICA



TECNOLOGICO  
NACIONAL DE MÉXICO

# Instituto Tecnológico de Morelia

**Arquitectura de Computadoras**

## **Unidad 4: Procesamiento paralelo.**

Presentado por:

**Alberto Montoya Arriaga  
Michael Aaron Villalón Nieves**

**Ingeniería en Sistemas Computacionales**

**Docente:**

**Servando González Hernández**

Morelia, Michoacán, México. 12 de diciembre de 2025.

# Índice

<b>1. Introducción.</b>	<b>3</b>
<b>2. Taxonomía de Flynn</b>	<b>4</b>
2.1. SISD . . . . .	4
2.2. SIMD . . . . .	4
2.3. MISMD . . . . .	4
2.4. MIMD . . . . .	4
<b>3. Multiprocesamiento</b>	<b>4</b>
3.1. Simétrico (SMP) . . . . .	4
3.2. Heterogéneo . . . . .	4
3.3. Cluster . . . . .	4
<b>4. Tipos de paralelismo</b>	<b>4</b>
4.1. A nivel de bit . . . . .	4
4.2. A nivel de instrucción . . . . .	4
4.3. De datos . . . . .	4
4.4. De tareas . . . . .	4
<b>5. Conclusión.</b>	<b>4</b>
<b>6. Bibliografía.</b>	<b>4</b>

# 1. Introducción.

El procesamiento paralelo es un método del campo de la computación que permite que dos o más procesadores de una computadora se utilicen para trabajar en partes separadas de una tarea. De esta manera, es posible reducir el tiempo dedicado a resolver el problema.

El concepto de computación paralela comenzó a desarrollarse a finales de la década de 1950 por investigadores de IBM. Ellos creían que una sola computadora no satisfaría la creciente demanda de potencia de procesamiento. Una posible solución sería tener dos procesadores (o núcleos) trabajando simultáneamente.

El primer chip comercial con múltiples núcleos fue el IBM Power4, lanzado en 2001. El procesador, basado en la arquitectura PowerPC, era un dual-core con una frecuencia de 1,1 a 1,3 GHz. La CPU, que fue la primera en tener dos núcleos en un solo chip de silicio, se fabricaba en una litografía de 180 nanómetros.

Hay varias formas diferentes de computación paralela: Paralelismo a nivel de bit, paralelismo a nivel de instrucción, paralelismo de datos y paralelismo de tareas. El paralelismo se ha empleado durante muchos años, sobre todo en la computación de altas prestaciones, pero el interés en ella ha crecido últimamente debido a las limitaciones físicas que impiden el aumento de la frecuencia. Como el consumo de energía —y por consiguiente la generación de calor— de las computadoras constituye una preocupación en los últimos años, la computación en paralelo se ha convertido en el paradigma dominante en la arquitectura de computadores, principalmente en forma de procesadores multinúcleo.

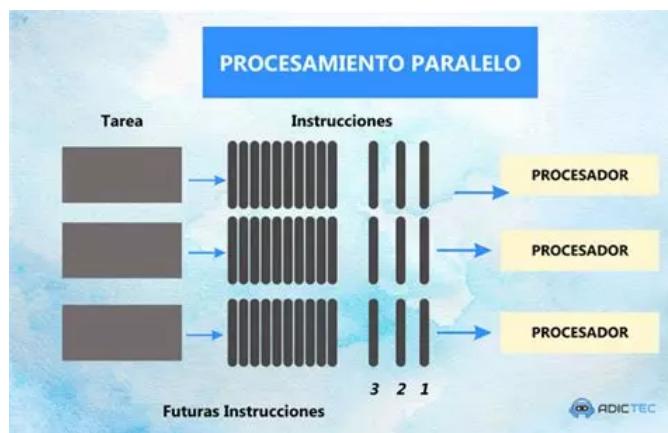


Imagen 1: Imagen de ilustracion.

## 2. Taxonomía de Flynn

**2.1. SISD**

**2.2. SIMD**

**2.3. MISMD**

**2.4. MIMD**

## 3. Multiprocesamiento

**3.1. Simétrico (SMP)**

**3.2. Heterogéneo**

**3.3. Cluster**

## 4. Tipos de paralelismo

**4.1. A nivel de bit**

**4.2. A nivel de instrucción**

**4.3. De datos**

**4.4. De tareas**

## 5. Conclusión.

## 6. Bibliografía.

Adictech. (2024, April 9). ¿Qué es la Computación Paralela?: Beneficios y Aplicaciones. Adictec - Adicción Por La Tecnología. <https://adictec.com/que-es-computacion-paralela/>

de, B. (2025). Curso - 4.1 Aspectos Básicos de la Computación Paralela. Google.com. <https://sites.google.com/itmexicali.edu.mx/arquitectura-de-computadoras/4-procesamiento-paralelo/4-1-aspectos-b%C3%A1sicos-de-la-computaci%C3%B3n-paralela>

