

EJERCICIO:

Diseñar un circuito secuencial síncrono basado en biestables J-K, que detecte la llegada por una determinada línea de 3 ó más '1' consecutivos. La salida del circuito debe ser '1' en este caso y '0' en los demás casos. Emplear el modelo de MEALY

SOLUCIÓN:

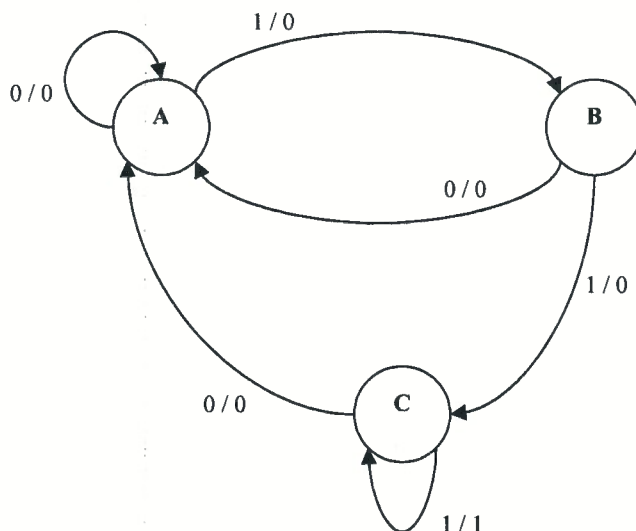
1. Obtener el Diagrama de Transición de Estados y la Tabla de Transición de Estados



- Identificación de Estados

- A Se recibe un '0'
- B Se recibe un '1'
- C Se reciben dos '1' consecutivos

- Diagrama de Transición de Estados



- Tabla de Transición de Estados

Estado Actual	Entradas	
	X = 0	X = 1
A	A / 0	B / 0
B	A / 0	C / 0
C	A / 0	C / 1

Estado siguiente / Salida