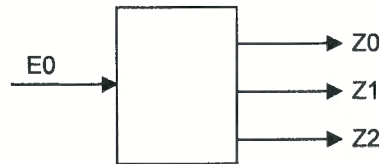


EJERCICIO:

Diseñar un circuito secuencial síncrono correspondiente a un registro serie-paralelo de desplazamiento a la izquierda para tres bits. La entrada es E0. Emplear el modelo de MOORE mediante biestables D

SOLUCIÓN:

1. Obtener el Diagrama de transición de Estados y la Tabla de Transición de Estados



- Identificación de Estados

A	Se recibe 000
B	Se recibe 001
C	Se recibe 010
D	Se recibe 011
E	Se recibe 100
F	Se recibe 101
G	Se recibe 110
H	Se recibe 111

- Diagrama de Transición de Estados (Entrada: E0 y Salidas Z2Z1Z0)

