Normas y recomendaciones para la práctica 2

Entrega

Se debe entregar un archivo en formato ZIP con los siguientes ficheros, respetando los nombres (case-sensitive), y formatos coherentes con la extensión que se indica:

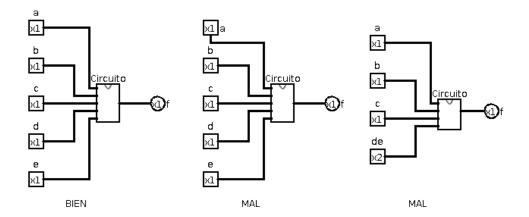
- memoria.pdf (documento explicativo de las soluciones de la práctica)
- ej1.circ
- ej2_original.circ
- ej2_simplificada.circ
- ej3_sumprod.circ
- ej3_prodsum.circ
- ej4_sumprod.circ
- ej4_nand.circ
- ej5.circ

Contenido

- El documento memoria.pdf debe ser autocontenido, esto es, no incluirá referencias a los adjuntos ej*.circ, sino que incrustará las imagenes procedentes de dichos adjuntos que el alumno considere oportunas.
- Cada archivo *.circ debe incluir la solución completa al ejercicio o apartado correspondiente, distribuida en uno o más subcircuitos. El circuito marcado como "principal" ("main") debe especificar las entradas y salidas mediante pines de entrada y de salida respectivamente. Las entradas se alinearan a la izquierda, orientadas al "este"; las salidas se alinearan a la derecha, orientadas al "oeste". Además, es imprescindible respetar el número de bits de datos y el orden de arriba a abajo según se indica en la siguiente tabla:

Fichero	Entrada	Salida	Descripción
ej1.circ	a[1], b[1]	f[1]	$f = ab + \overline{a}\overline{b}$
ej2_original.circ	a[1], b[1], c[1], d[1]	f[1]	$f = [a\overline{b}(c + \overline{b+d}) + \overline{ab}]c\overline{d}$
ej2_simplificada.circ	a[1], b[1], c[1], d[1]	f[1]	$f = [a\overline{b}(c + \overline{b} + \overline{d}) + \overline{ab}]c\overline{d}$ $(Simplificada)$
ej3_sumprod.circ	a[1], b[1], c[1], d[1]	S[1]	Tabla (simplificada suma de productos)
ej3_prodsum.circ	a[1], b[1], c[1], d[1]	S[1]	Tabla (simplificada producto de sumas)
ej4_sumprod.circ	a[1], b[1], c[1], d[1]	f[1]	$f = \prod_{4} (0, 3, 4, 5, 9, 11, 14)$
ej4_nand.circ	a[1], b[1], c[1], d[1]	f[1]	Solo nand
ej5.circ	a[1], b[1], c[1], d[1], e[1]	f[1]	$f = \sum_{5} (10, 3, 19, 24, 14, 13, 0, 7, 26, 27) + $ $+ \sum_{0} (15, 25, 31) $ $(Simplificada)$

Por ejemplo, el fichero ej5.circ debe contener un circuito principal ("main") con cinco entradas alineadas a la izquierda de arriba a abajo, y una salida a la derecha. Tanto las entradas como la salida contienen un solo bit, como se muestra en la figura:



Orientaciones generales en cuanto a la calificación

- Ejecución correcta de los circuitos (50 %).— Para su ejecución es necesario que se cumplan los requisitos formales: nombre y formato de los archivos, correcto orden y anchos (número de bits) de entradas y salidas.
- Presentación de las soluciones en la memoria (50 %).— En este apartado se valorarán de manera global los siguientes aspectos:
 - Descripción completa y precisa de los procedimientos seguidos para llegar a las soluciones, y discusión de los resultados
 - Presentación modularizada de las soluciones, con recursos tales como etiquetado, subcircuitos, descripciones, etc.
 - Formato coherente y visualmente atractivo, y un uso correcto del lenguaje científico-técnico
 - Memoria de todos los ejercicios propuestos

Penalizaciones en la calificación

- El no cumplimiento de los requisitos formales acarrea penalización en la calificación.
- El trabajo se debe entregar antes de la fecha establecida en UACloud, y únicamente a través de este medio; la entrega posterior a través de otro medio conlleva la penalización establecida por retraso (aunque se trate de unos segundos).
- El trabajo debe ser original. La detección de plagio total o parcial del trabajo práctico implica la calificación de 0, y la correspondiente comunicación a la coordinación de la asignatura para que se tomen las medidas pertinentes.