

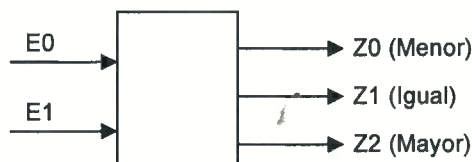
## Comparador de Dos Líneas Moore

### EJERCICIO:

**Diseñar un circuito secuencial síncrono que se comporte como un comparador de las líneas E1 y E0. En todo instante el autómata indicará si la secuencia E1 es menor, igual o mayor que la secuencia E0 activando las salidas Z0, Z1 y Z2 respectivamente. Ambas secuencias se reciben en serie comenzando por el bit de menor peso. Emplear el modelo de MOORE mediante biestables JK**

### SOLUCIÓN:

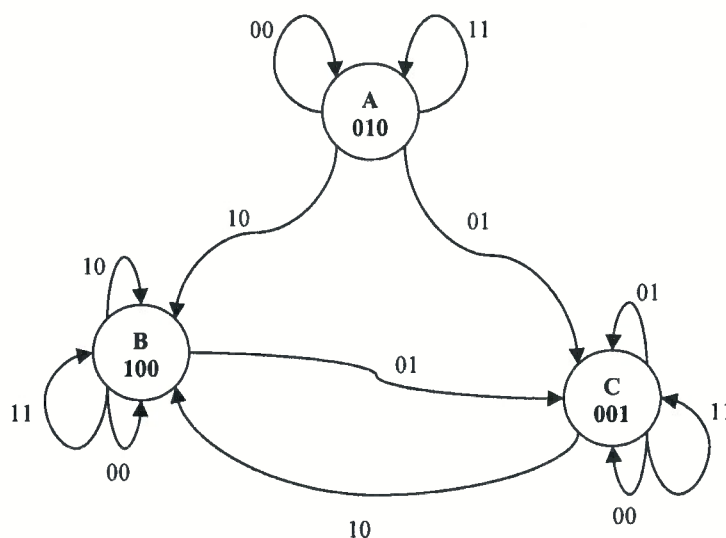
1. Obtener el Diagrama de transición de Estados y la Tabla de Transición de Estados



- Identificación de Estados

A	Igual
B	Mayor
C	Menor

- Diagrama de Transición de Estados (Entrada: E1E0 y Salidas Z2Z1Z0)



- Tabla de transición de Estados

Estado Actual	Entradas E1E0				Salidas Z2Z1Z0
	00	01	10	11	
A	A	C	B	A	010
B	B	C	B	B	100
C	C	C	B	C	001

Estado siguiente