

Simulador de Planificación de CPU - Proyecto

Este proyecto implementa un simulador visual de algoritmos de planificación de CPU utilizando Streamlit.

Permite configurar procesos con tiempos de llegada, ráfaga y prioridad, y simular su ejecución bajo los siguientes algoritmos:

- FIFO
- SJF
- SRTF (expropiativo)
- Prioridad (cooperativa y expropiativa)
- Round Robin (con quantum configurable)

El sistema genera:

- Resultados tabulados (espera y respuesta)
- Diagrama de Gantt
- Cálculos paso a paso
- Cola de ejecución
- Exportación a PDF
- Interfaz web interactiva con Streamlit

Desarrollado por: Enrique Solís

📄 Simulador de Planificación de CPU

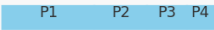
⚙️ Configuración

Quantum: 3
N° Procesos: 4
Algoritmo: SJF

📄 Resultados

Proceso	Espera	Respuesta
P1	0	7
P2	5	9
P3	8	11
P4	9	11

📄 Diagrama de Gantt



📄 Cálculo medio:

Espera: $(0 + 5 + 8 + 9) / 4 = 5.5$
Respuesta: $(7 + 9 + 11 + 11) / 4 = 9.5$

📄 Exportar resultados a PDF