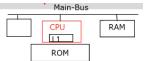
# מערכות הפעלה – סיכום.

#### :1 הרצאה

התפקיד המינימליסטי של מערכות הפעלה זה לאתחל את החומרה.

איך זה עובד ? על ה CPU יש L1 (לאודר) שהוא רכיב זיכרון קטן שמקשר את המעבד (CPU) לזיכרון CPU איך זה עובד ? על ה CPU מתחיל לאתחל.



כדי ששני הרכיבים יתקשרו ביניהם יש את ערוץ התקשורת bus שמקשר ביניהם.

אנחנו חייבים kinux או win הבסיס למערכות הפעלה גדולות כמו

BIOS/bootloader שהיא מערכת הפעלה מינימליסטית שרק מאתחל את החומרה.

ניהול משאבים – על מערכת ההפעלה לנהל את המשאבים (כגון זיכרון, תהליכים, מקום על הדיסק ,כמות הליבות בCPU וכדומה).

ליבה – יחידת חומרה שיכולה להריץ תוכנה.

במעבד עצמו יש scheduler ביהול הליבות בתוך ה-CPU , במעבד עצמו יש CPU אשר מתזמן את –CPU management חלוקת התהליכים לליבות, כאשר יש גם פעולות שלא חייבים ליבה כדי לרוץ כמו תהליכים שקשורים לכרטיס רשת וכדומה.

אזי אנחנו עובדים מול ה divice ולא מול ה (I\O) אזי אנחנו עובדים מול ה divice ולא מול ה CPU, למשל כאשר אנחנו עובדים מול דיסק אז הדיסק הוא זה שעובד ולא הCPU (שרק מניע את התהליך).

<u>Memory management</u> - ישנם כמה סוגי זיכרון, הזיכרון שהגישה אליו היא הכי מהירה נקרא registers.

second , main memory (ram), cache(L1-L4) , registers בש את סוגי הזיכרון הבאים CPUב . memory

יש עדיפות לטפל (CPU אות חשמלי שמתקבל ב-Interrupts ,interrupts handlers המידע ואז מפעיל שמריעים כאשר תהליך הטיפול קודם הוא מאשר את קבלת המידע ואז מפעיל interrupts והוא דוחה את כל מה שהוא עושה כרגע ומטפל רק בinterrupt.

שעם כל הפיתוחים והאפליקציות היו באותו מרחב כתובות דבר שהיה פוגע – <u>Kernel/user space</u> בפיתוח ובתפקוד של ה CPU ושל שאר האפליקציות.

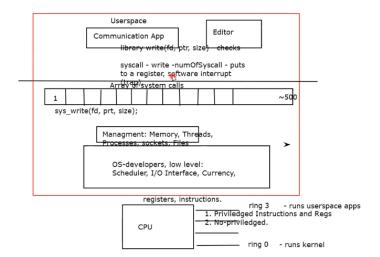
כיום לקחו את כל המרחב וחילקו אותו ל lernel ו user כאשר אותם מפתחי אפליקציות חסומים מלהגיע לאותם הכתובות, יצרו שני מרחבים שונים כאשר האפליקציות היו ב user place ואילו מערכות ההפעלה והתקשרת הקשורות יותר לחומרה יהיו בkernel place .

כאשר בשלב הבא גם חילקו את ה user place לשנים לProcess ואפליקציות.

ל CPU יש כמה סוגי גישות הנקראים ring כאשר למשל ring0 נותן לך גישה להריץ את הCPU ל ואילו ring3 ייתן לך גישה להריץ את האפליקציות הנמצאו בuser space.

בצורה זו נוצר סדר במערכות הפעלה פופולריות כמו ווינדוס לינוקס וכדומה.

כדי לעבור מ kernel ל user ישנו interrupt שמקשר בין השנים ולכן אנחנו בכלל יכולים לגשת לkernel ולקבל ממנו שירות (תקשורת וכו') תהליך ההתקשרות בין השנים נקרא system call.



#### : 2 הרצאה

interrupt מריץ איזה שהיא פונקציה ובמקביל מגיע אליו איזשהו CPU מריץ איזה שהיא פונקציה ובמקביל מגיע אליו איזשהו context אזי כמובן שה-CPU ייגש לטפל בו, כלומר הוא יצטרך לקפוץ לinterrupt ולכן נצטרך לבצע switch - בעצם נחליף את המצביע שטיפל בפונקציה למצביע של ה

תהליך ביצוע context switch – התהליך מתבצע על ידי זה שקודם נגיד לCPU לעצור ונשמור את החליך ביצוע thread ואז נטעון thread ואז נטעון interrupt handler חדש ונגיד לCPU לרוץ ולאחר מכן נגיד לו לחזור למה ששמרנו.

### - Thread and process

חוט, קו ריצה, תהליכון – ישות מיוחדת שיודעת לרוץ על CPU , כלומר היא יודעת לקחת stack, regristers) את המשאבים הרלוונטיים (stack, regristers – כי הוא צריך להריץ איזו פונקציה) ולטעון אותם בPU .

כל thread מריץ תוכנה משלו והוא מאוד דומה ל interrupt handle אך בניגוד אליו הוא יכול להיחתך, כלומר גם אם ה thread לא סיים את הפונקציה אפשר לחתוך אותו.

אחד היתרונות הבולטים של threads זה המקביליות.

בכל ליבה יכול לרוץ thread אחת.

: thread תהליך יצירת וריצת

ניצור thread ע"י בקשה ב kernelspace , יש תהליך שבודק אותו ולאחר הבדיקה הוא שואל האם יש לread מה לעשות.

כאשר יש לו מה לעשות הוא נכנס ל ready של ה scheduler ולפי כל מיני אלגוריתמים ready מחליט לתת ל thread ליבה ומשם הוא רץ עד אשר הוא מסיים את כל הפונקציה, ישנם עוד כמה מחליט לתת ל thread ליבה ומשם הוא רץ עד אשר הוא מסיים את כל הפונקציה, ישנם עוד כמה כיבות שבו ה thread יוצא או מאבד את הליבה שלו : אם יש איזו שגיאה או לחילופין יש thread סיבות שבו ה הניע תהליך O/l ולכן switch למישהו אחר ,הסיבה הנוספת היא שה thread הגיע להמתנה או שהוא הניע תהליך O/l ולכן הוא נכנס למצב

יבעבר לאחר חלוקה ל user ו space kernel עדין אפליקציה אחת יכולה לפגוע - **Processes** באפליקציה שניה כיוון ששניהם היו נמצאות בuser space ולכן פיתחו את הrocess שמגדיר לכל אחת מהאפליקציות מרחב זיכרון וירטואלי שבו אתה לא יכול לפגוע באפליקציה האחרת.

כאשר לכל process נותנים במינימום thread נותנים במינימום

- 1. Full VM space
- 2. At least one thread
- 3. Page table4. Stack -> threads get their stack on stack of process 5. Heap

- 6. Data 7. Text/Code segments
- 8. Cmd-line args 9. Environment var
- 8. File/Socket descriptiors opened 9. Signals settings

pid ppid

permission priviledges

ה process מורכב מ:

#### : 3 הרצאה

ל process יש אופציה לפתוח בעצמו כמה threads בנוסף לאחד שלפחות יש לו בשביל לבצע דברים במקביל כלומר ה process יחלק את העבודה שלו לכמה threads וכל process יבצע חלק מסויים.

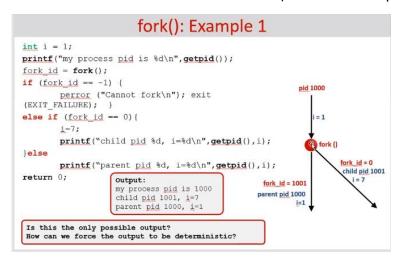
התנאי לביצוע תהליך כזה הוא קיום של כמה ליבות , בסוף תהליך המקביליות יהיה אלגוריתם שיעשה לכל הmerge treads ובצורה זו נתייעל.

לרוב threads יהיו שייכים לprocess מסוים אך ישנם גם threads אשר שייכים לprocess לרוב לרוב לא רצים כלל

# (fork()) ? process איך מייצרים

מהשser space ניתן ליצור Process ע"י פעולת () שלוקח איזשהו תהליך ומעתיק אותו בצורה user space מהדויקת, כאשר כל תהליך מקבל process id) PID ).

#### : process קוד ליצירת



#### בדרך כלל ניצור שלושה מצבים:

ה if הראשון נועד למקרה בו לא הצלחנו ליצור את ה process כי המשאבים היו מוגבלים או שלל o process סיבות נוספות.

ה else if שבא לאחריו נועד עבוד הchild process - כלומר אנו מעתיקים את הקוד והוא רץ פעמיים, encess if מוסף פעם כילד ופעם כאבא (הprocess דומים אך שונים רק בPID), זה נועד עבור יצירת process נוסף ותפקידו של האבא לפקח על ה"ילד" שלו.

וה else האחרון מחזיר את הelse האחרון

פונקציית Exec –משפחה של פונקציות שמריצות תהליכים, מחליפות בין תהליכים.

#### : wait – סיום התהליך

ברגע שהתהליך מסתיים האבא צריך לעשות wait ואם הוא לא עושה את הפקודה הזו והבן מסיים את התהליך בלי שאבא מחכה ואוסף את הסטטוס שלו נוצר זומבי.

ובמקרה שהילד נפל במקרה שהאבא עושה wait אזי זה מבטיח לנו שהאבא יוליד process חדש במקומו, כלומר ה wait מבטיח לנו שהprocess של האבא ייתן לנו שירות כי הוא אחראי על כל מה שהוא מוליד.

# : Threads vs. process

בגלל בגלל יכולות ריצה (בגלל - process , CPU בועד לריצה עצמה על ה-Threads - נועד לריצה עצמה על אחד) . שהיא כוללת מינימום thread אחד) .

	Processes	Threads	
heap env variable command line page table TLB stack for all threads Priority of process CPU-affinity mask	unique data	shared data	Unique stack borrowed on stack of the process  TLS/TSS - thread safe storage - thread-safe segment
	unique code	shared code	
	unique open I/O	shared open I/O	
	unique signal table*	shared signal table*	
	unique stack	unique stack	
	unique PC	unique PC	
	unique registers	unique registers	
	unique state	unique state	CPU-affinity mask
	heavy context switch	light context switch	Thread-priority

#### : 4 הרצאה

#### : IPC – inter process communication

ה processes צריך להעביר מידע ולהיות בקשר עם processes אחרים.

לכל process שנמצא ב userspace יש גם מעין process קטן שנמצא גם ב האינפורמציה על הprocess הוא נקרא PCB, כאשר גם לכל PCB כזה יש כמובן process בשם שמחזיק את כל האינפורמציה על הthread.

ברגע שיש לCPU איזו שגיאה הוא שולח לsignal process עם הבעיה , כאשר כל התהליך של טיפול interrupts מתבצע אך ורק בwer space (כאשר בכלל לwernel space מתבצע אך ורק אחד בשביל הsystem call ).

כלומר הsignals נועדו בכדי להמיר את ה Interrupts לאינפורמציה שתועבר לתהליכים שמטפלים בסיגנלים.

#### : Signal

סיגנל יכול להישלח לprocess על ידי process אחר או על ידי הlernel למעט שני הסיגנלים מהסוג . SIGUSR1, SIGUSR2

שימוש נוסף לסיגנל זה לעשות blocking לחסום.

#### : סוגי סיגנלים

# Signals - Examples

- SIGSEGV SEGmentation Violation
- SIGFPE Floating point error, eg division by 0
- SIGILL Illegal instruction
- SIGINT Interrupt, eg by user pressing ctrl+C. By default causes the process to terminate.
- SIGABRT Abnormal termination, eg by user pressing ctrl+Q.
- SIGTSTP Suspension of a process, eg by user pressing ctrl+Z
- SIGCONT Causes suspended process to resume execution

Which are synchronous?

More POSIX signals

Signals 1,2,3 are synchronous, since they may arrive only as a response to a command that has been executed

# טיפול בסיגנלים – לסיגנלים יש שלושה אפשריות:

core אם כן aboard הפעלת פונקציית – SIG DFLT – Default היא רושמת לו הכל וכך נוצר קובץ core , כלומר הטיפול הוא לפי ההגדרה הדיפולטיבית של הsignal.

לא יתבצע. – SIG\_ING - Ignore

Handling – ביצוע של פונקציה שהמשתמש רשם בצורה לא שגרתית (במקום לקרוא לaboard ).

#### : קבלת סיגנלים

הפונקציה () signal מקבלת את סוג הסיגנל ומקבלת גם את דרך ההתמודדות של ה process איתו, כלומר הפרמטר הראשון הוא איזה סיגנל אני מקבל והפרמטר השני מה אני אעשה כאשר אני מקבל אותו (דרך ההתמודדות שלי עם הסיגנל כמפורט לעיל) לדוגמא: sighandler\_t signal (int signum, sighandler\_t handler)

הפונקציה () sigpocmask נותנת לנו לנהל את ה mask וגם את הsigpocmask (ותנת לנו לעשות.

#### : שליחת סיגנל

ניתן לשלוח סיגנל ע"י הקלדה פשוטה במקלדת (Ctrl +c ,Ctrl -Q ,Ctrl-Z) וגם בשימוש עם המילה (kill היעד). בצירוף סוג הסיגנל יחד עם הprocess id (היעד).

. kill – 9 <pid> : לדוגמא

: שבו המשתמש מדפיס את המסך בתגובה לסיגנל sig handler שבו המשתמש מדפיס את המסך

```
#include <signal.h>
#include <stdio.h>

void mySigTermHandler (int signum)
{
    fprintf (stderr,"Received signal %d\n", signum);
}

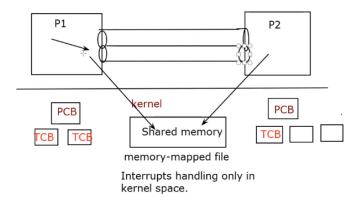
int main()
{
    signal(SIGTERM, mySigTermHanlder);
}
```

#### זיכרון משותף (כלים לIPC):

נחזור לבעיה של תחילת השיעור בה יש שני תהליכם ב user place ולכל תהליך יש זיכרון משלו והם memory-mapped או ע"י זיכרון משותף שיימצא ב kernel או ע"י זיכרון משותף שיימצא ב file .

השיטה הנוספת לתקשר בין שני התהלכים זה פייפ (pipe) שזהו צינור שמעביר אינפורמציה והוא מחבור לprocesses בעצמם, הצינור יכול להיות חד כיווני או דו כיווני.

בתמונה הבאה ניתן לראות את שלושת השיטות:



#### <u>: 5 הרצאה</u>

### : scheduler - תזמונים

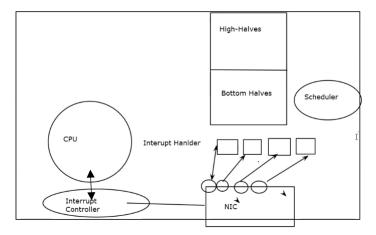
תמונה כללית של המערכת:

. high-halves , bottom – halves , תור של חבילות , CPU , תור של

. bottom -halves מתזמן בעיקר את scheduler

-Interrupt controller רכיב חומרה.

- פונקציה – Interrupt handler



אנו נתעמק ב scheduler שהוא מתזמן לעבדות (tasks) שנמצאות ב scheduler אנו נתעמק ב threads שמכיל את kernelace שנמצאים ב

אחת המטרות של הscheduler הוא לנצל את הCPU בצורה כמה שיותר מיטבית ע"י מתן העדפה על בסיס אלגוריתם מסוים.

עבודה מסוג real time מה שהכי חשוב לה זה דד ליין מבחינת זמן ולכן את הscheduler זה מעניין.

ישנם עוד סוגי עבודות שלא דורשות CPU גבוהה.

.process הם אלו שנמצאות ב scheduler לאחר יצירת הscheduler

scheduler יכול להגיד ל thread שהגיע זמנו להתחלף והthread עושה context switch והscheduler ורscheduler אומר ל thread אומר ל thread.

### : (אלגוריתמים) scheduler סוגי

הוא לא כול להעיף (fifo) הראשון שיקבל שירות שבא הוא הראשון שבא – **FCFS** -first come first served – הראשון שבא הוא הראשון שיקבל שירות (1/0 . batch system) שלא סיים את זמנו, מתאים ל

אלגוריתם קצת בעייתי כיוון שהעבודה הראשונה שנכנסת יכולה להיות ארוכה ותוקעת הכל, היתרון שלו הוא שקל לממש אותו.

ראשון, כלומר מהעבודה scheduler - זמן הסיום הראשון (הקצר) ייכנס ל־scheduler - זמן הסיום הראשון הקצר. ייכנס ל־SJF-shortest job first - הארוכה , יעיל יותר , מתאים גם ל 1/0 . מתאים יותר לעבודות קצרות.

אחד החסרונות הוא שקשה להשיג את הזמן הסיום הקצר ביותר , ניתן להשיג אותו מחישובי עבר אך לא תמיד זה זמין. - sRTF -shortest remaining time first - וארציה דומה של האלגוריתם הקודם.

HRRN – highest response ratio next – נחשב את העדיפות לפי הזמן שבו חיכית כלומר מי שחיכה הכי הרבה מקבל את העדיפות הכי גבוהה.

אלגוריתם שנועד לתקן את האלגוריתם הראשון שבו במקרה והעבודה הראשונה הייתה ארוכה מהרגיל

Round robin – נותן גדלים (quantum) לכל תהליך ולכל עבודה שקיימת, כלומר כל אחד מקבל זמן מוגבל של CPU ושנגמר הזמן הוא עובר לתהליך הבא וכך חוזר חלילה בלולאה עד שכל התהליכים מסתיימים.

אם ניתן זמן (גודל) יותר מידי גדול (יותר מהזמן של העבודה עצמה) זה יהפוך להיות fifo אם ניתן זמן (גודל) יותר מידי גדול (יותר מהזמן של העבודה עצמה) כי האשון) כי הthreads יספיקו להסתיים.

ואם ניתן גדלים קטנים ה-CPU יבזבז זמן גדול יותר על החלפה של הcontext switch) threads).

לרוב למערכת הפעלה יש scheduler אחד אך ניתן להחליף אותו.

ייבים (דד-ליין) שאנו חייבים - **RT-OS - Real – time operation system** - עבודות (tasks) את התוצאה לפני גמר הזמן.

מחולק לשלושה קטגוריות:

. (דברים רפואיים) – safety critical system

Hard RT system - אמורה לחייב עמידה בזמנים, אין ערך לתוצאה אם היא לא הגיע בזמן (כגון Aתהליך ליירוט טיל או נהיגה אוטונומית).

Soft RT system – רוב הזמן עובדת בדד ליין ועדיין יש ערך לתוצאה למרות שהיא לא הגיע בזמן. (שעון דיגיטלי, נפוץ בעיקר בתחום התקשורת והחבילות).

. blackberry ישנם המון סוגי מערכות הפעלה המשתמשות בRT כגון

### : 6 הרצאה

#### : Real -time

מימוש – ימומש בדרך כלל ב preemtive kernel שהוא בניגוד ל non-preemtive יכול להעיף thread מימוש – ימומש בדרך כלל שלא סיים את זמנו (scheduler יכול להעיף הכוונה).

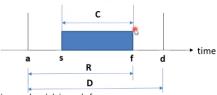
הscheduler מבוסס על עדיפויות שנקבע ע"י מספר אלגוריתמים העיקר שיעמוד בלוח הזמנים.

אין שום עיכובים כלומר הזמן מהלחיצה עד שקרתה הפעולה בפועל ללא עיכובים ובנוסף יש זמן מוגבל לכל משימה מראש.

דוגמא לחישוב אלגוריתם של scheduler (הכוונה לחישוב הזמנים כך שהscheduler יעמוד בדד ליין):

# **RT Scheduling**

Job Timing - Definitions



- a arrival (release) time when job is ready for exec
- **d** absolute deadline when the job to be completed
- s / f when the job starts/finishes
- C computation time or worst case execution time (WCET) the time length necessary for CPU to compete the job without interruptions
- $\mathbf{R}$  response time the time length since arrival till job finishes: (f a)
- D relative deadline the time length since arrival till the absolute deadline: (d a)
- Missing the Deadline: if R > D or f > d

EDF-earliest deadline first – העבודה עם הדד ליין הקצר ביותר מקבל את העדיפות הגבוהה – EDF-earliest deadline first ביותר. בכל נקודת זמן נסתכל למי יש את הדד ליין הכי קרוב ובמקרה שאחד עולה על השני נעיף את ה thread ה מצא ב-CPU.

במקרה שכל העבודות יעלו מעל אחד כולם יפלו ואף אחד לא יעמוד בדד ליין.

לדוגמא :כאשר T1,T2,T3 הם העבודות כאשר (1,4,4) דל לדוגמה מקבל בפרמטר הראשון את זמן ה-CPU בשני את הדד ליין ושלישי את הערוץ מנו הוא נכנס.

$$-$$
 U =  $1/4 + 2/6 + 3/8 = 0.250 + 0.333 + 0.375 = 0.958 - feasible$ 

ברור

כי T1 יזכה להיכנס ראשון לCPU כיוון שהוא בעל הדד ליין הנמוך ביותר ובנוסף כל שלושת העבודות יוכלו להתבצע כיוון שסכומם קטן מ 1 (הסכום מחושב כזמן הCPU חלקי הדד ליין).

.overloading בדוגמא הבא הסכום גדול מאחד לכן אף עבודה לא תעמוד בדד ליין ויהיה לנו

$$-$$
 U =  $2/5 + 2/6 + 2/7 + 2/8 = 0.4 + 0.333 + 0.286 + 0.25 = 1.269 - not feasible$ 

המזור הקצר ביותר (זמן - **Rm**-rate – monotonic מגיע עם עדיפויות קבועות מראש שהיא זמן המחזור הקצר ביותר (זמן - עבודה חלקי דד ליין), הוא לא מסתכל על הדד ליין הוא מסכל על הערוץ ממנו הוא נכנס.

#### : linux VS. RT מערכת ההפעלה

מערכת ההפעלה linux הוא לא real time אלא הוא משתמש באופן דיפולטיבי round robin אך scheduler מערכת ההפעלה open source ניתן לשנות את המימוש real time ניתן להעביר אותו לשנות ש bopen source הוא שלו.

# : Synchronization

סנכרון תהליכים מתייחס לתיאום בו זמני של מספר threads או threads לסיים משימה כדי רצה מסוים ולמנוע race .

הכלי הזה מגן ומיועד למשאבים משותפים כגון מדפסות, קבצים או בסיסי נתונים ,קוד.

אחד (כלי שמגן). – CS – critical section – זהו אזור בקוד שאסור שייכנסו אליו יותר מ

: עקרונות לביצוע מוצלח

. CSב שימוש ב- CS כלומר מצב בו יש לי טרייד אחד ב- Mutual exclusion

נימנע מhread אחד או יותר שמנסים להיכנס לCS אזי לפחות אחד ייכנס, thread אם thread אחד או יותר שמנסים להיכנס לCS אזי לפחות אחד ייכנס, אין מצב שאף אחד לא נכנס כלומר הCS לא נעול סתם במקרה ואף אחד לא נכנס כלומר הfreedom.

נימנע מstarvation freedom – אם תהליך מסוים רוצה להיכנס אזי מתישהו הוא ייכנס, לדוגמא יש מצב שבו יש שני תהליכים ורק אחד מהם תופס את כל הזמן של הCPU אנו צריכים לדאוג שהתהליך השני לא יגיע למצב של הרעבה (קבלת זמן CPU נמוך) וכן יקבל זמן CPU.

– Logic solution – הפתרון לא צריך להיות תלוי ברכיבי חומרה או במהירות המערכת.

#### :7 הרצאה

### : Synchronization פתרונות ליצירת

process – רץ על הStrict alternation עד שהוא מסיים אך יכול ליצור deadlock במקרה שיש תהליך – אחד. פתרון נאיבי.

או שזה התור process או שזה התור – Sleep & wakeup – peterson's algorithm – ישנם שני תנאים לכניסה של היכנס או שזה התור שלנו או שהrocess השני לא מעוניין להיכנס, כאשר כל process מציין אם הוא מעוניין להיכנס או לא deadlock שלנו או שפותר את הבעיה של deadlock אבל עדיין יוצר מצב של הרעבה.

### : Multi CPU system

של cache באותו הרגע שה turn השתנה ועד שהוא לא הסתנכרן עם ה cache של Cache-coherent system מתעכב אבל כל הסנכרון מתבצע בצורה אוטומטית (קוהרנטי) turn מספר 2 אזי כל הגישה ל turn מתעכב אבל כל הסנכרון מתבצע בצורה אוטומטית (קוהרנטי) כלומר שני הCPU רואים אותו דבר (את אותו התור).

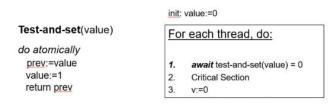
non Cache-coherent system – נצטרך לבצע סנכרון בעצמנו (לא קוהרנטי) אחרי כל שינוי בין שני הprocesses.

### :Test and set lock

ישנם רכיבי חומרה שכן יכולים לבצע את הסנכרון בין ה caches אחד מהם הוא ה

לאחר שהערך נכנס (הערך כבר מסונכרן (הכי מעודכן מכל הCPU )) אנחנו נועלים אותו (אף לאחר שהערך נכנס (הערך כבר מסונכרן (הכי מעודכן מכל החדש.

#### צורת המימוש שלו:



test and set יחזור להיות 0 אזי הthread לא ייכנס ל value וה value כלומר עד שthread לא ייכנס ל thread יחזור להיות 0 אזי הthread לא ייכנס ל threads וכך תהליך זה מתבצע בלולאה עבור כל הthreads .

כלומר אני נועל את הCS ובמקביל כל הטריידים מנסים להיכנס בניגוד ל mutex שבו כל הטריידים ישנים במקביל לכן TSL יהיה יותר מהיר.

#### :8 הרצאה

#### : Semaphores

זה אובייקט אשר ניתן לחשוב עליו כאל סוג של תמרור בו הוא נותן רק ל process אחד לעבור בכל פעם ואחר מכן לפנות את הדרך לprocess הבא.

ה Semaphores נותן גישה לprocess למשאבים שכרגע רצים כלומר כל process שהSemaphores נתן גישה למשאבים ורץ.

#### : Semaphores סוגי

כאשר שולת down מחולק לשתי פעולות up מחולק לשתי פעולות שו binary Semaphores (פעולת abinary Semaphores)
 שני הפעולות האלה הם אטומיות (פעולה רציפה שאי אפשר להפסיק אותה באמצע) שאם הtread שני הפעולות האלה הם אסומיות (נכנסי אותו למצב שינה) וכאשר הוא 1 נאפס את הprocess וניכנס ל CS כאשר ה pp ישחרר את המשאב ל thread.

ישנו מצב בו thread מבחוץ יכול לעשות UP בכוונה ולהיכנס לCS ולקחת משאבים כלומר נוצר מצב בו thread (בו בCS יימצא רק thread אחד).

הפתרון למצב כזה הוא ליצור מנגנון שרק thread שננעל יכול לשחרר את המשאבים (הוא הבעלים של thread ownership . thread ownership .

כטווה אווה Counting Semaphores – כאן בניגוד לקודם היכול להיות מאותחל לN (כלומר N שווה – Counter במקביל ) כאשר אם הוא מאותחל ל0 נחסום את ה CS במקביל ) כאשר אם הוא מאותחל ל0 נחסום את ה counter – ואם לא נעשה --counter (בניגוד לבינארי שם נאתחל לD בכדי שייכנס).

: גם כן אובייקט לניהול threads אך עם תכונות שונות - Mutex

יש לו בעלות על חוט, כניסה מחודשת לאותו thread.

#### : mutex ל binary semaphores הבדלים בין

- 1. ל mutex יש thread ownership רק חוט שננעל יכול לשחרר משאבים.
  - 2. mutex תומך ב re-entrance כניסה מחדש לאותו
    - mutex .3 מממש רק thread שנכנס יכול להשתחרר.
  - .Priority Inversion ומונע Priority Inheritance תומך בmutex .4

#### : Semaphore semantics

.Num of initial credits +num of up()s = num of threads without going to sleep

#### : Producer Consumer בעיית

הגדרת הבעיה : נניח שיש N ליבות CPU ואנחנו מקבלים המון עבודות בלתי תלויות כאשר אנחנו צריכים לחשוב על דרך ליצור מקביליות לעבודות.

איזה מודלים אנחנו יכולים ליצור כדי לקבל מקביליות של עיבוד בצורה הכי אפקטיבית?

ת. נוכל ליצור threads N או אפילו קצת יותר מN כאשר אנחנו תלויים בעבודות , אם העבדות O/l. bound CPU או bound .

במקרה וזה חצי D/l נצטרך פי 2 treads כלומר N2 כי הוא לוקח פי 2 זמן CPU.

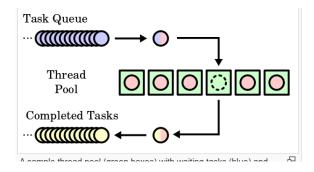
פתרון זה מוגבל כי הוא תלוי ב threads ובמקרה שיהיה מיליון עבודות אז אצטרך ליצור לפחות מיליון threads אזי הקצאת הזיכרון, זמן ה-CPU ושאר משאבי החומרה לא יעבדו בצורה יעילה.

לפתרון היעיל שיוצר הגבלה קוראים treads - ה thread pool שמוצאים שמפאים העיל שיוצר הגבלה קוראים - thread pool שתפקידם את העבודות ומתחילים לעבד אותם מול איזו בריכת חוטים קטנה שנקראים producers שתפקידם לייצר את העבודה (למשל מקבילים חבילות מהרשת בודקים אותם ומכניסים לתור מסוים) כאשר יש הגבלה לתור, כלומר N מוגבל כדי שלא יוצר מצב בו יש יותר עבודות מאשר לcostumers לעבד, בנוסף יש כאן mutex לשימוש בתור כאשר הוא 1 או 0.

בנוסף הפתרון מורכב גם משני אובייקטים מסוג semaphore empty/full שתפקידם לספור כמה משימות נכנסו וכמה יש בתור בכדי לא לחרוג מM .

```
Question 2 : Producer-Consumer Problem
#define
                      100
                                    /* Buffer size */
Mutex
               UseO = 1;
                                    /* access control to CS */
semaphore
              empty = N;
                                    /* counts empty buffer slots */
semaphore
              full = 0;
                                    /* counts full buffer slots */
void producer (void) {
   int item;
   while (1) {
        produce item(&item);
                                   /* generate something... */
        down (&empty);
                                    /* decrement count of empty */
        down (&UseQ);
                                     /* enter critical section */
        enter_item(item);
                                    /* insert into buffer */
        up(&UseO);
                                    /* leave critical section */
        up (&full);
                                     /* increment count of full slots */
}
```

### סכימה להמחשה:



#### :9 הרצאה

#### : Deadlock

קיפאון –s מצב בו שתי פעולות (threads) מתחרות מחכות כל אחת לסיומה של האחרת, ומכיוון שכך, אף אחת מהן אינה מסתיימת כלומר, שתי threads ממתנים שניהם לתגובתו של השני ניתן לחשוב על זה בצורה של שני אנשים עומדים מול דלת פתוחה וכל אחד מחכה שהשני ייכנס וכך נוצר מצב ששניהם לא נכנסים.

### : deadlock תנאים ליצירת

- .mutual exclusion.1 מניעה הדדית משאב נשלט רק ע"י mutual exclusion.1
- hold and wait.2 החזק והמתן אחד התהלכים תופס משאב ומתחיל לחכות לעוד משאב semaphore ומחכה לעוד משאב semaphore (תופס
- no preemption .3 אין הפקעה אף אחד לא יכול להעיף אותך מהמשאב שתפסת עד אשר לא תשחרר אותו
- circular wait.4 המתנה מעגלית שתי תהליכים או יותר מחכים למשאבים שנתפסים ע"י תהליכים אחרים כלומר קבוצת התהליכים יוצרת מעגל בו כל תהליך מחכה למשאב המוחזק על ידי תהליך אחר. רק את התנאי הזה אנחנו יכולים למנוע.

### : deadlock מניעת

- א. ניצור מצב בו אחד מארבעת התנאים אינו מתקיים וכאמור זה יכול להיות רק התנאי הרביעי.
  - ב. נקצה כמות משאבים גדולה כך שלא יוצר מצב בו "חסר" משאב.
- ג. ניצור מעגל של תהליכים מול משאבים שבו המשאבים תמיד יהיו פנויים ביחס לתהליכים ניצור מצב כזה ע"י זה שנהרוג תהליכים .

# : The banker's algorithm

אחד מאלגוריתמים למניעת deadlock.

#### : בעל כמה מצבים

- .deadlock) כל המערכת רצה ומשתמשת בכל השירותים ולא נכנסת לdeadlock.
  - .deadlock חלק מהמערכת תרוץ וחלק תיכנס Unsafe .2
    - .ם עים. deadlock נכנסו ל Deadlock Deadlock
      - האלגוריתם בנוי מווקטורים ומטריצות.

#### : וקטורים

- E מספר המשאבים הקיימים מכל סוג.
- P מספר המשאבים מכל סוג הנמצאים בתהליך עיבוד.
  - A מספר המשאבים הזמינים מכל סוג.

#### : מטריצות

- C מטריצת הקצאת הנכנסים הנוכחית (אלוקציה).
  - R מטריצת הבקשות.

# : מהלך האלגוריתם

- 1. נסתכל במטריצת הבקשות (R) ונמצא שורה בה כמות המשאבים קטנה או שווה לכמות המשאבים הזמינים מכל סוג (A) אם לא קיימת שורה כזו יכול להיווצר מצב של כניסה לdeadlock .
  - 2. לאחר מכן נניח שכאשר העיבוד של השורה אותה בחרנו מסתיים הוא משחרר את כל המשאבים לווקטור A ונסמן אותו.
    - 3. נעבור שוב על פעולות 1 ו 2 ונראה כי כל השורות מסומנות וכל התהליכים מסתיימים.

אם הם מסתיימים אפשר להגיד שהיינו במצב safe ואם לא כולם מסתיימים אזי ניתן להגיד כי קרה unsafe ואנחנו במצב deadlock

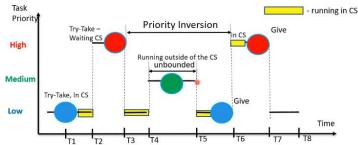
#### :היפוך עדיפויות - Priority inversion

היפוך עדיפות הוא תרחיש בתזמון בו משימה בעדיפות גבוהה מונעת בעקיפין על ידי משימה בעדיפות נמוכה יותר ובכך הופכת את סדרי העדיפויות היחסיים של שתי המשימות.

זהו אחד ההבדלים בין mutex ל semaphore (יש ל mutex אך אין semaphore).

# : unbounded לדוגמא

# An Unbounded Priority Inversion



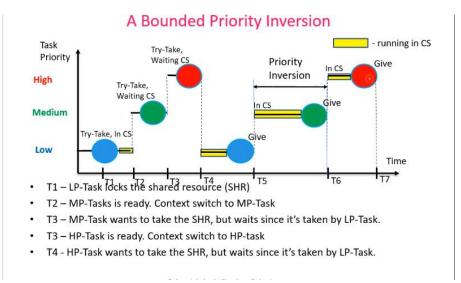
- T1 LP-Task locks the shared resource (SHR)
- T2 HP-Tasks is ready. Context switch to HP-Task
- T3 HP-Task wants to take the SHR, but waits since it's taken by LP-Task.
   Therefore, LPH continues execution till T4.

ניתן לראות בתמונה כי העבודה עם העדיפות האמצעית (בצבע ירוק) מקבלת זמן CPU בעוד העבודה בעלת העדיפות הגבוהה (בצבע אדום) לא מקבלת זמן CPU כיוון שהעבודה בעלת העדיפות הנמוכה (בצבע כחול) תפסה את CS ואילו להמתנה הגיעה העבודה בעלת הבצע האדום והתהליך הירוק הצליח להשתחל ולהיכנס ל-CPU.

### איך ניתן למנוע היפוך עדיפויות?

כיוון שב mutex יש את התכונה של thread ownership אנחנו יכולים לדעת מה id של mutex כיוון שב CS ואז ניתן לו העדפה גבוהה כלומר יצרנו מצב בו עכשיו הכחול שתפס את הCS שווה לאדום שממתין בתור ובטוח שהתהליך הירוק לא ייכנס ויקבל CPU.

.deadlock פתרון זה לא מונע



: bounded דוגמא ל

בתמונה זו ניתן לראות כי התהליך הכחול בעל העדיפות הנמוכה שוב תופס את CS אך הפעם ממתין בתור התהליך בעל העדיפות הבינונית (בצבע ירוק) ורק אז התהליך האדום בעל העדיפות הגבוהה.

הגורם לתופעה הזו היא שימוש בתור רגיל ולא בתור עדיפויות.

#### : 10 הרצאה

### : CPP - ceiling priority protocol

. semaphore וגם ל mutex וגם היפוך עדיפויות והוא מתאים גם ל deadlock פרוטוקול זה גם מונע

### : מושגים

(i) semaphore הערך הגבוהה ביותר של semaphore כלומר i מייצג את עדיפות וceil יחזיר את העדיפות הגבוהה ביותר .

rask (i) – יש כאן הסתכלות על כל מכלול הsemaphores ועל כל מכלול העבודות לפני שניתן לעבודה asmaphores כלומר עבודה תינעל אם התיעדוף שלה (i) גבוהה ממש מהתקרה מסוימת לנעול את הsemaphore כלומר עבודה תינעל אם התיעדוף שלה (i) גבוהה ממש מהתקרה של כל התהליכים שכרגע נעולים ע"י משימות אחרות.

תנאי 1 – אם (task (i) לא מתקיים כלומר אם גילינו שלא ניתן לעבודה לנעול semaphore יכול להיות שישלחו אותו לתור ל semaphore אחר.

ננעל ע"י \*S אז עדיין עושים השוואת עדיפויות (עושים task(i) תנאי בוצע כלומר – 2 אם תנאי (Priority Boosting).

התהליך עם התיעדוף הגבוהה ביותר יקבל את המאשב הגובהה ביותר.

#### תכונות:

OCPP – כאשר עבודה אחרת מנסה לגנוב משאב של עבודה שנעולה עליו אזי קורה הboos לתקרה – OCPP של semaphore.

boosting – ה boosting (השוואת העדיפויות )מתבצע אוטומטית ברגע שהוא נכנס לתור כלומר ברגע שהוא מקבל משאב.

#### בעיית הפילוסופים:

<u>תיאור הבעיה :</u> ישנם חמישה פילוסופים שרוצים לאכול וכדי לאכול הם צריכים להשיג שתי מזלגות אחת מכל צד אך יש רק חמישה סה"כ.

אז בהתחלה הם מנסים לתפוס רק את מה שמימין ולכן אף אחד לא יוכל לאכול.

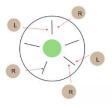
.( wait and hold) ודאי deadlock מצב זה מתאר

<u>פתרון הבעיה :</u> textbook – נחלק לכל אחד צלחת משלו (semaphore )ובמקום שכל אחד ינסה לאכול מהצלחת מהמרכזית (שהיא תיהיה הmutex) אזי אם תפסת שני מזלגות תאכל ותמשיך , לאכול מהצלחת מהמרכזית (שהיא תיהיה האכילה של מי שתפס אם ניתן יהיה להכניס את אחד החברים לאחר מכן ננסה לבדוק אם אחרי האכילה של מי שתפס אם ניתן יהיה להכניס את אחד החברים לאכילה ע"י ניתנת המזלגות וכך אין אחד שמגיע למצב של הרעבה וכולם אכלו במקסימום תמתין סיבוב אחד או שתיים עד שתאכל.

בחלק את הפילוסים לשני קבוצות ,קבוצה ראשונה תיקח מימין ואילו השניה תיקח – LR solution משמאל ואז יוצא מצב שכל זוג נאבק על מזלג אחד.

כאשר כל הפילוסופים לוקחים ומשחררים את המקלות.

גישה זו מנסה למנוע deadlock אך גם מונעת הרעבה.



#### טבלת סיכום לSynchronization:

תיאור	שם	
	Strict alternation	
	peterson's algorithm	
	Cache-coherent system	
	TSL	
	Semaphores binary / counter	
	Mutex	
	The banker's algorithm	
	CPP – ceiling priority protocol	

#### : Memory - זיכרון

פעם כאשר מתכנת היה כותב תוכנה הוא היה מתאים אותה לכתובות הפיזיות בזיכרון וכאשר הוא היה רוצה להעביר את הקוד למחשב אחר נוצרה בעיה כיוון שבמחשב השני הכתובות הם אחרות.

כלומר פעם כל תוכנה שהיית כותב הייתה תלויה ברכיבי החומרה של אותו המחשב עליו הקוד נכתב בצורה ספציפית.

כדי לפתור את הבעיה הזו הומצא מנגנון בשם independent memory מדי לפתור את הבעיה הזו הומצא מנגנון בשם addressing שתפקידו להמיר את הכתובות הפיזיות לכתובות זיכרון וירטואליות כאשר המתכנת יעבוד מול הזיכרון הווירטואלי ללא תלות בחומרה.

הזיכרון הווירטואלי מורכב מVirtual address = Physical Address + Normalization Offset כאשר הוא מתחיל מכתובת ידועה.

לאחר שחילקו ל multiprogramming kernel/user space נוצרה בעיה נוספת כי עכשיו היו צריכים להקצות יותר זיכרון להרבה יותר משאבים במקביל ועכשיו גם הזיכרון מחולק ולא אחיד.

כלומר יש לנו זיכרון מוגבל שמספר תהליכים רוצים לנצל את כולו והמחיצות בינהם הגבילו אותנו בכמות הזיכרון הקבוע שניתן לחלק.

אזי בהתחלה כל תהליך היה מקבל חתיכה קבועה מהזיכרון למשל, אם יש שלושה תהליכים אז היו מחלקים את הזיכרון לשלוש וכל תהליך היה מקבל חלק.

פתרון זה היה לא היה יעיל כיוון שהתהליך לא היה מנצל את כל הזיכרון ובנוסף גם לא היה אפשר לנצל את הזיכרון בצורה דינאמית.

אזי יצרו את רכיב הזיכרון הקטן שנקרא page שמתי שאתה צריך אותו אתה מקבל אותו, הוא קטן ודינאמי ולכן איפה שנדרש אתה מקבל אותו ניתן לחשוב על זה כמו טפטפת לצמח במידה הדרושה עם הכי הרבה חסכון בזיכרון.

כלומר מתי שאתה צריך ה Process יקבל page זיכרון הפיזי שיתמפה לתחום כתובות הווירטואלי וייתן לו כיסוי לעבודה.

כעת הCPU צריך כתובת פיזית כדי לעבוד איתה (כתובת בRAM עצמו) ולכן נצטרך להמיר מהכתובת הווירטואלית לפיזית זה נקרא page table.

ישנו גם מנגנון בשם memory mapping - מנגנון שנותן לכל process יחידות זיכרון קבועות שלא מחולקות בחוצצים כמו המודל הקודם אלא מוקצות בצורה יותר דינאמית ובמקטעים שלמים. כל אחד מהם יקבל Space Memory וכך נוכל לתמרן ביניהם בצורה הרבה יותר נוחה. בשורה התחתונה, כל תהליך היה מקבל תחום כתובות וירטואליות מלא משל עצמו ויוצר גמישות גדולה יותר בין זיכרון של הprocess.

Elad V.

גודל של page - נע בין 1/4/8/16 kb יחידת זיכרון קטנה שתפקידה זה להיות הבסיס הקטן לזיכרון וירטואלי.

#### : 11 הרצאה

חזרה וחידוד על זיכרון כמו שניתן לראות בסוף הרצאה 10 שם המושג הורחב.

### : Page table

גודל הטבלה יכול להיות בזיכרון לוגי של 32 ביט בגודל GB 4 והוא יתחלק בצורה הבאה (בהתאם לגודל הטבלה יכול להיות בזיכרון לוגי של 32 ביט בגודל GB 4 והוא יתחלק בצורה הבאה (בהתאם לגודל הpage):

- . 4 מיליון pages בגודל של 4.
- ב. 1 מיליון pages בגודל של 4kb4.

### : חישוב גודל הטבלה

```
Page 16K - 4 bytes/entry x 256 K entries = 1 Mb
Page 4K - 4 bytes/entry x 1M entries = 4 Mb
Page 1K 4 bytes/entry x 4M entries = 16 Mb
```

כאשר כל כניסה בבסיסה שוקלת כ4 בתים ונכפיל בכמות הדפים וזה ייתן לנו את תפיסת הזיכרון שנלקחת.

מסקנה: אנו רואים שככל שה Page-גדול יותר, כך הטבלה הסופית (המערך) שאנו צריכים לזיכרון הוא קטן יותר ולהיפך. המצב הזה חוסך לנו מקום ומשאבים לגודל הטבלה אבל זה ההפסד מזה שהוא שהדפים יכולים להיות לא מנוצלים מספיק בגלל הגודל שלהם.

אם הדף קטן יותר אני ארוץ לאט יותר אך ניצול הזיכרון יהיה מיטבי.

#### : Two level page table

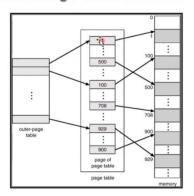
מטרת הטבלה בעלת שתי השלבים היא להחזיק טבלאות גדולות בחומרה ,זה לא אפשרי אבל ניתן להחזיק אותם בזיכרון הראשי (main memory ).

במקום להחזיר איזה מערך רציף שמכיל את כל הטבלאות ניתן לארגן טבלה שמצביעה לטבלה.

החיסרון נובע מהטבלה החיצונית בה לא בטוח שהיא תאוכלס במלואה.

דרך זו חוסכת בזיכרון על הטבלה עצמה.

Two-Level Page-Table Scheme



לדוגמא : יש כתובת וירטואלית על 32 bit שכוללת 32 בתים כאשר גודל הדף הוא 4 k (שמייצג 37 כתובות מ 4 k שזה שווה ל 2012 כלומר 12 ביטים (כאשר 1k זה 2010 ).

הכתובת מחולקת ל page offset ו cyage offset כאשר ה page number כאמור יהיה בעל 12 ביטים.

: page number) נשארו לנו 20 ביטים שאותם נחלק

ש. כמה זיכרון תתפוס הטבלה כדי שהיא תוכל לתמוך בנתונים הבאים:

כאשר p1 יהיה עבור הטבלה החיצונית ואילו ה p2 עבור הטבלה הפנימית.

4mb of stack

4 mb of core segment

4 mb of heap

ת. עובר כל אחד ממבני הנתונים האלו אנו יודעים כי עבור 4mb נדרש ל 1k של דפים (ראה חישוב טבלה לעיל) .

כעת את ה 1k דפים נכפיל ב 4k בתים שזה 4k בתים שזהו דף אחד.

כעת יש לנו שלושה דפים.

כעת ניתן להניח שהזיכרון של ה heap וה stack רצוף וכיוון שהוא רצוף הוא לוקח דף אחד אבל core segment יכול לקחת 4 דפים אזי נקבל 6 דפים.

. page table אזי נקבל 24 kb וזה יהיה הגודל של ה 4 kb כאשר כל דף הוא

# : Inverted page tables

יכול להיווצר מצב בו הטבלה שוקלת יותר מדי לדוגמא במערכת של 64-bit כאשר גודל דף הוא יכול להיווצר מצב בו הטבלה שוקלת יותר מדי לדוגמא במערכת של 64 בתים) זה יכול להגיע ל30M לטבלה!

הפתרון היה למפות בצורה הפוכה כלומר, במקום למפות פיזיות לכתובות וירטואליות נמפה כתובות וירטואליות לכתובות פיזיות.

כעת נשתמש בזיכרון הRAM ולכן גודל הטבלה יהיה 2MB.

כלומר ניקח את הRAM ששקול GB 1 (כלומר מיליארד ביטים )ולצורך העניין נחלק אותו ב4k שהוא גודל הדף ונקבל 256 כניסות (כלומר נצטרך 256 שורות) כעת נכפיל ב8 בתים עבור על כניסה ונקבל 2mb .

כדי להגיע מכתובת וירטואלית לכתובת הפיזית נארגן את הhashTable בcache.

כעת ניגש לכל כתובת של תהליך (PID ) שהוא ייחודי וכן נקבל כתובת פיזית שונה.

#### : PTE – page table entries

הניסה מורכבת מביטים המייצגים את הכתובת הפיזית.

כאשר יש כמה תנאים שכל תנאי מייצג ביט.

. האם היא בזיכרון? במידה וכן שווה לביט 1

האם היא בשימוש או לא? במידה וכן שווה לביט 1.

יש זכיות גישה וזה לא רק דפים לקריאה בלבד (כמו הROM ) גם כן משפיע על כמות הזיכרון.

#### : TLB - translation lookaside buffer

באפר צדדי.

בהתחלה הCPU לא היה מתוחכם ועשו הכל בתוכנה.

אזי יצרני החומרה יצרו MMU ( יחידת ניהול זיכרון ) ומשם התחכום לCPU התחיל.

כאשר ב-MMU הכניסו את הB כלומר ההתאמה בין הכתובת הפיזית לווירטואלית הפכה פשוטה יותר.

שונים ? שונים processes של context switch של אותו

<u>ת.</u> ברגע ש TLB מומש עם כניסה אחת אזי context switch ששייכים לתהליכים שונים במצב הזה מביאים למצב של Flush-TLB והעמסה שלTLB ים חדשים, זה למה במקרה הזה ייקח לנו יותר זמן עיבוד.

יש לציין כי TLB קיים ב CPU קיים בצד התוכנה.

# <u>: resolving – תהליך בקשה</u>

- א. הprocess/kernel פונה לכתובת הווירטואלית.
- ב. הם שואלים את ה MMU שהוא פונה לחומרה ומבקש.
- ג. אם הכתובת קיימת בMMU הוא מחזיר את הכתובת ואם לא מטיילים ב page table ומעדכנים עבור הTLB זה במקרה והכתובת קיימת והיא חוקית אבל ה־TLB לא החזיר אותה.
  - ד. במקרה והכתובת לא חוקית נקבל שגיאת PAGE\_FAULT בעלת שתי סוגית soft ו
    - Soft הדף קיים אבל מוקצה לתהליך אחר וניקח דף של תהליך אחר.

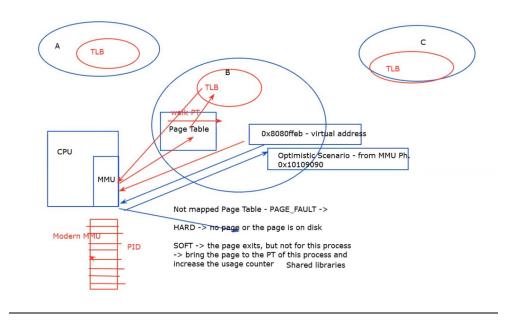
Hard – הדף לא קיים בזיכרון בכלל ולכן נקצה דף חדש.

- Hard & soft - למפות את הדף שקיבלנו ולהכניס אותו לpage table.

. TLBה בצורה ידנית ונעדכן את page table גם כאן נסרוק את ה

### : 12 הרצאה

# <u>סכימה על תהליך הבקשה של TLB :</u>

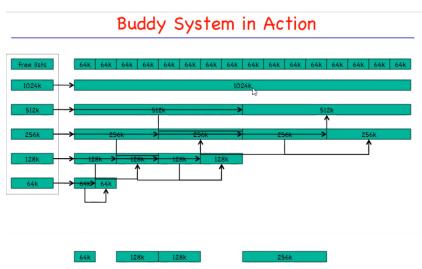


### : אגירה דינאמית - Dynamic allocation

נניח שנרצה להגדיר הקצאות של זיכרון בעזרת new , malloc/calloc וכו' אזי ה system call יהיה לספריה GLIBC.

הספריה הזו משתמשת בלוגיקה של knuth's buddy allocator שחותך את הזיכרון ומגדיר את malloc/calloc הקצאת הזיכרון ל

# : הלוגיקה עובדת בצורה הבאה



נחלק כל פעם ב2 עד שנגיע לגודל המתאים, נעצור כאשר נגיע לזיכרון המבוקש ואז הוא ייתן לאפליקציה את הזיכרון כאשר כל פעם נעשה merge אחורה כדי להקצאות את הזיכרון.

לדוגמא אם נרצה זיכרון של 30 k אז נתחיל ונחלק עד אשר נגיע לדף של 4 k אותו נחלק ל2 ונקבל 30 k לדוגמא אם נרצה זיכרון של 64 k נתחיל האל 64 k.