JHARKHAND RAKSHA SHAKTI UNIVERSITY

END SEMESTER EXAMINATION 2021 DATE: 18.03.2021 SUBJECT- BCACS-102 COMPUTER SYSTEM ARCHITECTURE F.M.: 50 TIME: 2 hrs CLASS: BCACS-I P.M.: 23 SECTION A 1 x 10=10 Q.1 is compulsory. 1. a. Which of the following is true about Computer Architecture? It acts as the interface between hardware and software. Computer Architecture tells us how exactly all the units in the system are arranged and ii. interconnected. Computer Architecture is concerned with the structure and behaviour of a computer system iii. as seen by the user. It involves Physical Components iv. b. Add the two BCD numbers: 1001 + 0100 = ?10101111 01010000 ii. 00010011 iii. iv. 00101011 c. Which format is used to store data? **BCH** i. BCD ii. Binary iii. Decimal iv. d. The program written and before being compiled or assembled is called i. Start Program Intermediate program ii. Source Program iii. Natural Program iv. is the computational center of the CPU. e. The i. Registers ii. ALU iii. Flip-Flop iv. Multiplexer

i. Primary Memory

ii. Secondary Memory

f. The input devices use to store the data received

iii. Buffer

iv. External Memory

i.	SDRAM's				
ii.	Control circuits Signals				
iii. iv.	BUS				
h. W i. va ii. tra iii. Ir	hich of the following technologies we cuum tubes insistors integrated Circuits LSI circuits	vas used in second generation computer?			
i. Wl	i. Which bus is used to connect the monitor to the CPU?				
i. ii. iii. iv.	Single Bus SCSI Bus Multiple Bus Rambus				
	nich of the following is used to choos ations? Conditional Units Multiplexer Control Codes Memory bus	e between incrementing the PC or performing ALU			
	SECTION-B				
Answer in short any FOUR questions:- 1. Explain the structural components of a computer. 2. Distinguish between a multiplexer and a demultiplexer. 3. What are operations performed on data in 8085? 4. Differentiate between serial and parallel mode of transfer. 5. What is Cache Memory? Why is it needed? 6. Differentiate between multiprocessor and multitasking. 7. Explain with figures how NAND gate and NOR gate can be used as Universal gate.					
		SECTION C			
1. So a) c) 2. De 3. Sta	fine half adder and full add	$2x10=20$ $(160)_{10} = (?)_2$ $(111111)_2 = (?)_{10}$ In full adder using half adder. ter's memory. Differentiate between RAM and ROM. S-R flip-flop.			
· · · · · · · · · · · · · · · · · · ·					
	**********	***			
	· · · · · · · · · · · · · · · · · · ·	************			

g. The I/O devices are connected to the CPU via

END SEMESTER EXAMINATION 2021 SUBJECT- BCACS-101 PROGRAMMING USING C CLASS: BCACS-I TIME: 2 hrs

F.M.: 50 P.M.: 23

1 x 10=10

CLASS. DC	SECTION
	200 A A A B H
Q.1 is compulsory.	l in a variable name?/ वेरिएबल के नाम में निम्नलिखित में से किस
1. swing special symbol allowed	in a variable
a) Which of the following special with the series at the series and with the series at the series a	ii) - (hyphen) / - (हायफ़न)
स्पश्ला सिवत कर	ii) - (nypnen)
i) (pipeline)/ (पाइपलाइन)	iv) None of कर किया फेक्शन का उपयोग करते है?
iii) _ (underscore) / _ (GGCC-17)	ो स्टिंग को ज्वाइन करने के लिए किस प्रमान कर के
b) Which function is used to join two strings?	iv) None of the above? रूप हो स्ट्रिंग को ज्वाइन करने के लिए किस फंक्शन का उपयोग करते हैं? iv) strncat()
i) strcpy() ii) strcat()	
c) A pointer is a / पॉइंटर एक	2-2- Pm
	रिएबल क्रिएट करने के लिए विरिएबल है इंस्ट्रक्शन का एड्रेस स्टोर करने के लिए विरिएबल है दूसरे वेरिएबल का एड्रेस स्टोर करने क लिए
i) keyword used to create variables	वेरिएबल है इस्ट्रेक्शन पर रूप
ii) variable that stores address of other variable	विरिएबल है इंस्ट्रक्शन का एड्रेस स्टोर करने के लिए विरिएबल है दूसरे वेरिएबल का एड्रेस स्टोर करने के लिए
iii) variable that stores and iv) All of the above / ऊपर के सभी	
	न में निम कोड
d) In which stage the following code / किस स्टे	भ मात्र भाव
#include <stdio.h></stdio.h>	: / फाइल sidio.h पे प्राटट कार्रा
gets replaced by the comment	ii) During linking / लिंकिंग के दौरान
i) During editing / एडिटिंग के दौरान iii) During execution / एक्सेक्यूशन के दौरान	iv) During preprocessing / xixi si
iii) During execution / 2414 gu	discortion can take place only at
e) A linear list of elements in which deletion of	an be done from one end (front) and insertion can take place of an be done from one end (front) and insertion can take place of an be done from one end (front) and insertion can take place of an be done from one end (front) and insertion can take place of an be done from one end (front) and insertion can take place of a series
the other end (rear) is known as , स्वा क्या कहते है	
	Linked list / लिंक्ड लिस्ट iv) None of above / इनमे से कोई नहीं
i) Stack / स्टैक ii) Queue / कीयू iii)	Linked list/ NAGO NAS
	ossible way? / ऐरे को सर्वोत्तम संभव तरीके से वर्णित किया जा सकता है?
i) The Array shows a hierarchical structure.	ऐरे एक श्रेणीबद्ध संरचना को दिखता है
ttable / ID immutable 6	ाता ह ilar types / कंटेनर है एक जैसे एलिमेंट्स को रखने के लिए
iii) Container that stores the elements of similiv) The Array is not a data structure / ऐरे एक	डाटा स्टक्चर नहीं है
	not used in the Binary tree? / किस तकनीक का इस्तेमाल बाइनरी ट्री में नहीं
किया जाता है	
i) Randomized traversal / रैंडमईज़ेड ट्रेवेर्सल	ii) Preorder traversal / प्रीऑर्डर ट्रेवेर्सल
iii) Postorder traversal / पोस्टआर्डर ट्रेवेर्सल	
h) Which of the College on the control of the	about the Binary County to 20 / Pur Pi P P
के बारे में सही नहीं है?	e about the Binary Search tree? / निम्न में से कौन सा ऑप्शन बाइनरी सर्च ट्री
i) The value of the left child should be less t	than the root node / लेफ्ट चाइल्ड का वैल्यू रुट नोड से काम होना चाहिए

		er than the root node. / राइट चाइल्ड का वेल्यू रुट न	113 (1 3141 41 11
	. the great	er than the root node.	
- lus	of the right child should be great	a binary search tree / लेफ्ट और राइट सबट्री भी बा	इनरी ट्री होना चाहिए
ii) The value		के tree / लेफ्ट और राइट सबट्रा गा	
चााहर	. 14 also be	a binary search tiec	
The left	and right sub trees should also		
m) The left	२ - गोर्ड नहीं	० रून नोशा	मेमोरी लोकेशन में
: None of	the above / इनमें से कोई नहीं	memory locations. / ऐरे के एलिमेंट्स हमेशा _	
10) 11011	din	memory locations	
i) Array ele	ments are always stored in		~ ~
स्टोर होता है		ii) Random / क्रमरहित	नमे से कोई नहीं
		ii) Random / क्रमरहित iv) None of the above /इ	Calla
i) Sequenti	ial / क्रमबद्ध (क्रमबद्ध और क्र		
iii) Sequen	tial and Random / g/440	मराहत n which of the following operator is used to acce t एक वेरिएबल पॉइंटर है एक स्ट्रक्चर क लिए, तो कौ र एक वेरिएबल पॉइंटर है एक स्ट्रक्चर क लिए, तो कौ वंबर्स को एक्सेस करेंगे ? iv) &	न से ऑपरेटर का
	inter to a structure, ther	n which of the loss	
j) If a varia	able is a pointer to a sub- hrough the pointer variable? / अग रुरके पॉइंटर वेरिएबल से स्ट्रक्चर के मे	र एक विरुवेश करेंगे?	
structure th	rough the pointer that स्ट्रक्चर के म	बिस का एक्सर के	
इस्तेमाल क	रक पाइटर पार्र्य	iii) →	
	ii)\$	m)	
i) *			4 x 5 = 20
		SECTION-B	
	and actions:		erators in C language.
Answer i	n short any FOUR questions:-	arithmetic, relational, logical, and assignment op रिलेशनल, लॉजिकल और असाइनमेंट ऑपरेटर की ठ स्ट्रांस स्ट्रांस types, / बाइनरी ट्री क्या होता है? बाइन	याख्या करे।
	on Operator? Explain the	arithmetic, relational, किंद्रानिक कर्माइनमेंट आपरेटर परा	0
1.	What is an operation है? अरिथमेटिक,	रिलशनल, लाजियर व	नरी ट्री के सभी प्रकारा का
	जापरटर पना राज	Javil with its types. / बाइनरी ट्रा क्या हाता है।	
2.	What is a binary tree? Explain in	श्रिलेशनल, लॉजिकल और असाइनमट आपरेटर स्ट्रिलेशनल, लॉजिकल और असाइनमट आपरेटर स्ट्रिलेशनल, लॉजिकल और असाइनमट आपरेटर detail with its types. / बाइनरी ट्री क्या होता है? बाइन्	
2.	विस्तार से व्याख्या करे।	C./ C में उपलब्ध सभी लूप्स की विस्तार से व्याख्या क	रि।
	- silable in	C./ C में उपलब्ध सभा लूप्स का पिरतार क	
3.	Explain all the loops available	and array. / लिंक्ड लिस्ट और ऐरे के अंतर लिखे	
	between linked list	and array. / लिंक्ड लिस्ट आर एर पर जार रास कर्म ase with suitable example? / स्विच केस कैसे काम व	च्या है उसकी व्याख्या करे
4.	Differentiate occurrent	it witchle example? / स्विच केस कैसे काम व	ball 6 octan
-	Explain the working of switch ca	ase with suitable excus-p	
5.	उपयक्त उदहारण के साथ?	matted input output methods available in C. / C वे	क उन्फोमेटिड और फॉमेटिड
	J. Form	matted input output methods available in C. / C	J. O. 411.100
6.	Discuss the formatted and unform	करे।	C
	Discuss the formatted and diversity हमपुट आउटपुट मेथड की व्याख्या	क्रिक्ट लिस्ट के	अंत में एक नया नोड इन्सर
	G arem to insert a ne	कर। w node at the end of a linked list. / लिंक्ड लिस्ट के	
7.	Write a C program to more करने के लिए प्रोग्राम लिखे।		
	करन के लिए आजार रे	SECTION C	- 10 20
		SECTIONE	2 x 10 = 20
Answe	er any TWO questions:-		th suitable example.
	c diana? Differentia	te between call by value and call by reference wit य और कॉल बाई रिफरेन्स के अंतर लिखे उपयुक्त उद	ता suitable example.
1.	· ——	9 011 1 1 1 1 1 1	
2.	What is Structure? How it is de-	clared and accessed? Discuss how a structure is o र और एक्सेस कैसे किया जाता है? स्ट्रक्चर और यूनिय	न में क्या अंतर है उसकी
2.	स्टक्वर क्या होता है? उसे डिक्लेअ	र और एक्सस कस किया जाता है? र्द्रवयर आर है.	ENERGY TO
	त्याख्या करे।		
		factorial of a given number u	ising recursion./ रिकर्शन
3.	What is recursion? Write a C p	orogram to compute factorial of a given number u न करके किसी भी दिए हुए नंबर का फ़ैक्टोरियल निक	लने क लिए प्रोग्राम लिखें।
	क्या होता है? रिकेशन का इस्तमाए	dydy lay in in 147.82	
		Garage to implement PUSH and POP	operation in stack. / स्टक
4.	What is stack data structure? V	Vrite a C program to implement में पुश और पॉप ऑपरेशन के लिए प्रोग्राम लिखे ***********************************	***
	डाटा स्ट्रक्वर क्या हाता ह ? स्ट्रप्र	************	*****
