

ECOLE DES MINES DE SAINT ETIENNE CAMPUS G. CHARPAK PROVENCE

PROJET FPGA SECURISÉ

User Guide

Gevorg ISHKHANYAN Antoine CHASSAIGNE

Professeurs:

M. RIGAUD, M. POTIN, M. VIERA



Table des matières

1	Matériel nécessaire	2
2	Guide pas à pas	3
3	Résultats	6



Ce document présente un guide d'utilisation pour le projet de chiffremenet d'ECG à l'aide de FPGA, et l'affichage des courbes à l'aide de Python.

Afin de prendre connaissance de ce projet, vous êtes invités à consulter le GitHub du projet, disponible en cliquant sur **ce lien**.

1 Matériel nécessaire



Figure 1 – Xilinx Pynq Z2



FIGURE 2 – Les accessoires à avoir en plus de la carte

Biensûr, il vous faudra également un ordinateur plutôt performant, avec le logiciel **Vivado** installé (logiciel AMD Xilinx), vous pouvez l'installer en cliquant sur **ce lien**.

Maintenant vous avez tout ce qu'il vous faut pour commencer.



2 Guide pas à pas

Afin de mettre en place ce système, les étapes suivantes doivent être suivies :

- 1. Branchez tout d'abord votre carte à votre PC à l'aide d'un câble micro usb. Puis regardez dans le gestionnaire de périphériques (si vous êtes sur Windows) le port COM qui correspond à cette connexion. Cela va vous permettre de savoir lequel utiliser pour la communication UART par la suite, on ne prendra pas ce premier COM, mais l'autre que vous verrez dans la suite. Ne débranchez plus le câble jusqu'à la fin.
- 2. Depuis le GitHub, **téléchargez le bitstream** pour le FPGA dans le répertoire "FPGA ASCON128", le fichier se nomme "inter spartan.bit"
- 3. Une fois téléchargé, ouvrez le logiciel Vivado, puis cliquez sur "Open Hardware Manager", dans la partie Tasks

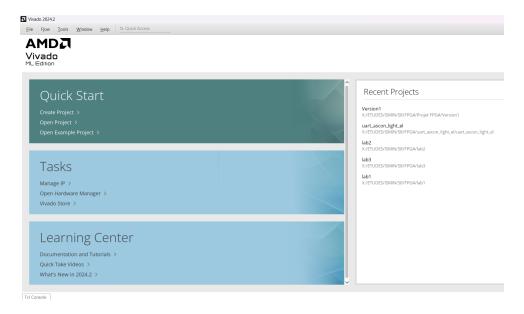


FIGURE 3 – Cliquer sur "Open Hardware Manager"

4. Cliquez ensuite sur "Open Target", puis "Auto Connect". Cela va connecter notre carte au logiciel afin de le programmer.



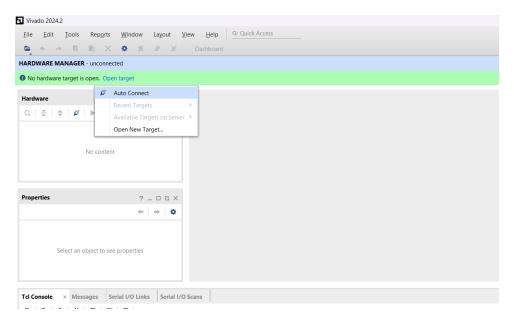


FIGURE 4 – Cliquer sur "Open Target", puis "Auto Connect"

5. Ensuite nous allons rafraîchir le périphérique en cliquant sur "Refresh Device", puis le périphérique affiché en dessous.

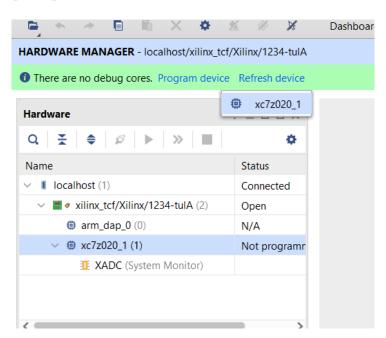


FIGURE 5 – Cliquer sur "Refresh Device"



6. Nous allons maintenant programmer la carte avec le bitstream. Pour cela, cliquez sur "Program Device". Puis mettez le fichier "inter_spartan.bit" que vous avez téléchargé dans la section Bitstream file. Cliquez pour finir sur le bouton "Program"

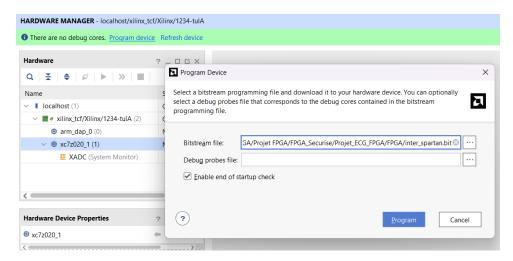


Figure 6 – Cliquer sur "Program Device"

Votre FPGA est maintenant prêt. Ne touchez plus au logiciel, ni à la carte. Il faut toujours conserver la carte alimentée pour ne pas supprimer sa programmation.

- 7. Branchez un module UART sur la partie haute du PMOD A de la carte (le port PMOD A est indiqué sur la carte) puis connectez avec un câble micro USB la carte et l'ordinateur. Regardez maintenant le nouveau port COM, c'est sur ce nouveau port que sera fait la communication. Ne touchez plus à la carte et veillez à avoir toujours les deux câbles branchés.
- 8. **Téléchargez** le répertoire "PC_UI" depuis le GitHub. Puis dans le code "main_fpga.py", **vérifiez** que le port COM que vous avez pour la communiation est bien celui qui est dans le code à la ligne 145. **Modifiez** pour mettre le bon port COM le cas échéant.

FIGURE 7 – Modifier le port COM dans cette ligne de code

9. Une fois que c'est fait, executez le programme "main_fpga.py" pour avoir l'interface utilisateur. En cas de bon fonctionnement vous devriez avoir les ECG s'affichant dynamiquement sur l'interface avec également des informations d'analyses sur chaque ECG.



Si vous rencontrez des problèmes, vous avez probablement pas installé toutes les librairies Python nécessaires. Vous pouvez installer : sys , pyqtgraph, PyQt5, collections, neurokit2, numpy, time. (FPGA.py étant déjà dans le répértoire). Pour les installer vous pouvez executer la commande :

```
pip install le_nom_de_la_librairie
```

3 Résultats

Nous pouvons visualiser les ECG, ainsi que les étapes intérmédiaires du chiffrement ASCON dans le Terminal Python.



FIGURE 8 – ECG qui défilent, avec le BPM qui s'affiche