

Proyecto Presentación Física

Universidad del Valle de Guatemala

ALAN SAMUEL GOMEZ PAZ 22115
SAMUEL DAVID TÓRTOLA BARDALES 22094

25 de noviembre de 2025

Entrega final del procesador MIPS de 32 bits funcional, integrando todos los módulos desarrollados durante el curso.

1. Altium

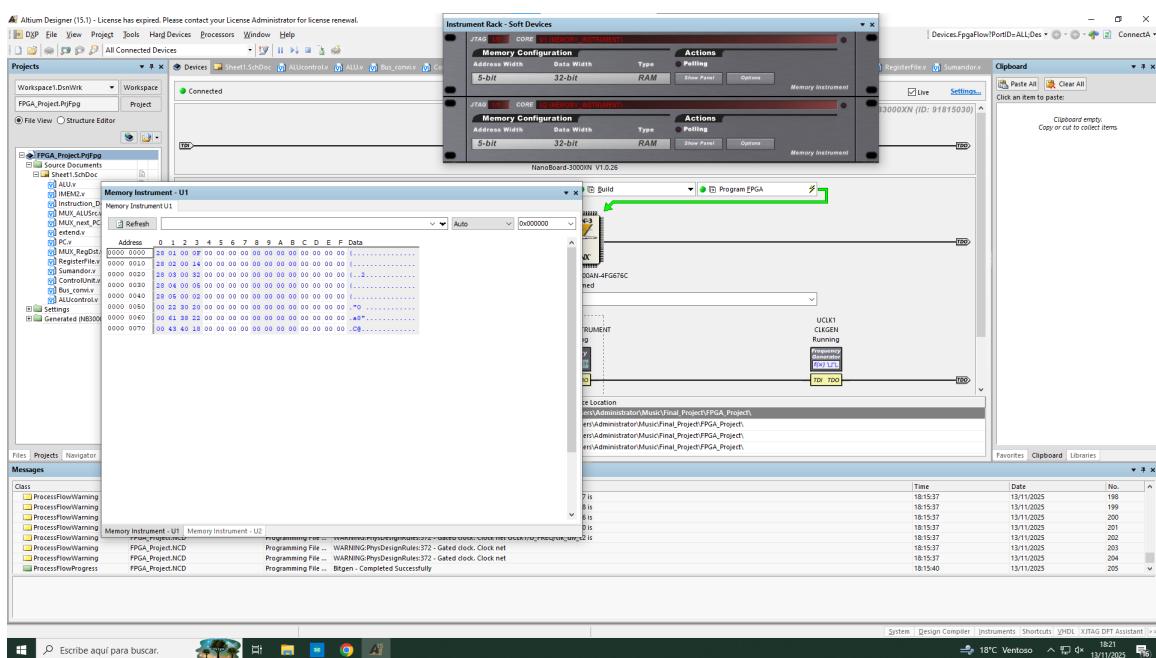


Figura 1: Salidas de PC en físico

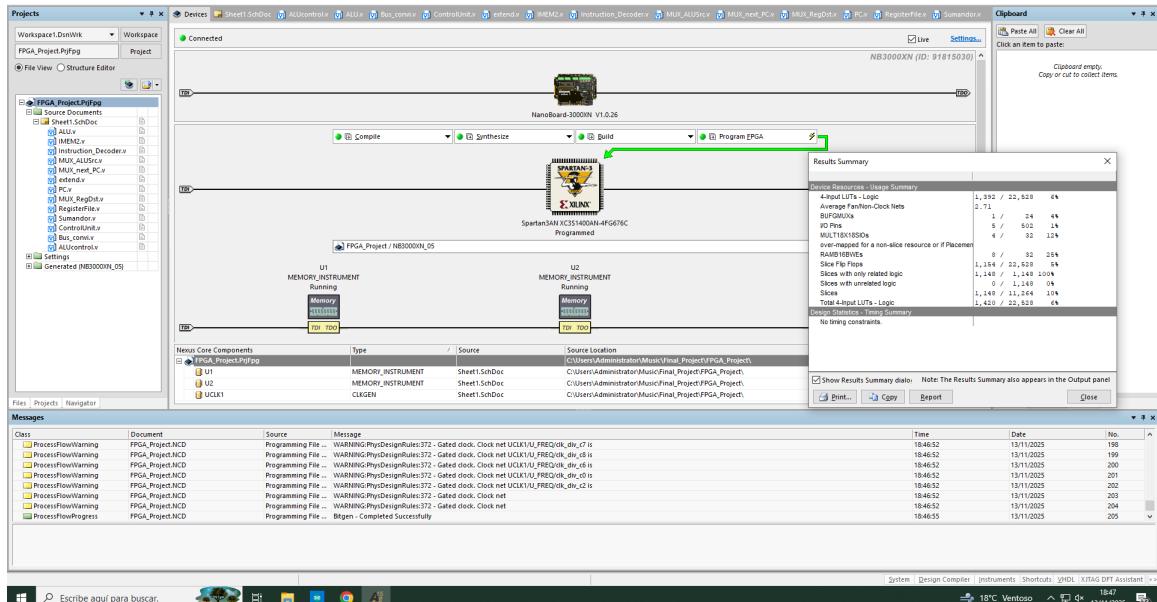


Figura 2: Compile, Synthesize, Build and Program FPGA

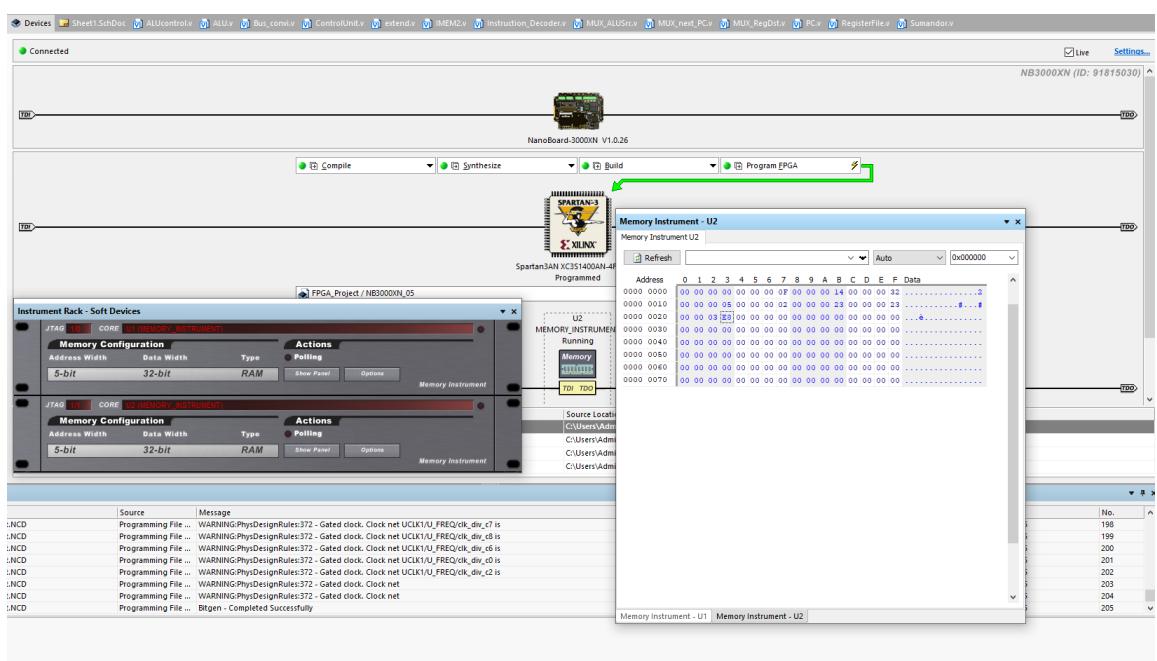


Figura 3: Primeras 9 instrucciones ejecutadas correctamente. Parte 1.

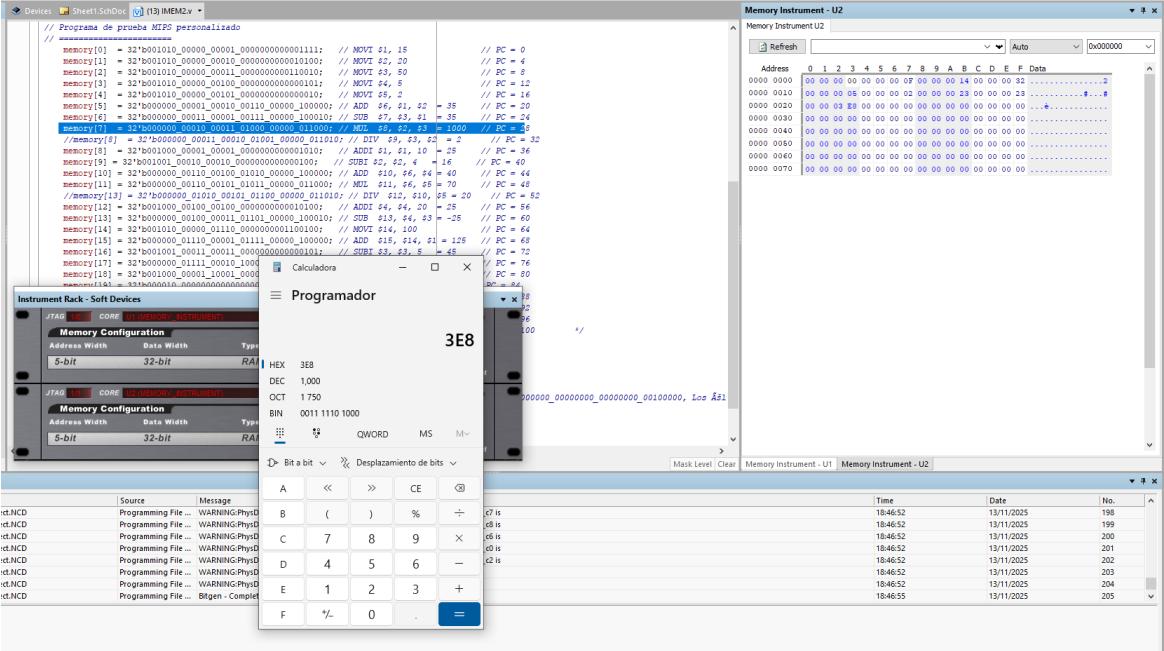


Figura 4: Primeras 9 instrucciones ejecutadas correctamente. Parte 2.

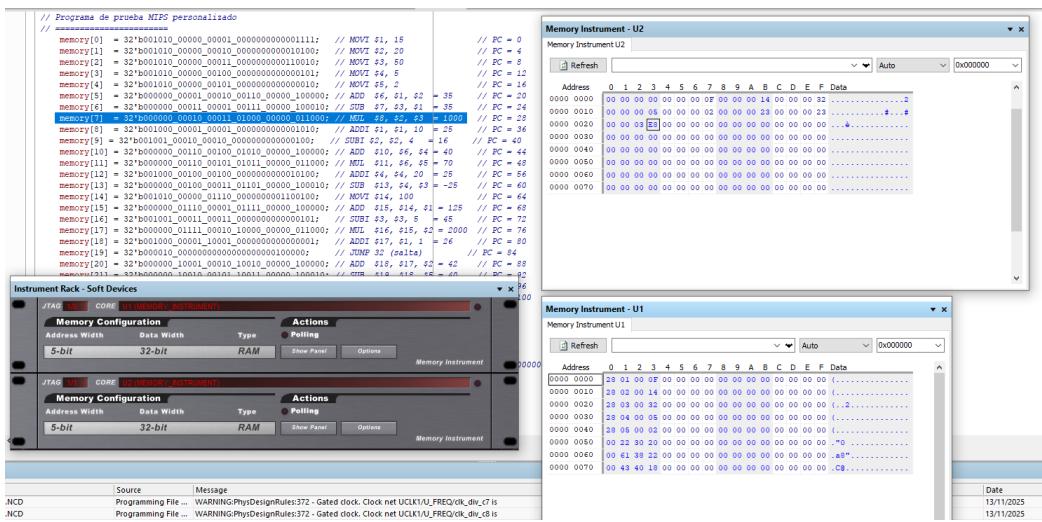


Figura 5: Primeras 9 instrucciones ejecutadas correctamente. Parte 3.

2. Schematic

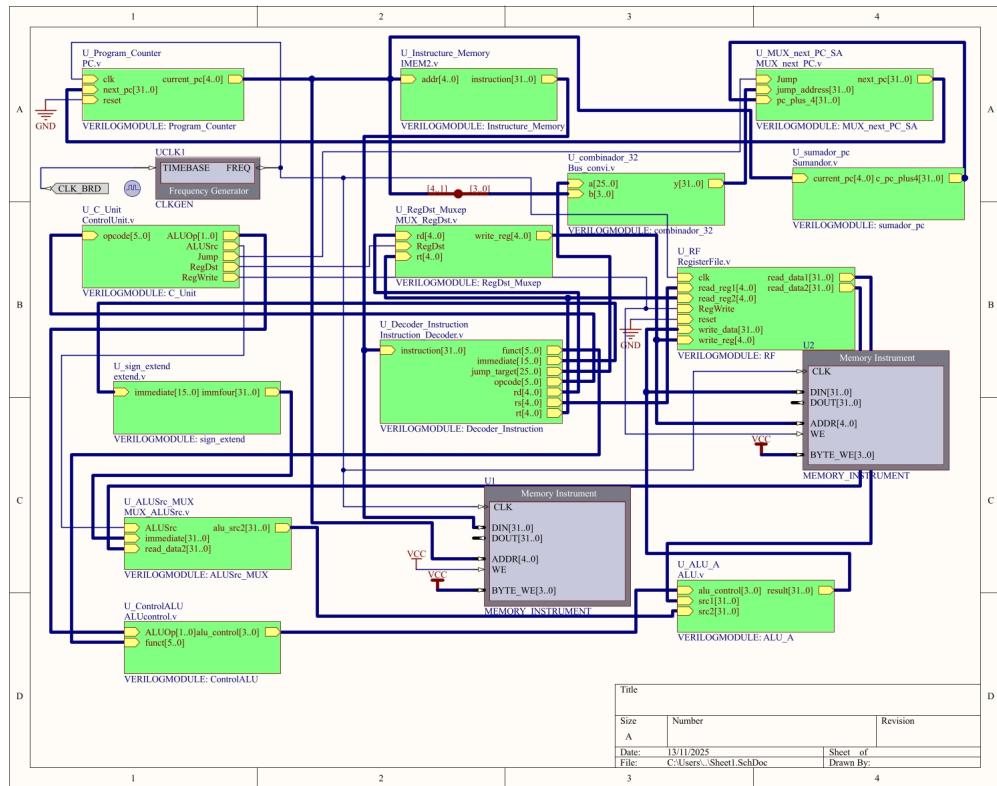


Figura 6: Esquemático