SYS2041 – Électronique numérique Cours 7 : Circuits séquentiels

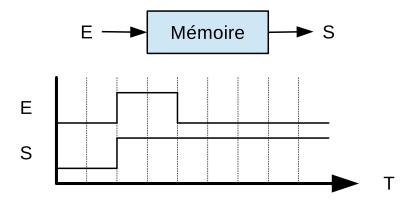
Alexandre BRIÈRE



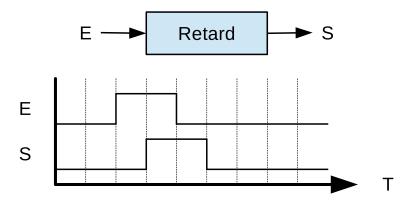
Quésaco?

- Les circuits présentés jusqu'ici ne font pas intervenir le temps
 - Circuits « purement » combinatoires
 - Les sorties du circuit dépendent uniquement de ses entrées
- Comment prendre en compte la notion de temps?
 - Nouvelle catégorie de circuits :
 - ⇒ Circuits séquentiels
 - Les sorties du circuit dépendent de ses entrées ET de son état
 - ⇒ L'état représente « l'histoire » du circuit, sa mémoire
 - Exemples :
 - Verrous
 - Bascules
 - Registres
 - Compteurs

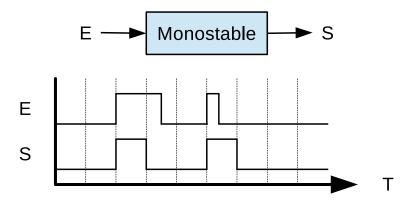
Prise en compte du temps : Mémorisation



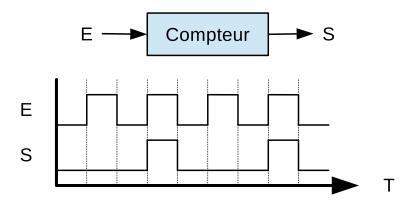
Prise en compte du temps : Retard



Prise en compte du temps : Monostable



Prise en compte du temps : Compteur



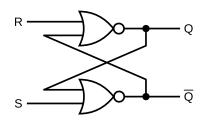
Fonctionnement synchrone ou asynchrone

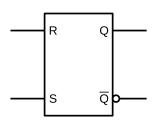
- Synchrone à un évènement extérieur
 - Les changements d'état des entrées ne peuvent être pris en compte qu'à des instant précis
- Asynchrone
 - Les changements d'état des entrées sont pris en compte immédiatement

Les composants asynchrone

- Verrou RS
- Verrou RS à validation
- Verrou D

Le verrou RS (Reset-Set)





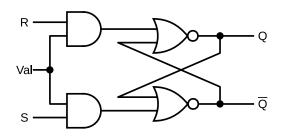
Attention, il n'y a que 2 états initiaux possibles :

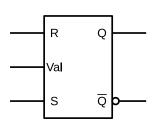
$$Q=0$$
 et $\overline{Q}=1$

$$Q=1$$
 et $\overline{Q}=0$

Le verrou RS à validation

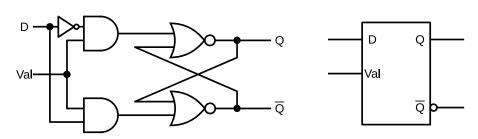
Le verrou ne prend en compte R et S que si un signal Val est à 1





Le verrou D (Data)

Le verrou n'a plus qu'une entrée D (Data) et un signal Val (Validation)



Les composants synchrone

- Bascule D
- Bascule JK

La bascule D

Permet de mémoriser D sur un front montant d'horloge

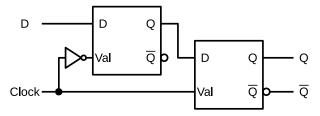


FIGURE – Construction d'une bascule D à partir de verrous D

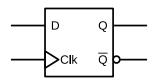


FIGURE – Symbole d'une bascule D

Code VHDL d'une bascule D

```
entity bascule is
  port (D, Clk : in std_logic;
        Q : out std_logic);
end entity bascule;

architecture Behavioral of bascule is
begin
  process(D, Clk) is
  begin
  if Clk='1' and Clk'event then
        Q <= D;
  end if;
  end process;
end architecture Behavioral;</pre>
```

La bascule JK

J	K	Clk	Q_{t+1}	$\overline{Q_{t+1}}$
0	0	↑	Q_t	$\overline{Q_t}$
0	1	↑	0	1
1	0	↑	1	0
1	1	↑	$\overline{Q_t}$	Q_t

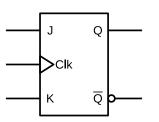


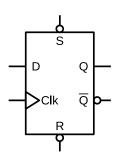
FIGURE - Symbole d'une bascule JK

Code VHDL d'une bascule JK

```
entity bascule JK is
  port( J, K, Clk : in std_logic;
        Q, : inout std_logic);
end bascule JK;
architecture behavioral of bascule JK is
begin
  process(J, K, Clk)
  variable TMP : std_logic;
  begin
    TMP := Q;
    if (Clk='1' and clk'event) then
      if (J='1') and K='1') then
       TMP := not TMP:
      elsif (J='0') and K='1' then
      \mathsf{TMP} := 0.00
      else
      \mathsf{TMP} := '1':
      end if:
    end if:
    Q \leq TMP:
  end process;
end architecture:
```

Bascules à entrées asynchrones

Les bascules peuvent aussi dépendre d'entrée asynchrones



D	S	R	Clk	Q_{t+1}	$\overline{Q_{t+1}}$
0	1	1	†	0	1
1	1	1	†	1	0
Χ	0	1	X	1	0
Χ	1	0	Х	0	1
Χ	0	0	Х	Х	Х

Exemples d'applications

- Registre 4 bits
 - ⇒ stocker une donnée sur 4 bits
- Diviseur de fréquence
 - ⇒ générer une horloge de fréquence inférieure
- Compteur
 - \Rightarrow générer un signal tout les N cycles
- Registre à décalage
 - ⇒ stocker une donnée sur 4 bits
 - ⇒ chargement et lecture en parallèle ou en série

Une maison est hantée par un fantôme qui chante et un qui rit sur lesquels il est possible d'agir en jouant de l'orgue ou en brulant de l'encens.

Chaque minute, chaque bruit est présent ou absent et ce que chacun d'eux fera la minute suivante dépend de la minute présente de la façon suivante :

- le chant conserve le même état sauf si pendant la minute présente l'orgue jouait sans que le rire ne se fasse entendre, dans ce cas le chant prendra l'état opposé;
- quant au rire, si l'encens brulait, il se fera entendre ou non selon que le chant résonnait ou non (de sorte que le rire imite le chant avec une minute de retard). Toutefois si l'encens ne brulait pas, le rire fera le contraire de ce que faisait le chant.

On peut brûler de l'encens en permanence.

On ne peut pas jouer de l'orgue en permanence.

On ne peut pas changer à la fois l'état de l'encens et celui de l'orgue.

On entend maintenant le rire et le chant, comment les faire cesser?

Références

- [1] Sébastien GAGEOT et Franck CRISON : SYS2041 : Systèmes numériques (ESIEA - Campus de Laval).
- [2] Julien DENOULET, Bertrand GRANADO et Farouk VALETTE : 2E200 : Électronique Numérique, Combinatoire et Séquentielle (Faculté des Sciences et Ingénierie de Sorbonne Université).
- [3] Thomas FLOYD:

 Systèmes numériques.

 Éditions Reynald Goulet, 2018.