

Unidade 2 - Os principais componentes de um sistema computacional

Apresentação

Esta Unidade de Aprendizagem tratará dos principais componentes de um computador, ou seja, conheceremos a arquitetura dos computadores, descrevendo os principais blocos que constituem as máquinas modernas.

Os computadores necessitam de componentes básicos para o funcionamento: a unidade pensante que faz todo o processamento (conhecida como processador), uma unidade na qual os dados são armazenados (a memória do computador) e os dispositivos que fazem a comunicação entre os seres humanos e o computador, que são os periféricos de entrada e/ou saída de dados.

Bons estudos.

Ao final desta Unidade de Aprendizagem, você deve apresentar os seguintes aprendizados:

- Explicar o funcionamento de um computador e identificar fatos históricos do surgimento dos sistemas operacionais
- Identificar os níveis hierárquicos de um sistema computacional e apontar as características básicas dos sistemas operacionais e sua relação com os *hardwares* a que estão vinculados
- Reconhecer os principais componentes de um computador por meio do modelo de Von Neumann.

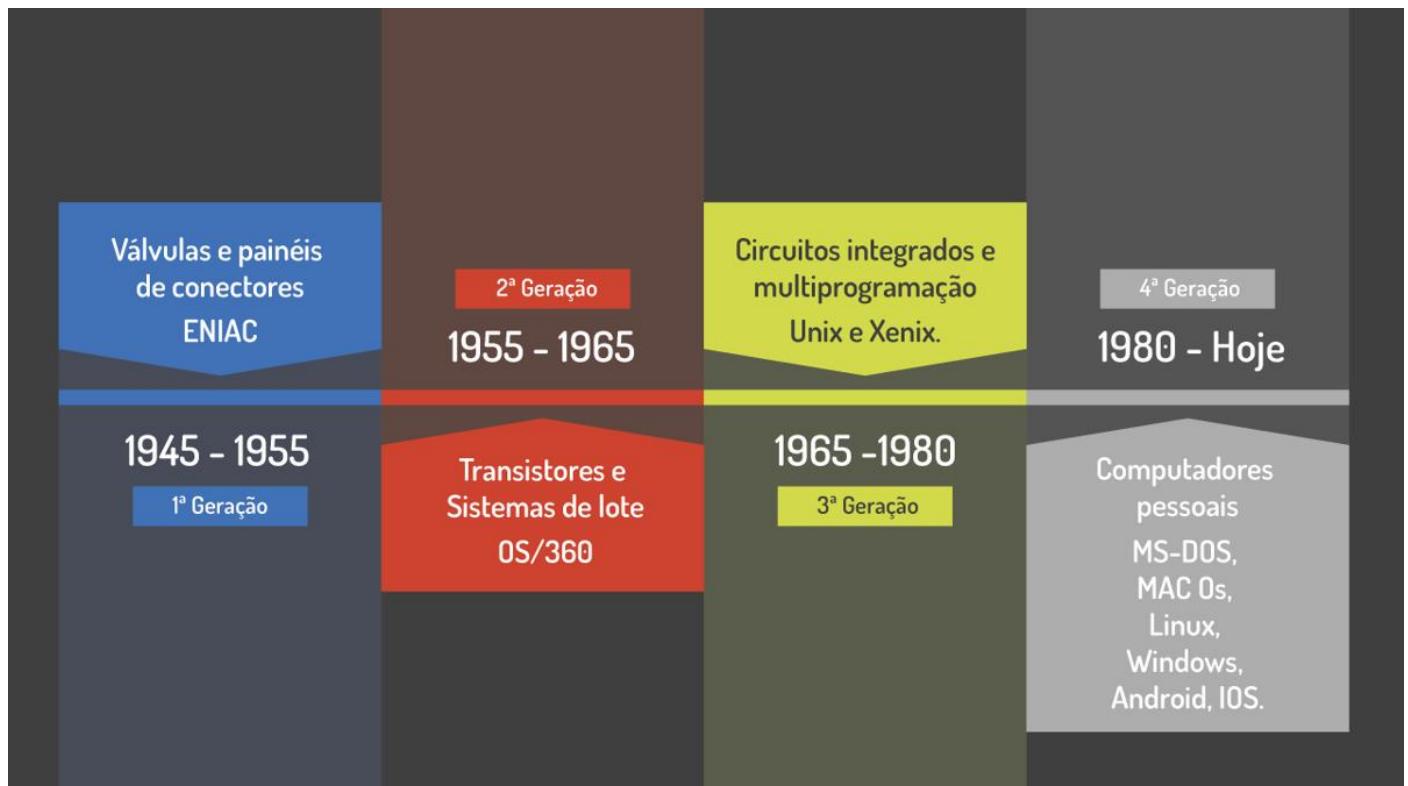
Infográfico: Arquitetura de Von Neumann

No infográfico interativo a seguir você vai ver um esquema do modelo de Von Neumann, mostrando os principais componentes de um computador.

Conteúdo interativo disponível na plataforma de ensino!

Infográfico: História dos Sistemas Operacionais

A linha do tempo do Infográfico mostra a evolução dos sistemas operacionais em quatro grandes períodos (gerações). Podemos notar que, com passar do tempo e o avanço tecnológico, os períodos de tempo aumentaram, sendo a geração atual a mais longa.



Conteúdo do Livro: Os principais componentes de um computador

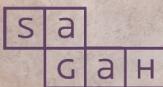
Os computadores são dispositivos com capacidade de processar informações. Para isso, utilizam uma arquitetura básica.

Acompanhe o capítulo Arquiteturas de Computadores, base teórica para esta Unidade de Aprendizagem.

Boa leitura.

ARQUITETURAS DE COMPUTADORES

Sandra Rovena Frigeri



SOLUÇÕES
EDUCACIONAIS
INTEGRADAS

Os principais componentes de um computador

Objetivos de aprendizagem

Ao final deste texto, você deve apresentar os seguintes aprendizados:

- Explicar o funcionamento de um computador.
- Identificar os níveis hierárquicos de um sistema computacional.
- Reconhecer os principais componentes de um computador por meio do modelo de Von Neumann.

Introdução

Um sistema é um conjunto de elementos interconectados que formam um todo organizado, que possui um objetivo e determinadas funções que deve realizar. O sistema computacional é formado por um conjunto de componentes, que são interconectados/inter-relacionados e cumprem a função de realizar o processamento de dados por meio de um computador. Deve-se ter em mente que um sistema computacional é formado pelo computador (*hardware*), pelos sistemas e programas (*software*) e pelos usuários (*peopleware*), todos trabalhando de forma integrada.

Os componentes do computador incluem dispositivos de entrada e saída de dados (teclado, tela, etc.), meios de armazenamento de informações voláteis ou não (memórias, discos rígidos, etc.) e estruturas responsáveis pelo processamento de dados. Assim, um computador é uma máquina que recebe dados a partir de dispositivos de entrada, armazena-os e os transforma por meio da execução de programas, gerando novas informações/novos resultados, que são enviados a dispositivos de saída ou transmitidos/armazenados. Dessa forma, os principais componentes de um computador são: processador, memória e dispositivos de entrada/saída. Todo o trabalho realizado pelo computador é controlado pelo processador, que é o responsável pela execução de instruções — comandos —, que realizam ações no computador.

Os profissionais da área de computação não devem considerar o computador como apenas uma caixa fechada, ignorando sua estrutura interna. É preciso conhecer seus componentes, suas características, seu desempenho e suas interações. Esse conhecimento é importante para entender como fazer o melhor uso dos recursos computacionais, compreender suas limitações, além de poder selecionar o melhor tipo de *hardware* para determinadas aplicações/necessidades.

Neste capítulo, você vai estudar o funcionamento dos computadores, identificando as estruturas que os compõem e conhecendo suas características e inter-relações. Você vai verificar que os computadores possuem uma estrutura hierárquica, o que permitirá a compreensão da sua organização. Além disso, você vai analisar o modelo de Von Neumann, de grande importância para a identificação dos principais elementos de um computador.

Funcionamento do computador

O computador contém milhões de componentes eletrônicos e é considerado um sistema complexo. Para que se possa descrever seus componentes, é necessário conhecer sua natureza hierárquica. A partir dela, torna-se possível considerar os componentes do computador desde um nível mais externo, que é onde estão as partes mais visíveis — dispositivos de entrada/saída de dados, meios de armazenamento de dados, meios de comunicação de dados e elementos de processamento — até elementos que podem ser invisíveis a olho nu, como os componentes do processador. Dessa forma, pode-se considerar níveis particulares da hierarquia de um sistema, identificar seus elementos e suas inter-relações, além de conhecer suas funções individuais e como estas contribuem para as funções do componente superior na hierarquia. Normalmente, quando se trabalha em determinado nível, não é necessário conhecer a estrutura do nível mais baixo — é preciso conhecer apenas as funcionalidades e a estrutura do nível específico.

O nível mais próximo do usuário é considerado o **alto nível**, e aquele que representa os componentes eletrônicos é o **baixo nível**. Então, os níveis de um sistema computacional podem ser:

- **Nível do usuário:** formado pelas partes visíveis do computador e programas utilizados diretamente pelo usuário.

- **Nível da linguagem de alto nível:** é onde trabalham a maioria dos programadores que utilizam linguagens de alto nível para o desenvolvimento de aplicações.
- **Nível da linguagem de montagem (linguagem de máquina):** é onde o processador interpreta e executa as instruções, que estão em linguagem de montagem ou *Assembler*.
- **Nível de controle:** é de onde a unidade de controle (componente do processador) envia sinais de controle para realizar transferências de dados entre registradores, memória e outros componentes, além de selecionar operações na unidade lógica e aritmética (ULA).
- **Nível de unidades funcionais:** é onde estão os registradores, a ULA, a memória e os barramentos.
- **Nível das portas lógicas:** é onde fica a estrutura lógica dos componentes do computador, que são projetados usando portas lógicas.
- **Nível de transistores e fios:** é o nível mais baixo do computador, onde estão componentes eletrônicos e fios usados para implementar as portas lógicas.

Atualmente, os computadores estão cada vez mais potentes e menores, e seus usos são ilimitados. Os dados manipulados pelos computadores podem ter diversas formas e representações, e o espectro de possibilidades de usos e transformações desses dados é amplo. Eles são os elementos fundamentais de trabalho e determinam as funções básicas do computador: processamento de dados, armazenamento de dados, movimentação de dados e controle.

O **processamento de dados** deve permitir transformações de diferentes tipos de dados, gerando novos dados, realizando cálculos, ajustes, etc. Esse é o núcleo do trabalho do computador. Já o **armazenamento de dados** é uma função essencial, pois o computador precisa manter os dados que está utilizando no processamento, mesmo que de forma temporária, mas também precisa guardar dados de forma estável, para que possam ser utilizados posteriormente. Junto com essas funções, a **movimentação de dados** é uma necessidade para que o computador possa trabalhar, pois representa os caminhos e as funções utilizadas para receber dados de entrada, transmitir dados de saída, armazenar dados e recuperar dados armazenados. Finalmente, para garantir a execução correta dessas três funções, é exercido o **controle**, que coordena o trabalho de seus elementos funcionais. O esquema dessas funções pode ser visto na Figura 1.

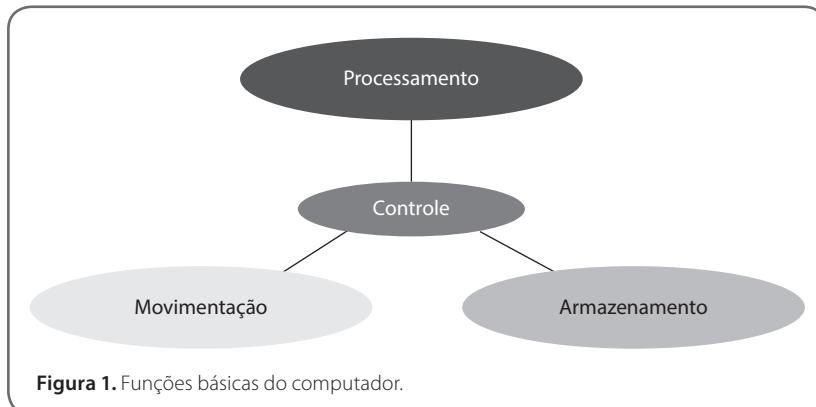


Figura 1. Funções básicas do computador.

Essas quatro funções básicas são percebidas tanto nos componentes mais externos do computador como nos internos, que você vai verificar na sequência. Internamente o computador possui os seguintes componentes:

- **Unidade central de processamento (CPU — central processing unit):** responsável pelo controle do computador e por realizar o processamento de dados; é comumente denominada apenas de processador.
- **Memória principal:** tem a função de armazenar dados.
- **Entrada/Saída (E/S):** controladores responsáveis pela movimentação de dados entre o computador e o meio externo.
- **Interconexão:** mecanismo de comunicação entre CPU, memória e E/S, normalmente um barramento, que consiste em uma série de fios condutores.

A estrutura dos componentes básicos do computador é apresentada na Figura 2.

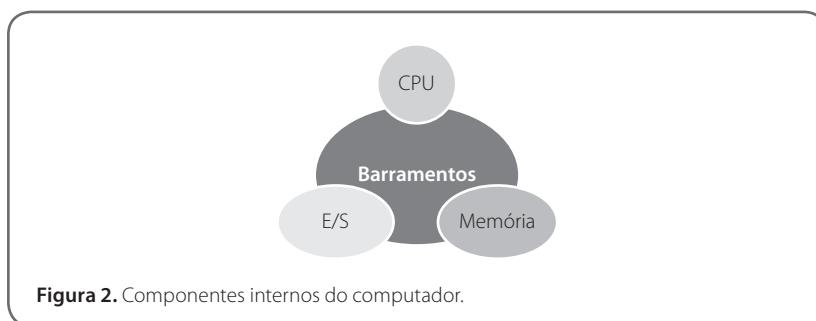


Figura 2. Componentes internos do computador.

Nos primeiros computadores, havia apenas um componente interno de cada tipo, mas, nos últimos anos, temos computadores com diversos processadores, além da replicação de outros componentes, ampliando cada vez mais suas capacidades.

A parte mais interessante do computador, com certeza, é a CPU, pois ela é o núcleo do processamento, e muitos investimentos têm sido realizados para ampliar sua capacidade e suas funcionalidades. Os principais componentes da CPU são:

- **Unidade de controle (UC):** é responsável pelo controle da operação da CPU e, logo, pelo controle do computador.
- **Unidade lógica e aritmética (ULA, ou ALU, do inglês *arithmetic and logic unit*):** é responsável por realizar operações lógicas e aritméticas, que são necessárias para o processamento de dados no computador.
- **Registradores:** são responsáveis pelo armazenamento de dados utilizados pela CPU.
- **Interconexões da CPU:** são estruturas de comunicação entre unidade de controle, ALU e registradores, que formam os barramentos.

Veja esses componentes da CPU na Figura 3.

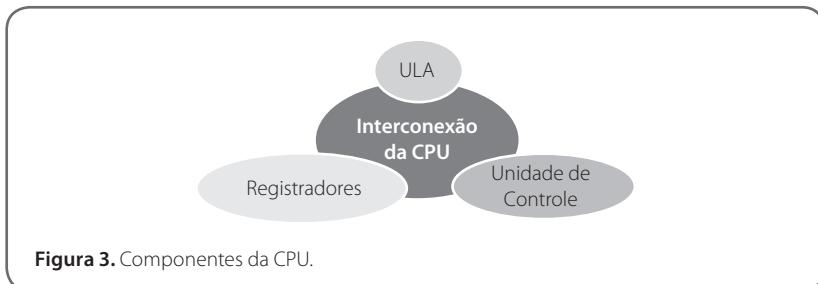


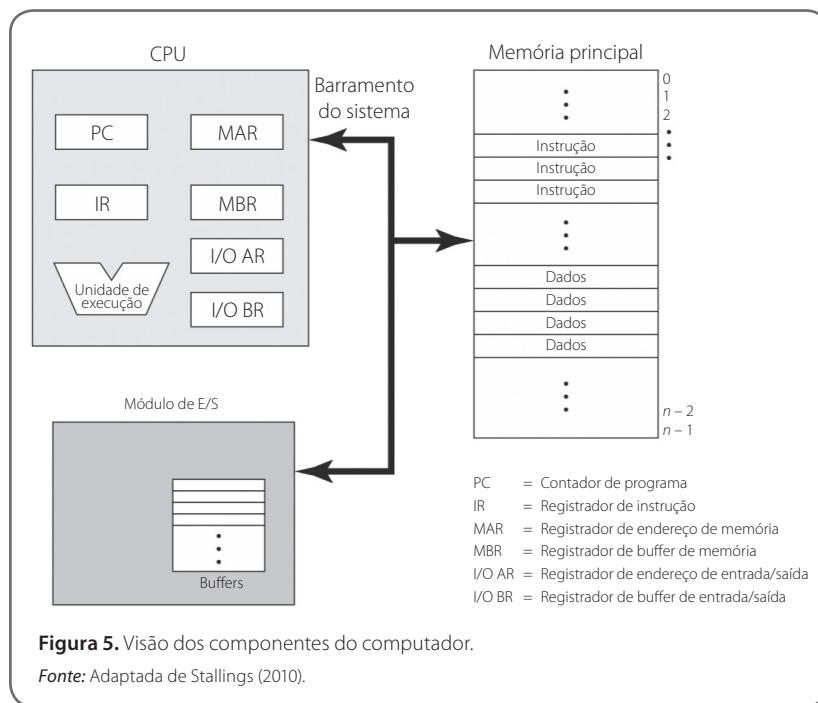
Figura 3. Componentes da CPU.

A UC é o componente central da CPU e pode ser implementada utilizando-se diversas técnicas. Uma delas é denominada unidade de controle microprogramada, que utiliza microinstruções. A UC possui uma **memória de controle**, que é formada por um conjunto de registradores que ela utiliza para guardar instruções, endereços de dados, etc. Ela também possui **decodificadores**, que são componentes projetados com circuitos lógicos que recebem o código de uma instrução e o decodificam, ou seja, verificam o que deve ser feito e, então, enviam sinais de controle para sua execução, que é controlada pela **lógica de sequenciação**. Veja a estrutura básica da UC na Figura 4.



Figura 4. Componentes da UC.

Pode-se compreender a estrutura hierárquica da organização dos computadores a partir de suas funções básicas (Figura 1), dos componentes básicos do computador (Figura 2), dos componentes da CPU (Figura 3) e dos componentes da UC (Figura 4). Já na Figura 5 você pode observar os principais componentes do computador envolvidos no processamento. No módulo de E/S passam os dados que vêm/vão dos/para os dispositivos de entrada/saída de dados. Essas informações são armazenadas na memória do computador, que também armazena os programas. Estes são conjuntos de instruções que serão executadas pela CPU, que contém um conjunto de registradores (PC, IR, etc.) e a ULA, tudo isso interligado pelos barramentos.



Processador

O processamento principal do computador é realizado pela execução de um programa, que é formado por um conjunto de instruções que são armazenadas na memória do computador. O processador é responsável por executar essas instruções, realizando o ciclo da instrução. Esquematicamente, esse processamento consiste em dois ciclos: busca e execução. Esses ciclos são repetidos sequencialmente até o computador ser desligado. Assim, no ciclo de busca, o processador lê instruções da memória, uma de cada vez. Já no ciclo de execução, o processador decodifica e realiza os procedimentos para sua execução, o que pode envolver a busca de dados na memória, a execução de operações na ULA, entre outras operações.

O processador busca uma instrução da memória no início de cada ciclo de instrução. Normalmente, o contador de programa (PC — *program counter*), que é um registrador, possui o endereço da próxima instrução a ser executada. Assim, o PC é incrementado a cada instrução, salvo quando há alguma instrução de desvio. Após a leitura da instrução, ela é carregada no IR (registrador de instrução — *instruction register*, em inglês). A instrução contém uma operação codificada em binário, que indica a ação a ser realizada, que pode ser de uma dessas categorias:

- **Processador-memória:** quando os dados são transferidos do processador para a memória ou vice-versa.
- **Processador-E/S:** quando os dados são transferidos entre um dispositivo periférico de E/S ou módulo de E/S e o processador, ou vice-versa.
- **Processamento de dados:** quando o processador realiza alguma operação aritmética ou lógica com os dados.
- **Controle:** quando uma instrução determina que a sequência de execução seja alterada, para a execução de um desvio, que altera o PC.

A maioria dos dispositivos externos ao processador são muito mais lentos do que ele; dessa forma, normalmente o processador solicita dados para esses dispositivos e espera seu retorno por meio de interrupções. De forma geral, todos os computadores possuem um mecanismo que permite que os dispositivos de E/S e memória possam interromper o processamento normal do processador. As classes de interrupções são:

- **Programa:** gerada por alguma situação que deriva do resultado da execução de alguma instrução, como o *overflow* aritmético, a divisão

por zero, a tentativa de executar uma instrução de máquina ilegal ou a referência fora do espaço de memória permitido para o usuário.

- **Timer:** gerada com base no *clock* (relógio) do processador; permite que ele realize determinadas funções periodicamente.
- **E/S:** gerada por um controlador de E/S para sinalizar o término normal de uma operação ou para sinalizar uma série de condições de erro.
- **Falha de hardware:** gerada por uma falha como falta de energia ou erro de paridade de memória.

Para a comunicação entre os componentes do processador, utiliza-se barramentos. Um barramento é uma estrutura física que define um caminho que permite a comunicação entre dois ou mais dispositivos; assim, ele é um meio de transmissão compartilhado. Múltiplos dispositivos podem ser conectados a um barramento e compartilham os sinais transmitidos; porém, somente um dispositivo por vez poderá utilizar o barramento para transmissão de dados. O barramento pode ser visto como um conjunto de linhas, em que cada linha vai representar uma informação binária (0 ou 1). O conjunto de linhas formará um código binário. Um sistema pode ter vários tipos de barramentos para realizar a sua interconexão de dados. Você pode vê-los na Figura 6.

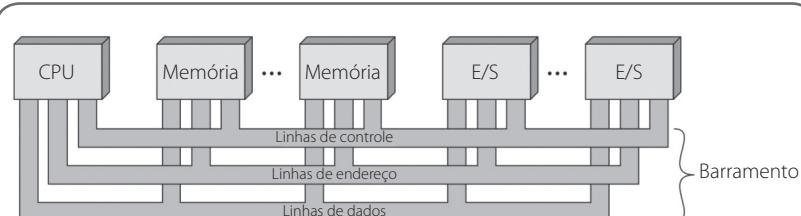


Figura 6. Tipos de barramentos.

Fonte: Adaptada de Stallings (2010).

O **barramento de controle** é usado para controlar o acesso e o uso do **barramento de dados** e do **barramento de endereço**, pois estes são compartilhados por todos os componentes. Além disso, o processador emite sinais de controle pelo barramento de controle, que transmitem informações de comando e sincronização entre os componentes, que podem ser:

- **Escrita de memória:** indica o endereço e os dados a serem armazenados.
- **Leitura de memória:** indica o endereço em que os dados devem ser lidos e colocados no barramento.

- **Escrita de E/S:** faz com que os dados no barramento sejam enviados para a porta de E/S endereçada.
- **Leitura de E/S:** faz com que os dados da porta de E/S endereçada sejam colocados no barramento.
- **AcK de transferência:** indica que dados foram aceitos do barramento ou colocados nele (*AcK* vem do inglês *acknowledgement* — função confirma).
- **Solicitação de barramento (bus request):** indica que um módulo precisa obter controle do barramento.
- **Concessão de barramento (bus grant):** indica que um módulo solicitante recebeu controle do barramento.
- **Requisição de interrupção (interrupt request):** indica que a interrupção está pendente.
- **AcK de interrupção:** confirma que a interrupção pendente foi reconhecida.
- **Clock:** é usado para operações de sincronização.
- **Reset:** inicializa todos os módulos.



Fique atento

A base da arquitetura dos computadores atuais é similar à proposta por Von Neumann em 1946.

A máquina de Von Neumann

Matemático húngaro naturalizado americano e de origem judaica, John Von Neumann (1903-1957) foi professor na Universidade de Princeton e contribuiu em diversas áreas, dentre elas: mecânica quântica, teoria dos conjuntos, economia, ciências da computação e matemática. Participou da construção do ENIAC, o primeiro computador eletrônico. É conhecido por ter formalizado o projeto lógico de um computador que é utilizado pela maioria dos computadores utilizados atualmente. No modelo proposto por Von Neumann, foram definidos os seguintes aspectos:

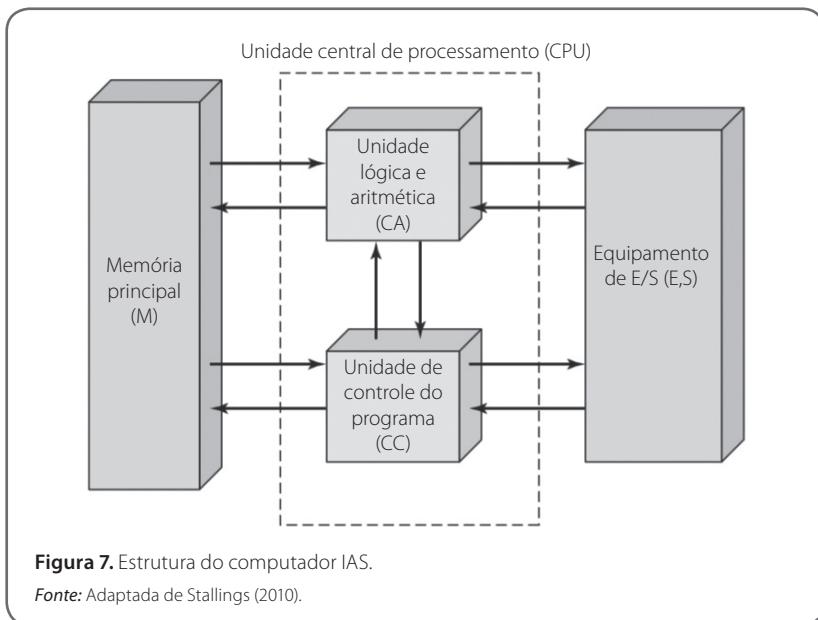
- Armazenamento das instruções na memória do computador. Antes elas não eram armazenadas, sendo lidas de cartões perfurados e executadas uma a uma. Com o armazenamento interno, foi possível obter mais rapidez. Esse conceito foi denominado **programa armazenado**, que também foi definido, na mesma época, por Allan Turing.
- Realização das operações aritméticas. Muito comuns para todo o processamento, elas deveriam ser realizadas por uma unidade especializada, que foi denominada **central aritmética**, que inicialmente trabalhava com dados binários.
- Controle do sequenciamento das instruções dos programas (**central de controle**), que, além de estarem armazenadas na memória do computador (programa armazenado), aquelas que fossem cálculos seriam realizadas pela central aritmética, devendo ser adequadamente sequenciadas, visando a uma maior eficiência de uso dos recursos.
- Memórias para todos os componentes, permitindo que os dados ficassem acessíveis rapidamente para a realização das operações.
- Unidades de transferência, definindo que os dispositivos precisam ter unidades que recebam dados e enviem dados para outros componentes (Entrada/Saída).

Von Neumann e seus colegas começaram o projeto em 1946, mas somente em 1952 concluíram a construção do computador IAS (sigla referente ao Institute for Advanced Studies, de Princeton), cuja estrutura é mostrada na Figura 7.



Saiba mais

John Von Neumann foi indicado pelo presidente Eisenhower para a Comissão de Energia Atômica, onde supervisionou a construção do arsenal nuclear norte-americano no pós-guerra.



No IAS, a memória possui mil espaços para guardar dados — denominados palavras (*words*), com 40 dígitos binários (*bits*) cada uma —, onde podem ser armazenados dados e instruções, ambos codificados em binário. Os dados utilizam 1 *bit* para sinal e os outros para representar o valor. Uma palavra pode conter duas instruções de 20 *bits* cada, sendo 8 *bits* para a instrução (*OpCode* — código da operação) e 12 *bits* para o endereço de uma palavra de memória.

A UC e a ULA (central aritmética) possuem locais para guardar dados, denominados registradores, definidos da seguinte forma:

- **Registrador de buffer de memória** (MBR, do inglês *memory buffer register*): registra uma palavra que será armazenada na memória, transmitida para a unidade de E/S ou usada para receber uma palavra da memória ou de uma unidade de E/S.
- **Registrador de endereço de memória** (MAR, do inglês *memory address register*): contém o endereço na memória da palavra a ser escrita ou lida pelo MBR.
- **Registrador de instrução** (IR, do inglês *instruction register*): contém o código da operação de 8 *bits* da instrução que está sendo executada.
- **Registrador de buffer de instrução** (IBR, do inglês *instruction buffer register*): utilizado para conter a próxima instrução a ser executada.

- **Contador de programa** (PC, do inglês *program counter*): registra o endereço do próximo conjunto (par) de instruções a ser lido na memória.
- **Acumulador (Ac) e quociente multiplicador** (mq, do inglês *multiplier quotient*): registra os operandos e resultados da ULA.

No modelo de Von Neumann, o computador realiza repetidamente o ciclo de instrução, sendo que cada ciclo possui dois subciclos: **busca** (*fetch cycle*) e **execução** (*execution cycle*). No ciclo de busca, é carregado o código da próxima instrução a ser executada. O ciclo de execução interpreta o código da operação e executa a instrução, por meio do envio dos sinais de controle apropriados para que os dados sejam movidos ou que uma operação seja realizada pela ULA. Na Figura 8 você pode verificar a inter-relação entre os elementos que compõem a arquitetura do computador IAS.

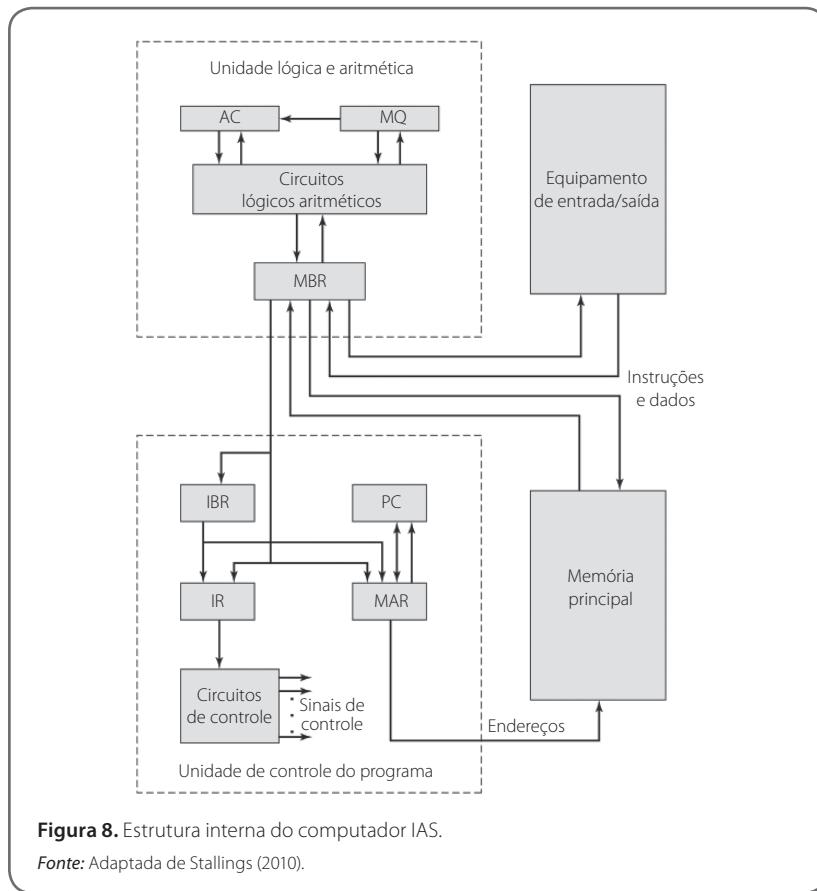


Figura 8. Estrutura interna do computador IAS.

Fonte: Adaptada de Stallings (2010).



Link

Acesse os *links* a seguir e conheça um pouco mais sobre a arquitetura de Von Neumann:

<https://goo.gl/B3Edes>

<https://goo.gl/Gy6WDT>

A quantidade de instruções realizada pelo computador IAS era pequena — apenas 21 instruções, que podem ser agrupadas em cinco tipos:

1. Transferência de dados: instruções para mover dados entre memória e registradores da central aritmética (atual ULA) ou entre registradores da central aritmética.
2. Desvio incondicional: instruções para direcionar a execução para outra linha do programa, alterando assim o PC.
3. Desvio condicional: instruções que realizam um teste e, conforme o seu resultado, alteram o PC.
4. Aritméticas: instruções que acionam as operações lógicas e aritméticas.
5. Modificação de endereço: instrução que gera endereços a partir de operações na central aritmética (ULA), que são inseridos em instruções armazenadas na memória.

Veja no Quadro 1 as instruções que podiam ser executadas no computador IAS:

Quadro 1. Instruções do computador IAS

Tipo de instrução	Opcode	Representação simbólica	Descrição
Transferência de dados	00001010	LOAD MQ	Transfere o conteúdo de MQ para AC
	00001001	LOAD MQ,M(X)	Transfere o conteúdo do local de memória X para MQ
	00100001	STOR M(X)	Transfere o conteúdo de AC para o local de memória X
	00000001	LOAD M(X)	Transfere M(X) para o AC
	00000010	LOAD - M(X)	Transfere - M(X) para o AC
	00000011	LOAD M(X)	Transfere o valor absoluto de M(X) para o AC
	00000100	LOAD - M(X)	Transfere - M(X) para o acumulador
Desvio incondicional	00001101	JUMP M(X,0:19)	Apanha a próxima instrução da metade esquerda de M(X)
	00001110	JUMP M(X,20:39)	Apanha a próxima instrução da metade direita de M(X)
Desvio condicional	00001111	JUMP+ M(X,0:19)	Se o número no AC for não negativo, apanha a próxima instrução da metade esquerda de M(X)
	00010000	JUMP+ M(X,20:39)	Se o número no AC for não negativo, apanha a próxima instrução da metade direita de M(X)

(Continua)

(Continuação)

Quadro 1. Instruções do computador IAS

Tipo de instrução	<i>Opcode</i>	Representação simbólica	Descrição
Aritmética	00000101	ADD M(X)	Soma M(X) a AC; coloca o resultado em AC
	00000111	ADD M(X)	Soma M(X) a AC; coloca o resultado em AC
	00000110	SUB M(X)	Subtrai M(X) de AC; coloca o resultado em AC
	00001000	SUB M(X)	Subtrai M(X) de AC; coloca o resto em AC
	00001011	MUL M(X)	Multiplica M(X) por MQ; coloca os <i>bits</i> mais significativos do resultado em AC; coloca <i>bits</i> menos significativos em MQ
	00001100	DIV M(X)	Divide AC por M(X); coloca o quociente em MQ e o resto em AC
	00010100	LSH	Multiplica o AC por 2; ou seja, desloca à esquerda uma posição de <i>bit</i>
	00010101	RSH	Divide o AC por 2; ou seja, desloca uma posição à direita
Modificação de endereço	00010010	STOR M(X,8:19)	Substitui campo de endereço da esquerda em M(X) por 12 <i>bits</i> mais à direita de AC
	00010011	STOR M(X,28:39)	Substitui campo de endereço da direita em M(X) por 12 <i>bits</i> mais à direita de AC

Fonte: Adaptado de Stallings (2010).

É fascinante perceber que, mesmo utilizando tecnologias eletrônicas mais avançadas e componentes mais sofisticados, com mais recursos e funções, os computadores atuais seguem a mesma estrutura do modelo de Von Neumann.



Referência

STALLINGS, W. *Arquitetura e organização de computadores*. 8. ed. São Paulo: Pearson Pratice Hall, 2010.

Leituras recomendadas

ALSINA. *Organização de computadores*. Disponível em: <https://www.dca.ufrn.br/~pablo/FTP/arq_de_comp/apostilha/capitulo2.pdf>. Acesso em: 7 dez. 2018.

NULL, L.; LOBUR, J. *Princípios básicos de arquitetura e organização de computadores*. 2. ed. Porto Alegre: Bookman, 2011.

TANENBAUM, A. S. *Organização estruturada de computadores*. 6. ed. São Paulo: Pearson, 2013.

VONNEUMAN, N. A. O legado filosófico de John von Neumann. *Estud. Av.*, São Paulo, v. 10, n. 26, p. 189–204, abr. 1996. Disponível em: <http://www.scielo.br/scielo.php?script=sci_arttext&pid=S0103-40141996000100018&lng=en&nrm=iso>. Acesso em: 7 dez. 2018.

WEBER, R. F. *Fundamentos de arquitetura de computadores*. 4. ed. Porto Alegre: Bookman: 2012.

Encerra aqui o trecho do livro disponibilizado para esta Unidade de Aprendizagem. Na Biblioteca Virtual da Instituição, você encontra a obra na íntegra.

Conteúdo:



SOLUÇÕES
EDUCACIONAIS
INTEGRADAS

Conteúdo do Livro: História dos Sistemas Operacionais

Os sistemas operacionais são a forma com que podemos nos comunicar com os computadores. Eles interpretam nossa vontade e a transformam em comandos que são executados. É claro que foram necessários anos para que os sistemas operacionais atingissem o nível atual de desenvolvimento e essa evolução não aconteceu do dia para a noite.

No livro *Sistemas operacionais: projeto e implementação*, base teórica desta Unidade de Aprendizagem, leia os capítulos História dos sistemas operacionais e A quarta geração (1980 até os dias de hoje): computadores pessoais.

Boa leitura.

O Livro do MINIX

SISTEMAS OPERACIONAIS

Projeto e Implementação

TERCEIRA EDIÇÃO



Andrew S. Tanenbaum
Albert S. Woodhull



T164s Tanenbaum, Andrew S.

Sistemas operacionais [recurso eletrônico] : projeto e implementação / Andrew S. Tanenbaum, Albert S. Woodhull ; tradução João Tortello. – 3. ed. – Dados eletrônicos. – Porto Alegre : Bookman, 2008.

Editado também como livro impresso em 2008.
ISBN 978-85-7780-285-2

1. Sistemas operacionais. I. Woodhull, Albert S. II. Título.

CDU 004.4

nada à impressora. Quando um programa tiver terminado, o sistema operacional envia para a impressora a sua saída armazenada no arquivo em disco, enquanto, ao mesmo tempo, um outro programa poderá continuar gerando mais saída, ignorando o fato de que ela não está realmente indo para a impressora (ainda).

Quando um computador (ou uma rede) tem vários usuários, a necessidade de gerenciar e proteger a memória, dispositivos de E/S e outros recursos é ainda maior, pois os usuários poderiam interferir uns com os outros. Além disso, os usuários freqüentemente precisam compartilhar não apenas o hardware, mas também informações (arquivos, bancos de dados etc.). Em resumo, essa visão do sistema operacional sustenta que sua principal tarefa é controlar quem está usando qual recurso, garantir os pedidos de recursos, medir a utilização e mediar pedidos conflitantes de diferentes programas e usuários.

O gerenciamento de recursos inclui a multiplexação (compartilhamento) de recursos de duas maneiras: no tempo e no espaço. Quando um recurso é multiplexado no tempo, diferentes programas ou usuários o utilizam por turnos: primeiro um deles utiliza o recurso, depois outro e assim por diante. Por exemplo, com apenas uma CPU e vários programas que queiram ser executados nela, o sistema operacional primeiramente aloca a CPU para um programa e, depois, após o programa ter executado o suficiente, outro programa utiliza a CPU, depois outro e, finalmente, o primeiro programa novamente. Determinar como o recurso é multiplexado no tempo – quem vem em seguida e por quanto tempo – é tarefa do sistema operacional. Outro exemplo de multiplexação no tempo é o compartilhamento da impressora. Quando várias tarefas de impressão são enfileiradas em uma única impressora, uma decisão precisa ser tomada com relação a qual das tarefas deve ser impressa a seguir.

O outro tipo de multiplexação é a no espaço. Em vez dos clientes atuarem por turnos, cada um deles recebe parte do recurso. Por exemplo, normalmente, a memória principal é dividida entre vários programas que estejam em execução para que cada um possa estar residente ao mesmo tempo (por exemplo, para utilizar a CPU por turnos). Supondo que haja memória suficiente para conter múltiplos programas, é mais eficiente manter vários programas na memória de uma vez do que alocar toda ela para um único programa, especialmente se ele precisar apenas de uma pequena fração do total. É claro que isso levanta problemas de imparcialidade, proteção etc., e fica por conta do sistema operacional resolvê-los. Outro recurso multiplexado no espaço é o disco (rígido). Em muitos sistemas, um único disco pode conter arquivos de muitos usuários ao mesmo tempo. Alocar espaço em disco e controlar quem está usando quais blocos de disco é uma típica tarefa de gerenciamento de recursos do sistema operacional.

1.2 HISTÓRIA DOS SISTEMAS OPERACIONAIS

Os sistemas operacionais vêm evoluindo ao longo dos anos. Nas seções a seguir, veremos resumidamente alguns dos destaques. Como, historicamente, os sistemas operacionais têm sido intimamente ligados à arquitetura dos computadores em que são executados, examinaremos as sucessivas gerações de computadores para vermos como eram seus sistemas operacionais. Esse mapeamento das gerações de sistema operacional para gerações de computador é grosso, mas oferece uma base que de outra forma não teríamos.

O primeiro computador digital foi projetado pelo matemático inglês Charles Babbage (1792–1871). Embora Babbage tenha gasto a maior parte de sua vida e de sua fortuna tentando construir sua “máquina analítica”, nunca conseguiu fazê-la funcionar corretamente, pois ela era puramente mecânica e a tecnologia de seu tempo não podia produzir as rodas e engrenagens exigidas com a alta precisão que necessitava. É desnecessário dizer que a máquina analítica não tinha sistema operacional.

Como um dado histórico interessante, Babbage percebeu que precisaria de software para sua máquina analítica; assim, contratou como a primeira programadora do mundo, uma jovem chamada Ada Lovelace, que era filha do famoso poeta britânico Lord Byron. A linguagem de programação Ada[®] recebeu esse nome em sua homenagem.

1.2.1 A primeira geração (1945–1955): válvulas e painéis de conectores

Depois dos esforços mal-sucedidos de Babbage, pouco progresso foi feito na construção de computadores digitais até a II Guerra Mundial. Em meados da década de 40, Howard Aiken, da Universidade de Harvard, John von Neumann, do Instituto de Estudos Avançados de Princeton, J. Presper Eckert e John Mauchley, da Universidade da Pensilvânia, e Konrad Zuse, na Alemanha, entre outros, tiveram êxito na construção de máquinas de calcular. As primeiras delas usavam relés mecânicos, mas eram muito lentas, com tempos de ciclo medidos em segundos. Posteriormente, os relés foram substituídos por válvulas a vácuo. Essas máquinas eram enormes, ocupavam salas inteiras com dezenas de milhares de válvulas, mas ainda eram milhões de vezes mais lentas do que os computadores pessoais mais baratos de hoje.

Naqueles tempos, um único grupo de pessoas projetava, construía, programava, operava e mantinha cada máquina. Toda a programação era feita em linguagem de máquina pura, freqüentemente interligando fios através de painéis de conectores para controlar as funções básicas da máquina. As linguagens de programação não existiam (nem mesmo a linguagem *assembly*). Ninguém tinha ouvido falar de sistemas operacionais. O modo de operação normal era o programador reservar um período de tempo em uma folha de reserva afixada na parede, depois descer à sala da máquina, inserir seu painel de conectores no computador e passar as próximas horas esperando que nenhuma das quase 20.000 válvulas queimasse durante a execução. Praticamente todos os problemas resolvidos eram cálculos numéricos simples, como a geração de tabelas de senos, co-senos e logaritmos.

No início da década de 50, a rotina havia melhorado um pouco, com a introdução dos cartões perfurados. Agora era possível, em vez de usar painéis de conectores, escrever programas em cartões de papel e lê-los; fora isso, o procedimento era o mesmo.

1.2.2 A segunda geração (1955–1965): transistores e sistemas de lote

A introdução do transistor, em meados da década de 50, mudou o quadro radicalmente. Os computadores se tornaram confiáveis o bastante para serem fabricados e vendidos para clientes com a expectativa de que continuariam a funcionar por tempo suficiente para realizarem algum trabalho útil. Pela primeira vez, havia uma separação clara entre projetistas, construtores, operadores, programadores e pessoal de manutenção.

Essas máquinas, agora chamadas de **computadores de grande porte** (ou *mainframes*), eram postas em salas especiais com ar-condicionado e com equipes de operadores profissionais especialmente treinadas para mantê-las funcionando. Somente grandes empresas, importantes órgãos do governo ou universidades podiam arcar com seu preço, na casa dos milhões de dólares. Para executar um *job* (tarefa), isto é, um programa ou um conjunto de programas, um programador primeiro escrevia o programa no papel (em FORTRAN ou possivelmente até em linguagem *assembly*) e depois o transformava em cartões perfurados. Então, ele levava a pilha de cartões para a sala de submissão de *jobs*, o entregava para um dos operadores e ia tomar café até que a saída estivesse pronta. Quando o computador terminava o *job* que estava executando, um operador ia até a impressora, destacava a saída impressa e a levava para uma sala de saída, para que o programador pudesse pegá-la posteriormente. Então, o operador pegava uma das pilhas de cartões que tinham sido trazidas para a sala de submissão

e os inseria na máquina de leitura. Se o compilador FORTRAN fosse necessário, o operador teria que pegá-lo em um gabinete de arquivos e inseri-lo para leitura. Enquanto os operadores andavam pelas salas da máquina, de submissão e de saída, o computador ficava ocioso. Dado o alto custo do equipamento, não é de surpreender que as pessoas procurassem rapidamente maneiras de reduzir o tempo desperdiçado. A solução geralmente adotada era o **sistema de processamento em lotes** (*batch system*). A idéia era reunir em uma bandeja (*tray*) um conjunto de *jobs* da sala de submissão e então lê-los em uma fita magnética usando um computador relativamente pequeno e barato, como o IBM 1401, que era muito bom para ler cartões, copiar fitas e imprimir a saída, mas péssimo para cálculos numéricos. Outras máquinas muito mais caras, como o IBM 7094, eram usadas para a computação de fato. Essa situação aparece na Figura 1-2.

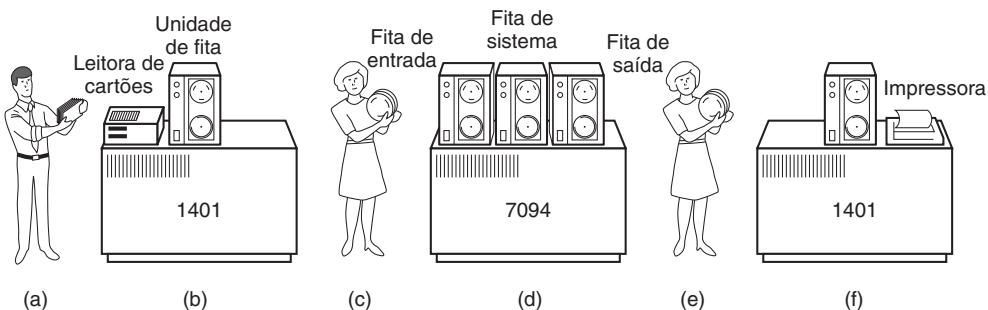


Figura 1-2 Um sistema de processamento em lotes primitivo. (a) Os programadores trazem os cartões para o 1401. (b) O 1401 lê o lote de *jobs* na fita. (c) O operador leva a fita de entrada para o 7094. (d) O 7094 realiza a computação. (e) O operador leva a fita de saída para o 1401. (f) O 1401 imprime a saída.

Após cerca de uma hora de leitura de lotes de *jobs*, a fita era rebobinada e levada para a sala da máquina, onde era montada em uma unidade de fita. O operador carregava então um programa especial (o ancestral do sistema operacional de hoje), que lia o primeiro *job* da fita e a executava. A saída era gravada em uma segunda fita, em vez de ser impressa. Depois que cada *job* terminava, o sistema operacional lia automaticamente o próximo *job* da fita e começava a executá-lo. Quando o lote inteiro estava pronto, o operador removia as fitas de entrada e saída, substituía a fita de entrada pelo próximo lote e levava a fita de saída para um 1401 imprimir *off line* (isto é, não conectado ao computador principal).

A estrutura típica de um *job* aparece na Figura 1-3. Ele começava com um cartão \$JOB, especificando o tempo de execução máximo, em minutos, o número da conta a ser cobrada e o nome do programador. Em seguida, vinha um cartão \$FORTRAN, instruindo o sistema operacional a carregar o compilador FORTRAN da fita de sistema. Depois, vinha o programa a ser compilado e, então, um cartão \$LOAD, orientando o sistema operacional a carregar o programa-objeto recém compilado. (Freqüentemente, os programas compilados eram gravados em fitas virgens e tinham de ser carregados explicitamente.) Em seguida, vinha o cartão \$RUN, instruindo o sistema operacional a executar o programa com os dados que o seguiam. Finalmente, o cartão \$END marcava o fim do *job*. Esses cartões de controle primitivos foram os precursores das linguagens de controle de *jobs* modernos e dos interpretadores de comandos.

Grandes computadores de segunda geração eram usados principalmente para cálculos científicos e de engenharia, como a solução de equações diferenciais parciais que freqüentemente ocorrem na física e na engenharia. Eles eram programados principalmente em

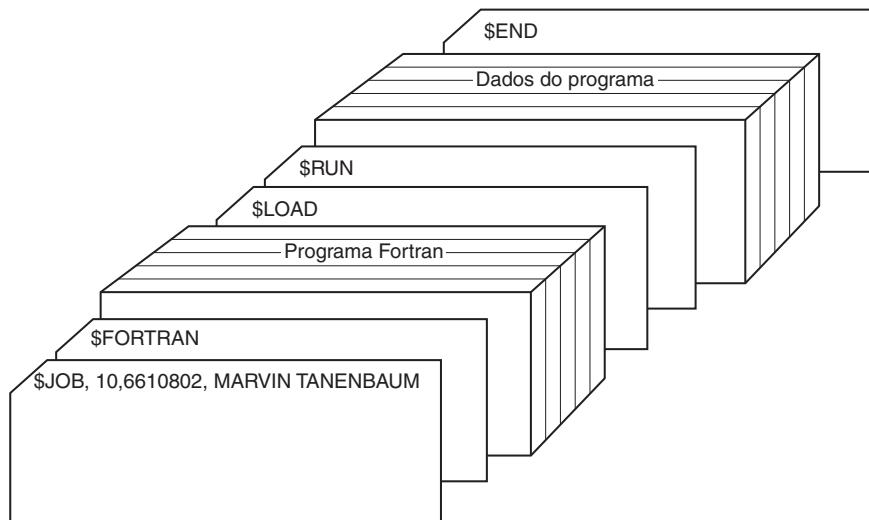


Figura 1-3 Estrutura típica de um *job* FMS.

FORTRAN e em linguagem *assembly*. Sistemas operacionais típicos eram o FMS (*o Fortran Monitor System*) e o IBSYS, sistema operacional da IBM para o 7094.

1.2.3 A terceira geração (1965–1980): CIs e multiprogramação

No início da década de 60, a maioria dos fabricantes de computadores tinha duas linhas de produtos distintas e totalmente incompatíveis. Por um lado, havia os computadores científicos de grande escala, baseados em palavras binárias, como o 7094, que eram utilizados para cálculos numéricos em ciência e engenharia. Por outro, havia os computadores comerciais, baseados em caracteres, como o 1401, que eram amplamente usados por bancos e companhias de seguro para ordenar e imprimir fitas.

Desenvolver, manter e comercializar duas linhas de produtos completamente diferentes era uma proposta cara para os fabricantes de computadores. Além disso, muitos clientes novos necessitavam, inicialmente, de uma máquina pequena, mas posteriormente cresciam e queriam uma máquina maior, que tivesse a mesma arquitetura da atual para poderem executar todos os seus programas antigos, só que mais rapidamente.

A IBM tentou resolver esses dois problemas de uma só vez introduzindo o System/360. O 360 era uma série de máquinas de software compatível que variavam desde a capacidade de um 1401 até um muito mais poderoso do que o 7094. As máquinas diferiam apenas no preço e no desempenho (capacidade máxima de memória, velocidade do processador, número de dispositivos de E/S permitidos etc.). Como todas as máquinas tinham a mesma arquitetura e o mesmo conjunto de instruções, os programas escritos para uma podiam ser executados em todas as outras, pelo menos teoricamente. Além disso, o 360 foi projetado para realizar computação científica (isto é, numérica) e comercial. Assim, uma única família de máquinas podia satisfazer as necessidades de todos os clientes. Nos anos seguintes, a IBM lançou novos produtos sucessores usando tecnologia mais moderna, compatíveis com a linha 360, conhecidos como as séries 370, 4300, 3080, 3090 e Z.

O 360 foi a primeira linha de computadores importante a usar circuitos integrados (CIs), oferecendo assim uma importante vantagem de preço/desempenho em relação às máquinas de segunda geração, que eram construídas a partir de transistores individuais. Ele teve sucesso imediato e a idéia de uma família de computadores compatíveis logo foi ado-

tada por todos os outros principais fabricantes. As descendentes dessas máquinas ainda são empregadas nos centros de computação atuais. Hoje em dia, elas são freqüentemente usadas para gerenciamento de bancos de dados grandes (por exemplo, para sistemas de reservas de passagens aéreas) ou como servidores de sites web que precisam processar milhares de pedidos por segundo.

A maior força da idéia de “uma família” foi ao mesmo tempo sua maior fraqueza. A intenção era que todo software, incluindo o sistema operacional, o **OS/360**, funcionasse em todos os modelos. Ele tinha que funcionar em sistemas pequenos, que freqüentemente apenas substituíam os 1401 para copiar cartões em fita, e em sistemas muito grandes, que muitas vezes substituíam os 7094 para fazer previsão do tempo e outros cálculos pesados. Ele tinha que ser bom em sistemas com poucos periféricos e em sistemas com muitos periféricos. Tinha que funcionar em ambientes comerciais e em ambientes científicos. Acima de tudo, ele tinha que ser eficiente em todos esses diferentes usos.

Não havia como a IBM (ou quem quer que fosse) escrever um software para atender a todos esses requisitos conflitantes. O resultado foi um sistema operacional enorme e extraordinariamente complexo, provavelmente duas ou três vezes maior do que o FMS. Ele consistia em milhões de linhas de linguagem *assembly*, escritas por milhares de programadores, e continha milhares e milhares de erros, que necessitavam um fluxo contínuo de novas versões na tentativa de corrigi-los. Cada nova versão corrigia alguns erros e introduzia outros, de modo que o número de erros provavelmente permanecia constante com o tempo.

Posteriormente, um dos projetistas do OS/360, Fred Brooks, escreveu um livro espirituoso e incisivo descrevendo suas experiências com o OS/360 (Brooks, 1995). Embora seja impossível resumir o livro aqui, basta dizer que a capa mostra uma manada de animais pré-históricos atolados em uma vala de alcatrão. A capa do livro de Silberschatz *et al.* (2004) faz uma comparação semelhante, sobre o fato de os sistemas operacionais serem dinossauros.

Apesar de seu tamanho enorme e de seus problemas, o OS/360 e os sistemas operacionais de terceira geração semelhantes, produzidos por outros fabricantes de computadores, satisfizeram a maioria de seus clientes razoavelmente bem. Eles também popularizaram várias técnicas importantes, ausentes nos sistemas operacionais de segunda geração. Provavelmente a mais importante delas foi a **multiprogramação**. No 7094, quando o *job* corrente fazia uma pausa para esperar a conclusão de uma operação de fita, ou de outro dispositivo de E/S, a CPU simplesmente ficava ociosa até que a operação terminasse. No caso de cálculos científicos, que exigem muito da CPU, as operações de E/S não são freqüentes, de modo que esse tempo desperdiçado não é significativo. No caso do processamento de dados comerciais, o tempo de espera pelas operações de E/S freqüentemente chegava a 80 ou 90 porcento do tempo total; portanto, algo tinha que ser feito para evitar que a CPU (cara) ficasse tão ociosa.

A solução desenvolvida foi dividir a memória em várias partições, com um *job* diferente em cada partição, como mostra a Figura 1-4. Enquanto um *job* estava esperando a conclusão da operação de E/S, outro podia usar a CPU. Se *jobs* suficientes pudessem ser mantidos si-

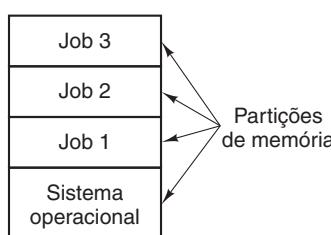


Figura 1-4 Um sistema de multiprogramação com três *jobs* na memória.

multaneamente na memória principal, a CPU poderia ficar ocupada praticamente 100% do tempo. Manter vários *jobs* simultâneos, com segurança, em memória, exige hardware especial para proteger cada um deles, evitando que um interfira e cause danos no outro, mas os outros sistemas de terceira geração estavam equipados com esse hardware.

Outro recurso importante apresentado nos sistemas operacionais de terceira geração foi a capacidade de ler *jobs* de cartões para o disco assim que eram trazidos para a sala do computador. Então, quando um *job* em execução acabava, o sistema operacional podia carregar um novo *job* do disco na partição, agora vazia, e executá-lo. Essa técnica é chamada de ***spooling*** (de *Simultaneous Peripheral Operation On Line* – Operação Periférica Simultânea *On-line*) e também era usada para saída. Com o *spooling*, os 1401 não eram mais necessários e acabava grande parte do trabalho de carga das fitas.

Embora os sistemas operacionais de terceira geração fossem convenientes para cálculos científicos pesados e execuções de processamento de dados comerciais de grande volume, basicamente eles ainda eram sistemas de lote. Muitos programadores sentiam falta dos tempos da primeira geração, quando eles tinham a máquina toda para si por algumas horas e, assim, podiam depurar seus programas rapidamente. Com os sistemas de terceira geração, o tempo entre submeter um *job* e receber a saída era freqüentemente de várias horas, de modo que uma vírgula colocada em lugar errado podia fazer uma compilação falhar e o programador perder metade do dia.

Essa necessidade de um tempo de resposta curto abriu caminho para o **compartilhamento do tempo** (*time sharing*), uma variante da multiprogramação na qual cada usuário tem um terminal *on-line*. Em um sistema de tempo compartilhado, se 20 usuários estivessem conectados e 17 deles estivessem pensando, conversando ou tomando café, a CPU podia ser alocada por turnos para os três *jobs* que quisessem o serviço. Como as pessoas que depuram programas normalmente utilizam comandos curtos (por exemplo, compilar uma *procedure*[†] de cinco páginas) em vez de longos (por exemplo, ordenar um arquivo de um milhão de registros), o computador pode oferecer um serviço rápido e interativo para vários usuários e também trabalhar em segundo plano (*background*) com *jobs* grandes em lotes, quando a CPU estiver ociosa. O primeiro sistema sério de compartilhamento de tempo, o **CTSS** (*Compatible Time Sharing System*), foi desenvolvido no M.I.T. em um 7094 especialmente modificado (Corbató *et al.*, 1962). Entretanto, o compartilhamento de tempo não se tornou popular até que o hardware de proteção necessário se tornou difundido, durante a terceira geração.

Após o sucesso do sistema CTSS, o MIT, o Bell Labs e a General Electric (na época, um importante fabricante de computadores) decidiram dedicar-se ao desenvolvimento de um “*computer utility*”*, uma máquina que suportaria centenas de usuários de tempo compartilhado simultaneamente. Seu modelo era o sistema de distribuição de eletricidade – quando precisa de energia elétrica, você simplesmente insere um plugue na tomada da parede e, dentro do possível, toda a energia que precisar estará lá. Os projetistas desse sistema, conhecido como **MULTICS** (*MULTplexed Information and Computing Service* – Serviço de Computação e Informação Multiplexado), imaginaram uma única máquina enorme fornecendo poder de computação para todos na região de Boston. A idéia de que máquinas muito mais poderosas do que seu computador de grande porte GE-645 seriam vendidas aos milhões por menos de mil dólares, apenas 30 anos depois, era pura ficção científica, como seria nos dias de hoje a idéia de trens supersônicos e transatlânticos submarinos.

[†] Usaremos os termos *procedure*, procedimento, sub-rotina e função indistintamente neste livro.

* N. de R. T.: *Utility* neste caso tem o sentido de um serviço público, indicando um recurso computacional amplamente disponível.

O MULTICS foi um sucesso misto. Ele foi projetado para suportar centenas de usuários em uma máquina apenas ligeiramente mais poderosa do que um PC baseado no Intel 80386, embora tivesse muito mais capacidade de E/S. Isso não é tão louco quanto parece, pois naquela época as pessoas sabiam escrever programas pequenos e eficientes, uma habilidade que subsequentemente foi perdida. Houve muitas razões para o MULTICS não tomar conta do mundo, não sendo a menor delas, o fato de ter sido escrito em PL/I e que o compilador de PL/I estava anos atrasado e mal funcionava quando finalmente chegou ao mercado. Além disso, o MULTICS era enormemente ambicioso para sua época, semelhantemente à máquina analítica de Charles Babbage no século XIX.

O MULTICS introduziu muitas idéias embrionárias na literatura sobre computadores, mas transformá-lo em um produto sério e em um sucesso comercial foi muito mais difícil do que o esperado. O Bell Labs retirou-se do projeto e a General Electric desistiu completamente do negócio de computadores. Entretanto, o M.I.T. persistiu e finalmente fez o MULTICS funcionar. Por fim, ele foi vendido como um produto comercial pela empresa que adquiriu o ramo de computadores da GE (a Honeywell) e instalado por cerca de 80 empresas e universidades importantes do mundo todo. Embora em número pequeno, os usuários do MULTICS eram extremamente leais. A General Motors, a Ford e a Agência de Segurança Nacional dos EUA, por exemplo, só desligaram seus sistemas MULTICS no final dos anos 90. O último MULTICS que estava em funcionamento, no Departamento de Defesa Nacional canadense, foi desligado em outubro de 2000. Apesar de sua falta de sucesso comercial, o MULTICS teve uma enorme influência sobre os sistemas operacionais subsequentes. Existem muitas informações sobre ele (Corbató *et al.*, 1972; Corbató e Vyssotsky, 1965; Daley e Dennis, 1968; Organick, 1972; e Saltzer, 1974). Ele também tem um site web ainda ativo, www.multicians.org, com muitas informações sobre o sistema, seus projetistas e seus usuários.

Não se ouve falar mais da expressão *computer utility*, mas a idéia ganhou vida nova recentemente. Em sua forma mais simples, os PCs ou **estações de trabalho** (PCs de topo de linha) em uma empresa, ou em uma sala de aula, podem estar conectados, por meio de uma **rede local (LAN)**, a um **servidor de arquivos** no qual todos os programas e dados estão armazenados. Então, um administrador precisa instalar e proteger apenas um conjunto de programas e dados, e pode reinstalar facilmente software local em um PC ou estação de trabalho que não esteja funcionando bem, sem se preocupar com a recuperação ou com a preservação de dados locais. Em ambientes mais heterogêneos, foi desenvolvida uma classe de software chamada **middleware** para fazer a ligação entre usuários locais e arquivos e entre programas e bancos de dados armazenados em servidores remotos. O *middleware* faz os computadores interligados em rede parecerem locais para os PCs ou para as estações de trabalho dos usuários individuais e apresenta uma interface uniforme com o usuário, mesmo que haja uma ampla variedade de servidores, PCs e estações de trabalho diferentes em uso. A *World Wide Web* é um exemplo. Um navegador web apresenta documentos para um usuário de maneira uniforme e um documento visualizado no navegador de um usuário pode ser composto por texto de um servidor e elementos gráficos de um outro, apresentados em um formato determinado por uma folha de estilos (*style sheets*) de um terceiro servidor. Normalmente, as empresas e universidades utilizam uma interface web para acessar bancos de dados e executar programas em um computador em outro prédio ou mesmo em outra cidade. O *middleware* parece ser o sistema operacional de um **sistema distribuído**, mas na realidade não é um sistema operacional e esse assunto está fora dos objetivos deste livro. Para ver mais informações sobre sistemas distribuídos, consulte Tanenbaum e Van Steen (2002).

Outro desenvolvimento importante durante a terceira geração foi o fenomenal crescimento dos minicomputadores, começando com o PDP-1 da DEC (*Digital Equipment Company*), em 1961. O PDP-1 tinha apenas 4K de palavras de 18 bits, mas a US\$120.000 por

máquina (menos de 5% do preço de um 7094), foi um grande sucesso de vendas. Para certos tipos de trabalho não numéricos, ele era quase tão rápido quanto o 7094 e deu origem a toda uma nova indústria. Rapidamente, foi seguido por uma série de outros PDPs (ao contrário da família da IBM, todos incompatíveis), culminando no PDP-11.

Um dos cientistas da computação do Bell Labs, que tinha trabalhado no projeto do MULTICS, Ken Thompson, encontrou um pequeno minicomputador PDP-7 que ninguém usava e começou a escrever uma versão monousário simplificada do MULTICS. Posteriormente, esse trabalho transformou-se no sistema operacional **UNIX**, que se tornou popular no mundo acadêmico, entre órgãos do governo e em muitas empresas.

A história do UNIX foi contada em outros textos (por exemplo, Salus, 1994). Como o código-fonte estava amplamente disponível, várias organizações desenvolveram suas próprias versões (incompatíveis), que levaram ao caos. Duas versões importantes foram desenvolvidas, o **System V**, da AT&T, e a **BSD** (*Berkeley Software Distribution*), da Universidade da Califórnia, em Berkeley. Elas também tiveram pequenas variantes, agora incluindo FreeBSD, OpenBSD e NetBSD. Para tornar possível escrever programas que pudessem ser executados em qualquer sistema UNIX, o IEEE desenvolveu um padrão para o UNIX, chamado **POSIX**, que a maioria das versões de UNIX agora o suportam. O padrão POSIX define uma interface mínima de chamadas de sistema que os sistemas UNIX compatíveis devem suportar. Na verdade, agora, outros sistemas operacionais também oferecem suporte a interface POSIX. As informações necessárias para se escrever software compatível com o padrão POSIX estão disponíveis em livros (IEEE, 1990; Lewine, 1991) e *on-line*, como a “*Single UNIX Specification*” do Open Group, que se encontra no endereço www.unix.org. Posteriormente, neste capítulo, quando nos referirmos ao UNIX, incluímos também todos esses sistemas, a não ser que mencionemos de outra forma. Embora sejam diferentes internamente, todos eles suportam o padrão POSIX; portanto, para o programador, eles são bastante semelhantes.

1.2.4 A quarta geração (1980–hoje): computadores pessoais

Com o desenvolvimento dos circuitos LSI (*Large Scale Integration* – integração em larga escala), *chips* contendo milhares de transistores em um centímetro quadrado de silício, surgiu a era do computador pessoal baseado em **microprocessador**. Em termos de arquitetura, os computadores pessoais (inicialmente chamados de **microcomputadores**) não eram muito diferentes dos minicomputadores da classe PDP-11, mas em termos de preço, eles certamente eram diferentes. O minicomputador também tornou possível que um departamento de uma empresa ou universidade tivesse seu próprio computador. O microcomputador tornou possível que uma pessoa tivesse seu próprio computador.

Havia várias famílias de microcomputadores. Em 1974, a Intel apareceu com o 8080, o primeiro microprocessador de 8 bits de propósito geral. Diversas empresas produziram sistemas completos usando o 8080 (ou o microprocessador compatível da Zilog, o Z80) e o sistema operacional **CP/M** (*Control Program for Microcomputers*), de uma empresa chamada Digital Research, foi amplamente usado neles. Muitos programas aplicativos foram escritos para executar no CP/M e ele dominou o mundo da computação pessoal por cerca de 5 anos.

A Motorola também produziu um microprocessador de 8 bits, o 6800. Um grupo de engenheiros deixou a Motorola para formar a MOS Technology e fabricar a CPU 6502, após a Motorola ter rejeitado as melhorias sugeridas por eles para o 6800. O 6502 foi a CPU de vários sistemas抗igos. Um deles, o Apple II, se tornou um importante concorrente dos sistemas CP/M nos mercados doméstico e educacional. Mas o CP/M era tão popular que muitos proprietários de computadores Apple II adquiriram placas com o coprocessador Z-80 para executar CP/M, pois a CPU 6502 não era compatível com este sistema operacional. As pla-

cas CP/M eram comercializadas por uma pequena empresa chamada Microsoft, que também tinha um nicho de mercado, fornecendo interpretadores BASIC, usado por vários microcomputadores que executavam o CP/M.

A geração seguinte de microprocessadores foram os sistemas de 16 bits. A Intel apareceu com o 8086 e, no início dos anos 80, a IBM projetou o IBM PC utilizando o 8088 da Intel (internamente, um 8086, com um caminho de dados externo de 8 bits). A Microsoft ofereceu à IBM um pacote que incluía o BASIC e um sistema operacional, o **DOS** (*Disk Operating System*), originalmente desenvolvido por outra empresa – a Microsoft comprou o produto e contratou o autor original para aprimorá-lo. O sistema revisado foi chamado de **MS-DOS** (*MicroSoft Disk Operating System*) e rapidamente dominou o mercado do IBM PC.

O CP/M, o MS-DOS e o Apple DOS eram todos sistemas de linha de comando: os usuários digitavam comandos no teclado. Anos antes, Doug Engelbart, do Stanford Research Institute, tinha inventado a **GUI** (*Graphical User Interface* – interface gráfica com o usuário), contendo janelas, ícones, menus e mouse. Steve Jobs, da Apple, viu a possibilidade de um computador pessoal realmente **amigável** (para usuários que não sabiam nada sobre computadores e não queriam aprender) e o Macintosh da Apple foi anunciado no início de 1984. Ele usava a CPU 68000 de 16 bits da Motorola e tinha 64 KB de memória **ROM** (*Read Only Memory* – memória somente de leitura), para suportar a GUI. Com o passar dos anos, o Macintosh evoluiu. As CPUs subsequentes da Motorola eram verdadeiros sistemas de 32 bits e posteriormente a Apple mudou para as CPUs PowerPC da IBM, com arquitetura RISC de 32 bits (e, posteriormente, 64 bits). Em 2001, a Apple fez uma mudança importante no sistema operacional, lançando o **Mac OS X**, com uma nova versão da GUI Macintosh sobre o UNIX de Berkeley. E, em 2005, a Apple anunciou que estaria mudando para processadores Intel.

Para concorrer com o Macintosh, a Microsoft inventou o Windows. Originalmente, o Windows era apenas um ambiente gráfico sobre o MS-DOS de 16 bits (isto é, era mais um *shell* do que um verdadeiro sistema operacional). Entretanto, as versões atuais do Windows são descendentes do Windows NT, um sistema de 32 bits completo, reescrito desde o início.

O outro concorrente importante no mundo dos computadores pessoais é o UNIX (e seus vários derivados). O UNIX é mais poderoso em estações de trabalho e em outros computadores topo de linha, como os servidores de rede. Ele é especialmente difundido em máquinas equipadas com *chips* RISC de alto desempenho. Em computadores baseados em Pentium, o Linux está se tornando uma alternativa popular ao Windows para os estudantes e, cada vez mais, para muitos usuários corporativos. (Neste livro, usaremos o termo “Pentium” para nos referirmos à família Pentium inteira, incluindo os microprocessadores Celeron, de baixo poder computacional e os Xeon, de mais alto poder computacional e seus compatíveis AMD).

Embora muitos usuários de UNIX, especialmente programadores experientes, preferiram uma interface baseada em comandos a uma GUI, praticamente todos os sistemas UNIX suportam um sistema de janelas chamado **X Window**, desenvolvido no M.I.T. Esse sistema trata do gerenciamento básico de janelas, permitindo aos usuários criar, excluir, mover e redimensionar janelas usando um mouse. Freqüentemente, uma GUI completa, como a **Motif**, é disponibilizada para funcionar sobre o sistema X Window, proporcionando ao UNIX a aparência e o comportamento do Macintosh ou do Microsoft Windows para os usuários UNIX que assim o desejarem.

Um desenvolvimento interessante, que começou durante meados dos anos 80, é o crescimento das redes de computadores pessoais executando **sistemas operacionais de rede** e **sistemas operacionais distribuídos** (Tanenbaum e Van Steen, 2002). Em um sistema operacional de rede, os usuários sabem da existência de vários computadores e podem se conectar a máquinas remotas e copiar arquivos de uma para outra. Cada máquina executa seu próprio

sistema operacional local e tem seu próprio usuário (ou usuários) local. Basicamente, as máquinas são independentes entre si.

Os sistemas operacionais de rede não são fundamentalmente diferentes dos sistemas operacionais locais a uma máquina. Obviamente, eles precisam de uma controladora de interface de rede e de algum software de baixo nível para fazê-los funcionar, assim como de programas para obter *login* remoto e acesso remoto aos arquivos, mas essas adições não mudam a estrutura básica do sistema operacional.

Em contraste, um sistema operacional distribuído é aquele que aparece para seus usuários como um sistema de um processador tradicional, mesmo sendo composto, na verdade, por vários processadores. Os usuários não devem saber onde seus programas estão sendo executados nem onde seus arquivos estão localizados; tudo isso deve ser manipulado automaticamente e eficientemente pelo sistema operacional.

Os verdadeiros sistemas operacionais distribuídos exigem mais do que apenas adicionar um código em um sistema operacional centralizado, pois os sistemas distribuídos e os centralizados diferem de maneiras importantes. Os sistemas distribuídos, por exemplo, freqüentemente permitem que os aplicativos sejam executados em vários processadores ao mesmo tempo, exigindo assim algoritmos de escalonamento mais complexos para otimizar o volume de paralelismo.

Muitas vezes, os atrasos de comunicação em rede significam que esses algoritmos (e outros) devam ser executados com informações incompletas, desatualizadas ou mesmo incorretas. Essa situação é radicalmente diferente de um sistema operacional centralizado, no qual se tem informações completas sobre o estado do sistema.

1.2.5 A história do MINIX 3

No início, o código-fonte do UNIX (versão 6) estava amplamente disponível, sob licença da AT&T, e era muito estudado. John Lions, da Universidade de New South Wales, na Austrália, escreveu um livro descrevendo seu funcionamento, linha por linha (Lions, 1996), e ele foi usado (com permissão da AT&T) como livro texto em muitos cursos universitários sobre sistemas operacionais.

Quando a AT&T lançou a versão 7, começou a perceber que o UNIX era um produto comercial valioso e, assim, distribuiu essa versão com uma licença proibindo o estudo do código-fonte em cursos para evitar o risco de expor seu status de segredo comercial. Muitas universidades obedeceram simplesmente eliminando o estudo do UNIX e ensinando apenas a teoria.

Infelizmente, ensinar apenas a teoria deixa o aluno com uma visão prejudicada do que um sistema operacional realmente é. Os assuntos teóricos normalmente abordados em detalhes em cursos e livros sobre sistemas operacionais, como os algoritmos de escalonamento, não têm tanta importância na prática. Os assuntos realmente importantes, como E/S e sistemas de arquivos, geralmente são abandonados, pois há pouca teoria a respeito.

Para corrigir essa situação, um dos autores deste livro (Tanenbaum) decidiu escrever um novo sistema operacional a partir de zero, que seria compatível com o UNIX do ponto de vista do usuário, mas completamente diferente por dentro. Por não usar sequer uma linha do código da AT&T, esse sistema evita as restrições de licenciamento; assim, ele pode ser usado para estudo individual ou em classe. Desse modo, os leitores podem dissecar um sistema operacional real para ver o que há por dentro, exatamente como os alunos de biologia dissecam rãs. Ele foi chamado de **MINIX** e foi lançado em 1987, com seu código-fonte completo para qualquer um estudar ou modificar. O nome MINIX significa mini-UNIX, pois ele é pequeno o bastante até para quem não é especialista poder entender seu funcionamento.

Encerra aqui o trecho do livro disponibilizado para esta Unidade de Aprendizagem. Na Biblioteca Virtual da Instituição, você encontra a obra na íntegra.

Dica do Professor: O Modelo de Von Neumann

O Modelo de Von Neumann é um princípio fundamental da computação, uma arquitetura utilizada há décadas. Trata-se de um modelo utilizado ainda hoje e que causou uma enorme evolução na área da computação.

Na Dica do Professor a seguir, você verá a origem e a importância dentro desta área de estudo.



Aponte a câmera para o código e acesse o link do conteúdo ou clique no código para acessar.

Dica do Professor: História dos Sistemas Operacionais

O vídeo da Dica do Professor fala sobre uma parte da história dos sistemas operacionais. Nele, podemos ver a estreita relação desse tipo de *software* com o *hardware* e a sua evolução contínua até os dias atuais. Confira.



Aponte a câmera para o código e acesse o link do conteúdo ou clique no código para acessar.

Na prática: Smartphone é ou não um computador?

O professor Lourenço lançou o seguinte questionamento aos seus alunos da disciplina de Arquitetura de Computadores:



A turma se desdobrou pesquisando e chegou a uma resposta coerente.

Os smartphones podem ser considerados computadores de mão por terem sistema operacional, poder de processamento, dispositivo de memória e periféricos de entrada e saída.

Um dos alunos apresentou ao grupo os dados técnicos de um smartphone encontrado no mercado.

DADOS TÉCNICOS DE UM SMARTPHONE ENCONTRADO NO MERCADO

Processador A6 1.3 GHz Dual Core

Memória 64 GB

RAM 1 GB

- Dispositivos de
entrada e saída**
- Tela Touch Screen
 - Capacitiva
 - WiFi
 - Bluetooth



Na prática: História dos Sistemas Operacionais

Em ambientes com equipamentos comprados em épocas distintas, é comum encontrarmos computadores com diferentes sistemas operacionais instalados.

As empresas, em geral, não fazem o upgrade de todo o parque de máquinas ao mesmo tempo devido ao custo.

Por isso, em uma mesma empresa, ou até mesmo em uma sala, podemos encontrar computadores com a última versão de um sistema operacional e outro com uma versão 10 ou 15 anos mais antiga.



Para a devida orientação de como deve ser feito o dimensionamento do sistema operacional mais adequado para cada máquina, é fundamental que seja consultada a documentação técnica disponibilizada pela empresa desenvolvedora do *software*. É nela que serão encontrados os pré-requisitos mínimos para o bom funcionamento dos equipamentos.

Um erro muito comum é atualizar o sistema operacional por outro mais novo somente porque o anterior é antigo. O *hardware* do computador pode não ser o ideal para o novo sistema, o que acarretará lentidão e, muitas vezes, travamento do computador na realização de tarefas rotineiras como a edição de um texto ou a navegação na internet.

Saiba mais

Para ampliar o seu conhecimento a respeito desse assunto, veja abaixo as sugestões do professor:

A Evolução dos Computadores

Neste link, é apresentado o início da evolução dos computadores desde a época dos primórdios até a quinta geração que deu início na década de 80.



Aponte a câmera para o código e accese o link do conteúdo ou clique no código para accesar.

Hierarquia em nível de sistema do computador

Hierarquia em nível de sistema do computador é a combinação de diferentes níveis que conecta o computador ao usuário e que faz uso do computador. A seguir, também descreve como as atividades computacionais são realizadas no computador e mostra todos os elementos usados nos diferentes níveis do sistema.



Aponte a câmera para o código e accese o link do conteúdo ou clique no código para accesar.

Vale do Silício – A história dos revolucionários

No *link* a seguir, acompanhe o documentário e saiba mais sobre o tema.



Aponte a câmera para o código e accese o link do conteúdo ou clique no código para accesar.

A história de Bill Gates

No *link* a seguir, acompanhe o documentário sobre a história de Bill Gates.



Aponte a câmera para o código e acesse o link do conteúdo ou clique no código para acessar.

— ACSO - Exercícios unidade 2 —

1) John Von Neumann é conhecido por ter formalizado o projeto lógico de um computador que é utilizado pela maioria dos computadores atualmente. Sobre os aspectos definidos no modelo proposto por Von Neumann, analise as afirmações a seguir:

- I. É necessário ter armazenamento das instruções na memória do computador. Antes elas não eram armazenadas, sendo lidas de cartões perfurados e executadas uma a uma. Esse conceito foi denominado "programa armazenado".
- II. Esse modelo permite a realização das operações aritméticas. Muito comuns para todo o processamento, elas deveriam ser realizadas por uma unidade especializada, que foi denominada "central aritmética".
- III. Deve existir um controle do sequenciamento das instruções dos programas, denominado "central de controle", e aquelas que fossem cálculos seriam realizadas pela central aritmética, devendo ser adequadamente sequenciadas.

É correto o que se afirma em:

A) II e III, apenas.

B) I e III, apenas.

C) I, apenas.

D) I e II, apenas.

E) I, II e III.

2) Os primeiros computadores eletromecânicos e eletrônicos não seguiam um modelo comum. Na primeira geração, cada computador seguia uma concepção e um projeto distintos dos demais. Esta diversidade, entretanto, convergiu para um modelo comum: o modelo de Von Neumann, que define a organização e os elementos básicos dos computadores. Sobre a Unidade lógica e aritmética (ULA) podemos afirmar:

A) A ULA realiza operações aritméticas e operações lógicas sobre os códigos de condição.

B) As operações são, geralmente, muito complexas pois exigem cálculos aritméticos e teste de funções lógicas.

C) O modelo estrutural da ULA comprehende um controle, overflow, operandos e resultados.

D) O acumulador é um registrador e tem por função armazenar um resultado fornecido pela ULA.

E) As saídas e entradas da ULA são os dados a serem operados e calculados (chamados operandos)

3) É responsável por buscar instruções na memória principal e determinar seu tipo, gerando os sinais de controle para os outros componentes internos da CPU e os externos.

A) Unidade de controle.

B) Registradores.

C) Cache.

D) Unidade lógica aritmética.

E) Barramentos de controle.

4) Foram feitas as seguintes afirmações sobre tarefas que acontecem dentro de um sistema computacional no que diz respeito à execução de uma instrução.

A - Qualquer operando de dados requerido para executar a instrução é carregado da memória e colocado em registradores dentro do processador.

B - A unidade de controle busca a próxima instrução do programa na memória usando o contador de programa para determinar onde a instrução está localizada.

C - A ULA executa a instrução e coloca os resultados em registradores ou na memória.

D - A instrução é decodificada para uma linguagem que a ULA possa entender.

A maneira CORRETA de organizar essas afirmações de forma que elas reflitam o ciclo de execução de von Neumann é:

A) A, B, C e D.

B) B, D, A e C.

C) C, D, A e B.

D) B, D, C e A.

- E) D, B, A e C.
- 5) Barramentos são conjuntos de fios que permitem o tráfego de informações dentro do sistema computacional. Existem alguns tipos de barramentos, dentre os quais pode-se citar o conjunto de barramentos de sistema que conecta os principais componentes do computador. Essa estrutura pode ser dividida em grupos funcionais, que são:
- A) ISA, EISA e PCI.
 - B) Dados, instruções e controle.
 - C) Dados, endereço e controle.
 - D) Síncrono e assíncrono.
 - E) Centralizado e distribuído.

— Quiz de Conhecimentos - AC|SO I —

Quiz de Conhecimentos - AC | SO I

Quiz de Conhecimentos I - Arquitetura de Computadores e Sistema Operacional



Aponte a câmera para o código e acesse o link do conteúdo ou clique no código para acessar.