## 7. AUTOMATE SIMPLE

#### 7.1 Sinteza abstractă

Structura unui automat este prezentată în figura 7.1.

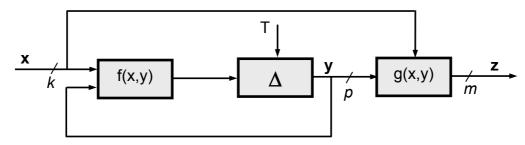


Figura 7.1 Structura unui automat

Ecuațiile ce descriu funcționarea unui astfel de automat sunt de forma (7.1).

$$\begin{cases} y_{i,n+1} = \overline{T}_n \cdot y_{i,n} + T_n \cdot f_i(x_{1,n}, \dots x_{k,n}, y_{1,n}, \dots y_{p,n}) & i = \overline{1, p} \\ z_{j,n} = g_j(x_{1,n}, \dots x_{k,n}, y_{1,n}, \dots y_{p,n}) & j = \overline{1, m} \end{cases}$$
(7.1)

În general, prezentarea automatului ce trebuie sintetizat nu se face prin ecuațiile de stare și de ieșire, ci sub alte forme, cum ar fi:

- descriere funcțională;
- diagrame de semnale;
- diagramă (graf) sau matrice de fluență;
- matrici de excitaţie şi de ieşire.

Pentru sinteza automatului trebuie realizată mai întâi sinteza abstractă folosind pentru aceasta metodologia expusă într-un capitol anterior.

## Exemplu:

Să se sintetizeze un generator de monoimpuls a cărui funcționare este descrisă prin următoarele diagrame de semnal (figura 7.2):

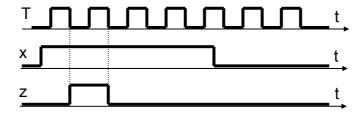


Figura 7.2 Diagrame de semnal pentru un generator de monoimpuls

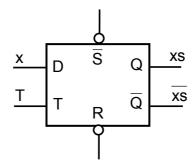


Figura 7.3 Sincronizarea semnalelor cu bistabile tip D

Semnalul x este asincron în raport cu semnalul de ceas T, ceea ce poate conduce la funcționării defectuoase. Se preferă sincronizarea lui x cu ceasul T. Acest lucru se realizează cel mai bine cu ajutorul unui bistabil D sincron pe front pozitiv (figura 7.3, figura 7.4).

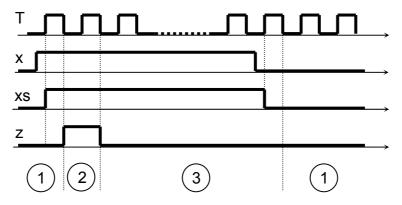


Figura 7.4 Forme de undă specifice sincronizării semnalelor folosind bistabile D

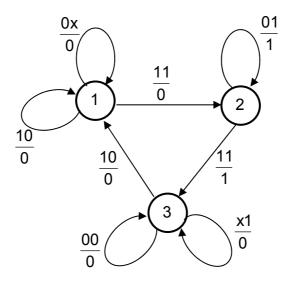


Figura 7.5 Graful de fluentă

Sinteza automatului exemplificat presupune parcurgerea următoarelor etape:

- 1. definirea primară a stărilor:
  - variabile de intrare: xs
  - variabile de ieşire: z
  - stări: 1 aşteptare
    - 2 automatul generează z = 1
    - 3 xs = 1, z = 0
- 2. construirea grafului și a matricii de fluență (figura 7.5)

Marcarea ramurilor în figura 7.5 s-a făcut astfel: 
$$\frac{T; xs}{z}$$
. (7.2)

Matricea de fluență corespunzătoare grafului din figura 7.5 este prezentată în tabelul din figura 7.6.

Q\Txs	00	01	11	10	
1	1/0	1/0	2/0	1/0	
2	x/x	2/1	3/1	x/x	
3	3/0	3/0	3/0	1/0	

Figura 7.6 Matricea de fluență

#### Observatie:

T=1 → frontul negativ al lui T

- 3. reducerea stărilor: nu este cazul pentru exemplul considerat
- 4. alocarea variabilelor de stare (tabelele din figura 7.7)

Q 1 2 3	<b>y</b> <sub>1</sub>	<b>y</b> <sub>2</sub>	_ y₁y₀\T xs	00	01	11	10		y₁y₀\T xs	00	01	11	10
1	0	0	00	00	00	01	00	-	00	0	0	0	0
2	0	1	01	XX	01	11	XX		01	Х	1	1	Χ
3	1	1	11	11	11	11	00		11	0	0	0	0
			10	XX	XX	XX	XX		10	Х	Х	Х	Χ

Figura 7.7 Alocarea variabilelor de stare

În cazul automatelor simple, care au maxim 5-6 variabile de intrare şi de stare, sinteza structurală se face cu circuite basculante bistabile. Acestea vor implementa circuitele de întârziere  $\Delta$  din structura automatelor finite.

## 7.2 Sinteza automatelor cu CBB tip D

Ecuațiile de stare ale automatului sincron sunt de forma (7.3).

$$y_{i,n+1} = \overline{T}_n \cdot y_{i,n} + T_n \cdot f_i(x_{1,n}, \dots x_{k,n}, y_{1,n}, \dots y_{p,n}) \quad i = \overline{1, p}$$
 (7.3)

Ecuația unui CBB tip D este:

$$Q_{n+1} = \overline{T}_n \cdot Q_n + T_n \cdot D_n \tag{7.4}$$

Comparând cele două relații se observă că variabilele de stare se pot obține folosind CBB tip D sincrone dacă:

$$D_{i} = f_{i}(x_{1}, x_{2}, ... x_{k}, y_{1}, ... y_{p})$$
(7.5)

Pentru sinteza automatului sunt necesare p CBB tip D sincrone (p variabile de stare). Pentru  $T_n = 0$  automatul nu evoluează. În cadrul sintezei se poate considera  $T_n = 1$ , caz în care ecuațiile de stare iau forma (7.6).

$$y_{i,n+1} = f_i(x_{1,n}, \dots x_{k,n}, y_{1,n}, \dots y_{p,n}) \quad i = \overline{1, p}$$
 (7.6)

Rezultă:

$$D_{i,n} = f_i(x_{1,n}, \dots x_{k,n}, y_{1,n}, \dots y_{p,n}) \quad i = \overline{1, p}$$
(7.7)

Implementarea cu bistabile D a problemei prezentate la începutul capitolului (generator de monoimpuls, figura 7.2) este descrisă în exemplul următor.

## Exemplu:

y₁y₀\xs	0	1	_	y₁y₀\xs	0	1		y₁y₀\xs	0	1	
00 01 11 10	0 x 0 x	1 1 1 x		00 01 11 10	()	0 1 1 x		00 01 11 10	0 x 0 x	0	
D <sub>0n</sub> =	$D_{0n} = xs_n$			$D_{1n} = x$	≲ <sub>n</sub> · y	<b>'</b> 0n	$z_n = \overline{y}_{1n} \cdot y_{0n}$				

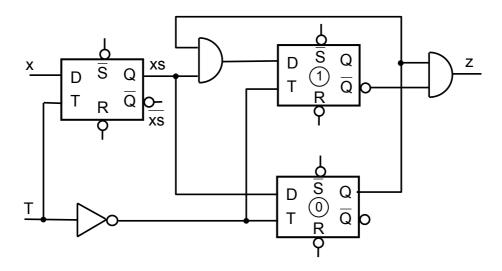


Figura 7.8 Implementarea generatorului de monoimpuls cu bistabile D

# 7.3 Sinteza automatelor cu CBB tip J-K

Pornind de la ecuația de funcționare a bistabilului de tip JK (7.8), pentru  $T_n = 1$  se obțin (7.9) și (7.10).

$$y_{i\,n+1} = J_{i\,n} \cdot \overline{y}_{i\,n} + \overline{K}_{i\,n} \cdot y_{i\,n} \tag{7.8}$$

$$y_{in} = 0 \Rightarrow J_{in} = y_{in+1}, \quad K_{in} = x$$
 (7.9)

$$y_{in} = 1 \Rightarrow K_{in} = y_{in+1}, \quad J_{in} = x$$
 (7.10)

Pe baza relațiilor de mai sus rezultă modalitatea de sinteză a intrărilor J, K. Implementarea cu bistabile JK a problemei prezentate la începutul capitolului (generatorul de monoimpuls, figura 7.2) este descrisă în exemplul următor.

#### Exemplu:

y₁y₀\xs	0	1_	y₁y₀\xs	0	1	y₁y₀\xs	0	1	·	y₁y₀\xs	0	1_
00 01 11 10	0 x x x	1 X X X	00 01 11 10	X X 1 X	x 0 0 x	00 01 11 10	0 x x x	0 1 x		00 01 11 10	X X 1 X	x x 0 x
J <sub>0 n</sub> =	×s <sub>n</sub>		K <sub>on</sub>	= XS <sub>r</sub>	1	J <sub>1n</sub> =	= <b>y</b> <sub>0 n</sub>			K <sub>1n</sub>	= <u>xs</u> n	
$z_n = \overline{y}_{in} \cdot y_{in}$												

Figura 7.9 Sinteza unui automat (generatorul de monoimpuls, figura 7.2) cu bistabile J-K

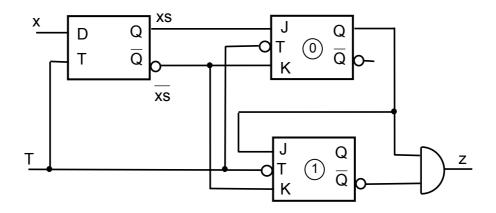


Figura 7.10 Implementarea unui automat (generatorul de monoimpuls, figura 7.2) cu bistabile J-K

## 7.4 Sinteza cu CBB tip R-S

Pornind de la ecuația de funcționare a bistabilului RS (7.11), pentru  $T_n=1$  rezultă succesiv:

$$\begin{cases} y_{in+1} = S_{in} + \overline{R}_{in} \cdot y_{in} \\ S_{in} \cdot R_{in} = 0 \Rightarrow \overline{S}_{in} + \overline{R}_{in} = 1 \end{cases}$$
 (7.11)

$$y_{in} = 0 \Rightarrow S_{in} = y_{in+1}, R_{in} \cdot S_{in} = 0$$
 (7.12)

$$\begin{aligned} y_{in} &= 1 \Longrightarrow S_{in} + \overline{R}_{in} = (S_{in} + \overline{R}_{in})(\overline{S}_{in} + R_{in}) = \\ &= S_{in} \cdot \overline{R}_{in} + \overline{R}_{in}(\overline{S}_{in} + \overline{R}_{in}) = \overline{R}_{in} = y_{in+1}, \quad R_{in} \cdot S_{in=0} \end{aligned}$$
(7.13)

Exemplu:

y₁y₀\xs	0	1_	y₁y₀\xs	0	1_		y₁y₀\xs	0	1	y₁y₀\xs	0	1_
00 01 11 10	0	1 1 1 x	00 01 11 10	<b>x 1</b> 0	0 0 0		00 01 11 10	0 x 0 0	0 1 x 0	00 01 11 10	0	x 0 0 x
S <sub>0 n</sub> =	xs <sub>n</sub>		$R_{0n} = \bar{x}$	ς S <sub>n</sub> ·y	′0 n	_	$S_{1n} = x$	ς <sub>sn</sub> ·y	<b>′</b> 0 n	$R_{1n} = \overline{x}$	KS <sub>n</sub> · y	1n
$z_n = y_{1n} \cdot y_{0n}$												

Figura 7.11 Sinteza unui automat (generatorul de monoimpuls, figura 7.2) cu bistabile R-S

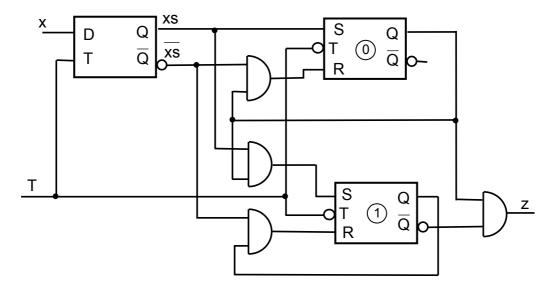


Figura 7.12 Implementarea unui automat (generatorul de monoimpuls, figura 7.2) cu bistabile R-S

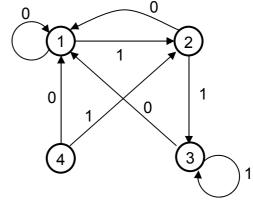
# 7.5 Analiza funcționării

Valorile indiferente din diagramele de reprezentarea a funcțiilor conduc la obținerea unor structuri mai simple și deci mai ieftine. În același timp însă este necesară verificarea corectitudini modului de alocare a valorilor indiferente din matricea de excitație. Pentru aceasta, se pornește de la o stare inițială și se calculează valorile semnalelor de comandă care se obțin după care se trece la starea următoare (cea spre care evoluează sistemul). Dacă această stare este stabilă, aceasta din urmă se consideră ca nouă stare inițială, și așa mai departe, procedura repetându-se până se epuizează toate posibilitățile. Se completează apoi matricea de excitație și se construiește graful de fluență corespunzător (figura 7.13).

## Exemplu:

	<b>y</b> 1 <b>y</b> 0	$D_1$	$D_0$
xs = 0	00	0	0
	01	0	0
	00	0	0
	10	0	0
	00	0	0
	11	0	0
	00	0	0
xs = 1	00	0	1
	01	1	1
	11	1	1
	10	0	1
	01	1	1
	11	1	1

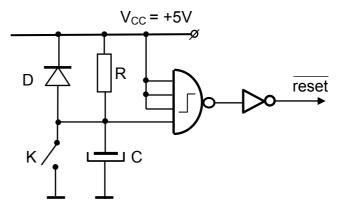
$Y_1Y_0\XS$	0	1	Q
00	00	01	1
01	00	11	2
11	00	11	3
10	00	01	4



7.13 Analiza funcționării: determinarea matricii de excitație și a grafului de fluență

Indiferent de starea în care va fi plasat sistemul la punerea sub tensiune, din graf se observă că el va evolua spre o stare admisă. Un astfel de sistem se numește sistem *cu reintrare automată în ciclul de funcționare*.

În unele situații nu este permisă ieşirea din ciclul de funcționare. În acest caz, sistemul este prevăzut cu un circuit de inițializare automată la cuplarea tensiunii de alimentare (figura 7.14). Timpul de încărcare al capacității C determină întârzierea apariției impulsului de *reset* (activ low) la ieşirea circuitului.



7.14. Circuit de inițializare

Durata regimului tranzitoriu la un astfel de sistem este determinată de valoarea pragului la care declanșează intrările trigerate ale porții logice, intrări care urmăresc tensiune pe capacitatea C. Dacă poarta utilizată este 7413 (NAND cu 4 intrări trigerate), atunci bascularea are loc la  $V_{IH}$  = 1,6V, întârzierea globală fiind de

aproximativ 0,4·R·C. Dioda D permite descărcarea rapidă a capacității la dispariția tensiunii de alimentare iar comutatorul K este utilizat pentru inițializare manuală.

În practică se utilizează și alte tipuri de circuite de inițializare (monostabile sau alte circuite specializate de initializare).

# 7.6 Regimuri tranzitorii în sisteme logice secvențiale realizate cu circuite basculante bistabile

În cazul general durata regimului tranzitoriu în sistemele cu CBB este dată de relația (7.14).

$$\begin{array}{ll} t_{rt} = t_b + t_r, & (7.14) \\ \text{unde:} \\ t_{rt} & t_{rt} & - \text{durata regimului tranzitoriu} \\ t_b = \max \left[ t_{\text{PLH}(Q)}, \, t_{\text{PHL}(Q)} \right] & - \text{timpul de basculare al unui CBB} \\ t_r & - \text{timpul de răspuns al unei structuri combinaționale} \\ (\text{timp de propagare}) \end{array}$$

Ținând seama de  $t_{rt}$ , pentru funcționarea corectă a sistemului secvențial este necesară respectarea anumitor condiții, specifice tipului de CBB folosit.

a) CBB tip D activ pe front pozitiv (7474):

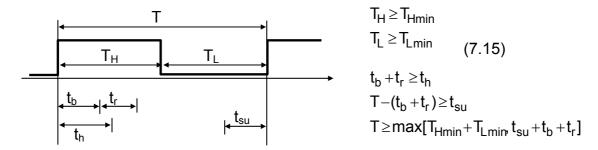


Figura 7.15 Definirea regimului tranzitoriu la bistabilele D

b) CBB tip J-K MASTER-SLAVE (7472, 7473, 7476):

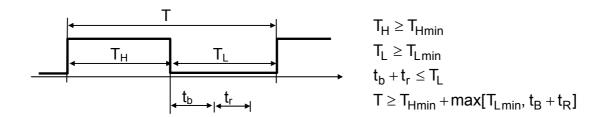


Figura 7.16 Definirea regimului tranzitoriu la bistabilele J-K MASTER-SLAVE