# INSTITTUTO POLITÉCNICO NACIONAL

ESCUELA SUPERIOR DE CÓMPUTO SUBDIRECCIÓN ACADÉMICA

DEPARTAMENTO DE FORMACIÓN INTEGRAL E INSTITUCIONAL

COMISIÓN ACADÉMICA DE TRABAJOS TERMINALES

# **REQUISITOS PARA PRESENTAR EVALUACIÓN DE TT-I**

Cada equipo de Trabajo Terminal deberá entregar a cada integrante de su jurado evaluador (sinodales y directores), así como a su profesor de seguimiento de la Unidad de Aprendizaje de TT-I el Reporte Técnico Final\* en CD, impreso, correo electrónico, etc. (según lo solicite cada evaluador); El jurado evaluador

deberá firmar el Acuse de Recibo de Reporte de TTI\* y entregar en la CATT, 5 DÍAS HABILES PREVIOS A LA PRESENTACION DEL TRABAJO

TERMINAL, de 10:00 a 14:00 horas y de 16:00 a 20:00 horas (RECUERDA QUE NO HABRÁ PRÓRROGA).

El EQUIPO QUE NO ENTREGUE su documentación en este periodo, NO PODRÁ PRESENTAR LA EVALUACIÓN de Trabajo Terminal (Ordinaria y/o Extraordinaria).

## PERIODO DE PRESENTACIONES DEL 29 DE OCTUBRE AL 30 DE NOVIEMBRE DE 2018

# \*\*REPORTE TÉCNICO FINAL DE TT-I

El contenido del reporte deberá ser elaborado, en fuente Times New Roman, de 12 puntos el tamaño de la fuente y contener como mínimo la siguiente información en forma **capitular**:

#### 1.- HOJA DE PRESENTACIÓN. \*\*

- TÍTULO DEL TRABAJO.
- NO. DE REGISTRO
- RESUMEN DEL TRABAJO
- PALABRAS CLAVE.
- NOMBRE DE LOS PARTICIPANTES
- NOMBRE Y FIRMA DEL (LOS) DIRECTOR (ES).

5.- AVANCES REALIZADOS Y FASES DE PRUEBA (DESCRIBIR PROGRAMAS, CIRCUITOS, PROTOTIPOS, ETC.

\*\*La entrega del CD con el avance, SOLO SE ENTREGARÁ AL MODERADOR, en caso que este así lo solicite.

### 2.- ÍNDICE GENERAL.

#### 3.- ANTECEDENTES (MARCO TEÓRICO O CONCEPTUAL).

## 4.- DISEÑO DE ACUERDO A LA METODOLOGÍA ELEGIDA

- a.DISEÑO DE SISTEMAS COMPUTACIONALES CON ORIENTACIÓN AL SOFTWARE
- i. Análisis y diseño detallado de acuerdo con la metodología utilizada.
- b. DISEÑO DE SISTEMAS COMPUTACIONALES CON ORIENTACIÓN AL HARDWARE
- i. Diseño detallado de la arquitectura del hardware.
- ii. Diseño detallado (estructuras de hardware), diagrama de bloques funcionales, diseño de circuitos electrónicos.

#### c. DISEÑO DE SISTEMAS COMPUTACIONALES HÍBRIDOS

- i. Análisis y diseño detallado de acuerdo con la metodología utilizada.
- ii. Diseño detallado (estructuras de hardware y software), diagrama de bloques funcionales, diseño de circuitos electrónicos.

\*Formato Disponible en la página:

http://www.isc.escom.ipn.mx/titulacion/catt.php

\*\*La hoja de presentación deberá ser como la del reporte técnico para TT II.

Formato Disponible en página:

http://www.isc.escom.ipn.mx/docs/catt/reporteTecnico20 15.pdf