

Hugo

Intro: présenta° d'un modèle de rep des entiers, alternative du complément à 2

Plan

I/ Circuits de calcul

1) Modèle

2) Caractéristiques de perf

II/ Représenta° des entiers

1) Complément à B

2) Chiffres signés et redondance

III/ Addition

1) Version naïve

2) Sans redondance

3) Avec redondance, profondeur

IV/ Multiplication

1) Naïve

2) Diviser pour régner

3) Multiplication rapide

I/ 1) Modèle de circuit

On fixe: - ns de chiffres


- fn°, arith ou logiques, élémentaires: puces (combinées en circuit électronique, en connectant E/S)

Ex: $(a, b) \rightarrow (a+b \bmod B, \text{retenue})$

$(u) \rightarrow (-u)$

$(u, v) \rightarrow (u \wedge v)$

$(a, b, c, d) \rightarrow (a+b+c+d \bmod B, \text{retenue})$

Circuit:  DAn de puces
entrées
sorties

C réalise $(a_1, \dots, a_n) \mapsto (b_1, \dots, b_n)$ lorsque pr chq entrée, l'état stable a les bonnes sorties

I/ 2) Performance

Critères: taille = # puces

profondeur = lg chemins

Taille \rightarrow coût construc°

Profondeur \rightarrow tps pr que circuit se stabilise

Autre critère: Énergie consommée. Dépend nb puces (stabilisa° coûte Énergie) et profondeur (tps pdt lequel circuit est mobilisé)

$\rightarrow \alpha \text{ Taille} + \beta \text{ Taille} \times \text{Prof}$

II / Représentation

1) Complément à B

Modèle classique. $a_i \in \mathbb{I}0; B-1\mathbb{I}$. $\sum_{k=0}^{n-1} a_k B^k \in \mathbb{Z}/B^n\mathbb{Z} \approx [\dots]$

2) Chiffres signés

$a_i \in \mathbb{I}-B; B\mathbb{I}$, $B < B$.

▲ \rightarrow redondance potentielle.

Ex: $2006_{10} = \cancel{1}(-8)006^{10} = 201(-4)^{10} = 1(-8)01(-4)^{10}$

[Présentation de représentation Python]

III / Addition

Ça sert à quoi la redondance?

- 1) Version naïve ~~mode~~ add^o \rightarrow ce qu'on apprend en primaire.
On additionne chiffre par chiffre, en propageant la retenue.
 \Rightarrow besoin du résultat des chiffres précédent. Profondeur $\Theta(n)$.
- 2) On peut calculer s'il y aura une retenue \rightarrow Profondeur $\Theta(\log n)$
Pour toutes des paires, $\exists f: \mathbb{N} \rightarrow \mathbb{N}$, $f = \Omega(\log n)$
tq si un circuit C calcule la retenue sortante d'une add^o à n chiffres,
profondeur(C) $\geq f(n)$

lemme : si profondeur(C) $< k$ et $k < n$,

[Présentat^o code]

[...]