

# Cours SPC

S6

25/01

## ALM1 : Le retour

```
while(1){  
    ...  
}
```

Egal à : (en ARM)

```
inst <- mem[PC]  
execute(inst)  
PC++  
inter?  
- oui -> ...  
- non -> retourne premiere ligne
```

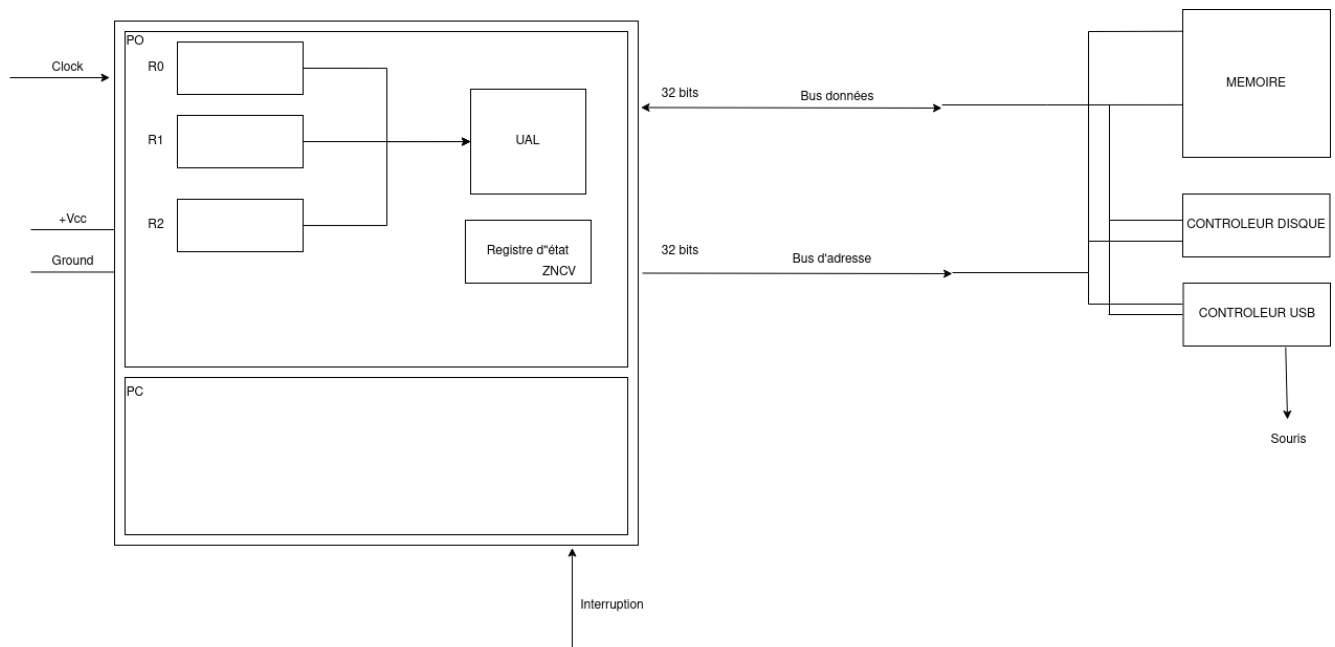


Figure 1: Schéma ALM1

## Programme

- Les principes des Systèmes d'Exploitation
- Les exceptions / interruptions
- La mémoire virtuelle / MMU (Memory management unit)
- Caches
- Pipeline / super scalaire / ...

## Introduction aux Systèmes d'Exploitations

### Utilisé d'un SE

Windows 3.1 premiers à faire du “multitache” mais boucle sans fin vraiment sans fin. Windows 95 vrai premier OS. Unix est une norme, un OS est un OS s'il respecte la norme (Linux n'est pas formellement un UNIX).

- multi-tâche
- abstraction du matériel
  - File System
  - TCP, IP / socket
  - processus
    - \* processeur
    - \* mémoire
- sécurité / arbitrage
  - 2 modes du processeur
  - restriction d'accès mémoire