



Universidad de Santander

UDES

Personería Jur. 810 de 12/03/96 Min.Educación

VIGILADA MINEDUCACIÓN

ORGANIZACIÓN DE COMPUTADORES

JEISON MAURICIO DELGADO GONZALEZ

jei.delgado@mail.udes.edu.co



**Universidad
de Santander**
Personería Jur. 810 de 12/03/96 Min.Educación
UDES

VIGILADA MINEDUCACIÓN

**LA CALIDAD
NOS UNE**

Últimas generaciones de procesadores Intel

Santiago Sánchez Ribero 01220371063 y Juan Pablo Santoyo Diaz 01220371042

Intel sigue mejorando su arquitectura CISC con la introducción de nuevas tecnologías y un enfoque en la optimización del rendimiento por núcleo. Las generaciones recientes, como Raptor Lake y Alder Lake, han utilizado una configuración híbrida de núcleos de alto rendimiento y eficiencia, ofreciendo una experiencia equilibrada para distintas cargas de trabajo.

Generación	Arquitectura	Núcleos/Hilos	Frecuencia Base/Turbo	Consumo (TDP)	Nanometros	Cache	Instrucciones específicas (AVC, etc)
Raptor Lake	CISC	8P/16E	3,4GHz / 5,8GHz	125W	Intel 7	30MB L3	AVX-512, Deep Learnig Boost
Alder Lake	CISC	8P/8E	3.2GHz / 5.2GHz	125W	Intel 7	30MB L3	AVX-512, DL Boost
Rocket Lake	CISC	8/16	3.5GHz / 5.3GHz	125W	14nm	16MB L3	AVX2, Deep Learning Boost
Comet Lake	CISC	10/20	3.7GHz / 5.3GHz	125W	14nm	20MB L3	AVX2

AMD (CISC) ultimas generaciones

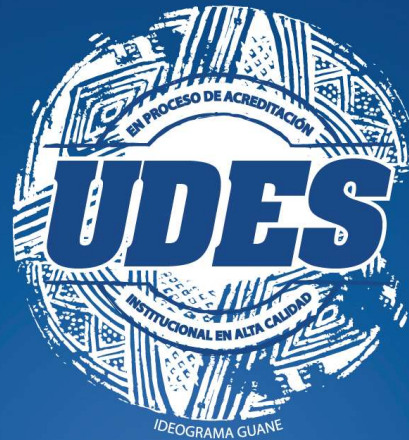
AMD ha lanzado la generación Zen 5, que continúa el camino de la optimización en rendimiento y eficiencia. Los procesadores Zen 5 han mejorado significativamente el rendimiento por núcleo, introduciendo nuevas capacidades para cargas de trabajo multitarea y gaming de alto rendimiento.

Generación	Arquitectura	Núcleos/Hilos	Frecuencia base/Turbo	Consumo (TDP)	Nanómetros	Cache	Instrucciones específicas (AVX) etc.
Zen 5	CISC	16/32	4.8 GHz / 5.9 GHz	170W	4nm	96MB L3	AVX-512, AI Acceleration
Zen 4	CISC	16/32	4.5 GHz / 5.7 GHz	170W	5nm	80MB L3	AVX-512, AI Acceleration
Zen 3	CISC	16/32	3.7 GHz / 4.9 GHz	105W	7nm	64MB L3	AVX2
Zen 2	CISC	16/32	3.5 GHz / 4.7 GHz	105W	7nm	64MB L3	AVX2

Últimas generaciones de procesadores Apple

El procesador más reciente de Apple, el M4, continúa mejorando la eficiencia energética y el rendimiento gráfico. La arquitectura RISC utilizada en la serie M ha revolucionado la industria de los procesadores, con un enfoque en cargas de trabajo específicas, como gráficos avanzados y aprendizaje automático con Neural Engine.

Generación	Arquitectura	Núcleos CPU/GPU	Frecuencia	Consumo (TDP)	Nanometros	Neural Engine
M4	RISC	12/16	3,6GHz	25W	3nm	20 – core
M3	RISC	10/12	3.5GHz	22W	3nm	20 – core
M2	RISC	8/10	3.49GHz	22W	5nm	16 – core
M1	RISC	8/8	3.2GHZ	15W	5nm	16 – core



**Universidad
de Santander**

Personería Jur. 810 de 12/03/96 Min.Educación

VIGILADA MINEDUCACIÓN

UDES

**LA CALIDAD
NOS UNE**